

**CHƯƠNG TRÌNH ĐÀO TẠO KHÓA 2025**  
**NGÀNH KỸ THUẬT ĐIỀU KHIỂN VÀ TỰ ĐỘNG HÓA**  
**TRÌNH ĐỘ ĐẠI HỌC**

*(Kèm theo Quyết định số /QĐ-ĐHQT ngày tháng năm 2025  
của Hiệu trưởng Trường Đại học Quốc tế)*

**1. Thông tin chung**

- Tên ngành đào tạo:
  - + Tiếng Việt: *Kỹ thuật Điều khiển và Tự động hóa*
  - + Tiếng Anh: *Control Engineering and Automation*
- Mã ngành đào tạo: 7520216.
- Trình độ đào tạo: Bậc Đại học, trình độ kỹ sư
- Loại hình đào tạo: Chính quy
- Thời gian đào tạo: 4,5 – 5 năm
- Tên văn bằng sau khi tốt nghiệp:
  - + Tiếng Việt: *Kỹ sư Kỹ thuật Điều khiển và Tự động hóa*
  - + Tiếng Anh: *Engineer in Control Engineering and Automation*
- Nơi đào tạo: Trường Đại học Quốc tế - ĐHQG-HCM

**2. Thông tin tuyển sinh và kế hoạch đào tạo**

a. Đối tượng tuyển sinh

Đối tượng tuyển sinh căn cứ theo Quy chế tuyển sinh đại học của Bộ Giáo dục và Đào tạo và Đề án tuyển sinh hàng năm của Đại học Quốc gia TP.HCM và Đề án tuyển sinh của trường ĐHQT.

b. Hình thức tuyển sinh

Trường ĐHQT thực hiện tuyển sinh theo Quy chế tuyển sinh Đại học ban hành hàng năm bởi Bộ Giáo dục và Đào tạo, căn cứ theo Đề án tuyển sinh hàng năm của Đại học Quốc gia TP.HCM và Đề án tuyển sinh của trường ĐHQT.

c. Nhóm ngành tuyển sinh: Kỹ thuật

d. Tổ hợp môn xét tuyển: bao gồm 3 tổ hợp môn xét tuyển:

- + Toán – Vật lý – Hóa học (A00)
- + Toán – Vật lý – Tiếng Anh (A01)
- + Toán – Hóa học – Sinh học (B00)
- + Toán – Hóa học – Tiếng Anh (D07)
- + Toán – Sinh học – Tiếng Anh (D08)
- + Toán – Ngữ văn – Tiếng Anh (D01)

e. Dự kiến chỉ tiêu tuyển sinh, quy mô đào tạo

Năm học	2025-2026	2026-2027	2027-2028	2028-2029	2029-2030
Số lượng tuyển sinh	70	75	75	80	80

**3. Mục tiêu đào tạo**

a. Mục tiêu chung:

Chương trình đào tạo ngành Kỹ thuật Điều khiển và Tự động hoá hướng đến việc hình thành đội ngũ kỹ sư có năng lực chuyên môn vững vàng, tư duy hệ thống và khả năng giải quyết các bài toán kỹ thuật thực tế trong các lĩnh vực điều khiển, tự động hoá sản xuất, robot, hệ thống nhúng

và IoT

Sinh viên sau khi tốt nghiệp có thể:

- Thiết kế, vận hành, tích hợp và tối ưu các hệ thống điều khiển tự động trong công nghiệp, giao thông, năng lượng và các lĩnh vực liên quan;
- Phân tích, mô hình hóa và áp dụng công nghệ tiên tiến như trí tuệ nhân tạo (AI), điều khiển thông minh, thị giác máy tính vào các hệ thống tự động hoá;
- Thực hiện nghiên cứu ứng dụng và phát triển công nghệ theo chuẩn mực quốc tế, có khả năng học tập suốt đời và thích nghi linh hoạt với sự phát triển nhanh chóng của công nghệ;
- Giao tiếp và làm việc hiệu quả trong môi trường đa văn hoá và quốc tế nhờ chương trình đào tạo song ngữ (Anh – Việt), định hướng toàn cầu và tích hợp kỹ năng mềm;
- Thể hiện đạo đức nghề nghiệp, tinh thần trách nhiệm với xã hội và khả năng dẫn dắt các hoạt động đổi mới sáng tạo, góp phần vào sự phát triển bền vững của doanh nghiệp và cộng đồng.

Chương trình được xây dựng theo chuẩn kiểm định quốc tế, đặt trọng tâm vào nghiên cứu và thực hành, kết nối chặt chẽ với doanh nghiệp và cộng đồng, đồng thời góp phần hiện thực hóa sứ mệnh trở thành cơ sở giáo dục đại học tiên phong trong đổi mới, tự chủ và hội nhập toàn cầu, mang bản sắc văn hoá Việt Nam.

**Bảng 1. Sự phù hợp của mục tiêu đào tạo với Tâm nhìn, sứ mạng và Mục tiêu giáo dục của Luật giáo dục đại học.**

<b>Mục tiêu đào tạo của CTĐT</b>	<b>Tâm nhìn</b>	<b>Sứ mạng (tô đậm những nội hàm mà mục tiêu thể hiện hoặc gắn kết)</b>	<b>Luật giáo dục (tô đậm những nội hàm mà mục tiêu thể hiện hoặc gắn kết)</b>
<p>Mục tiêu chung:</p> <ul style="list-style-type: none"> <li>– Là cơ sở giáo dục quốc tế, mang bản sắc văn hoá Việt Nam.</li> <li>– Cơ sở giáo dục đại học đi tiên phong trong đổi mới cơ chế quản trị đại học theo mô hình tự chủ và tiên tiến.</li> <li>– Đào tạo chất lượng cao đa ngành – đa lĩnh vực. Đạt chuẩn kiểm định chất lượng giáo dục theo tiêu chuẩn quốc tế/khu vực cho tất cả các chương trình đào tạo.</li> <li>– Giảng dạy và nghiên cứu thực hiện bằng tiếng Anh là điểm khác biệt nâng tầm</li> </ul>	<p>Hướng đến trở thành một trường Đại học được công nhận trong nước và quốc tế về phương pháp giảng dạy tiên tiến, nghiên cứu hiện đại và đổi mới sáng tạo.</p> <p>1. Phương pháp giảng dạy tiên tiến</p> <ul style="list-style-type: none"> <li>– Cung cấp cho sinh viên các lý thuyết cơ bản và nâng cao và liên kết chúng với thực tế.</li> <li>– Tương tác với sinh viên cả trong và ngoài giảng đường.</li> <li>– Hỗ trợ sinh viên bằng phương pháp giảng dạy kết hợp.</li> <li>– Truyền cảm hứng cho sinh viên nghiên cứu và giải quyết các vấn đề kỹ thuật.</li> </ul> <p>2. Hiện đại hóa</p>	<p>Được định hướng bởi các nhiệm vụ chung của Trường, nhiệm vụ của Khoa Điện – Điện tử chính là:</p> <ul style="list-style-type: none"> <li>– Chuẩn bị cho sinh viên tốt nghiệp một hành trang đầy đủ để thích ứng với những thay đổi nhanh chóng của thế giới công nghệ.</li> <li>– Kết hợp với những nghiên cứu chất lượng cao nhằm tạo điều kiện tốt nhất cho sinh viên, các học giả và cộng đồng.</li> <li>– Chuyển giao công nghệ để giải quyết các vấn đề của cộng đồng và tạo mối quan hệ mạnh mẽ với các</li> </ul>	<p>Điều 5. Mục tiêu của giáo dục đại học (Luật gốc 2012)</p> <p>1. Mục tiêu chung:</p> <ul style="list-style-type: none"> <li>– Đào tạo nhân lực, nâng cao dân trí, bồi dưỡng nhân tài; nghiên cứu khoa học, công nghệ tạo ra tri thức, sản phẩm mới, phục vụ yêu cầu phát triển kinh tế - xã hội, bảo đảm quốc phòng, an ninh và hội nhập quốc tế;</li> <li>– Đào tạo người học có phẩm chất chính trị, đạo đức; có kiến thức, kỹ năng thực hành nghề nghiệp, năng lực nghiên cứu và phát triển ứng dụng khoa học và công nghệ tương xứng với trình độ đào tạo; có sức khỏe; có khả năng sáng tạo và trách nhiệm nghề nghiệp,</li> </ul>

<p>quốc tế của nhà trường. Người học được đào tạo và rèn luyện để trở thành công dân toàn cầu và có trách nhiệm với xã hội, dẫn dắt xã hội trong tương lai.</p> <p>— Nghiên cứu cơ bản với hàm lượng tri thức lớn song hành với nghiên cứu ứng dụng, đáp ứng yêu cầu đổi mới sáng tạo và phát triển bền vững của doanh nghiệp, địa phương và xã hội; quan tâm, thúc đẩy các hoạt động kết nối và phục vụ cộng đồng.</p> <p>Mục tiêu cụ thể:</p> <p>— Trở thành một Kỹ sư có năng lực, có thể đóng góp trong các lĩnh vực khác nhau của ngành Điện và Điện tử.</p> <p>— Tham gia học tập và nghiên cứu suốt đời để thích ứng với những thay đổi nhanh chóng trong kinh tế và công nghệ toàn cầu.</p> <p>— Phục vụ hiệu quả cộng đồng, xã hội và công nghiệp một cách có đạo đức và có trách nhiệm.</p> <p>— Có phong cách làm việc chuyên nghiệp và lãnh</p>	<p>nghiên cứu</p> <p>— Xây dựng các phòng thí nghiệm hiện đại liên quan đến lĩnh vực nghiên cứu của Khoa và khuyến khích sinh viên tham gia nghiên cứu.</p> <p>— Chuẩn bị chương trình học có liên quan đến nghiên cứu.</p> <p>3. Đổi mới sáng tạo</p> <p>— Hướng dẫn sinh viên hiểu các bối cảnh xã hội, kinh tế và kỹ thuật</p> <p>— Định hướng sinh viên nhận ra các vấn đề hiện tại và tương lai.</p> <p>— Dạy sinh viên sự sáng tạo và tư duy phản biện</p> <p>— Khuyến khích sinh viên làm việc theo nhóm để giải quyết đối với các vấn đề tích hợp</p>	<p>doanh nghiệp để phục vụ cộng đồng.</p>	<p>thích nghi với môi trường làm việc; có ý thức phục vụ nhân dân.</p> <p>Điều 12. Chính sách của Nhà nước về phát triển giáo dục đại học</p> <p>1. Phát triển giáo dục đại học để đào tạo nguồn nhân lực trình độ cao, đáp ứng yêu cầu phát triển kinh tế - xã hội, bảo đảm quốc phòng, an ninh của đất nước.</p> <p>6. Gắn đào tạo với nhu cầu sử dụng lao động của thị trường, nghiên cứu triển khai ứng dụng khoa học và công nghệ; đẩy mạnh hợp tác giữa cơ sở giáo dục đại học với doanh nghiệp, tổ chức khoa học và công nghệ;</p> <p>9. Khuyến khích, đẩy mạnh hợp tác và hội nhập quốc tế nhằm phát triển giáo dục đại học Việt Nam ngang tầm khu vực và thế giới.</p> <p>Điều 32. Quyền tự chủ và trách nhiệm giải trình của cơ sở giáo dục đại học</p> <p>3. Quyền tự chủ trong học thuật, trong hoạt động chuyên môn bao gồm ban hành, tổ chức thực hiện tiêu chuẩn, chính sách chất lượng, mở ngành, tuyển sinh, đào tạo, hoạt động khoa học và công nghệ, hợp tác trong nước và quốc tế phù hợp với quy định</p>
---	---	---	--

đạo.			<p>của pháp luật.</p> <p>Điều 49. Bảo đảm chất lượng giáo dục đại học; mục tiêu, nguyên tắc và đối tượng kiểm định chất lượng giáo dục đại học</p> <p>1. Bảo đảm chất lượng giáo dục đại học là quá trình liên tục, mang tính hệ thống, bao gồm các chính sách, cơ chế, tiêu chuẩn, quy trình, biện pháp nhằm duy trì và nâng cao chất lượng giáo dục đại học.</p> <p>4. Mục tiêu của kiểm định chất lượng giáo dục đại học được quy định như sau:</p> <p>a) Bảo đảm và nâng cao chất lượng giáo dục đại học;</p> <p>b) Xác nhận mức độ đáp ứng mục tiêu của cơ sở giáo dục đại học hoặc chương trình đào tạo trong từng giai đoạn;</p>
------	--	--	---

b. Mục tiêu cụ thể (Program Objectives - POs)

- Trở thành một Kỹ sư có năng lực, có thể đóng góp trong các lĩnh vực khác nhau của ngành Điện và Điện tử.
- Tham gia học tập và nghiên cứu suốt đời để thích ứng với những thay đổi nhanh chóng trong kinh tế và công nghệ toàn cầu
- Phục vụ hiệu quả cộng đồng, xã hội và công nghiệp một cách có đạo đức và có trách nhiệm
- *Có phong cách làm việc chuyên nghiệp và lãnh đạo.*

4. Chuẩn đầu ra của chương trình đào tạo (Program Learning Outcomes –PLOs)

Chuẩn đầu ra của chương trình đào tạo: được xác định từ các mục tiêu cụ thể. Với mỗi nhóm mục tiêu kiến thức, kỹ năng, mức tự chủ và trách nhiệm cần xác định các chuẩn đầu ra tương ứng. Chuẩn đầu ra bảo đảm đầy đủ theo quy định về chuẩn đầu ra theo các bậc/trình độ tương

ứng tại phụ lục “Bảng mô tả Khung trình độ Quốc gia Việt Nam” kèm theo Quyết định số 1982/QĐ-TTg ngày 18 tháng 10 năm 2016 của Thủ tướng Chính phủ)

<b>CDR</b>	<b>Nội dung CDR</b>	<b>Trình độ năng lực</b>
<b>Kiến thức</b>		
PLO1	Khả năng xác định, xây dựng và giải quyết các vấn đề kỹ thuật phức tạp bằng cách áp dụng các nguyên tắc kỹ thuật, khoa học và toán học	Apply – Analyze – Evaluate – Create
PLO2	Khả năng áp dụng thiết kế kỹ thuật để tạo ra các giải pháp đáp ứng các nhu cầu cụ thể có tính đến sức khỏe cộng đồng, an toàn và phúc lợi, cũng như các yếu tố toàn cầu, văn hóa, xã hội, môi trường và kinh tế	Apply – Analyze – Evaluate – Create
<b>Tự chủ và trách nhiệm</b>		
PLO3	Khả năng giao tiếp hiệu quả với nhiều đối tượng	Apply – Analyze – Evaluate
PLO4	Khả năng nhận ra các trách nhiệm đạo đức và nghề nghiệp trong các tình huống kỹ thuật và đưa ra những đánh giá sáng suốt, phải xem xét tác động của các giải pháp kỹ thuật trong bối cảnh toàn cầu, kinh tế, môi trường và xã hội	Apply – Analyze – Evaluate – Create
<b>Kỹ năng</b>		
PLO5	Khả năng hoạt động hiệu quả trong một nhóm mà các thành viên cùng nhau đóng vai trò lãnh đạo, tạo môi trường hợp tác và hòa nhập, thiết lập mục tiêu, lập kế hoạch nhiệm vụ và đạt được mục tiêu	Apply – Analyze – Evaluate – Create
PLO6	Khả năng phát triển và tiến hành thử nghiệm phù hợp, phân tích và diễn giải dữ liệu, và sử dụng phán đoán kỹ thuật để đưa ra kết luận	Apply – Analyze – Evaluate
PLO7	Khả năng tiếp thu và áp dụng kiến thức mới khi cần thiết, sử dụng các chiến lược học tập phù hợp	Apply – Analyze – Evaluate

## 5. Ma trận giữa mục tiêu đào tạo và chuẩn đầu ra

**Bảng 2. Mối quan hệ giữa CDR của CTĐT và mục tiêu đào tạo**

<b>MTĐT\CDR</b>	1	2	3	4	5	6	7
<b>Mục tiêu cụ thể (i)</b>	5	5	3	5	3	5	5



	2.4.4	Tư duy suy xét (phản biện)							6
	2.4.5	Tự nhận thức, nhận thức về kiến thức và tích hợp kiến thức							8
	2.4.6	Học tập và rèn luyện suốt đời							8
	2.4.7	Quản lý thời gian và nguồn lực							5
2.5	<b>ĐẠO ĐỨC, CÔNG BẰNG VÀ CÁC TRÁCH NHIỆM KHÁC</b>								
	2.5.1	Đạo đức, liêm chính và trách nhiệm xã hội				14			
	2.5.2	Hành xử chuyên nghiệp				9			
	2.5.3	Chủ động cho tương lai và dự kiến cho cuộc đời				2			
	2.5.4	Cập nhật trong lĩnh vực kỹ thuật				5			
3.1	<b>LÀM VIỆC NHÓM</b>								
	3.1.1	Hình thành nhóm hiệu quả						10	
	3.1.2	Hoạt động nhóm						8	
	3.1.3	Trưởng thành và sự phát triển của nhóm						1	
	3.1.4	Lãnh đạo nhóm						1	
	3.1.5	Hợp tác kỹ thuật và đa ngành						7	
3.2	<b>GIAO TIẾP</b>								
	3.2.1	Chiến lược giao tiếp			5				
	3.2.2	Cấu trúc giao tiếp			3				
	3.2.3	Giao tiếp bằng văn bản			6				
	3.2.4	Giao tiếp điện tử/ đa truyền thông			2				
	3.2.5	Giao tiếp đồ họa			3				
	3.2.6	Thuyết trình			7				
4.1	<b>BỐI CẢNH BÊN NGOÀI, XÃ HỘI VÀ MÔI TRƯỜNG</b>								
	4.1.1	Vai trò và trách nhiệm của người kỹ sư		10		10			
	4.1.2	Tác động của kỹ thuật đối với xã hội và môi trường		4		4			
	4.1.3	Các quy định của xã hội đối với kỹ thuật		2		2			
	4.1.4	Bối cảnh lịch sử và văn hóa		2		2			
	4.1.5	Các vấn đề và giá trị đương đại		4		4			
	4.1.6	Phát triển một quan điểm toàn cầu		3		3			
4.2	<b>BỐI CẢNH NGHỀ NGHIỆP VÀ KINH DOANH</b>								
	4.2.1	Tôn trọng các nền văn hóa doanh nghiệp khác nhau		1		1			
	4.2.2	Các bên liên quan, chiến lược và mục tiêu của doanh nghiệp		2		2			
	4.2.3	Có đầu óc kinh doanh thông qua kỹ thuật		1		1			
	4.2.4	Làm việc trong các tổ chức		0		0			

4.3	NĂNG LỰC HÌNH THÀNH Ý TƯỞNG VÀ QUẢN LÝ DỰ ÁN							
	4.3.1	Hiểu nhu cầu và thiết lập các mục tiêu	2					
	4.3.2	Xác định chức năng, nguyên lý và kiến trúc	0					
	4.3.3	Kỹ thuật hệ thống, mô hình hóa và các giao diện	1					
	4.3.4	Quản lý dự án phát triển	1					
4.4	NĂNG LỰC LẬP KẾ HOẠCH/THIẾT KẾ							
	4.4.1	Quá trình thiết kế	7					
	4.4.2	Các giai đoạn của quá trình thiết kế và phương pháp	5					
	4.4.3	Vận dụng kiến thức trong thiết kế	6					
	4.4.4	Thiết kế chuyên ngành	2					
	4.4.5	Thiết kế đa ngành	0					
	4.4.6	Thiết kế đáp ứng bền vững, an toàn, thẩm mỹ, vận hành và các mục tiêu khác	0					
4.5	THỰC HIỆN							
	4.5.1	Thiết kế quá trình thực hiện bền vững	4					
	4.5.2	Quá trình sản xuất phần cứng	1					
	4.5.3	Quá trình thực hiện phần mềm	3					
	4.5.4	Tích hợp phần mềm	2					
	4.5.5	Kiểm tra, thử nghiệm, phê chuẩn, chứng nhận	0					
	4.5.6	Quản lý quá trình thực hiện	2					
4.6	VẬN HÀNH							
	4.6.1	Thiết kế và tối ưu hóa vận hành bền vững và an toàn	1					
	4.6.2	Huấn luyện và vận hành	2					
	4.6.3	Hỗ trợ vòng đời hệ thống	1					
	4.6.4	Cải tiến và tiến triển hệ thống	1					
	4.6.5	Những vấn đề về đào thải và cuối đời	1					
	4.6.6	Quản lý vận hành	1					

**Bảng 4. Khảo sát đáp ứng chuẩn đầu ra chương trình đào tạo và tiêu chuẩn của Bộ năng lực và phẩm chất của sinh viên tốt nghiệp (GAC)**

<b>Năng lực và phẩm chất của sinh viên tốt nghiệp (GAC)</b>	<b>Kết quả đánh giá dựa trên 5 quy trình: Khảo sát cựu sinh viên, khảo sát nhà tuyển dụng, khảo sát hội đồng tư vấn Khoa, Đánh giá khóa học của sinh viên, Điểm sinh viên (Điểm tối đa là 5)</b>
C1.1 Sinh viên có năng lực nhận biết các kiến thức về tự nhiên, xã hội;	4.00

C1.2 Sinh viên có khả năng lập luận và phân tích vấn đề kỹ thuật;	4.47
C1.3 Sinh viên có năng lực thử nghiệm, nghiên cứu và khám phá tri thức;	3.95
C1.4 Sinh viên có thái độ, tư duy, học tập tốt và có kỹ năng học tập suốt đời.	4.56
C2.1 Sinh viên khả năng lập luận và phân tích vấn đề về công nghệ số;	4.72
C2.2 Sinh viên có năng lực thử nghiệm, nghiên cứu và khám phá về công nghệ số;	4.71
C2.3 Sinh viên có khả năng học tập và làm chủ công nghệ số trong kỹ thuật.	3.79
C3.1 Sinh viên có khả năng làm việc nhóm, giao tiếp hiệu quả;	4.01
C3.2 Sinh viên có khả năng thích ứng trong các môi trường và bối cảnh xã hội khác nhau;	4.35
C3.3 Sinh viên có khả năng hiểu biết môi trường doanh nghiệp và đạo đức nghề nghiệp.	4.18
C4.1 Sinh viên có năng lực chủ động và làm chủ các vấn đề trong kỹ thuật;	3.78
C4.2 Sinh viên có khả năng áp dụng các kiến thức về quản lý trong kỹ thuật;	4.31
C4.3 Sinh viên có khả năng áp dụng các kiến thức về lãnh đạo và khởi nghiệp.	4.65

**Bảng 5. Chuẩn đầu ra chương trình đào tạo và tiêu chuẩn VQF**

	VQF	Chuẩn đầu ra (Mục 2d)						
		1	2	3	4	5	6	7
<b>Kiến thức và hiểu biết (Knowledge and Understanding)</b>	<b>KU1.</b> Kiến thức thực tế vững chắc, kiến thức lý thuyết sâu, rộng trong phạm vi ngành đào tạo.	38	26	5	13	9	17	9
	<b>KU2.</b> Kiến thức cơ bản về khoa học xã hội, khoa học chính trị và pháp luật.	15	8	7	9	5	3	8
	<b>KU3.</b> Kiến thức về công nghệ thông tin đáp ứng yêu cầu công việc.	5	6	1	4	3	2	3
	<b>KU4.</b> Kiến thức về lập kế hoạch, tổ chức, và giám sát các quá trình trong một lĩnh vực hoạt động cụ thể.	14	13	2	5	4	6	0

	<b>KU5.</b> Kiến thức cơ bản về quản lý, điều hành hoạt động chuyên môn.		1	1	1	1			
<b>Kỹ năng (Skills)</b>	<b>S1.</b> Kỹ năng cần thiết để giải quyết các vấn đề phức tạp.	1							
	<b>S2.</b> Kỹ năng dẫn dắt, khởi nghiệp, tạo việc làm cho mình và cho người khác.					1			
	<b>S3.</b> Kỹ năng phản biện, phê phán và sử dụng các giải pháp thay thế để giải quyết vấn đề trong điều kiện môi trường không xác định hoặc thay đổi.		7		3			1	1
	<b>S4.</b> Kỹ năng đánh giá chất lượng công việc sau khi hoàn thành và kết quả thực hiện của các thành viên trong nhóm.						1		
	<b>S5.</b> Kỹ năng truyền đạt vấn đề và giải pháp tới người khác tại nơi làm việc; chuyên tải, phổ biến kiến thức, kỹ năng trong việc thực hiện những nhiệm vụ cụ thể hoặc phức tạp.				1		1		
	<b>S6.</b> Có năng lực ngoại ngữ bậc 3/6 theo Khung năng lực ngoại ngữ của Việt Nam.				4				
<b>Mức tự chủ và trách nhiệm (Autonomy and responsibility)</b>	<b>AR1.</b> Làm việc độc lập hoặc làm việc theo nhóm trong điều kiện làm việc thay đổi, chịu trách nhiệm cá nhân và trách nhiệm đối với nhóm.		1					1	
	<b>AR2.</b> Hướng dẫn, giám sát những người khác thực hiện nhiệm vụ xác định.					1			
	<b>AR3.</b> Tự định hướng, đưa ra kết luận chuyên môn và có thể bảo vệ được quan điểm cá nhân.	1		1	1			1	
	<b>AR4.</b> Lập kế hoạch, điều phối, quản lý các nguồn lực, đánh giá và cải thiện hiệu quả các hoạt động.		6		3				

## 6. Quy trình đào tạo, điều kiện tốt nghiệp

Căn cứ Quyết định số 1342/QĐ-ĐHQG ngày 30 tháng 9 năm 2022 của Giám đốc Đại học Quốc gia Thành phố Hồ Chí Minh về việc ban hành Quy chế đào tạo trình độ đại học.

Căn cứ Quyết định số 719/QĐ-ĐHQT ngày 06 tháng 12 năm 2021 của Hiệu trưởng trường Đại học Quốc tế về việc ban hành Quy chế đào tạo trình độ đại học theo hệ thống tín chỉ tại trường Đại học Quốc tế.

## 7. Thang điểm (theo thang điểm chính thức của trường)

Trường quy định thang điểm đánh giá kết quả học tập của người học (Quy chế đào tạo trình độ đại học theo hệ thống tín chỉ tại trường Đại học Quốc tế)

**Bảng 6: Thang điểm**

<b>Xếp loại</b>	<b>Thang điểm 100</b>	<b>Điểm chữ</b>	<b>Thang điểm 4</b>
Xuất sắc	Từ 90 đến 100	A+	4,0
Giỏi	Từ 80 đến cận 90	A	3,5
Khá	Từ 70 đến cận 80	B+	3,0
Trung bình khá	Từ 60 đến cận 70	B	2,5
Trung bình	Từ 50 đến cận 60	C	2,0
Yếu	Từ 40 đến cận 50	D+	1,5
Kém	Từ 30 đến cận 40	D	1,0
	Dưới 30	F	0,0

**8. Khối lượng kiến thức toàn khoá**

Tổng số tín chỉ: 152 tín chỉ, trong đó phân bổ kiến thức như Bảng 7 (không bao gồm giáo dục thể chất và giáo dục quốc phòng):

**Bảng 7. Cấu trúc chương trình đào tạo**

TT	Các khối kiến thức <sup>(3)</sup>	Khối lượng			
		Số tín chỉ			Tỷ lệ % (Tổng khối kiến thức/Tổng số tín chỉ)
		Tổng	Lý thuyết	Thực hành	
<b>I</b>	<b>Khối kiến thức giáo dục đại cương</b>	<b>58</b>	<b>58</b>	<b>0</b>	<b>38</b>
	- Bắt buộc: 58 tín chỉ	58	58	0	38
	- Tự chọn: 0 tín chỉ	0	0	0	0
<b>II</b>	<b>Khối kiến thức cơ sở ngành</b>	<b>33</b>	<b>27</b>	<b>6</b>	<b>22</b>
	- Bắt buộc 33 tín chỉ	33	27	6	22
	- Tự chọn 0 tín chỉ	0	0	0	0
<b>III</b>	<b>Kiến thức chuyên ngành</b>	<b>39</b>	<b>34</b>	<b>5</b>	<b>26</b>
	- Bắt buộc 23 tín chỉ	23	19	4	15
	- Tự chọn: 16 tín chỉ	16	15	1	11
<b>IV</b>	<b>Kiến thức bổ trợ</b>	<b>3</b>	<b>3</b>	<b>0</b>	<b>2</b>
	- Bắt buộc 0 tín chỉ	0	0	0	0
	- Tự chọn: 3 tín chỉ	3	3	0	2
<b>V</b>	<b>Thực tập, khóa luận/luận văn tốt nghiệp</b>	<b>19</b>			<b>12</b>
	- Thực Tập: 3 tín chỉ				
	- Bài tập lớn 1: 2 tín chỉ				

	- Bài tập lớn 2: 2 tín chỉ - Đồ Án: 2 tín chỉ - Luận Văn Tốt Nghiệp: 10 tín chỉ				
	<b>Tổng cộng</b>	<b>152</b>			<b>100</b>

## 9. Nội dung chương trình đào tạo

**Bảng 8: Khung CTĐT chung của nhóm ngành kỹ thuật**

STT	Mã MH	Tên MH		Loại MH (bắt buộc/ tự chọn)	Tín chỉ			Phòn g TN
		Tiếng Việt	Tiếng Anh		Tổng cộng	Lý thuyết	Thực hành / Thí	
<b>I</b>	<b>Kiến thức giáo dục đại cương</b>				38	32	6	
<b>I.1</b>	<b>Lý luận Chính trị</b>							
1	PE015IU	Triết học Mác-Lênin	Philosophy of Marxism and Leninism	Bắt buộc	3	3	0	
2	PE016IU	Kinh tế chính trị Mác-Lênin	Political Economics of Marxism and Leninism	Bắt buộc	2	2	0	
3	PE017IU	Chủ nghĩa xã hội khoa học	Scientific Socialism	Bắt buộc	2	2	0	
4	PE018IU	Lịch sử Đảng Cộng sản Việt Nam	History of Vietnamese Communist Party	Bắt buộc	2	2	0	
5	PE019IU	Tư tưởng Hồ Chí Minh	Ho Chi Minh's Thoughts	Bắt buộc	2	2	0	
<b>I.2</b>	<b>Toán-Tin-Khoa học Tự nhiên</b>							
6	MA001IU	Toán 1	Calculus 1	Bắt buộc	4	4	0	
7	MA003IU	Toán 2	Calculus 2	Bắt buộc	4	4	0	
8	PH013IU	Vật lý 1	Physics 1	Bắt buộc	2	2	0	
<b>I.3</b>	<b>Khoa học xã hội- Nhân văn – Nghệ thuật</b>							

9	PE021IU	Pháp luật đại cương	General Law	Bắt buộc	3	3	0	
<b>I.4</b>	<b>Ngoại ngữ</b>							
10	EN007IU	Tiếng Anh chuyên ngành 1 (kỹ năng viết)	Writing AE1	Bắt buộc	2	2	0	
11	EN008IU	Tiếng Anh chuyên ngành 1 (kỹ năng nghe)	Listening AE1	Bắt buộc	2	2	0	
12	EN011IU	Tiếng Anh chuyên ngành 2 (kỹ năng viết)	Writing AE2	Bắt buộc	2	2	0	
13	EN012IU	Tiếng Anh chuyên ngành 2 (kỹ năng nói)	Speaking AE2	Bắt buộc	2	2	0	
<b>I.5</b>	<b>Giáo dục thể chất</b>							
14	PT001IU	Giáo dục thể chất 1	Physical Training 1	Bắt buộc	3	0	3	
15	PT002IU	Giáo dục thể chất 2	Physical Training 2	Bắt buộc	3	0	3	

Bảng 9. Các môn học thuộc CTĐT

STT	Mã MH	Tên môn học (MH)		Loại MH (bắt buộc/ tự chọn)	Tín chỉ			Phòng TN (**)
		Tiếng Việt	Tiếng Anh		Tổng cộng	Lý thuyết	Thực hành/ Thí nghiệm	
<b>I</b>	<b>Kiến thức giáo dục đại cương</b>				<b>58</b>	<b>58</b>	<b>0</b>	
	<b>Lý luận chính trị</b>				<b>11</b>	<b>11</b>	<b>0</b>	
1	PE015IU	Triết học Mác-Lênin	Philosophy of Marxism and Leninism	BB	3	3		
2	PE016IU	Kinh Tế Chính Trị Mác Lê Nin	Political economics of Marxism and Leninism	BB	2	2		
3	PE017IU	Chủ Nghĩa Xã Hội Khoa Học	Scientific socialism	BB	2	2		
4	PE018IU	Lịch Sử Đảng	History of	BB	2	2		

		Cộng Sản Việt Nam	Vietnamese Communist Party					
5	PE019IU	Tư Tưởng HCM	Ho Chi Minh's Thoughts	BB	2	2		
	<b>Khoa học xã hội-nhân văn-nghệ thuật</b>				<b>6</b>	<b>6</b>	<b>0</b>	
6	PE022IU	Đạo Đức Kỹ Sư và Tư Duy Phản Biện	Engineering Ethics and Critical thinking	BB	3	3		
7	PE021IU	Pháp Luật Đại Cương	General Laws	BB	3	3		
	<b>Ngoại ngữ</b>				<b>8</b>	<b>8</b>	<b>0</b>	
8	EN007IU+ EN008IU	Tiếng Anh Chuyên ngành 1	Academic English 1	BB	4	4		
9	EN011IU+ EN012IU	Tiếng Anh Chuyên ngành 2	Academic English 2	BB	4	4		
	<b>Toán-Tin học-KHTN-Công nghệ-Môi trường</b>				<b>30</b>	<b>30</b>	<b>0</b>	
10	MA001IU	Toán 1	Calculus 1	BB	4	4		
11	MA003IU	Toán 2	Calculus 2	BB	4	4		
12	EEAC021IU	Toán Cho Kỹ Sư	Mathematics for Engineers	BB	4	4		
13	MA026IU	Xác Xuất Thống kê và Quá Trình Ngẫu Nhiên	Probability, Statistic and Random Process	BB	3	3		
14	MA024IU	Phương Trình Vi Phân	Differential Equations	BB	4	4		
15	MA027IU	Đại Số Tuyến Tính	Applied Linear Algebra	BB	2	2		
16	PH013IU	Vật Lí 1	Physics 1	BB	2	2		
17	PH014IU	Vật Lí 2	Physics 2	BB	2	2		
18	PH012IU	Vật Lí 4	Physics 4	BB	2	2		
19	EEAC001IU	Khoa Học Về Vật Liệu và Kỹ Thuật	Materials Science and Engineering	BB	3	3		
	<b>Kinh tế-Quản lí</b>				<b>3</b>	<b>3</b>	<b>0</b>	
20	EE114IU	Khởi Nghiệp	Entrepreneurship	BB	3	3		
<b>II</b>	<b>Kiến thức cơ sở ngành</b>				<b>33</b>	<b>27</b>	<b>6</b>	
21	EE049IU	Nhập Môn Kỹ Thuật Điện Tử	Introduction to Electrical Engineering	BB	3	3		
22	EE050IU	Phương Pháp Tính Toán	Introduction to Computer	BB	3	3		

		Cho Kỹ Sư	for Engineers					
23	EE057IU	Lập Trình Cho Kỹ Sư	Programmin g for Engineers	BB	3	3		
24	EE058IU	TH Lập Trình Cho Kỹ Sư	Programmin g for Engineers Lab	BB	1		1	LA2.207
25	EE051IU	Lý Thuyết Mạch Điện 1	Principles of EE1	BB	3	3		
26	EE052IU	TH Lý Thuyết Mạch Điện 1	Principles of EE1 Lab	BB	1		1	LA2.201
27	EE055IU	Lý Thuyết Mạch Điện 2	Principles of EE2	BB	3	3		
28	EE056IU	TN Lý Thuyết Mạch Điện 2	Principles of EE2 Lab	BB	1		1	LA2.201
29	EE053IU	Thiết Kế Số Logic	Digital Logic Design	BB	3	3		
30	EE054IU	TN Thiết Kế Số Logic	Digital Logic Design Lab	BB	1		1	LA2.108
31	EE010IU	Lý Thuyết Trường Điện Từ	Electromagn etic Theory	BB	3	3		
32	EE090IU	Linh Kiện Điện Tử	Electronic Devices	BB	3	3		
33	EE091IU	TH Linh Kiện Điện Tử	Electronic Devices Lab	BB	1		1	LA2.202
34	EE088IU	Tín Hiệu Và Hệ Thống	Signals and Systems	BB	3	3		
35	EE089IU	TH Tín Hiệu Và Hệ Thống	Signals and Systems Lab	BB	1		1	LA2.207
<b>III</b>	<b>Kiến thức chuyên ngành</b>				<b>39</b>	<b>34</b>	<b>5</b>	
36	EE083IU	Vi Xử Lý	Micro- processing Systems	BB	3	3		
37	EE084IU	TH Vi Xử Lý	Micro- processing Systems Lab	BB	1		1	LA2.202
38	EEAC010IU	Máy Điện	Electric Machine	BB	3	3		
39	EEAC020IU	Lý Thuyết Điều Khiển Tự Động	Theory of Automatic Control	BB	4	4		
40	EEAC004IU	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính	PC Based Control and SCADA System	BB	3	3		
41	EEAC005IU	TH Hệ Thống	PC Based	BB	1		1	LA2.210

	U	Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính	Control and SCADA System Lab					
42	EEAC006IU	Hệ Điều Khiển Lô-gic Khả Trình	Programmable Logic Control	BB	3	3		
43	EEAC007IU	TH Hệ Điều Khiển Lô-gic Khả Trình	PLC Lab	BB	1		1	LA2.210
44	EEAC008IU	Cảm Biến Và Thiết Bị	Sensors and Instrumentation	BB	3	3		
45	EEAC---IU	TH Cảm Biến Và Thiết Bị	Sensors and Instrumentation Lab	BB	1		1	LA2.210
46	EE---IU	Tự Chọn Chuyên Ngành 1	CEA Elective 1	TC	4	3	1	LA2.210
47	EE---IU	Tự Chọn Chuyên Ngành 2	CEA Elective 2	TC	3	3		
48	EE---IU	Tự Chọn Chuyên Ngành 3	CEA Elective 3	TC	3	3		
49	EE---IU	Tự Chọn Chuyên Ngành 4	CEA Elective 4	TC	3	3		
50	EE---IU	Tự Chọn Chuyên Ngành 5	CEA Elective 5	TC	3	3		
<b>IV</b>	<b>Kiến thức bổ trợ</b>				<b>3</b>	<b>3</b>	<b>0</b>	
51	EE---IU	Tự Chọn Bổ Trợ	General Elective	TC	3	3		
<b>V</b>	<b>Thực tập, khóa luận/luận văn tốt nghiệp</b>				<b>19</b>	<b>19</b>	<b>0</b>	
52	EE112IU	Thực Tập	Summer Internship	BB	3			
53	EE130IU	Bài tập lớn 1	Capstone Design 1	BB	2	2		
54	EE131IU	Bài tập lớn 2	Capstone Design 2	BB	2	2		
55	EE107IU	Đồ Án	Senior Project	BB	2	2		
56	EE097IU	Luận Văn Tốt Nghiệp	Thesis	BB	10	10		
	<b>Tổng số (tín chỉ)</b>				<b>152</b>	<b>141</b>	<b>11</b>	

LA2.201: PTN ĐIỆN TỬ; LA2.202: PTN VIỄN THÔNG; LA2.207: PTN XỬ LÝ TÍN HIỆU

LA2.108: PTN HỆ THỐNG NHÚNG; LA2.210: PTN TỰ ĐỘNG HÓA

**Bảng 10. Danh sách các môn tự chọn bổ trợ**

STT	Mã MH	Tên MH	Số TC
1	BA003IU	Principles of Marketing	3
2	BA006IU	Business Communication	3
3	BA027IU	E-Commerce	3
4	BA098IU	Leadership	3
5	BA117IU	Introduction to Micro Economics	3
6	BA120IU	Business Computing Skills	3
7	ENEE1001IU	Engineering Drawing	3
8	ENEE2001IU	Introduction to Environmental Engineering	3
9	ENEE2008IU	Environmental Ecology	3
10	CE103IU+04	Computer-Aided Design and Drafting (CADD)+Practice CADD	3+1
11	CE211IU	Hydrology-Hydraulics	3
12	IT069IU	Object-Oriented Programming	3
13	BM030IU	Machine Design	3
14	IS085IU	CAD/CAM/CNC	3
15	IS019IU	Production Management	3
16	IS034IU	Product Design & Development	3
17	IS040IU	Management Information System	3
18	IS065IU	Supply Security and Risk Management	3
19	PH027IU	Earth observation and the environment	3
20	PH018IU	Introduction to Space Engineering	3
21	PH035IU	Introduction to Space Communications	3
22	PH036IU	Remote Sensing	3
23	PH037IU	Space Environment	3
24	PH040IU	Satellite Technology	3
25	EL017IU	Language and Culture	3
26	EL018IL	Cross-Cultural Communication	3
27	EL021IL	Global Englishes	3
28	EE072IU	Computer and Communication Network	3

**Bảng 11. Danh sách các môn tự chọn chuyên ngành ET**

No	Sub ID	Subjects	Credit(s)
1	EE061IU	Analog Electronics	3
	EE062IU	Analog Electronics Laboratory	1
2	EEAC011IU	Automation Manufacturing System and Technique	3
	EEAC012IU	Automation Manufacturing System and Technique Lab	1
3	EEAC013IU	Power System and Equipment	3

4	EEAC014IU	Neuron Network and Fuzzy Logics	3
5	EEAC015IU	Robotics	2+1
6	EEAC016IU	Industrial Electronics	3
7	EEAC017IU	Digital Control	3
8	EE092IU	Digital Signal Processing	3
	EE093IU	Digital Signal Processing	1
9	EEAC009IU	Electric Safety	3
10	EE104IU	Embedded Real-time Systems	3
	EE118IU	Embedded Real-time Systems Laboratory	1
11	EE102IU	Stochastic Signal Processing	3
12	EE103IU	Image Processing	3
	EE122IU	Image Processing Laboratory	1
13	EEAC018IU	Advanced Control Engineering	3
14	EEAC019IU	System Diagnostic	3
15	EE068IU	Principles of Communication	3
	EE115IU	Principles of Communication Laboratory	1
16	EE079IU	Power Electronics	3
	EEAC003IU	Power Electronics Laboratory	1
17	EE127IU	Machine Learning and Artificial Intelligence	3
18	EE133IU	Emerging Engineering Technologies	3

**10. Dự kiến kế hoạch giảng dạy tham khảo (phân bổ các môn học theo từng học kỳ)**

Tùy vào trình độ tiếng Anh của người học đạt trình độ AE, IE, kế hoạch giảng dạy các môn học được cụ thể tương ứng được trình bày trong các Bảng 11, Bảng 12

## Trình độ AE

**Bảng 12. Kế hoạch giảng dạy đối với người học đạt trình độ AE**

Học kỳ	Mã MH	Tên MH		Loại MH (bắt buộc/tự chọn)	Tín chỉ			Môn học tiên quyết (TQ)/ Môn học học trước (HT)/ Môn học song hành (SH)
		Tiếng Anh	Tiếng Việt		Tổng cộng	Lý thuyết	Thực hành/Thí nghiệm	
<b>I</b> (tổng tín chỉ: 16)	PE015IU	Philosophy of Marxism and Leninism	Triết học Mác-Lênin	BB	3	3	0	
	PE021IU	General Laws	Pháp Luật Đại Cương	BB	3	3	0	
	PH013IU	Physics 1	Vật Lí 1	BB	2	2	0	
	MA001IU	Calculus 1	Toán 1	BB	4	4	0	
	PT001IU	Physical Training 1	Thể Dục 1	BB	0	0	0	
	EN007IU	Writing AE1	Tiếng Anh Chuyên ngành 1 (Kỹ Năng Viết)	BB	2	2	0	
	EN008IU	Listening AE1	Tiếng Anh Chuyên ngành 1 (Kỹ Năng Nghe)	BB	2	2	0	
<b>Tổng cộng</b>					16	16	0	
<b>II</b> (tổng tín chỉ: 17)	PE017IU	Scientific socialism	Chủ Nghĩa XH Khoa Học	BB	2	2	0	
	PE016IU	Political economics of Marxism and Leninism	Kinh Tế Chính Trị Mác-Lê Nin	BB	2	2	0	

	PE022IU	Engineering Ethics and Critical Thinking	Đạo Đức Kỹ Sư và Tư Duy Phản Biện	BB	3	3	0	
	MA003IU	Calculus 2	Toán 2	BB	4	4	0	
	PT002IU	Physical Training 2	Thể Dục 2	BB	0	0	0	
	PH014IU	Physics 2	Vật Lí 2	BB	2	2	0	PH013IU (TQ)
	EN011IU	Writing AE 2	Tiếng Anh Chuyên ngành 2 (Kỹ Năng Viết)	BB	2	2	0	
	EN012IU	Speaking AE2	Tiếng Anh Chuyên ngành 2 (Kỹ Năng Nói)	BB	2	2	0	
Tổng cộng					17	17	0	
<b>III</b> (tổng tín chỉ: 0)								
Tổng cộng					0	0	0	
<b>IV</b> (tổng tín chỉ: 20)	EE050IU	Intro to Computer for Engineers	Phương Pháp Tính Toán Cho Kỹ Sư	BB	3	3	0	
	EE049IU	Introduction to Electrical Engineering	Nhập Môn Kỹ Thuật Điện Tử	BB	3	3	0	
	EEAC021IU	Mathematics for Engineers	Toán Cho Kỹ Sư	BB	4	4	0	MA003IU (TQ)
	EE051IU	Principles of EE 1	Lý Thuyết Mạch Điện 1	BB	3	3	0	MA001IU (TQ)

	EE052IU	Principles of EE 1 Lab	TH Lý Thuyết Mạch Điện 1	BB	1	0	1	MA001IU (TQ)	
	MA027IU	Applied Linear Algebra	Đại Số Tuyến Tính	BB	2	2	0		
	EE053IU	Digital Logic Design	Thiết Kế Số Logic	BB	3	3	0		
	EE054IU	Digital Logic Design Lab	TH Thiết Kế Số Logic	BB	1	0	1		
Tổng cộng						20	18	2	
<b>V</b> (tổng tín chỉ: 20)	MA024IU	Differential Equations	Phương Trình Vi Phân	BB	4	4	0	MA003IU (TQ)	
	PH012IU	Physics 4	Vật Lí 4	BB	2	2	0	PH013IU (TQ)	
	EE055IU	Principles of EE 2	Lý Thuyết Mạch Điện 2	BB	3	3	0	EE051IU (TQ)	
	EE056IU	Principles of EE 2 Lab	TH Lý Thuyết Mạch Điện 2	BB	1	0	1	EE051IU (TQ)	
	EEAC001IU	Materials Science & Engineering	Khoa Học Về Vật Liệu và Kỹ Thuật	BB	3	3	0		
	EE057IU	Programming for Engineers	Lập Trình Cho Kỹ Sư	BB	3	3	0		
	EE058IU	Programming for Engineers Lab	TH Lập Trình Cho Kỹ Sư	BB	1	0	1		
	MA026IU	Probability, Statistic and Random Process	Xác Suất Thống kê và Quá Trình Ngẫu Nhiên	BB	3	3	0		
Tổng cộng						20	28	2	
<b>VI</b> (tổng tín chỉ: 0)		Military Training	Quân Sự	BB	0	0	0		
Tổng cộng						0	0	0	
<b>VII</b> (tổng tín chỉ: 15)	EE088IU	Signals & Systems	Tín Hiệu Và Hệ Thống	BB	3	3	0	EE055IU (TQ)	
	EE089IU	Signals & Systems Lab	TH Tín Hiệu Và Hệ Thống	BB	1	0	1	EE055IU (TQ)	
	EE083IU	Micro-processing Systems	Vi Xử Lý	BB	3	3	0	EE053IU (TQ) EE057IU (TQ)	
	EE084IU	Micro-processing	TH Vi Xử Lý	BB	1	0	1	EE053IU (TQ)	

		Systems Lab						EE057IU (TQ)
	EE010IU	Electromagnetic Theory	Lý Thuyết Trường Điện Từ	BB	3	3	0	MA023IU (TQ)
	EE090IU	Electronics Devices	Linh Kiện Điện Tử	BB	3	3	0	EE051IU (TQ)
	EE091IU	Electronics Devices Lab	TH Linh Kiện Điện Tử	BB	1	0	1	EE051IU (TQ)
<b>Tổng cộng</b>						15	12	3
<b>VIII</b> (tổng tín chỉ: 17)	EEAC010IU	Electric Machine	Máy Điện	BB	3	3	0	
	EEAC006IU	Programmable Logic Control	Hệ Điều Khiển Lô-gic Khả Trình	BB	3	3	0	EE053IU (TQ)
	EEAC007IU	Programmable Logic Control Lab	TH Hệ Điều Khiển Lô-gic Khả Trình	BB	1	0	1	EE053IU 9TQ)
	EE130IU	Capstone Design 1	Bài tập lớn 1	BB	2	2	0	EE055IU (TQ)
	EEAC020IU	Theory of Automatic Control	Lý Thuyết Điều Khiển Tự Động	BB	4	4	0	MA024IU (TQ)
	PE018IU	History of Vietnamese Communist Party	Lịch Sử Đảng Cộng Sản Việt Nam	BB	2	2	0	
	PE019IU	Ho Chi Minh's Thoughts	Tư Tưởng HCM	BB	2	2	0	
<b>Tổng cộng</b>						17	16	1
<b>IX</b> (tổng tín chỉ: 0)								
<b>Tổng cộng</b>						0	0	0
<b>X</b> (tổng tín chỉ: 17)	EE131IU	Capstone Design 2	Bài tập lớn 2	BB	2	2	0	EE130IU (TQ)
	EEAC--IU	CEA Elective Course 01	Tự Chọn Chuyên Ngành 01	TC	4	3	1	
	EEAC004IU	PC Based Control and SCADA System	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính	BB	3	3	0	EE083IU (TQ)
	EEAC005IU	PC Based Control and SCADA System Lab	TH Hệ Thống Điều Khiển Giám Sát và Thu	BB	1	0	1	EE083IU(TQ)

			Thập Dữ Liệu Kết Nối Máy Tính					
	EEAC008IU	Sensors and Instrumentation	Cảm Biến Và Thiết Bị	BB	3	3	0	EE055IU (TQ
	EEAC--IU	Sensors and Instrumentation	TH Cảm Biến Và Thiết Bị	BB	1	0	1	EE055IU (TQ
	XX---IU	General Elective	Tự Chọn Bổ Trợ		3	3	0	
Tổng cộng						17	14	3
<b>XI</b> (tổng tín chỉ: 17)	EE107IU	Senior Project	Đồ Án	BB	2	2	0	
	EEAC--IU	CEA Elective Course 02	Tự Chọn Chuyên Ngành 02	TC	3	3	0	
	EEAC--IU	CEA Elective Course 03	Tự Chọn Chuyên Ngành 03	TC	3	3	0	
	EEAC--IU	CEA Elective Course 04	Tự Chọn Chuyên Ngành 04	TC	3	3	0	
	EEAC--IU	CEA Elective Course 05	Tự Chọn Chuyên Ngành 05	TC	3	3	0	
	EE114IU	Entrepreneurship	Khởi Nghiệp	BB	3	3	0	
Tổng cộng						17	17	0
<b>XII</b> (tổng tín chỉ: 3)	EE112IU	Summer Internship	Thực Tập	BB	3	3	0	
Tổng cộng						3	3	0
<b>XIII</b> (tổng tín chỉ: 10)	EE097IU	Thesis	Luận Văn Tốt Nghiệp	BB	10	10	0	
Tổng cộng						10	10	0
<b>Tổng</b>						<b>152</b>	<b>141</b>	<b>11</b>

## Trình độ IE

Bảng 13. Kế hoạch giảng dạy đối với người học đạt trình độ IE

Học kỳ	Mã MH	Tên MH		Loại MH (bắt buộc/tự chọn)	Tín chỉ			Môn học tiên quyết (TQ)/ Môn học học trước (HT)/ Môn học song hành (SH)
		Tiếng Anh	Tiếng Việt		Tổng cộng	Lý thuyết	Thực hành/Thí nghiệm	
<b>I</b> (tổng tín chỉ: 9)	PE015IU	Philosophy of Marxism and Leninism	Triết học Mác-Lênin	BB	3	3	0	
	PH013IU	Physics 1	Vật Lí 1	BB	2	2	0	
	MA001IU	Calculus 1	Toán 1	BB	4	4	0	
	PT001IU	Physical Training 1	Thể Dục 1	BB	0	0	0	
		Intensive English	Tiếng Anh Tăng Cường					
Tổng cộng					9	9	0	
<b>II</b> (tổng tín chỉ: 13)	PE017IU	Scientific socialism	Chủ Nghĩa XH Khoa Học	BB	2	2	0	
	PE016IU	Political economics of Marxism and Leninism	Kinh Tế Chính Trị Mác-Lê Nin	BB	2	2	0	
	PE022IU	Engineering Ethics and Critical Thinking	Đạo Đức Kỹ Sư và Tư Duy Phản Biện	BB	3	3	0	
	MA003IU	Calculus 2	Toán 2	BB	4	4	0	

	PH014IU	Physics 2	Vật Lí 2	BB	2	2	0	PH013IU (TQ)
	PT002IU	Physical Training 2	Thể Dục 2	BB	0	0	0	
	Tổng cộng				13	13	0	
<b>III</b> (tổng tín chỉ: 10)	PE021IU	General Laws	Pháp Luật Đại Cương	BB	3	3	0	
	EN007IU	Writing AE1	Tiếng Anh Chuyên ngành 1 (Kỹ Năng Viết)	BB	2	2	0	
	EN008IU	Listening AE1	Tiếng Anh Chuyên ngành 1 (Kỹ Năng Nghe)	BB	2	2	0	
	EE049IU	Introduction to Electrical Engineering	Nhập Môn Kỹ Thuật Điện Tử	BB	3	3	0	
	Tổng cộng				4	4	0	
<b>IV</b> (tổng tín chỉ: 21)	EE050IU	Intro to Computer for Engineers	Phương Pháp Tính Toán Cho Kỹ Sư	BB	3	3	0	
	EEAC021IU	Mathematics for Engineers	Toán Cho Kỹ Sư	BB	4	4	0	MA003IU (TQ)
	EE051IU	Principles of EE 1	Lý Thuyết Mạch Điện 1	BB	3	3	0	MA001IU (TQ)
	EE052IU	Principles of EE 1 Lab	TH Lý Thuyết Mạch Điện 1	BB	1	0	1	MA001IU (TQ)
	MA027IU	Applied Linear Algebra	Đại Số Tuyến Tính	BB	2	2	0	
	EN011IU	Writing AE 2	Tiếng Anh Chuyên ngành 2 (Kỹ Năng Viết)	BB	2	2	0	
	EN012IU	Speaking AE2	Tiếng Anh Chuyên ngành 2 (Kỹ Năng	BB	2	2	0	

			Nói)					
	EE053IU	Digital Logic Design	Thiết Kế Số Logic	BB	3	3	0	
	EE054IU	Digital Logic Design Lab	TH Thiết Kế Số Logic	BB	1	0	1	
Tổng cộng						21	19	2
<b>V</b> (tổng tín chỉ: 20)	MA024IU	Differential Equations	Phương Trình Vi Phân	BB	4	4	0	MA003IU (TQ)
	PH012IU	Physics 4	Vật Lí 4	BB	2	2	0	PH013IU (TQ)
	EE055IU	Principles of EE 2	Lý Thuyết Mạch Điện 2	BB	3	3	0	EE051IU (TQ)
	EE056IU	Principles of EE 2 Lab	TH Lý Thuyết Mạch Điện 2	BB	1	0	1	EE051IU (TQ)
	EEAC001IU	Materials Science & Engineering	Khoa Học Về Vật Liệu và Kỹ Thuật	BB	3	3		
	EE057IU	Programming for Engineers	Lập Trình Cho Kỹ Sư	BB	3	3	0	
	EE058IU	Programming for Engineers Lab	TH Lập Trình Cho Kỹ Sư	BB	1	0	1	
	MA026IU	Probability, Statistic and Random Process	Xác Suất Thống kê và Quá Trình Ngẫu Nhiên	BB	3	3	0	
Tổng cộng						20	18	2
<b>VI</b> (tổng tín chỉ: 0)		Military Training	Quân Sự	BB	0	0	0	
Tổng cộng						0	0	0
<b>VII</b> (tổng tín chỉ: 15)	EE088IU	Signals & Systems	Tín Hiệu Và Hệ Thống	BB	3	3	0	EE055IU (TQ)
	EE089IU	Signals & Systems Lab	TH Tín Hiệu Và Hệ Thống	BB	1	0	1	EE055IU (TQ)
	EE083IU	Micro-processing Systems	Vi Xử Lý	BB	3	3	0	EE053IU (TQ) EE057IU (TQ)
	EE084IU	Micro-processing Systems Lab	TH Vi Xử Lý	BB	1	0	1	EE053IU (TQ) EE057IU (TQ)
	EE010IU	Electromagnetic Theory	Lý Thuyết Trường Điện Từ	BB	3	3	0	MA023IU (TQ)

	EE090IU	Electronics Devices	Linh Kiện Điện Tử	BB	3	3	0	EE051IU (TQ)
	EE091IU	Electronics Devices Lab	TH Linh Kiện Điện Tử	BB	1	0	1	EE051IU (TQ)
Tổng cộng						15	12	3
<b>VIII</b> (tổng tín chỉ: 17)	EEAC010IU	Electric Machine	Máy Điện	BB	3	3	0	
	EEAC006IU	Programmable Logic Control	Hệ Điều Khiển Lô-gic Khả Trình	BB	3	3	0	EE053IU (TQ)
	EEAC007IU	Programmable Logic Control Lab	TH Hệ Điều Khiển Lô-gic Khả Trình	BB	1	0	1	EE053IU 9TQ)
	EE130IU	Capstone Design 1	Bài tập lớn 1	BB	2	2	0	EE055IU (TQ)
	EEAC020IU	Theory of Automatic Control	Lý Thuyết Điều Khiển Tự Động	BB	4	4	0	MA024IU (TQ)
	PE018IU	History of Vietnamese Communist Party	Lịch Sử Đảng Cộng Sản Việt Nam	BB	2	2	0	
	PE019IU	Ho Chi Minh's Thoughts	Tư Tưởng HCM	BB	2	2	0	
Tổng cộng						17	16	1
<b>IX</b> (tổng tín chỉ: 0)								
Tổng cộng						0	0	0
<b>X</b> (tổng tín chỉ: 17)	EE131IU	Bài tập lớn 2	Capstone Design 2	BB	2	2	0	EE130IU (TQ)
	EEAC--IU	Tự Chọn Chuyên Ngành 01	CEA Elective Course 01	TC	4	3	1	
	EEAC004IU	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính	PC Based Control and SCADA System	BB	3	3	0	EE083IU (TQ)
	EEAC005IU	TH Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính	PC Based Control and SCADA System Lab	BB	1	0	1	EE083IU(TQ)
	EEAC008IU	Cảm Biến Và Thiết Bị	Sensors and	BB	3	3	0	EE055IU (TQ)

			Instrumentation					
	EEAC--IU	TH Cảm Biến Và Thiết Bị	Sensors and Instrumentation	BB	1	0	1	EE055IU (TQ
	XX---IU	Tự Chọn Bổ Trợ	General Elective		3	3	0	
Tổng cộng					17	14	3	
<b>XI</b> (tổng tín chỉ: 17)	EE107IU	Đồ Án	Senior Project	BB	2	2	0	
	EEAC--IU	Tự Chọn Chuyên Ngành 02	CEA Elective Course 02	TC	3	3	0	
	EEAC--IU	Tự Chọn Chuyên Ngành 03	CEA Elective Course 03	TC	3	3	0	
	EEAC--IU	Tự Chọn Chuyên Ngành 04	CEA Elective Course 04	TC	3	3	0	
	EEAC--IU	Tự Chọn Chuyên Ngành 05	CEA Elective Course 05	TC	3	3	0	
	EE114IU	Khởi Nghiệp	Entrepreneurship	BB	3	3	0	
Tổng cộng					17	17	0	
<b>XII</b> (tổng tín chỉ: 3)	EE112IU	Summer Internship	Thực Tập	BB	3	3	0	
Tổng cộng					3	3	0	
<b>XIII</b> (tổng tín chỉ: 10)	EE097IU	Luận Văn Tốt Nghiệp	Thesis	BB	10	10	0	
Tổng cộng					10	10	0	
<b>Tổng</b>					<b>152</b>	<b>141</b>	<b>11</b>	

### 11. Ma trận các môn học và chuẩn đầu ra (kỹ năng)

		EE010IU	EE049IU	EE050IU	EE051IU	EE053IU	EE088IU	EE055IU	EE057IU	EE090IU	EE083IU	EE092IU
<b>2. KỸ NĂNG VÀ PHẨM CHẤT CÁ NHÂN VÀ NGHỀ NGHIỆP (UNESCO: Học để trưởng thành)</b>												
2.1.1	Nhận diện và xác định vấn đề			x		x			x	x		
2.1.2	Mô hình hóa											
2.1.3	Ước lượng và phân tích định tính			x						x		
2.1.4	Phân tích với yếu tố bất định											
2.1.5	Giải pháp và khuyến nghị			x						x		
2.2.1	Nêu giả thuyết, đặt câu hỏi											
2.2.2	Thu thập thông tin và phân tích dữ liệu											
2.2.3	Điều tra qua thử nghiệm	x	x					x			x	
2.2.4	Kiểm tra giả thuyết và trả lời câu hỏi			x			x		x			
2.3.1	Tư duy toàn cục				x				x			



	nghiệp											
2.5.3	Chủ động cho tương lai và dự kiến cho cuộc đời											
2.5.4	Cập nhật trong lĩnh vực kỹ thuật											
<b>3. KỸ NĂNG GIAO TIẾP: LÀM VIỆC NHÓM VÀ GIAO TIẾP (UNESCO: Học để chung sống)</b>												
3.1.1	Hình thành nhóm hiệu quả											
3.1.2	Hoạt động nhóm		x									
3.1.3	Trưởng thành và sự phát triển của nhóm											
3.1.4	Lãnh đạo nhóm				x							
3.1.5	Hợp tác kỹ thuật và đa ngành							x	x			
3.2.1	Chiến lược giao tiếp											
3.2.2	Cấu trúc giao tiếp											
3.2.3	Giao tiếp bằng văn bản											
3.2.4	Giao tiếp điện tử/ đa truyền thông											
3.2.5	Giao tiếp đồ họa											
3.2.6	Thuyết trình		x					x				









2.3.2	Sự nảy sinh và tương tác trong hệ thống										
2.3.3	Sắp xếp trình tự ưu tiên và tập trung										
2.3.4	Dung hòa, đánh giá và cân bằng trong giải quyết										
2.4.1	Sáng kiến và sẵn sàng quyết định chấp nhận rủi ro					x			x		
2.4.2	Kiên trì, sẵn sàng và quyết tâm, tháo vát và linh hoạt					x		x	x		
2.4.3	Tư duy sáng tạo					x			x		
2.4.4	Tư duy suy xét (phản biện)					x		x	x		
2.4.5	Tự nhận thức, nhận thức về kiến thức và tích hợp kiến thức					x		x	x		
2.4.6	Học tập và rèn luyện suốt đời					x		x	x		
2.4.7	Quản lý thời gian và nguồn lực					x		x	x		
2.5.1	Đạo đức, liêm chính và trách					x	x		x	x	

	nhiệm xã hội										
2.5.2	Hành xử chuyên nghiệp					x			x		
2.5.3	Chủ động cho tương lai và dự kiến cho cuộc đời					x			x		
2.5.4	Cập nhật trong lĩnh vực kỹ thuật					x			x		
<b>3. KỸ NĂNG GIAO TIẾP: LÀM VIỆC NHÓM VÀ GIAO TIẾP (UNESCO: Học để chung sống)</b>											
3.1.1	Hình thành nhóm hiệu quả						x	x		x	
3.1.2	Hoạt động nhóm							x			
3.1.3	Trưởng thành và sự phát triển của nhóm										
3.1.4	Lãnh đạo nhóm										
3.1.5	Hợp tác kỹ thuật và đa ngành	x									
3.2.1	Chiến lược giao tiếp					x	x	x	x	x	
3.2.2	Cấu trúc giao tiếp					x		x	x		
3.2.3	Giao tiếp bằng	x				x		x	x		

	văn bản										
3.2.4	Giao tiếp điện tử/ đa truyền thông					x			x		
3.2.5	Giao tiếp đồ họa					x			x		
3.2.6	Thuyết trình	x				x			x	x	
<b>4. HÌNH THÀNH Ý TƯỞNG, THIẾT KẾ, THỰC HIỆN, VÀ VẬN HÀNH TRONG BỐI CẢNH DOANH NGHIỆP, XÃ HỘI VÀ MÔI TRƯỜNG – QUÁ TRÌNH SÁNG TẠO (UNESCO: Học để làm)</b>											
4.1.1	Vai trò và trách nhiệm của người kỹ sư					x			x		x
4.1.2	Tác động của kỹ thuật đối với xã hội và môi trường					x			x		x
4.1.3	Các quy định của xã hội đối với kỹ thuật					x			x		
4.1.4	Bối cảnh lịch sử và văn hóa					x			x		
4.1.5	Các vấn đề và giá trị đương đại					x			x		

4.1.6	Phát triển một quan điểm toàn cầu					x				x	
4.2.1	Tôn trọng các nền văn hóa doanh nghiệp khác nhau										
4.2.2	Các bên liên quan, chiến lược và mục tiêu của doanh nghiệp										
4.2.3	Có đầu óc kinh doanh thông qua kỹ thuật										
4.2.4	Làm việc trong các tổ chức										
4.3.1	Hiểu nhu cầu và thiết lập các mục tiêu						x				
4.3.2	Xác định chức năng, nguyên lý và kiến trúc										
4.3.3	Kỹ thuật hệ thống, mô hình hóa và các giao diện										
4.3.4	Quản lý dự án phát triển							x			
4.4.1	Quá trình thiết kế			x		x					
4.4.2	Các giai đoạn		x			x					







	quyết định chấp nhận rủi ro												
2.4.2	Kiên trì, sẵn sàng và quyết tâm, tháo vát và linh hoạt												
2.4.3	Tư duy sáng tạo												
2.4.4	Tư duy suy xét (phản biện)											x	
2.4.5	Tự nhận thức, nhận thức về kiến thức và tích hợp kiến thức							x	x			x	x
2.4.6	Học tập và rèn luyện suốt đời					x							
2.4.7	Quản lý thời gian và nguồn lực												
2.5.1	Đạo đức, liêm chính và trách nhiệm xã hội		x		x		x		x		x		
2.5.2	Hành xử chuyên		x				x					x	x













## **12. Mô tả vắn tắt nội dung và khối lượng các môn học**

### **PE015IU - Triết học Mác-Lênin (Philosophy of Marxism and Leninism)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

The course equips students with basic knowledge of Marxist-Leninist philosophy.

### **PE016IU - Kinh tế chính trị Mác-Lênin (Political Economics of Marxism and Leninism)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học song hành:** Triết học Mác-Lênin

**Mô tả môn học:**

The program content includes 6 chapters: Chapter 1 discusses the subject, research methods and functions of Marxist-Leninist Political Economy. Chapters 2 to 6 present the core content of Marxist-Leninist Political Economy according to the objectives of the subject. Specifically, issues such as: Goods, markets and the role of subjects in the market economy; Production of surplus value in the market economy; Competition and monopoly in the market economy; Socialist-oriented market economy and economic interest relations in Vietnam; Industrialization, modernization and international economic integration in Vietnam.

### **PE017IU - Chủ nghĩa xã hội khoa học (Scientific Socialism)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học trước:** Triết học Mác-Lênin, Kinh tế chính trị Mác-Lênin

**Mô tả môn học:**

The course equips students with basic knowledge of scientific socialism.

### **PE018IU - Lịch sử Đảng Cộng Sản Việt Nam (History of Vietnamese Communist Party)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học trước:** Triết học Mác-Lênin, Kinh tế chính trị Mác-Lênin, Chủ nghĩa xã hội khoa học.

**Mô tả môn học:**

The course equips students with basic knowledge of history of Vietnamese Communist Party.

### **PE019IU - Tư tưởng Hồ Chí Minh (Ho Chi Minh's Thoughts)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học trước:** Triết học Mác-Lênin, Kinh tế chính trị Mác-Lênin, Chủ nghĩa xã hội khoa học.

**Mô tả môn học:**

The subject equips students with basic knowledge about: objects, research methods and significance of studying Ho Chi Minh's ideology; about the foundation, process of formation and development of Ho Chi Minh's ideology; about national independence and international solidarity; about culture, ethics, and people.

### **PE022IU – Đạo Đức Kỹ Sư và Tư duy Phản Biện (Engineering Ethics and Critical Thinking)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course is designed to introduce engineering students to the concepts, theory and practice of engineering ethics. It will allow students to explore the relationship between ethics and engineering and apply classical moral theory and decision making for engineering issues encountered in academic and professional careers.

Further, this course also provides the nature and techniques of thought as a basis for our claims, beliefs, and attitudes about the world. Specifically, the course includes the theory and practice of presenting arguments in oral and written forms, making deductive and inductive arguments,

evaluating the validity or strength of arguments, detecting fallacies in arguments, and refuting fallacious argument.

**PE021IU – Pháp Luật Đại Cương (General Laws)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

The course will introduce students to Vietnamese legal systems. In particular, students will understand their rights and obligations in the Constitution, Criminal law, administrative law, civil law, labor law and enterprise law of Vietnam. From this, students will raise awareness towards their responsibility to ensure justice, including ending corruption, in society.

**EN007IU & EN008IU - Tiếng Anh chuyên ngành 1 (Academic English 1)**

**Số tín chỉ:** 4 (4LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course provides students with comprehensive instructions and practice in essay writing, including transforming ideas into different functions of writing such as process description, cause-effect, comparison-contrast, argumentative, and paraphrase-summary essays. Throughout the whole course, students are required to read university-level texts to develop the ability to read critically and to respond accurately, coherently and academically in writing. Through providing them with crucial writing skills such as brainstorming, proofreading, documentation and editing, this course prepares the students for research paper writing in the next level of AE2 writing

**EN011IU & EN012IU – Tiếng Anh chuyên ngành 2 (Academic English 2)**

**Số tín chỉ:** 4 (4LT + 0TH)

**Môn học tiên quyết:** Tiếng anh chuyên ngành 1

**Mô tả môn học:**

This course introduces basic concepts in research paper writing, especially the role of generalizations, definitions, classifications, and the structure of a research paper to students who attend English-medium college or university. It also provides them with methods of developing and presenting an argument, a comparison or a contrast. Students are required to work on the tasks selected to maximize their exposure to written communication and are expected to become competent writers in the particular genre: the research paper. [1]As writing is part of an integrated skill of reading and writing where reading serves as input to trigger writing, this course is designed to familiarize non-native students with academic literature in their major study by having them read and critically respond to texts of a variety of topics ranging from natural sciences such as biology to social sciences and humanities like education, linguistics and psychology.

**MA001IU - Toán 1 (Calculus 1)**

**Số tín chỉ:** 4 (4LT + 0TH)

**Môn học tiên quyết:** Không

**Mô tả môn học:**

To provide the students with the main ideas and techniques of calculus, concerning limits, continuity, differentiation and integration. To provide an understanding of the practical meaning, significance and applications of these ideas and techniques, through practical examples taken from many areas of engineering, business and the life sciences. To develop skills in mathematical modelling and problem solving, in thinking logically, and in creatively applying existing knowledge to new situations. To develop confidence and fluency in discussing mathematics in English.

**MA003IU - Toán 2 (Calculus 2)**

**Số tín chỉ:** 4 (4LT + 0TH)

**Môn học tiên quyết:** Toán 1

**Mô tả môn học:**

To provide the students with the main notions and techniques of calculus of functions of several variables concerning limits, continuity, differentiation and integration; basic skills of computing the sum of series. Many applications explain how to use these notions and techniques in practical situations.

**EEAC021IU - Toán cho kỹ sư (Mathematics for Engineers)**

**Số tín chỉ:** 4 (4LT + 0TH)

**Môn học tiên quyết:** MA003IU – Calculus 2

**Mô tả môn học:**

This course develops a synthetic view of mathematical knowledge and skills in analyzing and modeling Signals and Systems. Covers review of fundamental harmonic analysis, with applications in Electronics, Control, Communications and Signal processing.

**MA026IU - Xác suất, thống kê và quá trình ngẫu nhiên (Probability, Statistic & Random Process)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** Toán 1, Toán 2

**Mô tả môn học:**

The course is aimed to provide the beginning students in engineering computer science with the simple concepts and techniques of probabilistic and statistics models and stochastic processes.

**MA024IU – Phương trình vi phân (Differential Equation)**

**Số tín chỉ:** 4 (3LT + 1TH)

**Môn học tiên quyết:** Toán 1, Toán 2

**Mô tả môn học:**

First-order differential equations, second-order linear differential equations, undetermined coefficients, variation of parameters, applications, higher-order linear differential equations, systems of first-order linear equations, elementary partial differential equations and the method of separation of variables.

**MA027IU – Đại số tuyến tính (Applied Linear Algebra)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học tiên quyết:**

**Mô tả môn học:**

Systems of linear equations, Matrices in echelon form, Gauss elimination method, Algebra of matrices, Determinants and their properties, Vector Spaces, Linear independence, Basis, Rank of a matrix, Linear transformation, Inner product spaces, Eigenvalues and Eigenvectors.

**PH013IU - Vật lý 1 (Physics 1)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học tiên quyết:** Không

**Mô tả môn học:**

An introduction to mechanics including: concepts and principles of kinetics, dynamics, energetics of motion of a particle and a rigid body.

**PH014IU - Vật lý 2 (Physics 2)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học tiên quyết:** Không

**Mô tả môn học:**

This course provides students with basic knowledge of fluid mechanics; macroscopic description of gases; heat and the first law of thermodynamics; heat engines and the second law of thermodynamics; microscopic description of gases and the kinetic theory of gases.

**PH012IU - Vật lý 4 (Physics 4)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học tiên quyết:** Vật lý 1

**Mô tả môn học:**

This course provides students with basic knowledge of Wave and Modern Physics.

**EEAC001IU - Khoa học về Vật liệu và kỹ thuật (Materials Science and Engineering)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** MA003IU – Calculus 2; PH014IU – Physics 2

**Mô tả môn học:**

Structure, properties, and processing of metallic, semiconductor, polymeric, ceramic, and composite materials. Perfect and imperfect solids; phase equilibria; transformation kinetics; mechanical behavior; material degradation. Approach involves both materials science and materials engineering components.

**EE0114IU – Khởi nghiệp (Entrepreneurship)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

In this course the student will learn the essential skills needed to start and manage a successful new business venture. Topics will cover: the challenge of entrepreneurship, building a business plan, marketing and financial issues with a start-up company, and how to gain the competitive advantage.

**EE049IU – Nhập môn Kỹ thuật Điện tử (Introduction to Electrical Engineering)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course is an introduction to engineering processes for future electrical engineering. This course provides the students with the fundamental concepts of the electrical engineering profession. In addition, the students will learn the proper usage of engineering tools, including computers and measurement equipment. Students will also perform statistical analysis of experimental data, define engineering requirements, and implement simulation.

**EE050IU - Phương Pháp Tính Toán Cho Kỹ Sư (Introduction to Computer for Engineers)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course is an introduction to solving engineering problems through the use of the computer. It introduces general problem-solving techniques including the concepts of step-wise refinement applied to the development of algorithms. The first half of this course will cover elementary programming concepts using the MATLAB programming language and apply those concepts towards the solution of engineering problems.

Meanwhile, the second section is designed for people with no prior Python experience. Students will cover the basics of Python, everyday functions and applications, including how to use Python as a calculator, understanding variables and types, and building Python lists. As an open-source language, students are also instructed learning to use some fundamental Python packages such as NumPy,

Pandas, SciPy, Matplotlib or Seaborn.

**EE057IU - Lập trình cho Kỹ sư (Programming for Engineers)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course is aimed at students with little to no prior programming experience. Generally, it endeavors to provide students an understanding about the role of programming that can play in solving real-life problems. The course content thus equips the basic terminologies of principles of programming, algorithms and data structures via C programming language.

The fundamentals include the history of programming and C language, introduction to algorithm analysis, stepwise refinement and flow-charting; basic data types, type conversion, making decision and looping, branching, break and continue; I/O operations; functions and recursion; arrays and multiple-subscripted arrays, searching and different sorting algorithms; pointers, function pointers; characters and strings processing; structures, unions, enumerates; operations on bits, dynamic memory allocation, file processing; introduction to abstract data types: linked lists, queues, stacks, binary trees; hash table.

**EE058IU - TH Lập trình cho Kỹ sư (Programming for Engineers Laboratory)**

**Số tín chỉ:** 1 (0LT + 1TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This laboratory is associated with the Programming for Engineers course. It covers everything that students will need to understand the basic concepts covered in the theory course, as well as the implementation of simple-to-complex C programs especially in the field of engineering. Topics include data types, control structures, functions, arrays, files, and the mechanics of running, testing, and debugging.

**EE051IU – Lý thuyết mạch điện 1 (Principles of Electrical Engineering I)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** MA001IU – Calculus 1

**Mô tả môn học:**

This course covers the following topics: Circuit elements; Independent sources; Dependent sources; Circuit analysis in DC and AC steady state; Operational amplifiers; Power Computations; Two-port circuits; Balanced three-phase circuits. Special seminar(s).

**EE052IU - TH Lý thuyết mạch điện 1 (Principles of EE I Laboratory)**

**Số tín chỉ:** 1 (0LT + 1TH)

**Môn học tiên quyết:** MA001IU – Calculus 1

**Mô tả môn học:**

This course helps students to understand better the course Principles of Electrical Engineering I. Experimental exercises in use of laboratory instruments. Voltage, current, impedance, frequency, and waveform measurements. Rudiments of circuit modeling and design.

**EE055IU - Lý thuyết mạch điện 2 (Principles of Electrical Engineering II)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** MA023IU – Calculus 3; EE051IU – Principles of Electrical Engineering I

**Mô tả môn học:**

This course covers the following topics: Transient analysis by classical methods and by Laplace transform analysis, step and impulse response. Passive and active filter circuit design. Introduction to Fourier series. Two-Port Network and Special seminars Special seminars.

**EE056IU - TH Lý thuyết mạch điện 2 (Principles of Electrical Engineering II Laboratory)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học tiên quyết:** EE051IU – Principles of Electrical Engineering I**Mô tả môn học:**

This course covers the following topics: Experimental exercises in use of laboratory instruments; Filter design, construction, and simulation; measuring Fourier components of a periodic signal.

**EE053IU - Thiết kế số logic (Digital Logic Design)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** không**Mô tả môn học:**

This course provides the students the basic design tools with combinational and sequential digital logic circuits and finite state machine. It covers the subjects on Binary arithmetic, Boolean algebra, K-maps, Combinational circuit synthesis, Combinational MSI circuits, Sequential logic circuit, Synchronous state machine design, and Sequential MSI circuits. Self-learned online courses: The Memory Hierarchy.

**EE054IU - TH thiết kế số logic (Digital Logic Design Lab)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học tiên quyết:** không**Mô tả môn học:**

This course conducts sequence of laboratory experiments to present and illustrate theory of digital logic design involving Logic gates, Combinational logic circuit, MSI combinational logic circuit, Flip Flops and Counters, Counter ICs, and Shift register.

**EE010IU - Lý Thuyết Trường Điện Từ (Electromagnetic Theory)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** không**Mô tả môn học:**

This course is designed to serve as the first course in electromagnetics to fulfill the requirements of the electrical engineering core curriculum. The content consists of vector calculus and field concepts such as EM fields in free space and in materials, Maxwell's equations, potential functions, energy storage, static and quasi-static fields. Transmission line theory is also introduced in this course.

**EE090IU - Linh Kiện Điện Tử (Electronic Devices)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** EE055IU – Principles of Electrical Engineering II**Mô tả môn học:**

This course provides the fundamentals of semiconductor devices and microelectronic circuits, characteristics of p-n, Zener diodes, and analog diode circuits. Principles of MOSFET and BJT operation, biasing, transistor analysis at mid-band frequencies.

**EE091IU - TH linh kiện điện tử (Electronics Devices Laboratory)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học tiên quyết:** EE055IU – Principles of Electrical Engineering II**Mô tả môn học:**

Laboratory experiments in microelectronic circuits using semiconductor devices, including diodes, MOSFETs and BJTs. Employing a learn-by-doing approach, emphasizing hands-on-experimental experiences and computer simulation.

**EE088IU - Tín hiệu và Hệ thống (Signals & Systems)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** EE055 - Principles of EE II**Mô tả môn học:**

This course provides fundamentals of signals and systems and develops skills to analyze linear dynamic systems in both continuous and discrete-time domains. It covers the methods used to obtain the system response in both time domain (using convolution methods) and frequency domain (using Fourier, Laplace, and Z transform), and examine the stability of system.

**EE089IU - TH Tín hiệu và hệ thống (Signals and Systems Laboratory)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học tiên quyết:** EE055 - Principles of EE II**Mô tả môn học:**

This course covers the following topics: Experimental exercises via simulation using MATLAB to get understanding of frequency and time domain analysis of linear dynamic systems and corresponding signals. Finding the response of continuous- and discrete-time linear systems via simulation.

**EE083IU - Vi Xử Lý (Micro-processing Systems)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** EE053 – Digital Logic Design ; EE057 - Programming for Engineers**Mô tả môn học:**

This course provides students the fundamentals of microprocessors and microcontroller; data flow; machine programming; assembly language and C languages, architectures and instructions sets; stacks, subroutines, I/O, and interrupts; interfacing fundamentals; designing with microprocessors, and applications of micro-processing systems to some practical problems.

**EE084IU - TH vi xử lý (Micro-processing Systems Lab)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học tiên quyết:** EE053 – Digital Logic Design, EE057 – Programming for Engineers**Mô tả môn học:**

In this course the students will study the components on the 32-Bit Microprocessor circuit board, basic data transfer operations, memory transfers and memory control signals, understand how the CPU processes hardware and software interrupts, Use machine codes to write instructions for use in memory test programs and real-world applications.

**EE092IU - Xử lý số tín hiệu (Digital Signal Processing)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** EE088IU – Signals and Systems**Mô tả môn học:**

This course is an introduction to the basic principles, methods, and applications of digital signal processing, emphasizing its algorithmic, computational, and programming aspects. In particular, the students will learn the conversion from analog to digital, the concepts of discrete time linear systems, filtering, spectral analysis of discrete time signals and filter design.

**EE093IU - TH xử lý tín hiệu số (Digital Signal Processing Lab)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học tiên quyết:** EE088IU-Signals & Systems, EE089IU-Signals & Systems Lab**Mô tả môn học:**

This course is an introduction to the basic principles, methods, and applications of digital signal processing, emphasizing its algorithmic, computational, and programming aspects.

**EEAC020IU - Lý Thuyết Điều Khiển Tự Động (Theory of Automatic Control)****Số tín chỉ:** 4 (4LT + 0TH)**Môn học tiên quyết:** MA024IU-Differential Equations**Mô tả môn học:**

This course is intended to introduce students to concepts and techniques of classical control. The main goal is to enable students to analyze, design, and synthesize linear control systems. Students will become familiar with analytical methods and will be exposed extensively to the use of computers for analysis and design of control systems.

**EEAC004IU - Hệ thống điều khiển giám sát và thu thập dữ liệu kết nối máy tính (PC Based Control and SCADA System)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** EE083IU – Microprocessing Systems**Mô tả môn học:**

PC Based Control and SCADA system course provides students with knowledge of implementing control and measurement using PC, A/D, knowledge of DA converters, peripheral devices, the electronics that go along with sensors to refine and condition their outputs. The knowledge of Supervisory Control And Data Acquisition (SCADA) system as well as the SCADA commercial software will be included.

**EEAC005IU - Thực hành hệ thống điều khiển giám sát và thu thập dữ liệu kết nối máy tính (PC Based Control and SCADA System Laboratory)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học song hành:** EEAC004IU – PC Based Control and SCADA System**Mô tả môn học:**

This course is designed to provide the student with practical implementations of writing control programs using PC to supervise and acquire data through peripheral devices, exploring the sensors and various types of analog to digital converters.

**EEAC006IU - Hệ điều khiển lô-gic khả trình (Programmable Logic Control (PLC))****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** EE053IU – Digital Logic Design**Mô tả môn học:**

Students are provided with related knowledge of an industrial computer that is used for control of manufacturing process, programmable logic controller (PLC). A throughout description of physical structure as well as the introduction of graphical programming language of PLC, ladder logic diagram, are given. Another Graphical design language called GRAFCET that describes the behaviour of a control system or a part of process in terms of its function is also introduced and realized into a PLC program.

**EEAC007IU - Thực hành hệ điều khiển lô-gic khả trình (Programmable Logic Control Laboratory)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học song hành:** EEAC006IU – Programmable Logic Control**Mô tả môn học:**

Students get familiar with the use of PLC via understanding the physical structure and developing PLC's programming language (ladder logic diagrams) in Siemens' software application TIA PORTAL through some practical applications. Students will be divided into groups and collaborate to perform testing, and verification, evaluate the obtained results, and write the reports.

**EEAC008IU - Cảm biến và thiết bị (Sensors and Instrumentation)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** Principles of EE2 (EE055IU)**Mô tả môn học:**

This course introduces students to the state-of-the-art practice in electronic instrumentation systems, various types of sensor/transducer elements, their respective interface electronics, and precision measurement techniques. Students will be familiarized with the principles and operations of some instruments and sensors as well as the techniques used in acquisition, processing, and presentation of sensor signals: transducers, Fourier analysis, flow measurement and bridge circuits.

**EEAC022IU - TH Cảm biến và thiết bị (Sensors and Instrumentation Lab)****Số tín chỉ:** 1 (0LT + 1TH)**Môn học tiên quyết:** Principles of EE2 (EE055IU)**Mô tả môn học:**

The course enables the student to get hands-on experience in Sensors and Instrumentation Lab through the use of computer-aided design tools and some of sensors as well as the use of measurement instrumentation to simulate and analyze typical circuits, and perform measurements in the lab.

**EE112IU - Thực tập (Summer Internship)****Số tín chỉ:** 3 (3LT + 0TH)**Môn học tiên quyết:** không**Mô tả môn học:**

The internship/apprentice program could be a new job or a new experience within an existing job as the work performed in the internship/apprentice program should lead to new learning, discovery or growth for the student and contribute toward the student's academic program. It is important to note, therefore, that many potential jobs will not meet the standards for internship/apprentice program credit.

The internship/apprentice program should provide realistic exposure to career experiences in the student's chosen academic specialization.

The student intern will either find a company to sponsor him or her or perform a specific project at an existing job. The internship program is an agreement between the student, faculty advisor and the company supervisor.

**EE130IU - Bài tập lớn 1 (Capstone Design 1)****Số tín chỉ:** 2 (2LT + 0TH)**Môn học tiên quyết:** không**Mô tả môn học:**

This course is an introduction to engineering design process. This course consists of two semesters of lecture and design. This course requires students to develop a project based on the knowledge and skills acquired in earlier coursework and integrate their technical knowledge through practical design effort. Students will work in multidisciplinary teams to complete an approved engineering design projects that is fully documented and prototyped. In the Capstone Design Project 1, students will learn to define a problem, conduct research to propose the solutions, determine the realistic constraints, prepare project scheduling, and create a planned budget for the project. The work will be performed as a team in accordance with ABET requirements. Each team is comprised of two to four students. For completing this project, the students are required to defend their works and obtain the committee's evaluation. The committee's member are academics staff, stakeholders, industry visitors, etc.

**EE131IU - Bài tập lớn 2 (Capstone Design 2)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course is the second course of an introduction to engineering design process. This course consists of two semesters of lecture and design. This course requires students to develop a project based on the knowledge and skills acquired in earlier coursework and integrate their technical knowledge through practical design effort. Students will work in multidisciplinary teams to complete an approved engineering design projects that is fully documented and prototyped. In the Capstone Design Project 2, students will learn to follow the design process and to develop the prototype based on the design specifications from Capstone Design Project 1. The work will be performed as a team in accordance with ABET requirements. Each team is comprised of two to four students. For completing this project, the students are required to defend their works and obtain the committee's evaluation. The committee's member are academics staff, stakeholders, industry visitors, etc.

**EE107IU - Đồ án (Senior Project)**

**Số tín chỉ:** 2 (2LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course provides an opportunity for students to familiarize with the practical issues from the collaboration between industry and professional education.

In the field of Electrical Engineering, the senior focuses on design projects related to the EE field. In addition to the accumulation of theoretical knowledge, the senior project requires solving difficulties encountered in practice as well as addressing safety issues and ethics. The topics will be suggested by industry and the technical details will be considered carefully by students and advisors to help students can apply their theoretical knowledge and practical skills in solving an engineering problem in reality.

The senior project is the capstone design project for the SEE undergraduate degree. The capstone project provides the students an integrated understanding of scientific practice and principles in the identify and solving engineering problems.

As a capstone experience, the senior project combines together many aspects of engineering. Each student's project will demonstrate their knowledge in several areas, including automation, control, embedded systems, RF and microwave technique, and communication systems, special seminar(s).

**EE097IU - Luận văn tốt nghiệp (Thesis)**

**Số tín chỉ:** 10 (10LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

In the field of Electrical Engineering, the thesis focuses on design projects related to the EE field. In addition to the accumulation of theoretical knowledge, the thesis requires solving difficulties encountered in practice as well as addressing safety issues and ethics.

The Thesis is the capstone design project for the SEE undergraduate degree. The capstone project provides the students an integrated understanding of scientific practice and principles in the identify and solving engineering problems.

As a capstone experience, the Thesis combines together many aspects of engineering. Each student's project will demonstrate their knowledge in several areas, including automation, control, embedded systems, RF and microwave technique, and communication systems, special seminar(s).

**EE061IU - Điện tử mạch tương tự (Analog Electronics)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** EE090IU, EE091IU

**Mô tả môn học:**

This course exposes the student to the fundamental issues related to multiple stage amplifiers, feedback amplifier analysis, frequency response and frequency response with feedback stability, power amplifiers, filters and tuned amplifiers, signal generator and waveform-shaping circuits.

**EE062IU - TH điện tử mạch tương tự (Analog electronics laboratory)**

**Số tín chỉ:** 1 (0LT + 1TH)

**Môn học tiên quyết:** EE090IU, EE091

**Mô tả môn học:**

This laboratory includes topics on differential transistor amplifiers; cascode amplifiers; the constant current source; current mirrors; high frequency transistor amplifiers; feedback amplifiers; stability of feedback amplifiers and feedback compensation.

**EEAC011IU - Kỹ thuật hệ thống sản xuất tự động (Automation Manufacturing System and Technique)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course is designed to highlight the major automation-related subjects within the scope of manufacturing system. Special emphasis will be given on industrial robotics, robot programming and flexible manufacturing systems (FMS). This course also transfers to student facts in real manufacturing production lines from the experiences of lecturers and visiting speakers.

**EEAC012IU - Thực hành Kỹ thuật hệ thống sản xuất tự động (Automation Manufacturing System and Technique Lab)**

**Số tín chỉ:** 1 (1LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course is designed to allow students to practice on the major automation-related subjects within the scope of manufacturing system. Special emphasis will be given on industrial robotics, robot programming and flexible manufacturing systems (FMS). This course also transfers to student facts in real manufacturing production lines from the experiences of lecturers and visiting speakers.

**EEAC013IU - Hệ thống điện và thiết bị điện (Power System and Equipments)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

Provides the student with fundamental knowledge of electric power systems and components of power system such as: electrical generators, electric motors, relays, contactors, circuit breakers and measurement devices.

**EEAC014IU - Mạng nơ ron và logic mờ (Neural Network and Fuzzy Logics)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course exposes the student to the fundamental issues related to the neural networks and some training techniques and fuzzy logics with applications to design an intelligent control system. The course also introduces some industrial applications.

**EEAC015IU - Robotics**

**Số tín chỉ:** 3 (2LT + 1TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course introduces fundamental concepts in Robotics. Basic concepts will be discussed, including coordinate transformation, kinematics, dynamics, equations of motion, feedback and feedforward control, and trajectory planning. Applying the theoretical knowledge to various motor systems, including manipulators, and mobile robotics.

**EEAC016IU Điện Tử Công Nghiệp (Industrial Electronics)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

Fundamentals of electronics and semiconductor devices, including basic device principles. Application of electronic devices for electric power conversion, control and operation of industrial equipment.

**EEAC017IU - Điều Khiển Số (Digital Control)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** EEAC020IU – Theory Automatic Control

**Mô tả môn học:**

This course exposes the student to the fundamental issues related to the analysis and design of digital control systems. The student will learn how to analyze, model, and design control systems that ensure desirable properties, such as stability and performance.

**EEAC009IU - An toàn Điện (Electrical Safety)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

The course is oriented towards the understanding of electrical hazards to prevent them. Firstly, it introduces the student to the knowledge of how to recognize, evaluate and control electrical hazards. Some guidance regarding how to proceed in case of an emergency is also covered. Then, it provides students with the safety rules and regulations for electricians, precautions for electrical and mechanical hazards on the job, tool, and equipment safety, first aid, Cardio-Pulmonary Resuscitation (CPR), bloodborne pathogens, Occupational Safety and Health Administration (OSHA) and National Fire Protection Association (NFPA) mandated lockout/tag-out, personal protective equipment, right to know, and confined space entry procedures.

**EEAC010IU - Máy Điện (Electric Machine)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

The focus of this course is to understand the AC machine fundamentals and the production of rotating magnetic field via electric machines. Working principles, construction layout, characteristics and equivalent circuits of three-phase synchronous generators, synchronous motors, and induction motors are discussed in detail. The torque-speed characteristics, the voltage-current relationship, and the speed regulation of the generator and motor will also be studied.

**EE104IU - Hệ Thống Nhúng Thời Gian Thực (Embedded Real-time Systems)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course addresses the considerations in designing real-time embedded systems, both from a hardware and software perspective. The primary emphasis is on real-time processing for

communications and signal processing systems. Programming projects in a high level language like C/C++ will be an essential component of the course, as well as hardware design with modern design tools

**EE118IU - TH hệ thống nhúng thời gian thực (Embedded Real-time Systems Lab)**

**Số tín chỉ:** 1 (0LT + 1TH)

**Môn học tiên quyết:** EE083 – Microprocessor Systems

**Mô tả môn học:**

This course integrates microprocessors into digital systems. The course includes hardware interfacing, bus protocols and peripheral systems, embedded and real-time operating systems, real-time constraints, networking, and memory system.

**EE102IU - Xử lý tín hiệu ngẫu nhiên thống kê (Stochastic Signal Processing)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

To introduce the student into basic and more advanced topics of mathematical modeling process of decision problems in complex stochastic industrial environments. This course covers stochastic operations research models, algorithms, and applications. Markov chains and queuing models are discussed. Renewal theory, reliability theory, and stochastic models for manufacturing systems are also taken into consideration. This course also covers the analytical models which are the complements to a discrete event simulation approach.

**EE103IU - Xử lý ảnh (Image Processing)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This is an introductory graduate-level course on image processing for engineering students. No prior image processing experience is expected. It broadly covers the fundamentals that everybody working with image processing algorithms is expected to understand, including image sampling and quantization, point operations, histograms, color science, image restoration, segmentation, morphological image processing, image filtering and correlation, deconvolution, template matching, image transforms, eigenimages, Fisherimages, edge detection, keypoint detection, scale-space image processing, noise reduction and restoration, feature extraction and recognition tasks, image registration.

Through using practical examples throughout, but emphasize the underlying signal processing principles rather than specific applications. Students learn to apply material by implementing and investigating image processing algorithms in MATLAB/Octave and Python.

**EE122IU - TH Xử lý ảnh (Image Processing Laboratory)**

**Số tín chỉ:** 1 (0LT + 1TH)

**Môn học tiên quyết:** Signals and Systems, Probability and random process

**Mô tả môn học:**

The course emphasis is upon learning digital image processing via a number of programming assignments. To develop skills for enhance images using basic filters in the spatial domain, 2-D Fourier transform, fundamental concepts of color image transformations and color image processing, morphology.

**EEAC018IU - Điều Khiển Hệ Thống Nâng Cao (Advanced Control Engineering)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** EEAC017IU – Digital Control

**Mô tả môn học:**

The aim of this course is to introduce the student the advanced topics in control engineering. Based on state space representation in both continuous and discrete time, the problem of observer-based control is discussed. Then, the principle of optimal control is followed. The topic of non-linear control is also covered.

**EEAC019IU - Chẩn đoán và phát hiện lỗi hệ thống (System Diagnostic)**

**Số tín chỉ:** 3 (3LT + 0TH)

**Môn học tiên quyết:** EEAC017IU – Digital Control

**Mô tả môn học:**

The aim of this course is to introduce the student the initiative of fault detection, isolation and localization in physical systems. The concepts of residue and parity space in both static and dynamic case are discussed. The method for detection and isolation the abnormal sensors using state observer and state estimation is also introduced.

**EE068IU - Nguyên lý hệ thống truyền thông (Principles of Communications Systems)**

**Số tín chỉ :** 3 (3LT + 0TH)

**Môn học tiên quyết:** EE088IU – Signals and Systems

**Mô tả môn học:**

This course covers basic analog and digital communication system theory and design, with an emphasis on wireless communications methods, Special seminar(s).

**EE115IU - TH Nguyên lí hệ thống truyền thông (Principles of Communication Systems Laboratory)**

**Số tín chỉ :** 1 (0LT + 1TH)

**Môn học tiên quyết:** Signals and systems

**Mô tả môn học:**

This course provides experiments dealing with basic fundamental concepts of communication systems. It includes the following topics: Amplitude Modulation/Demodulation; Angle Modulation/Demodulation; Sampling, Holding and Reconstruction of PAM signals; Pulse Code Modulation.

**EE079IU - Điện tử Công suất (Power Electronics)**

**Số tín chỉ :** 3 (3LT + 0TH)

**Môn học tiên quyết:** Electronic Devices (EE090IU)

**Mô tả môn học:**

The course introduces principles of power electronics, including the understanding of power semiconductor devices, passive components, basic switching circuits, AC-DC, DC-DC, AC-AC, DC-AC converters and their applications.

**EEAC003IU - TH Điện tử công suất (Power Electronics Laboratory)**

**Số tín chỉ :** 1 (0LT + 1TH)

**Môn học tiên quyết:** Electronic Devices (EE090IU)

**Mô tả môn học:**

This course assists the theoretical course (Power electronics) involving the energy conversion and control. It conducts sequence of laboratory experiments in building and measurement of rectifiers, inverters, and DC/DC converters. This course gives the analysis and measurement and for power semiconductor devices, it carries out the investigation of current-voltage characteristics.

**EE127IU - Máy Học Và Trí Tuệ Nhân Tạo (Machine Learning And Artificial Intelligence)**

**Số tín chỉ :** 3 (3LT + 0TH)

**Môn học tiên quyết:** Signals and Systems, Probability and random process

**Mô tả môn học:**

Machine learning is the science of getting computers to act without being explicitly programmed. Machine learning has given us self-driving cars, practical speech recognition, effective web search, and a vastly improved understanding of the human genome. Machine learning is so pervasive today that you probably use it dozens of times a day without knowing it. Many researchers also think it is the best way to make progress towards human-level AI. In this class, you will learn about the most effective machine learning techniques, and gain practice implementing them and getting them to work for yourself. More importantly, you'll learn about not only the theoretical underpinnings of learning, but also gain the practical know-how needed to quickly and powerfully apply these techniques to new problems.

**EE133IU – Công nghệ mới (Emerging Engineering Technologies)**

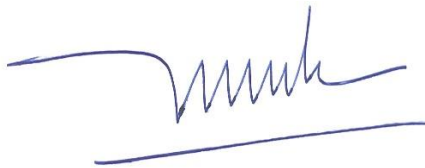
**Số tín chỉ :** 3 (3LT + 0TH)

**Môn học tiên quyết:** không

**Mô tả môn học:**

This course will explore current breakthrough technologies and disruptive innovations that have recently emerged in the past few years. A close examination of the technology will be conducted to understand the application using the new technologies. The class is a series of seminars on each of the emerging technologies.

**PHỤ TRÁCH KHOA**



**Nguyễn Ngọc Trường Minh**

**KT. HIỆU TRƯỞNG  
PHÓ HIỆU TRƯỞNG**

**Đinh Đức Anh Vũ**

**Phụ lục 1**  
**NỘI DUNG ĐIỀU CHỈNH**  
**CHƯƠNG TRÌNH ĐÀO TẠO NGÀNH KỸ THUẬT ĐIỀU KHIỂN VÀ TỰ**  
**ĐỘNG HÓA KHÓA 2025 SO VỚI KHÓA 2024**

*(Kèm theo Quyết định số /QĐ-ĐHQT ngày tháng năm 2025  
của Hiệu trưởng Trường Đại học Quốc tế)*

- Các môn học loại bỏ khỏi chương trình đào tạo: không có**
- Các môn học bổ sung vào chương trình đào tạo: không có**
- Các điều chỉnh khác**  
CTĐT được thiết kế 5 năm  
Kế hoạch giảng dạy theo từng học kỳ được phân theo 2 trình độ tiếng Anh đầu vào
- Hướng xử lý cho các sinh viên khóa cũ khi chưa học các môn học bị loại bỏ khỏi chương trình đào tạo: không có**

**Phụ lục 2**  
**ĐỀ CƯƠNG CHI TIẾT CÁC MÔN HỌC**

*(Kèm theo Quyết định số /QĐ-ĐHQT ngày tháng năm 2025  
của Hiệu trưởng Trường Đại học Quốc tế)*

1. PE015IU - Triết học Mác-Lênin (Philosophy of Marxism and Leninism)
2. PE016IU - Kinh Tế Chính Trị Mác-Lê Nin (Political economics of Marxism and Leninism)
3. PE017IU - Chủ Nghĩa Xã Hội Khoa Học (Scientific socialism)
4. PE018IU - Lịch Sử Đảng Cộng Sản Việt Nam (History of Vietnamese Communist Party)
5. PE019IU - Tư Tưởng HCM (Ho Chi Minh's Thoughts)
6. PE022IU - Đạo Đức Kỹ Sư và Tư Duy Phản Biện (Engineering Ethics and Critical Thinking)
7. PE021IU – Pháp Luật Đại Cương (General Laws)
8. EN007IU - Tiếng Anh Chuyên ngành 1 (Writing AE 1)
9. EN008IU - Tiếng Anh Chuyên ngành 1 (Listening AE 1)
10. EN011IU - Tiếng Anh Chuyên ngành 2 (Writing AE 2)
11. EN012IU - Tiếng Anh Chuyên ngành 2 (Speaking AE 2)
12. MA001IU - Toán 1 (Calculus 1)
13. MA003IU – Toán 2 (Calculus 2)
14. EEAC021IU - Toán cho kỹ sư (Mathematics for Engineers)
15. MA026IU - Xác Xuất Thống kê và Quá Trình Ngẫu Nhiên (Probability, Statistic and Random Process)
16. MA024IU - Phương Trình Vi Phân (Differential Equations)
17. MA027IU - Đại Số Tuyến Tính (Applied Linear Algebra)
18. PH013IU - Vật Lí 1 (Physics 1)
19. PH014IU - Vật Lí 2 (Physics 2)
20. PH012IU - Vật Lí 4 (Physics 4)
21. EEAC001IU - Khoa học về Vật liệu và kỹ thuật (Materials Science and Engineering)
22. EE114IU - Khởi Nghiệp (Entrepreneurship)
23. EE049IU - Nhập Môn Kỹ Thuật Điện Tử (Introduction to Electrical Engineering)
24. EE050IU - Phương Pháp Tính Toán Cho Kỹ Sư (Introduction to Computer for Engineers)
25. EE057IU - Lập trình cho Kỹ sư (Programming for Engineers)
26. EE058IU - TH Lập trình cho Kỹ sư (Programming for Engineers Laboratory)
27. EE051IU – Lý thuyết mạch điện 1 (Principles of Electrical Engineering I)
28. EE052IU - TH Lý thuyết mạch điện 1 (Principles of EE I Laboratory)
29. EE055IU - Lý Thuyết Mạch Điện 2 (Lý Thuyết Mạch Điện 2)
30. EE056IU - TN Lý Thuyết Mạch Điện 2 (Principles of EE2 Lab)

31. EE053IU - Thiết Kế Số Logic (Digital Logic Design)
  32. EE054IU - TN Thiết Kế Số Logic (Digital Logic Design Lab)
  33. EE010IU - Lý Thuyết Trường Điện Từ (Electromagnetic Theory)
  34. EE090IU - Linh Kiện Điện Tử (Electronic Devices)
  35. EE091IU - TH linh kiện điện tử (Electronics Devices Laboratory)
  36. EE088IU - Tín hiệu và Hệ thống (Signals & Systems)
  37. EE089IU - TH Tín hiệu và hệ thống (Signals and Systems Laboratory)
  38. EE083IU - Vi Xử Lý (Micro-Processor Systems)
  39. EE084IU - TH vi xử lý (Micro-Processor System Lab)
  40. EEAC010IU - Máy Điện (Electric Machine)
  41. EEAC020IU - Lý Thuyết Điều Khiển Tự Động (Theory of Automatic Control)
  42. EEAC004IU - Hệ thống điều khiển giám sát và thu thập dữ liệu kết nối máy tính (PC Based Control and SCADA System)
  43. EEAC005IU - Thực hành hệ thống điều khiển giám sát và thu thập dữ liệu kết nối máy tính (PC Based Control and SCADA System Laboratory)
  44. EEAC006IU - Hệ điều khiển lô-gic khả trình (Programmable Logic Control (PLC))
  45. EEAC007IU - Thực hành hệ điều khiển lô-gic khả trình (Programmable Logic Control Laboratory)
  46. EEAC008IU - Cảm biến và thiết bị (Sensors and Instrumentation)
  47. EEAC022IU – TH Cảm biến và thiết bị (Sensors and Instrumentation Lab)
  48. EE112IU - Thực Tập (Summer Internship)
  49. EE130IU - Bài tập lớn 1 (Capstone Design 1)
  50. EE131IU - Bài tập lớn 2 (Capstone Design 2)
  51. EE107IU - Đồ Án (Senior Project)
  52. EE097IU - Luận Văn Tốt Nghiệp (Thesis)
- Danh sách các môn tự chọn chuyên ngành CEA*
53. EE061IU - Điện tử mạch tương tự (Analog Electronics)
  54. EE062IU - TH điện tử mạch tương tự (Analog electronics laboratory)
  55. EEAC011IU - Kỹ thuật hệ thống sản xuất tự động (Automation Manufacturing System and Technique)
  56. EEAC012IU - Thực hành Kỹ thuật hệ thống sản xuất tự động (Automation Manufacturing System and Technique Lab)
  57. EEAC013IU - Hệ thống điện và thiết bị điện (Power System and Equipments)
  58. EEAC014IU - Mạng nơ ron và logic mờ (Neural Network and Fuzzy Logics)
  59. EEAC015IU – Robotics
  60. EEAC016IU Điện Tử Công Nghiệp (Industrial Electronics)
  61. EEAC017IU - Điều Khiển Số (Digital Control)
  62. EE092IU - Xử lý số tín hiệu (Digital Signal Processing)
  63. EE093IU - TH xử lí tín hiệu số (Digital Signal Processing Lab)
  64. EEAC009IU - An toàn Điện (Electrical Safety)
  65. EEAC010IU - Máy Điện (Electric Machine)
  66. EE104IU - Hệ Thống Nhúng Thời Gian Thực (Embedded Real-time Systems)
  67. EE118IU - TH hệ thống nhúng thời gian thực (Embedded Real-time Systems Lab)

68. EE102IU - Xử lý tín hiệu ngẫu nhiên thống kê (Stochastic Signal Processing)
69. EE103IU - Xử lý ảnh (Image Processing)
70. EE122IU - TH Xử lý ảnh (Image Processing Laboratory)
71. EEAC018IU - Điều Khiển Hệ Thống Nâng Cao (Advanced Control Engineering)
72. EEAC019IU - Chẩn đoán và phát hiện lỗi hệ thống (System Diagnostic)
73. EE068IU - Nguyên lý hệ thống truyền thông (Principles of Communications Systems)
74. EE115IU - TH Nguyên lý hệ thống truyền thông (Principles of Communication Systems Laboratory)
75. EE079IU - Điện tử Công suất (Power Electronics)
76. EEAC003IU - TH Điện tử công suất (Power Electronics Laboratory)
77. EE127IU - Máy Học Và Trí Tuệ Nhân Tạo (Machine Learning And Artificial Intelligence)
78. EE133IU – Công nghệ mới (Emerging Engineering Technologies)

## ĐỀ CƯƠNG CHI TIẾT MÔN HỌC

**Triết học Mác-Lênin**  
(Philosophy Marx – Lenin)

### 1. Thông tin chung

Tên môn học (tiếng Việt):	Triết học Mác-Lênin
Tên môn học (tiếng Anh):	Philosophy Marx – Lenin
Mã số môn học:	PE015 IU
Thuộc khối kiến thức:	Cơ sở
Số tín chỉ:	3
<i>Số tiết lý thuyết:</i>	<i>30 (trên lớp)</i>
<i>Số tiết thực hành:</i>	<i>15 (trên lớp)</i>
<i>Số tiết tự học:</i>	<i>90 (về nhà)</i>
Giảng viên phụ trách	Khoa Chính trị - Hành chính, ĐHQG-HCM

### 2. Mục đích/mục tiêu môn học (Course Purposes/Aims)

2.1. Môn học trang bị cho sinh viên những nội dung cơ bản về thế giới quan, phương pháp luận triết học Mác – Lênin.

2.2. Giúp cho sinh viên vận dụng những tri thức về thế giới quan, phương pháp luận triết học triết học Mác – Lênin một cách sáng tạo trong hoạt động nhận thức và thực tiễn, nhằm giải quyết những vấn đề mà đời sống xã hội của đất nước, của thời đại đang đặt ra.

### 3. Mô tả môn học (Course Outlines)

Môn học trang bị cho sinh viên những kiến thức cơ bản về triết học Mác-Lênin

### 4. Tài liệu phục vụ học tập:

- Bộ Giáo dục và Đào tạo (2019), *Giáo trình Triết học Mác – Lênin*, Nxb.



Chính trị quốc gia, Hà Nội.

- Bộ Giáo dục và Đào tạo (2012), *Giáo trình Những Nguyên lý cơ bản của chủ nghĩa Mác – Lênin*, Nxb. Chính trị quốc gia, Hà Nội.

- Hội đồng Trung ương (2008), *Giáo trình Triết học Mác-Lênin*, Nxb. Chính trị quốc gia, Hà Nội.

### 5. Chuẩn đầu ra môn học (Course Learning Outcomes)

Chuẩn đầu ra	Mô tả	Tiêu chí đánh giá	Mục tiêu môn học	Chuẩn đầu ra CDIO CTĐT	Mức độ giảng dạy (I/T/U)
<b>5.1. Kiến thức</b>					
LO.1	TRIẾT HỌC VÀ VAI TRÒ CỦA TRIẾT HỌC TRONG ĐỜI SỐNG XÃ HỘI	LO.1.1 - Khái lược được triết học, một số khái niệm cơ bản trong triết học LO.1.2 – Nhận biết được sự đối lập giữa chủ nghĩa duy vật và chủ nghĩa duy tâm trong việc giải quyết vấn đề cơ bản của triết học LO.1.3 – Nắm được chủ nghĩa duy vật biện chứng – hình thức phát triển cao nhất của chủ nghĩa duy vật biện chứng LO.1.4 – Nắm rõ được sự ra đời, đối tượng, chức năng và vai trò của triết học Mác - Lênin	2.1	1.1.3	I3
LO.2	CHỦ NGHĨA DUY VẬT BIỆN CHỨNG	LO.2.1- Hiểu rõ vật chất theo quan điểm của chủ nghĩa duy vật biện chứng LO.2.2 – Hiểu rõ ý thức theo quan điểm của chủ nghĩa duy vật biện chứng LO.2.3 – Giải quyết được mối quan hệ giữa vật chất và ý thức theo quan điểm của chủ nghĩa duy vật biện chứng LO.2.4 – Hiểu được phép biện chứng và phép biện chứng duy vật	2.1 2.1 2.1 2.1	1.1.3	T4



		<p>LO.2.5 – Hiểu rõ được hai nguyên lý cơ bản của phép biện chứng duy vật và rút ra ý nghĩa phương pháp luận của từng nguyên lý</p> <p>LO.2.6 – Hiểu rõ được các cặp phạm trù cơ bản của phép biện chứng duy vật và rút ra ý nghĩa phương pháp luận từng cặp phạm trù</p> <p>LO.2.7 - Hiểu rõ được các quy luật cơ bản của cơ bản của phép biện chứng duy vật và rút ra ý nghĩa phương pháp luận từng quy luật</p> <p>LO.2.8 - Hiểu rõ được thực tiễn, nhận thức, vai trò của thực tiễn đối với nhận thức và chân lý</p>	<p>2.1 2.2</p> <p>2.1 2.2</p> <p>2.1 2.2</p> <p>2.1</p>			
LO.3	CHỦ NGHĨA DUY VẬT LỊCH SỬ	<p>LO.3.1 - Nắm được vai trò của sản xuất vật chất và phương thức sản xuất đối với sự tồn tại và phát triển xã hội</p> <p>LO.3.2 - Hiểu rõ được mối quan hệ biện chứng giữa lực lượng sản xuất và quan hệ sản xuất</p> <p>LO.3.3 - Hiểu rõ được mối quan hệ biện chứng giữa CSHT và KTTT; sự phát triển tự nhiên của các hình thái KT-XH</p> <p>LO.3.4 - Hiểu rõ được giai cấp, đấu tranh giai cấp; dân tộc và mối quan hệ giữa giai cấp, dân tộc và nhân loại</p> <p>LO.3.5 - Hiểu rõ được nhà nước và mạng xã hội</p> <p>LO.3.6 - Hiểu rõ được mối quan hệ biện chứng giữa tồn tại xã hội và ý thức xã hội</p>	<p>2.1 2.2</p>	1.1.3	T4	



		LO.3.7 - Hiểu rõ được con người, bản chất con người; hiện tượng tha hóa và giải phóng con người; mối quan hệ giữa cá nhân và xã hội, vai trò của quần chúng nhân dân			
<b>5.2. Kỹ năng</b>					
LO.4	THỂ HIỆN KHẢ NĂNG KHÁI QUÁT HÓA, TƯ DUY, TRANH LUẬN, PHẢN BIỆN, LÀM VIỆC NHÓM	<p>LO.4.1. Có kỹ năng khái quát hóa để rút ra <i>Từ khóa tri thức</i> đối với mỗi nội dung và tư duy có hệ thống</p> <p>LO.4.2. Có kỹ năng trình bày, thuyết minh, phản biện, tranh luận, hùng biện những tri thức lý luận đang học tập, nghiên cứu dựa trên thực tiễn</p> <p>LO.4.3. Có kỹ năng giao tiếp xã hội, hợp tác và làm việc nhóm, chia sẻ tri thức và kinh nghiệm, khả năng điều hành nhóm làm việc</p>	2.1 2.2	2.1.1 2.3.1  2.4.4  2.5 3.1.5	U4
<b>5.3. Thái độ</b>					
LO.5	THỂ HIỆN Ý THỨC, NHẬN THỨC TRONG VÀ SAU KHI HỌC TẬP	<p>LO.5.1. Có ý thức trách nhiệm bảo vệ tính khoa học, cách mạng, nhân văn của CN Mác – Lênin</p> <p>LO.5.2. Có ý thức, trách nhiệm cá nhân đối với tập thể, cộng đồng</p> <p>LO.5.3. Có nhận thức về sự cần thiết học tập, nghiên cứu suốt đời và vận dụng nó trong cuộc sống.</p>	2.1 2.2	3.1	U3



## 6. Kế hoạch giảng dạy theo buổi học (Course Plan):

TT (tiết)	Nội dung giảng dạy	LO	Hoạt động dạy và học	Đánh giá
1 (1 tiết)	<b>Giới thiệu về môn học</b>	LO.1, LO.4;	<b>Dạy:</b> - Giới thiệu đề cương môn học - Giới thiệu nội dung đề tài thuyết trình nhóm GHW) <b>Học ở lớp:</b> - Chia nhóm (5 SV/nhóm) - Giới thiệu nhóm học tập <b>Học ngoài lớp:</b> - Chọn đề tài thuyết trình của nhóm (GHW) - Đọc trước tài liệu chương 1.	
2 (15 tiết)	<b>Chương 1 TRIẾT HỌC VÀ VAI TRÒ CỦA TRIẾT HỌC TRONG ĐỜI SỐNG XÃ HỘI</b>	LO.1; LO.4 LO.5	<b>Dạy:</b> I. TRIẾT HỌC VÀ VẤN ĐỀ CƠ BẢN CỦA TRIẾT HỌC 1. Khái lược về triết học 2. Vấn đề cơ bản của triết học 3. Biện chứng và siêu hình II. TRIẾT HỌC MÁC - LÊNIN VÀ VAI TRÒ CỦA TRIẾT HỌC MÁC - LÊNIN TRONG ĐỜI SỐNG XÃ HỘI 1. Sự ra đời và phát triển của triết học Mác - Lênin 2. Đối tượng và chức năng của triết học Mác - Lênin 3. Vai trò của triết học Mác - Lênin trong đời sống xã hội và trong sự nghiệp đổi mới ở Việt Nam hiện nay <b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp <b>Học ngoài lớp:</b> - Phác thảo nội dung thuyết trình nhóm GHW - Đọc trước tài liệu chương 2.	Thi giữa kỳ (Quiz)
3 (15 tiết)	<b>Chương 2 CHỦ NGHĨA DUY VẬT BIỆN CHỨNG</b>	LO.2 LO.4 LO.5	<b>Dạy:</b> I. VẬT CHẤT VÀ Ý THỨC 1. Vật chất và các hình thức tồn tại của vật chất 2. Nguồn gốc, bản chất và kết cấu của ý thức 3. Mối quan hệ giữa vật chất và ý thức II. PHÉP BIỆN CHỨNG DUY VẬT 1. Hai loại hình biện chứng và phép biện chứng duy vật 2. Nội dung của phép biện chứng duy	Thi giữa kỳ (Quiz) Thi cuối kỳ (FEX)



			<p>vật</p> <p><b>III. LÝ LUẬN NHẬN THỨC</b></p> <p>1. Các nguyên tắc của lý luận nhận thức duy vật biện chứng</p> <p>2. Nguồn gốc, bản chất của nhận thức</p> <p>3. Thực tiễn và vai trò của thực tiễn đối với nhận thức</p> <p>4. Các giai đoạn cơ bản của quá trình nhận thức</p> <p>5. Chân lý</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 3</p>	
4 (14 tiết)	<b>Chương 3</b> <b>CHỦ NGHĨA DUY VẬT</b> <b>LỊCH SỬ</b>	LO.3 LO.4 LO.5	<p><b>Dạy:</b></p> <p><b>I. HỌC THUYẾT HÌNH THÁI KINH TẾ - XÃ HỘI</b></p> <p>1. Sản xuất vật chất là cơ sở của sự tồn tại và phát triển xã hội</p> <p>2. Biện chứng giữa lực lượng sản xuất và quan hệ sản xuất</p> <p>3. Biện chứng giữa cơ sở hạ tầng và kiến trúc thượng tầng của xã hội</p> <p>4. Sự phát triển các hình thái kinh tế - xã hội là một quá trình lịch sử - tự nhiên</p> <p><b>II. GIAI CẤP VÀ DÂN TỘC 160</b></p> <p>1. Vấn đề giai cấp và đấu tranh giai cấp</p> <p>2. Dân tộc</p> <p>3. Mối quan hệ giai cấp - dân tộc - nhân loại</p> <p><b>III. NHÀ NƯỚC VÀ CÁCH MẠNG XÃ HỘI</b></p> <p>1. Nhà nước</p> <p>2. Cách mạng xã hội</p> <p><b>IV. Ý THỨC XÃ HỘI</b></p> <p>1. Khái niệm tồn tại xã hội và các yếu tố cơ bản của tồn tại xã hội</p> <p>2. Ý thức xã hội và kết cấu của ý thức xã hội</p> <p><b>V. TRIẾT HỌC VỀ CON NGƯỜI</b></p> <p>1. Khái niệm con người và bản chất con người</p> <p>2. Hiện tượng tha hóa con người và vấn đề giải phóng con người</p> <p>3. Quan hệ cá nhân và xã hội; vai trò của quần chúng nhân dân và lãnh tụ trong lịch sử</p> <p>4. Vấn đề con người trong sự nghiệp</p>	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>



			<p>cách mạng ở Việt Nam</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Hoàn thiện bài thuyết trình</p>
--	--	--	---

### 7. Đánh giá môn học

ST T	Mã	Tên	Mô tả	Tỷ trọng	Hình thức	LO
1	GH W	Thuyết trình nhóm	Thuyết trình nhóm về đề tài đã phân công	15%	Thuyết trình và bản báo cáo nhóm	LO.2 LO.3 LO.4 LO.5
2	Quiz	Bài thi giữa kỳ	Thi theo đề thi chung	20%	Tự luận đề mở	LO.1 LO.2;
3	DIC	Thảo luận, chuyên cần tại lớp (Discussion in Class)	Điểm thảo luận được tính theo phương pháp tương đối. SV có số lần thảo luận tại lớp nhiều nhất sẽ được điểm tối đa, điểm của các bạn khác được tính dựa theo bạn có số lần thảo luận cao nhất.	15%	Phát biểu/đặt câu hỏi trên lớp hoặc phiếu trả lời trong các nghiên cứu tình huống tại lớp	LO.4 LO.5
4	FEX	Thi cuối kỳ	Đề thi bao quát toàn bộ nội dung môn học	50%	Tự luận đề đóng	LO.2; LO.3; LO.4;
			<b>Tổng cộng</b>	<b>100%</b>		

### 8. Tiêu chí đánh giá chuẩn đầu ra môn học

TT	Chuẩn đầu ra	Nội dung	Phương pháp	Tiêu chí đánh giá
LO.1	Nhận biết được sự đối lập giữa chủ nghĩa duy vật và chủ nghĩa duy tâm trong việc giải quyết vấn đề cơ bản của triết học; vai trò của triết học Mác - Lênin	Chương 1	Thi giữa kỳ (Quiz)	Ngân hàng đề thi của GV



LO.2 LO.4	Nắm rõ nội dung: Vật chất, ý thức và mối quan hệ giữa chúng; các nguyên lý, các quy luật và các phạm trù cơ bản của phép biện chứng duy vật	Chương 2	Thuyết trình nhóm (GHW)  Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm  Ngân hàng đề thi của GV
LO.3 LO.4	Nhận biết và nắm được nội dung của chủ nghĩa duy vật lịch sử	Chương 3	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của GV

### 9. Một số lưu ý khác:

- Khi có các thắc mắc liên quan môn học, sinh viên có thể liên lạc với quản lý Bộ môn Hồ Chí Minh học & Lịch sử Đảng và Khoa Chính trị - Hành chính qua email: daotao.spas@vnuhcm.edu.vn

- Quy định về Bài thuyết trình nhóm GHW

Thành lập nhóm: 5 sinh viên/nhóm. Hạn chót đăng ký đề tài nhóm Quản lý trên forum là Buổi 2 hoặc trực tiếp nộp cho GV buổi 1.

Tuần 4 (buổi thứ 4) thuyết trình theo thứ tự. Lưu ý các nhóm cần có mặt đủ và mang theo tất cả các tài liệu liên quan đến GHW khi đi thuyết trình.

Hình thức nộp bài: Nộp file và biên bản làm việc nhóm qua mail cho GV

- Quy định về giờ giấc, chuyên cần, kỷ luật trong khóa học: Lên lớp đúng giờ, dự tối thiểu 80% thời gian học trên lớp (chỉ được phép vắng mặt tối đa 20% số tiết học). Nếu vắng quá số tiết quy định sẽ bị cấm thi theo quy chế. Có đầy đủ điểm kiểm tra, điểm thi kết thúc học phần & nhiệt tình thảo luận, phát biểu xây dựng bài, nghiêm túc trong giờ học.

TP. Hồ Chí Minh, ngày 07 tháng 02 năm 2020

KT. TRƯỞNG KHOA  
PHÓ TRƯỞNG KHOA



TS. Nguyễn Đình Quốc Cường



## ĐỀ CƯƠNG CHI TIẾT MÔN HỌC

### Kinh tế chính trị Mác-Lênin (Marxist – Leninist Political Economy)

#### 1. Thông tin chung

Tên môn học (tiếng Việt):	Kinh tế chính trị Mác-Lênin
Tên môn học (tiếng Anh):	Marxist – Leninist Political Economy
Mã số môn học:	PE016 14
Thuộc khối kiến thức:	Cơ sở
Số tín chỉ:	2
<i>Số tiết lý thuyết:</i>	<i>20 (trên lớp)</i>
<i>Số tiết thực hành:</i>	<i>10 (trên lớp)</i>
<i>Số tiết tự học:</i>	<i>60 (về nhà)</i>
Môn học song hành:	1. Triết học Mác - Lênin
Giảng viên phụ trách:	Khoa Chính trị - Hành chính, ĐHQG-HCM

#### 2. Mục đích/mục tiêu môn học (Course Purposes/Aims)

- 2.1. Một là, trang bị cho sinh viên những kiến thức cơ bản, cốt lõi của Kinh tế chính trị Mác – Lênin trong bối cảnh phát triển kinh tế của đất nước và thế giới ngày nay. Đảm bảo tính cơ bản, hệ thống, khoa học, cập nhật tri thức mới, gắn với thực tiễn, tính sáng tạo, kỹ năng, tư duy, phẩm chất người học, tính liên thông khắc phục trùng lặp, tăng cường tích hợp và giảm tải, lược bớt những nội dung không còn phù hợp hoặc những nội dung mang tính kinh viện đối với sinh viên các trường Cao đẳng, Đại học không chuyên lý luận.
- 2.2. Hai là, trên cơ sở đó hình thành tư duy, kỹ năng phân tích, đánh giá và nhận diện bản chất của các quan hệ lợi ích kinh tế trong phát triển kinh tế - xã hội của đất nước góp phần giúp sinh viên xây dựng trách nhiệm xã hội phù hợp trong vị trí việc làm và cuộc sống sau khi ra trường.
- 2.3. Ba là, góp phần xây dựng lập trường, ý thức hệ tư tưởng Mác – Lê nin đối với sinh viên.



### 3. Mô tả môn học (Course Outlines)

Nội dung chương trình gồm 6 chương: Trong đó chương 1 bàn về đối tượng, phương pháp nghiên cứu và chức năng của Kinh tế chính trị Mác – Lênin. Từ chương 2 đến chương 6 trình bày nội dung cốt lõi của Kinh tế chính trị Mác – Lê nin theo mục tiêu của môn học. Cụ thể các vấn đề như: Hàng hóa, thị trường và vai trò của các chủ thể trong nền kinh tế thị trường; Sản xuất giá trị thặng dư trong nền kinh tế thị trường; Cạnh tranh và độc quyền trong nền kinh tế thị trường; Kinh tế thị trường định hướng xã hội chủ nghĩa và các quan hệ lợi ích kinh tế ở Việt Nam; Công nghiệp hóa, hiện đại hóa và hội nhập kinh tế quốc tế ở Việt Nam.

### 4. Tài liệu phục vụ học tập:

- Tài liệu bắt buộc: Giáo trình kinh tế chính trị Mác – Lê nin dành cho bậc đại học không chuyên kinh tế chính trị.
- Tài liệu đọc thêm::
  - + Robert, JR và Robert F. Hebert (2003), Lịch sử các học thuyết kinh tế, Bản tiếng Việt, Nxb Thống kê.
  - + Viện Kinh tế chính trị học, Học viện Chính trị quốc gia Hồ Chí Minh (2018), Giáo trình Kinh tế chính trị Mác – Lê nin, NXB Lý luận Chính trị.
  - + Các. Mác – Ph. Ăng gen: Toàn tập, tập 20, tập 23, tập 25, Nxb Chính trị quốc gia, 1994.
  - + V.I.Lê nin toàn tập, tập 3, tập 27, NXB Tiến bộ Maxcova, 1976.
  - + Davig Begg, Stanley Fisher, Rudiger Dornbusch, Kinh tế học, Nhà xuất bản Giáo dục Hà Nội 1992.
  - + Đảng Cộng sản Việt Nam (2016), Văn kiện Đại hội Đại biểu toàn quốc lần thứ XII, Nxb Chính trị quốc gia, Hà Nội.
  - + Đảng Cộng sản Việt Nam (2016), Báo cáo tổng kết một số vấn đề lý luận – thực tiễn qua ba mươi năm đổi mới (1986 – 2016), NXB Chính trị quốc gia, Hà Nội.
  - + Đảng Cộng sản Việt Nam (2017), Nghị quyết số 11-NQ/TW ngày 03/6/2017 về: “Hoàn thiện thể chế kinh tế thị trường định hướng xã hội chủ nghĩa”
  - + Chỉ thị số 16/CT-TTg (2017) “về việc tăng cường năng lực tiếp cận cuộc cách mạng công nghiệp lần thứ 4”.
  - + Jeremy Rifkin (2014), Cuộc cách mạng công nghiệp lần thứ ba, bản dịch tiếng Việt, NXB Lao động xã hội.
  - + Manfred B. Steger (2011), Toàn cầu hóa, Nxb Tri thức.

+ Klaus Schwab (2015): Cách mạng công nghiệp lần thứ tư, Nxb Chính trị quốc gia – Sự thật, 2018.

### 5. Chuẩn đầu ra môn học (Course Learning Outcomes)

Chuẩn đầu ra	Mô tả	Tiêu chí đánh giá	Mục tiêu môn học	Chuẩn đầu ra CDIO CTĐT	Mức độ giảng dạy (I/T/U)
<b>5.1. Kiến thức</b>					
LO.1	ĐỐI TƯỢNG, PHƯƠNG PHÁP NGHIÊN CỨU VÀ CHỨC NĂNG CỦA KINH TẾ CHÍNH TRỊ MÁC – LÊNIN	LO.1.1 – Nắm được sự hình thành và phát triển của Kinh tế chính trị Mác – Lênin LO.1.2 – Xác định được đối tượng nghiên cứu của kinh tế chính trị Mác – Lênin. LO.1.3 – Hiểu rõ được phương pháp nghiên cứu của kinh tế chính trị Mác – Lênin LO.1.4 – Hiểu rõ các chức năng của môn học kinh tế chính trị Mác – Lênin.	2.1		I3
LO.2	HÀNG HÓA, THỊ TRƯỜNG VÀ VAI TRÒ CỦA CÁC CHỦ THỂ THAM GIA THỊ TRƯỜNG.	LO.2.1- Hiểu rõ sản xuất hàng hóa và điều kiện ra đời của sản xuất hàng hóa LO.2.2 – Hiểu rõ hàng hóa, hai thuộc tính của hàng hóa và mối quan hệ giữa hai thuộc tính LO.2.3 – Hiểu rõ mối quan hệ giữa tính hai mặt của lao động sản xuất hàng hóa với hai thuộc tính của hàng hóa LO.2.4 – Hiểu rõ mặt chất và lượng của giá trị hàng hóa và các nhân tố ảnh hưởng đến lượng giá trị hàng hóa LO.2.5 – Hiểu rõ được nguồn gốc, bản chất và chức năng của tiền tệ. LO.2.6 – Hiểu rõ về thị trường, vai trò của thị trường, cơ chế thị trường và nền kinh tế thị trường.	2.1		T4



		LO.2.7 - Hiểu rõ được một số quy luật kinh tế chủ yếu của kinh tế thị trường.			
		LO.2.8 - Hiểu rõ vai trò của các chủ thể tham gia thị trường.			
LO.3	GIÁ TRỊ THẶNG DƯ TRONG NỀN KINH TẾ THỊ TRƯỜNG	LO.3.1 – Hiểu rõ được tư bản là gì, công thức chung của tư bản và mâu thuẫn công thức chung của tư bản.	2.1		
		LO.3.2 - Hiểu rõ được hàng hóa sức lao động là gì, tại sao nghiên cứu hàng hóa sức lao động giải quyết mâu thuẫn công thức chung của tư bản	2.1		
		LO.3.3 - Hiểu rõ được giá trị thặng dư là gì. Xác định được có mấy phương pháp sản xuất giá trị thặng dư.	2.1 2.3		
		LO.3.4 - Hiểu rõ được bản chất của tích lũy tư bản, nhưng nhân tố làm tăng quy mô tích lũy tư bản và hệ quả của tích lũy tư bản.	2.3		
		LO.3.5 - Hiểu rõ được các khái niệm: chi phí sản xuất, lợi nhuận, tỷ suất lợi nhuận, lợi nhuận bình quân, lợi nhuận thương nghiệp, các nhân tố ảnh hưởng đến tỷ suất lợi nhuận.	2.1		
		LO.3.6 - Hiểu rõ được lợi tức là gì.	2.1		
		LO.3.7 - Hiểu rõ được địa tô tư bản chủ nghĩa. Có mấy loại địa tô tư bản chủ nghĩa và giá cả ruộng đất.	2.1 2.3		
		LO.4.1 – Hiểu rõ được quan hệ giữa cạnh tranh và độc quyền trong nền kinh tế thị trường.	2.1		
					T4

LO.4	CẠNH TRANH VÀ ĐỘC QUYỀN TRONG NỀN KINH TẾ THỊ TRƯỜNG	LO.4.2 - Hiểu rõ được nguyên nhân hình thành độc quyền trong nền kinh tế thị trường.	2.1.	T3
		LO.4.3 - Hiểu rõ được những đặc điểm kinh tế cơ bản của độc quyền trong chủ nghĩa tư bản theo quan điểm của V.I. Lênin	2.1	
		LO.4.4 - Hiểu rõ được nguyên nhân hình thành và phát triển của chủ nghĩa tư bản độc quyền nhà nước.	2.1	
		LO.4.5 - Hiểu rõ được bản chất của chủ nghĩa tư bản độc quyền nhà nước và những biểu hiện chủ yếu của độc quyền nhà nước trong chủ nghĩa tư bản.	2.3	
		LO.4.6 – Nắm được vai trò lịch sử của chủ nghĩa tư bản.	2.1	
LO.5	KINH TẾ THỊ TRƯỜNG ĐỊNH HƯỚNG XÃ HỘI CHỦ NGHĨA VÀ CÁC QUAN HỆ LỢI ÍCH KINH TẾ Ở VIỆT NAM	LO.5.1 – Hiểu rõ được khái niệm kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam	2.1	T4
		LO.5.2 - Hiểu rõ được tính tất yếu khách quan của việc phát triển kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam	2.1	
		LO.5.3 – Nắm được những đặc trưng của kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam.	2.1	
		LO.5.4 – Hiểu rõ thể chế kinh tế thị trường định hướng xã hội chủ nghĩa là gì và sự cần thiết phải hoàn thiện nó.	2.1	
		LO.5.5 – Nắm được những nội dung cơ bản của hoàn thiện thể chế kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam	2.1	
		LO.5.6 – Hiểu rõ được khái niệm lợi ích kinh tế và quan hệ lợi ích kinh tế	2.2	
		LO.5.7 – Hiểu rõ được vai trò của nhà nước trong đảm bảo hài hòa các quan hệ lợi ích	2.1	
		LO.6.1 – Hiểu rõ được cách mạng công nghiệp là gì, khái quát được các cuộc cách mạng đã diễn ra trong lịch sử.	2.1	T4
		LO.6.2 - Hiểu rõ vai trò của cách mạng công nghiệp đối với sự phát	2.1	



LO.6	CÔNG NGHIỆP HÓA, HIỆN ĐẠI HÓA VÀ HỘI NHẬP KINH TẾ QUỐC TẾ CỦA VIỆT NAM	triển.			
		LO.6.3 – Hiểu được công nghiệp hóa là gì và các mô hình công nghiệp hóa tiêu biểu trên thế giới.	2.1		
		LO.6.4 – Hiểu rõ tính tất yếu khách quan của công nghiệp hóa, hiện đại hóa ở Việt Nam.	2.1		
		LO.6.5 – Nắm được những nội dung của công nghiệp hóa, hiện đại hóa ở Việt Nam.	2.1		
		LO.6.6 – Nắm được công nghiệp hóa, hiện đại hóa ở Việt Nam trong bối cảnh của cuộc cách mạng công nghiệp lần thứ 4.	2.3		
		LO.6.7 – Hiểu rõ được hội nhập kinh tế quốc tế là gì. Vì sao hội nhập kinh tế quốc tế là sự cần thiết khách quan.	2.1		
		LO.6.8 – Nắm được những nội dung và tác động tích cực và tiêu cực của hội nhập kinh tế quốc tế.	2.3		
		LO.6.9 – Nắm được phương hướng nâng cao hiệu quả hội nhập kinh tế quốc tế trong phát triển của Việt Nam	2.3		
		<b>5.2. Kỹ năng</b>			
LO.7	THỂ HIỆN KHẢ NĂNG KHÁI QUÁT HÓA, TƯ DUY, TRANH LUẬN, PHẢN BIỆN, LÀM VIỆC NHÓM	LO.7.1. Có kỹ năng khái quát hóa để rút ra <i>Từ khóa tri thức</i> đối với mỗi nội dung và tư duy có hệ thống	2.1		U4
		LO.7.2. Có kỹ năng trình bày, thuyết minh, phản biện, tranh luận, hùng biện những tri thức lý luận đang học tập, nghiên cứu dựa trên thực tiễn	2.2		
		LO.7.3. Có kỹ năng giao tiếp xã hội, hợp tác và làm việc nhóm, chia sẻ tri thức và kinh nghiệm, khả năng điều hành nhóm làm việc	2.4		
<b>5.3. Thái độ</b>					
LO.8	THỂ HIỆN Ý THỨC, NHẬN THỨC TRONG VÀ SAU KHI HỌC TẬP	LO.8.1. Có ý thức trách nhiệm bảo vệ tính khoa học, cách mạng, nhân văn của CN Mác – Lênin	2.1		U3
		LO.8.2. Có ý thức, trách nhiệm cá nhân đối với tập thể, cộng đồng	2.2		
		LO.8.3. Có nhận thức về sự cần thiết học tập, nghiên cứu suốt đời và vận	2.3		


		dụng nó trong cuộc sống.			
--	--	--------------------------	--	--	--

## 6. Kế hoạch giảng dạy theo buổi học (Course Plan):

TT (tiết)	Nội dung giảng dạy	LO	Hoạt động dạy và học	Đánh giá
1 (1 tiết)	Giới thiệu về môn học	LO.1, LO.7;	<p><b>Dạy:</b></p> <ul style="list-style-type: none"> <li>- Tự giới thiệu về giảng viên</li> <li>- Giới thiệu đề cương và tài liệu môn học</li> <li>- Hướng dẫn cách thức dạy và học và cách đánh giá.</li> <li>- Giới thiệu nội dung đề tài thuyết trình nhóm (GHW)</li> </ul> <p><b>Học ở lớp:</b></p> <ul style="list-style-type: none"> <li>- Chia nhóm (5 SV/nhóm)</li> <li>- Giới thiệu nhóm học tập</li> </ul> <p><b>Học ngoài lớp:</b></p> <ul style="list-style-type: none"> <li>- Chọn đề tài thuyết trình của nhóm (GHW)</li> <li>- Đọc trước tài liệu chương 1.</li> </ul>	
2 (2 tiết)	<p><b>Chương 1</b> ĐỐI TƯỢNG, PHƯƠNG PHÁP NGHIÊN CỨU VÀ CHỨC NĂNG CỦA KINH TẾ CHÍNH TRỊ MÁC – LÊNIN</p>	LO.1; LO.7 LO.8	<p><b>Dạy:</b></p> <p>I. SỰ HÌNH THÀNH VÀ PHÁT TRIỂN CỦA KTCT MÁC – LÊNIN</p> <ol style="list-style-type: none"> <li>1. Giai đoạn từ cổ đại đến thế kỷ 18</li> <li>2. Giai đoạn từ sau thế kỷ 18 đến nay</li> </ol> <p>II. ĐỐI TƯỢNG, PHƯƠNG PHÁP NGHIÊN CỨU CỦA KINH TẾ CHÍNH TRỊ MÁC – LÊNIN.</p> <ol style="list-style-type: none"> <li>1. Đối tượng nghiên cứu</li> <li>2. Phương pháp nghiên cứu</li> <li>3. Mục đích nghiên cứu</li> </ol> <p>III. CHỨC NĂNG CỦA KINH TẾ CHÍNH TRỊ MÁC – LÊNIN.</p> <ol style="list-style-type: none"> <li>1. Chức năng nhận thức</li> <li>2. Chức năng thực tiễn</li> <li>3. Chức năng tư tưởng</li> <li>4. Chức năng phương pháp luận</li> </ol> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp.</p> <p><b>Học ngoài lớp:</b></p> <ul style="list-style-type: none"> <li>- Phác thảo nội dung thuyết trình nhóm</li> </ul>	Thi giữa kỳ (Quiz)



			<p>GHW</p> <p>- Đọc trước tài liệu chương 2.</p>	
3 (6 tiết)	<p><b>Chương 2</b> HÀNG HÓA, THỊ TRƯỜNG VÀ VAI TRÒ CỦA CÁC CHỦ THỂ THAM GIA THỊ TRƯỜNG.</p>	<p>LO.2 LO.7 LO.8</p>	<p><b>Dạy:</b></p> <p>I. LÝ LUẬN CỦA CÁC MẮC VỀ SẢN XUẤT HÀNG HÓA VÀ HÀNG HÓA.</p> <p>1. Sản xuất hàng hóa</p> <ul style="list-style-type: none"> <li>- Khái niệm sản xuất hàng hóa</li> <li>- Điều kiện ra đời của sản xuất hàng hóa.</li> </ul> <p>2. Hàng hóa</p> <ul style="list-style-type: none"> <li>- Khái niệm hàng hóa</li> <li>- Hai thuộc tính của hàng hóa</li> <li>- Lượng giá trị và các nhân tố ảnh hưởng đến lượng giá trị của hàng hóa</li> <li>- Tính hai mặt của lao động sản xuất hàng hóa.</li> </ul> <p>3. Tiền</p> <ul style="list-style-type: none"> <li>- Nguồn gốc và bản chất của tiền</li> <li>- Chức năng của tiền</li> </ul> <p>4. Dịch vụ và một số hàng hóa đặc biệt.</p> <p>II. THỊ TRƯỜNG VÀ VAI TRÒ CỦA CÁC CHỦ THỂ THAM GIA THỊ TRƯỜNG.</p> <p>1. Thị trường</p> <ul style="list-style-type: none"> <li>- Khái niệm về thị trường</li> <li>- Vai trò của thị trường.</li> <li>- Cơ chế thị trường</li> <li>- Nền kinh tế thị trường.</li> </ul> <p>2. Vai trò của các chủ thể tham gia thị trường.</p> <ul style="list-style-type: none"> <li>- Người sản xuất.</li> <li>- Người tiêu dùng.</li> <li>- Các chủ thể trung gian trong thị trường.</li> <li>- Nhà nước.</li> </ul> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 3</p>	<p>Thi giữa kỳ (Quiz)</p> <p>Thi cuối kỳ (FEX)</p>
4 (6 tiết)	<p><b>Chương 3</b> GIÁ TRỊ THẶNG DƯ TRONG NỀN KINH TẾ THỊ TRƯỜNG</p>	<p>LO.3 LO.7 LO.8</p>	<p><b>Dạy:</b></p> <p>I. LÝ LUẬN CỦA CÁC MẮC VỀ GIÁ TRỊ THẶNG DƯ.</p> <p>1. Nguồn gốc của giá trị thặng dư</p> <p>2. Bản chất của giá trị thặng dư</p> <p>3. Các phương pháp sản xuất giá trị thặng dư trong nền kinh tế thị trường tư bản chủ nghĩa.</p> <p>II. TÍCH LŨY TƯ BẢN.</p> <ul style="list-style-type: none"> <li>- Bản chất của tích lũy tư bản</li> <li>- Những nhân tố góp phần làm tăng quy mô tích lũy.</li> </ul>	<p>Thi giữa kỳ (Quiz)</p> <p>Thi cuối kỳ (FEX)</p>

			<p>- Một số hệ quả của tích lũy tư bản.</p> <p>III. CÁC HÌNH THỨC BIỂU HIỆN GIÁ TRỊ THẶNG DƯ TRONG NỀN KINH TẾ THỊ TRƯỜNG.</p> <p>1. Lợi nhuận</p> <p>2. Lợi tức</p> <p>3. Địa tô tư bản chủ nghĩa</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Hoàn thiện bài thuyết trình</p> <p>Đọc trước tài liệu chương 4</p>	
5 (5 tiết)	<p><b>Chương 4</b></p> <p>CẠNH TRANH VÀ ĐỘC QUYỀN TRONG NỀN KINH TẾ THỊ TRƯỜNG</p>	<p>LO.4</p> <p>LO.7</p> <p>LO.8</p>	<p><b>Dạy:</b></p> <p>I. QUAN HỆ GIỮA CẠNH TRANH VÀ ĐỘC QUYỀN TRONG NỀN KINH TẾ THỊ TRƯỜNG.</p> <p>II. ĐỘC QUYỀN VÀ ĐỘC QUYỀN NHÀ NƯỚC TRONG NỀN KINH TẾ THỊ TRƯỜNG.</p> <p>1. Lý luận của V.I. Lênin về độc quyền trong nền kinh tế thị trường.</p> <p>- Nguyên nhân hình thành và tác động của độc quyền.</p> <p>- Những đặc điểm kinh tế cơ bản của độc quyền trong chủ nghĩa tư bản</p> <p>2. Lý luận của V.I. Lê nin về độc quyền nhà nước trong chủ nghĩa tư bản.</p> <p>- Nguyên nhân ra đời và phát triển của độc quyền nhà nước trong chủ nghĩa tư bản.</p> <p>- Bản chất của độc quyền nhà nước trong chủ nghĩa tư bản..</p> <p>- Những biểu hiện chủ yếu của độc quyền nhà nước trong chủ nghĩa tư bản.</p> <p>- Vai trò lịch sử của chủ nghĩa tư bản.</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 5</p>	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>
6 (5 tiết)	<p><b>Chương 5</b></p> <p>KINH TẾ THỊ TRƯỜNG ĐỊNH HƯỚNG XÃ HỘI CHỦ NGHĨA VÀ CÁC QUAN HỆ LỢI ÍCH KINH TẾ Ở VIỆT NAM</p>	<p>LO.5</p> <p>LO.7</p> <p>LO.8</p>	<p><b>Dạy:</b></p> <p>I. KINH TẾ THỊ TRƯỜNG ĐỊNH HƯỚNG XÃ HỘI CHỦ NGHĨA Ở VIỆT NAM</p> <p>1. Khái niệm kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam</p> <p>2. Tính tất yếu khách quan của việc phát triển kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam.</p> <p>3. Đặc trưng của kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam.</p> <p>II. HOÀN THIỆN THỂ CHẾ KINH TẾ</p>	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>



			<p>THỊ TRƯỜNG ĐỊNH HƯỚNG XÃ HỘI CHỦ NGHĨA Ở VIỆT NAM.</p> <p>1. Sự cần thiết phải hoàn thiện thể chế kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam</p> <p>2. Hoàn thiện thể chế kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam một số khía cạnh chủ yếu.</p> <p>III. CÁC QUAN HỆ LỢI ÍCH KINH TẾ Ở VIỆT NAM.</p> <p>1. Lợi ích kinh tế và quan hệ lợi ích kinh tế.</p> <p>2. Vai trò của nhà nước trong đảm bảo hài hòa các quan hệ lợi ích</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Hoàn thiện bài thuyết trình</p> <p>Đọc trước tài liệu chương 6</p>	
7 (5 tiết)	<p><b>Chương 6</b></p> <p>CÔNG NGHIỆP HÓA, HIỆN ĐẠI HÓA VÀ HỘI NHẬP KINH TẾ QUỐC TẾ CỦA VIỆT NAM</p>	<p>LO.6 LO.7 LO.8</p>	<p><b>Dạy:</b></p> <p>I. CÔNG NGHIỆP HÓA, HIỆN ĐẠI HÓA Ở VIỆT NAM.</p> <p>1. Khái quát cách mạng công nghiệp và công nghiệp hóa.</p> <ul style="list-style-type: none"> <li>- Khái quát về cách mạng công nghiệp</li> <li>- Công nghiệp hóa và các mô hình công nghiệp hóa trên thế giới</li> </ul> <p>2. Tính tất yếu khách quan và nội dung của công nghiệp hóa, hiện đại hóa ở Việt Nam.</p> <ul style="list-style-type: none"> <li>- Tính tất yếu của công nghiệp hóa, hiện đại hóa ở Việt Nam.</li> <li>- Nội dung công nghiệp hóa, hiện đại hóa ở Việt Nam.</li> </ul> <p>3. Công nghiệp hóa, hiện đại hóa ở Việt Nam trong bối cảnh cách mạng công nghiệp lần thứ 4.</p> <p>II. HỘI NHẬP KINH TẾ QUỐC TẾ CỦA VIỆT NAM.</p> <p>1. Khái niệm và các hình thức hội nhập kinh tế quốc tế.</p> <ul style="list-style-type: none"> <li>- Khái niệm và sự cần thiết khách quan của hội nhập kinh tế quốc tế.</li> <li>- Những nội dung của hội nhập kinh tế quốc tế</li> </ul> <p>2. Tác động của hội nhập kinh tế quốc tế đến phát triển của Việt Nam.</p> <ul style="list-style-type: none"> <li>- Tác động tích cực.</li> <li>- Tác động tiêu cực</li> </ul> <p>3. Phương hướng nâng cao hiệu quả hội nhập kinh tế quốc tế trong phát triển của Việt Nam</p>	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>



			<b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp <b>Học ngoài lớp:</b> Hoàn thiện bài thuyết trình.
--	--	--	---

### 7. Đánh giá môn học

ST T	Mã	Tên	Mô tả	Tỷ trọng	Hình thức	LO
1	GH W	Thuyết trình nhóm	Thuyết trình nhóm về đề tài đã phân công	15%	Thuyết trình và báo cáo nhóm	LO.4 LO.5 LO.6 LO.7 LO.8
2	Quiz	Bài thi giữa kỳ	Thi theo đề thi chung	20%	Tự luận đề mở	LO.2 LO.3
3	DIC	Thảo luận, chuyên cần tại lớp (Discussion in Class)	Điểm thảo luận được tính theo phương pháp tương đối. SV có số lần thảo luận tại lớp nhiều nhất sẽ được điểm tối đa, điểm của các bạn khác được tính dựa theo bạn có số lần thảo luận cao nhất.	15%	Phát biểu/đặt câu hỏi trên lớp hoặc phiếu trả lời trong các nghiên cứu tình huống tại lớp	LO.7 LO.8
4	FEX	Thi cuối kỳ	Đề thi bao quát toàn bộ nội dung môn học	50%	Tự luận đề đóng	LO.2 LO.3 LO.4 LO.5 LO.6 LO.7 LO.8
			<b>Tổng cộng</b>	<b>100%</b>		

### 8. Tiêu chí đánh giá chuẩn đầu ra môn học

TT	Chuẩn đầu ra	Nội dung	Phương pháp	Tiêu chí đánh giá
----	--------------	----------	-------------	-------------------

LO.1	Nhận biết được vị trí của Kinh tế chính trị Mác – Lênin trong hệ thống lịch sử tư tưởng kinh tế và nắm được đối tượng, phương pháp và chức năng của kinh tế chính trị Mác – Lênin.	Chương 1	Thi giữa kỳ (Quiz)	Ngân hàng đề thi của GV
LO.2 LO.7	Nắm rõ nội dung: sản xuất hàng hóa, điều kiện ra đời của sản xuất hàng hóa, khái niệm hàng hóa và hai thuộc tính của hàng hóa, chất và lượng của giá trị hàng hóa, mối quan hệ giữa tính hai mặt của lao động sản xuất hàng hóa với hai thuộc tính của hàng hóa, các nhân tố ảnh hưởng đến lượng giá trị của hàng hóa, nguồn gốc ra đời, bản chất và chức năng của tiền. Thị trường, cơ chế thị trường, nền kinh tế thị trường và vai trò các chủ thể tham gia thị trường	Chương 2	Thuyết trình nhóm (GHW) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm  Ngân hàng đề thi của GV
LO.3 LO.7	Hiểu rõ và nắm được những nội dung: tư bản là gì?. Công thức chung và mâu thuẫn công thức chung của tư bản. Hàng hóa sức lao động và tính chất đặc biệt của giá trị sử dụng hàng hóa sức lao động. Giá trị thặng dư và hai phương pháp sản xuất giá trị thặng dư. Tích lũy tư bản và những nhân tố làm tăng quy mô tích lũy. Các khái niệm về chi phí sản xuất, lợi nhuận, lợi tức và địa tô tư bản chủ nghĩa	Chương 3	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của GV
LO.4 LO.7	Hiểu rõ và nắm được những nội dung: quan hệ giữa cạnh tranh và độc quyền trong nền kinh tế thị trường. Tổ chức độc quyền là gì?, nguyên nhân hình thành các tổ chức độc quyền. Những đặc điểm kinh tế cơ bản của độc quyền theo quan điểm của V.I. Lênin. Lý luận về độc quyền nhà nước trong chủ nghĩa tư bản. Vai trò lịch sử	Chương 4	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của GV



	của chủ nghĩa tư bản.			
LO.5 LO.7	Hiểu rõ và nắm được những nội dung: kinh tế thị trường định hướng xã hội chủ nghĩa ở Việt Nam, những đặc trưng của kinh tế thị trường định hướng xã hội chủ nghĩa. Thể chế kinh tế thị trường định hướng xã hội chủ nghĩa và sự cần thiết phải hoàn thiện thể chế kinh tế thị trường định hướng xã hội chủ nghĩa. Lợi ích kinh tế và quan hệ lợi ích kinh tế. Vai trò của nhà nước trong đảm bảo hài hòa các quan hệ lợi ích.	Chương 5	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của GV
LO.6 LO.7	Hiểu rõ và nắm được những nội dung: cách mạng công nghiệp là gì? Vai trò của cách mạng công nghiệp đối với sự phát triển. Công nghiệp hóa là gì?. Các mô hình công nghiệp hóa tiêu biểu trên thế giới. Công nghiệp hóa, hiện đại hóa ở Việt Nam là gì. Tính tất yếu khách quan phải công nghiệp hóa, hiện đại hóa ở Việt Nam. Công nghiệp hóa, hiện đại hóa ở Việt Nam trong bối cảnh cuộc cách mạng công nghiệp lần thứ 4. Hội nhập kinh tế quốc tế là gì, sự cần thiết khách quan phải hội nhập kinh tế quốc tế. Tác động của hội nhập kinh tế quốc tế của Việt Nam. Phương hướng nâng cao hiệu quả hội nhập kinh tế quốc tế.	Chương 6	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của GV

### 9. Một số lưu ý khác:

- Khi có các thắc mắc liên quan môn học, sinh viên có thể liên lạc với giảng viên qua email: lethong0804@gmail.com
- Quy định về Bài thuyết trình nhóm GHW



Thành lập nhóm: 5 sinh viên/nhóm. Hạn chót đăng ký đề tài nhóm Quản lý trên forum là Buổi 2 hoặc trực tiếp nộp cho GV buổi 1.

Tuần 4 (buổi thứ 4) thuyết trình theo thứ tự. Lưu ý các nhóm cần có mặt đủ và mang theo tất cả các tài liệu liên quan đến GHW khi đi thuyết trình.

Hình thức nộp bài: Nộp file và biên bản làm việc nhóm qua mail cho GV

- Quy định về giờ giấc, chuyên cần, kỷ luật trong khóa học: Lên lớp đúng giờ, dự tối thiểu 80% thời gian học trên lớp (chỉ được phép vắng mặt tối đa 20% số tiết học). Nếu vắng quá số tiết quy định sẽ bị cấm thi theo quy chế. Có đầy đủ điểm kiểm tra, điểm thi kết thúc học phần & nhiệt tình thảo luận, phát biểu xây dựng bài, nghiêm túc trong giờ học.

TP. Hồ Chí Minh, ngày 07 tháng 02 năm 2020

KT. TRƯỞNG KHOA

PHÓ TRƯỞNG KHOA



*Handwritten signature*

TS. Nguyễn Đình Quốc Cường



## ĐỀ CƯƠNG CHI TIẾT MÔN HỌC

### Chủ nghĩa xã hội khoa học (Scientific socialism)

#### 1. Thông tin chung

Tên môn học (tiếng Việt):	Chủ nghĩa xã hội khoa học
Tên môn học (tiếng Anh):	Scientific socialism
Mã số môn học:	PE017IU
Thuộc khối kiến thức:	Cơ sở
Số tín chỉ:	2
<i>Số tiết lý thuyết:</i>	<i>30 (trên lớp)</i>
<i>Số tiết thực hành:</i>	
<i>Số tiết tự học:</i>	<i>60 (về nhà)</i>
Môn học trước:	1. Kinh tế chính trị Mác – Lênin, 2. Triết học Mác - Lênin
Giảng viên phụ trách	Khoa Chính trị - Hành chính, ĐHQG-HCM

#### 2. Mục đích/mục tiêu môn học (Course Purposes/Aims)

2.1. Môn học trang bị cho sinh viên những nội dung cơ bản của chủ nghĩa xã hội khoa học (một trong ba bộ phận cấu thành chủ nghĩa Mác - Lênin).

2.2. Giúp cho sinh viên vận dụng những tri thức cơ bản của chủ nghĩa xã hội khoa học một cách sáng tạo trong hoạt động nhận thức và thực tiễn, nhằm giải quyết những vấn đề mà đời sống xã hội của đất nước, của thời đại đang đặt ra.

#### 3. Mô tả môn học (Course Outlines)

Môn học trang bị cho sinh viên những kiến thức cơ bản về chủ nghĩa xã hội khoa học

#### 4. Tài liệu phục vụ học tập:

- Bộ Giáo dục và Đào tạo (2019), *Giáo trình Chủ nghĩa xã hội khoa học*, Nxb. Chính trị quốc gia, Hà Nội.

- Bộ Giáo dục và Đào tạo (2012), *Giáo trình Những Nguyên lý cơ bản của chủ*



- Bộ Giáo dục và Đào tạo (2012), *Giáo trình Những Nguyên lý cơ bản của chủ nghĩa Mác – Lênin*, Nxb. Chính trị quốc gia, Hà Nội.

- Hội đồng Trung ương (2008), *Giáo trình Chủ nghĩa xã hội khoa học*, Nxb. Chính trị quốc gia, Hà Nội.

### 5. Chuẩn đầu ra môn học (Course Learning Outcomes)

Chuẩn đầu ra	Mô tả	Tiêu chí đánh giá	Mục tiêu môn học	Chuẩn đầu ra CDIO CTDT	Mức độ giảng dạy (I/T/U)
<b>5.1. Kiến thức</b>					
LO.1	NHẬP MÔN CHỦ NGHĨA XÃ HỘI KHOA HỌC	<p>LO.1.1 - Khái lược sự ra đời Chủ nghĩa xã hội khoa học, hoàn cảnh lịch sử và vai trò của Các Mác và Ph. Ăngghen,</p> <p>LO.1.2 – Nhận biết được các giai đoạn phát triển cơ bản của Chủ nghĩa xã hội khoa học thể hiện qua các tác phẩm tiêu biểu từ giai đoạn C. Mác đến giai đoạn Lênin và sau Lênin</p> <p>LO.1.3 – Nắm rõ được đối tượng, phương pháp và ý nghĩa của việc nghiên cứu Chủ nghĩa xã hội khoa học</p>	2.1	1.1.3	I3
LO.2	SỨ MỆNH LỊCH SỬ CỦA GIAI CẤP CÔNG NHÂN	<p>LO.2.1- Hiểu rõ khái niệm giai cấp công nhân và đặc điểm của giai cấp công nhân</p> <p>LO.2.2 – Nắm rõ nội dung, đặc điểm sứ mệnh lịch sử của giai cấp công nhân</p> <p>LO.2.3 – Giải thích được những điều kiện quy định sứ mệnh lịch sử của giai cấp công nhân</p> <p>LO.2.4 – Phân tích được những điểm tương đồng và khác biệt của giai cấp công nhân hiện nay và việc thực hiện sứ mệnh của giai cấp công nhân trên thế giới hiện nay</p> <p>LO.2.5 – Nắm rõ những đặc điểm cơ bản của giai cấp công nhân Việt Nam và nội dung sứ mệnh</p>	<p>2.1</p> <p>2.1</p> <p>2.1</p> <p>2.1</p> <p>2.1</p> <p>2.2</p>	1.1.3	T4



		<p>lịch sử của giai cấp công nhân Việt Nam hiện nay</p> <p>LO.2.6 – Trình bày được phương hướng và một số giải pháp chủ yếu để xây dựng giai cấp công nhân Việt Nam hiện nay.</p>	2.1 2.2			
LO.3	CHỦ NGHĨA XÃ HỘI VÀ THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI	<p>LO.3.1 - Hiểu rõ Chủ nghĩa xã hội là giai đoạn đầu của hình thái kinh tế - xã hội công sản chủ nghĩa</p> <p>LO.3.2 – Trình bày được những đặc trưng cơ bản của chủ nghĩa xã hội</p> <p>LO.3.3 – Giải thích được tính tất yếu khách quan của thời kỳ quá độ lên chủ nghĩa xã hội và những đặc điểm cơ bản của thời kỳ quá độ lên chủ nghĩa xã hội</p> <p>LO.3.4 – Hiểu rõ đặc trưng của thời kỳ quá độ và chủ nghĩa xã hội ở Việt Nam, trình bày được những phương hướng xây dựng chủ nghĩa xã hội ở Việt Nam hiện nay</p>	2.1	1.1.3	13	
LO.4	DÂN CHỦ XÃ HỘI CHỦ NGHĨA VÀ NHÀ NƯỚC XÃ HỘI CHỦ NGHĨA	<p>LO.4.1 – Giải thích được quan niệm về dân chủ và sự ra đời và phát triển của dân chủ trong lịch sử xã hội loài người</p> <p>LO.4.2 – Nắm rõ quá trình ra đời và bản chất của nền dân chủ xã hội chủ nghĩa</p> <p>LO.4.3 – Hiểu được sự ra đời, bản chất và chức năng của nhà nước xã hội chủ nghĩa cũng như mối quan hệ giữa dân chủ và nhà nước</p> <p>LO.4.4 – Hiểu được sự ra đời, phát triển và bản chất của nền dân chủ xã hội chủ nghĩa ở Việt Nam</p> <p>LO.4.5 – Trình bày được đặc điểm và các giải pháp cơ bản</p>	2.1 2.1 2.1 2.1 2.1 2.2	1.1.3	T4	

MỘT CHỖ

		nhằm xây dựng nhà nước pháp quyền xã hội chủ nghĩa ở Việt Nam hiện nay			
LO.5	CƠ CẤU XÃ HỘI GIAI CẤP VÀ LIÊN MINH GIAI CẤP, TẦNG LỚP TRONG THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI	<p>LO.5.1 - Trình bày được khái niệm cơ cấu xã hội - giai cấp và sự biến đổi của cơ cấu xã hội giai cấp trong thời kỳ quá độ lên chủ nghĩa xã hội</p> <p>LO.5.2 – Giải thích được tinh tắt yếu và nội dung của liên minh giai cấp, tầng lớp trong thời kỳ quá độ lên chủ nghĩa xã hội</p> <p>LO.5.3 – Hiểu rõ cơ cấu xã hội - giai cấp ở Việt Nam trong thời kỳ quá độ và trình bày được những giải pháp cơ bản nhằm xây dựng, phát triển khối liên minh giai cấp, tầng lớp xã hội ở Việt Nam hiện nay</p>	2.1	1.1.3	I3
LO.6	VẤN ĐỀ DÂN TỘC VÀ TÔN GIÁO TRONG THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI	<p>LO.6.1- Hiểu rõ khái niệm, đặc trưng cơ bản của dân tộc và quan điểm của chủ nghĩa Mác - Lenin về vấn đề dân tộc</p> <p>LO.6.2 – Trình bày được những đặc điểm cơ bản của dân tộc ở Việt Nam và quan điểm chính sách dân tộc của Đảng và Nhà nước Việt Nam</p> <p>LO.6.3 – Hiểu được bản chất, nguồn gốc, tính chất của tôn giáo và nguyên tắc cơ bản giải quyết vấn đề tôn giáo trong thời kỳ quá độ lên chủ nghĩa xã hội</p> <p>LO.6.4 – Giải thích được những đặc điểm tôn giáo ở Việt Nam và chính sách của Đảng và Nhà nước Việt Nam đối với tín ngưỡng tôn</p>	2.1 2.1 2.1 2.1 2.2	1.1.3	T4



		giáo hiện nay	2.1 2.2		
		LO.6.5 – Hiểu rõ được đặc điểm quan hệ dân tộc và tôn giáo ở Việt Nam và trình bày được các định hướng cơ bản nhằm giải quyết mối quan hệ giữa dân tộc và tôn giáo ở Việt Nam hiện nay			
LO.7	VẤN ĐỀ GIA ĐÌNH TRONG THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI	LO.7.1 - Khái lược được vị trí, chức năng và vai trò của gia đình trong xã hội LO.7.2 – Nhận biết được các cơ sở xây dựng gia đình trong thời kỳ quá độ lên chủ nghĩa xã hội LO.1.3 – Giải thích được sự biến đổi của gia đình Việt Nam trong thời kỳ quá độ và trình bày được những phương hướng cơ bản xây dựng và phát triển gia đình Việt Nam trong thời kỳ quá độ lên chủ nghĩa xã hội	2.1	1.1.3	13
<b>5.2. Kỹ năng</b>					
LO.8	THỂ HIỆN KHẢ NĂNG KHÁI QUÁT HÓA, TƯ DUY, TRANH LUẬN, PHẢN BIỆN, LÀM VIỆC NHÓM	LO.8.1. Có kỹ năng khái quát hóa để rút ra <i>Từ khóa tri thức</i> đối với mỗi nội dung và tư duy có hệ thống LO.8.2. Có kỹ năng trình bày, thuyết minh, phản biện, tranh luận, hùng biện những tri thức lý luận đang học tập, nghiên cứu dựa trên thực tiễn LO.8.3. Có kỹ năng giao tiếp xã hội, hợp tác và làm việc nhóm, chia sẻ tri thức và kinh nghiệm, khả năng điều hành nhóm làm việc	2.1 2.2	2.1.1 2.3.1  2.4.4  2.5 3.1.5	U4



5.3. Thái độ					
LO.9	THỂ HIỆN Ý THỨC, NHẬN THỨC TRONG VÀ SAU KHI HỌC TẬP	<p>LO.9.1. Có ý thức trách nhiệm bảo vệ tính khoa học, cách mạng trong lý luận của chủ nghĩa Mác – Lênin về CNXH và con đường đi lên CNXH ở Việt Nam.</p> <p>LO.9.2. Có ý thức, trách nhiệm cá nhân đối với tập thể, cộng đồng.</p> <p>LO.9.3. Có nhận thức về sự cần thiết học tập, nghiên cứu suốt đời và vận dụng nó trong cuộc sống.</p>	2.1 2.2	3.1	U3

### 6. Kế hoạch giảng dạy theo buổi học (Course Plan):

TT (tiết)	Nội dung giảng dạy	LO	Hoạt động dạy và học	Đánh giá
1 (1 tiết)	Giới thiệu về môn học	LO.1, LO.4;	<p><b>Dạy:</b></p> <ul style="list-style-type: none"> <li>- Giới thiệu đề cương môn học</li> <li>- Giới thiệu nội dung đề tài thuyết trình nhóm (GHW)</li> </ul> <p><b>Học ở lớp:</b></p> <ul style="list-style-type: none"> <li>- Chia nhóm (5 SV/nhóm)</li> <li>- Giới thiệu nhóm học tập</li> </ul> <p><b>Học ngoài lớp:</b></p> <ul style="list-style-type: none"> <li>- Chọn đề tài thuyết trình của nhóm (GHW)</li> <li>- Đọc trước tài liệu chương 1.</li> </ul>	
2	<b>Chương 1</b> <b>NHẬP MÔN CHỦ NGHĨA XÃ HỘI KHOA HỌC</b>	LO.1; LO.4 LO.5	<p><b>Dạy:</b></p> <p>1. SỰ RA ĐỜI CỦA CHỦ NGHĨA XÃ HỘI KHOA HỌC</p> <p>1.1. Hoàn cảnh lịch sử sự ra đời của chủ nghĩa xã hội khoa học</p> <p>1.2. Vai trò của C. Mác và Ăngghen</p> <p>2. CÁC GIAI ĐOẠN PHÁT TRIỂN CƠ BẢN CỦA CHỦ NGHĨA XÃ HỘI KHOA HỌC</p> <p>2.1. C.Mác và Ph.Ăngghen phát triển chủ nghĩa xã hội khoa học</p> <p>2.2. V.I.Lênin vận dụng và phát triển chủ nghĩa xã hội khoa học trong điều kiện mới</p> <p>2.3. Sự vận dụng và phát triển sáng tạo chủ nghĩa xã hội khoa học từ sau khi Lênin qua đời đến nay</p> <p>3. ĐỐI TƯỢNG, PHƯƠNG PHÁP VÀ Ý NGHĨA CỦA VIỆC NGHIÊN CỨU CHỦ NGHĨA XÃ HỘI KHOA HỌC</p> <p>3.1. Đối tượng nghiên cứu của chủ</p>	Thi giữa kỳ (Quiz)

			<p>nghĩa xã hội khoa học</p> <p>3.2. Phương pháp nghiên cứu của chủ nghĩa xã hội khoa học</p> <p>3.3. Ý nghĩa của việc nghiên cứu chủ nghĩa xã hội khoa học</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b></p> <ul style="list-style-type: none"> <li>- Phác thảo nội dung thuyết trình nhóm GHW</li> <li>- Đọc trước tài liệu chương 2.</li> </ul>	
3	<b>Chương 2</b> SỨ MỆNH LỊCH SỬ CỦA GIAI CẤP CÔNG NHÂN	LO.2 LO.4 LO.5	<p><b>Dạy:</b></p> <p>1. QUAN ĐIỂM CƠ BẢN CỦA CHỦ NGHĨA MÁC - LEENIN VỀ GIAI CẤP CÔNG NHÂN VÀ SỨ MỆNH LỊCH SỬ THẾ GIỚI CỦA GIAI CẤP CÔNG NHÂN</p> <p>1.1. Khái niệm và đặc điểm của giai cấp công nhân</p> <p>1.2. Nội dung và đặc điểm sứ mệnh lịch sử của giai cấp công nhân</p> <p>1.3. Những điều kiện quy định sứ mệnh lịch sử của giai cấp công nhân</p> <p>2. GIAI CẤP CÔNG NHÂN VÀ VIỆC THỰC HIỆN SỨ MỆNH LỊCH SỬ CỦA GIAI CẤP CÔNG NHÂN HIỆN NAY</p> <p>2.1. Giai cấp công nhân hiện nay</p> <p>2.2. Thực hiện sứ mệnh lịch sử của giai cấp công nhân trên thế giới hiện nay</p> <p>3. SỨ MỆNH LỊCH SỬ CỦA GIAI CẤP CÔNG NHÂN VIỆT NAM</p> <p>3.1. Đặc điểm của giai cấp công nhân Việt Nam</p> <p>3.2. Nội dung sứ mệnh lịch sử của giai cấp công nhân Việt Nam hiện nay</p> <p>3.3. Phương hướng và một số giải pháp chủ yếu để xây dựng giai cấp công nhân Việt Nam hiện nay</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b></p> <p>Đọc trước tài liệu chương 3</p>	Thi giữa kỳ (Quiz)
4	<b>Chương 3</b> CHỦ NGHĨA XÃ HỘI VÀ THỜI KỲ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI	LO.3 LO.4 LO.5	<p><b>Dạy:</b></p> <p>1. CHỦ NGHĨA XÃ HỘI</p> <p>1.1. Chủ nghĩa xã hội, giai đoạn đầu của hình thái kinh tế - xã hội công sản chủ nghĩa</p> <p>1.2. Điều kiện ra đời chủ nghĩa xã hội</p> <p>1.3. Những đặt trưng cơ bản của chủ</p>	Thuyết trình nhóm (GHW) Thi giữa



			<p>nghĩa xã hội</p> <p><b>2. THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI</b></p> <p>2.1. Tính tất yếu khách quan của thời kỳ quá độ lên chủ nghĩa xã hội</p> <p>2.2. Đặc điểm của thời kỳ quá độ lên chủ nghĩa xã hội</p> <p><b>3. QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI Ở VIỆT NAM</b></p> <p>3.1. Quá độ lên chủ nghĩa xã hội bỏ qua chế độ tư bản chủ nghĩa</p> <p>3.2. Những đặc trưng cơ bản của chủ nghĩa xã hội và phương hướng xây dựng chủ nghĩa xã hội ở Việt Nam hiện nay</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 4</p>	<p>kỳ (Quiz)</p>
5	<p><b>Chương 4</b></p> <p><b>DÂN CHỦ XÃ HỘI CHỦ NGHĨA VÀ NHÀ NƯỚC XÃ HỘI CHỦ NGHĨA</b></p>	<p>LO.2</p> <p>LO.4</p> <p>LO.5</p>	<p><b>Dạy:</b></p> <p><b>1. DÂN CHỦ VÀ DÂN CHỦ XÃ HỘI CHỦ NGHĨA</b></p> <p>1.1. Dân chủ và sự ra đời, phát triển của dân chủ</p> <p>1.2. Dân chủ xã hội chủ nghĩa</p> <p><b>2. NHÀ NƯỚC XÃ HỘI CHỦ NGHĨA</b></p> <p>2.1. Sự ra đời, bản chất, chức năng của nhà nước xã hội chủ nghĩa</p> <p>2.2. Mối quan hệ giữa dân chủ xã hội chủ nghĩa và nhà nước xã hội chủ nghĩa</p> <p><b>3. DÂN CHỦ XÃ HỘI CHỦ NGHĨA VÀ NHÀ NƯỚC PHÁP QUYỀN XÃ HỘI CHỦ NGHĨA Ở VIỆT NAM</b></p> <p>3.1. Dân chủ xã hội chủ nghĩa ở Việt Nam</p> <p>3.2. Nhà nước pháp quyền xã hội chủ nghĩa ở Việt Nam</p> <p>3.3. Phát huy dân chủ xã hội chủ nghĩa, xây dựng nhà nước pháp quyền xã hội chủ nghĩa ở Việt Nam hiện nay</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 5</p>	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>
6	<p><b>Chương 5</b></p> <p><b>CƠ CẤU XÃ HỘI - GIAI CẤP VÀ LIÊN MINH GIAI CẤP, TẦNG LỚP TRONG THỜI KỶ QUÁ</b></p>	<p>LO.3</p> <p>LO.4</p> <p>LO.5</p>	<p><b>Dạy:</b></p> <p><b>1. CƠ CẤU XÃ HỘI GIAI CẤP TRONG THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI</b></p> <p>1.1. Khái niệm và vị trí của cơ cấu xã</p>	<p>Thuyết trình nhóm (GHW)</p>



	<b>ĐỘ LÊN CHỦ NGHĨA XÃ HỘI</b>		<p>hội - giai cấp trong cơ cấu xã hội</p> <p>1.2. Sự biến đổi có tính quy luật của cơ cấu xã hội - giai cấp trong thời kỳ quá độ lên chủ nghĩa xã hội</p> <p>2. LIÊN MINH GIAI CẤP, TẦNG LỚP TRONG THỜI KỲ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI</p> <p>3. CƠ CẤU XÃ HỘI - GIAI CẤP VÀ LIÊN MINH GIAI CẤP, TẦNG LỚP TRONG THỜI KỲ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI Ở VIỆT NAM</p> <p>3.1. Cơ cấu xã hội - giai cấp trong thời kỳ quá độ lên chủ nghĩa xã hội ở Việt Nam</p> <p>3.2. Liên minh giai cấp, tầng lớp trong thời kỳ quá độ lên chủ nghĩa xã hội ở Việt Nam</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 6</p>	Thi cuối kỳ (FEX)
7	<b>Chương 6</b> <b>VẤN ĐỀ DÂN TỘC VÀ TÔN GIÁO TRONG THỜI KỲ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI</b>	LO.2 LO.4 LO.5	<p><b>Dạy:</b></p> <p>1. DÂN TỘC TRONG THỜI KỲ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI</p> <p>1.1. Chủ nghĩa Mác - Lênin về dân tộc</p> <p>1.2. Dân tộc và quan hệ dân tộc ở Việt Nam</p> <p>2. TÔN GIÁO TRONG THỜI KỲ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI</p> <p>2.1. Chủ nghĩa Mác - Lênin về tôn giáo</p> <p>2.2. Tôn giáo ở Việt Nam và chính sách tôn giáo của Đảng, Nhà nước ta hiện nay</p> <p>3. QUAN HỆ DÂN TỘC VÀ TÔN GIÁO Ở VIỆT NAM</p> <p>3.1. Đặc điểm quan hệ dân tộc và tôn giáo ở Việt Nam</p> <p>3.2. Định hướng giải quyết mối quan hệ dân tộc và tôn giáo ở Việt Nam hiện nay</p> <p>3.3. Phương hướng và một số giải pháp chủ yếu để xây dựng giai cấp công nhân Việt Nam hiện nay</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 7</p>	Thuyết trình nhóm (GHW)  Thi cuối kỳ (FEX)
8	<b>Chương 7</b>	LO.2	<b>Dạy:</b>	Thuyết

<p>VẤN ĐỀ GIA ĐÌNH TRONG THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI</p>	<p>LO.4 LO.5</p>	<p>1. KHÁI NIỆM, VỊ TRÍ VÀ CHỨC NĂNG CỦA GIA ĐÌNH 1.1. Khái niệm gia đình 1.2. Vị trí của gia đình trong xã hội 1.3. Chức năng cơ bản của gia đình 2. CƠ SỞ XÂY DỰNG GIA ĐÌNH TRONG THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI 2.1. Cơ sở kinh tế - xã hội 2.2. Cơ sở chính trị - xã hội 2.3. Cơ sở văn hóa 3. XÂY DỰNG GIA ĐÌNH VIỆT NAM TRONG THỜI KỶ QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI 3.1. Sự biến đổi gia đình Việt Nam trong thời kỳ quá độ lên chủ nghĩa xã hội 3.2. Phương hướng cơ bản xây dựng và phát triển gia đình Việt Nam trong thời kỳ quá độ lên chủ nghĩa xã hội <b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp <b>Học ngoài lớp:</b> Hoàn thiện bài thuyết trình</p>	<p>trình nhóm (GHW)  Thi cuối kỳ (FEX)</p>
--	----------------------	---	--

### 7. Đánh giá môn học

ST T	Mã	Tên	Mô tả	Tỷ trọng	Hình thức	LO
1	GH W	Thuyết trình nhóm	Thuyết trình nhóm về đề tài đã phân công	15%	Thuyết trình và bản báo cáo nhóm	LO.3 LO.4 LO.5 LO.6 LO.7
2	Quiz	Bài thi giữa kỳ	Thi theo đề thi của GV	20%	Tự luận đề mở	LO.1 LO.2 LO.3
3	DIC	Thảo luận, chuyên cần tại lớp (Discussion in Class)	Điểm thảo luận được tính theo phương pháp tương đối. SV có số lần thảo luận tại lớp nhiều nhất sẽ được điểm tối đa, điểm của các bạn khác được tính dựa theo bạn có số lần thảo luận cao nhất.	15%	Phát biểu/đặt câu hỏi trên lớp hoặc phiếu trả lời trong các nghiên cứu tình huống tại lớp	LO.3 LO.4 LO.5 LO.6 LO.7
4	FEX	Thi cuối kỳ	Đề thi bao quát toàn bộ nội dung môn học	50%	Tự luận đề đóng	LO.3 LO.4 LO.5 LO.6 LO.7



		<b>Tổng cộng</b>	<b>100%</b>	
--	--	------------------	-------------	--

### 8. Tiêu chí đánh giá chuẩn đầu ra môn học

TT	Chuẩn đầu ra	Nội dung	Phương pháp	Tiêu chí đánh giá
LO.1	Nhận biết quá trình ra đời của Chủ nghĩa xã hội khoa học và các giai đoạn phát triển cơ bản	Chương 1	Thi giữa kỳ (Quiz)	Ngân hàng đề thi của GV
LO.2 LO.4	Nắm rõ nội dung: quan điểm cơ bản của chủ nghĩa Mác - Lênin về giai cấp công nhân, nội dung, biểu hiện và ý nghĩa của sứ mệnh đó trong bối cảnh hiện nay	Chương 2	Thi giữa kỳ (Quiz)	Ngân hàng đề thi của GV
LO.3 LO.4	Nhận biết và nắm được những quan điểm cơ bản của chủ nghĩa Mác - Lênin về chủ nghĩa xã hội, thời kỳ quá độ lên chủ nghĩa xã hội và sự vận dụng sáng tạo của Đảng Cộng sản Việt Nam vào điều kiện cụ thể của Việt Nam	Chương 3	Thảo luận tại lớp (Discussion in Class) Thi giữa kỳ (Quiz)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của GV
LO.3 LO.4	Nhận biết và nắm được bản chất của nền dân chủ xã hội chủ nghĩa và nhà nước xã hội chủ nghĩa nói chung và ở Việt Nam nói riêng	Chương 4	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của Khoa
LO.3 LO.4	Nhận biết và nắm được những kiến thức nền tảng về cơ cấu xã hội - giai cấp và liên minh giai cấp, tầng lớp trong thời kỳ quá	Chương 5	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp


	độ lên chủ nghĩa xã hội			Ngân hàng đề thi của Khoa
LO.3 LO.4	Nhận biết và nắm được những quan điểm cơ bản của chủ nghĩa Mác - Lênin về dân tộc, tôn giáo, mối quan hệ giữa dân tộc và tôn giáo, tầm quan trọng của vấn đề dân tộc, tôn giáo và nội dung chính sách dân tộc, tôn giáo của Đảng và Nhà nước Việt Nam	Chương 6	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của Khoa
LO.3 LO.4	Nhận biết và nắm được những quan điểm cơ bản của chủ nghĩa Mác - Lênin, tư tưởng Hồ Chí Minh và Đảng Cộng sản Việt Nam về gia đình, xây dựng gia đình trong thời kỳ quá độ lên chủ nghĩa xã hội hiện nay.	Chương 7	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm, thảo luận tại lớp  Ngân hàng đề thi của Khoa

### 9. Một số lưu ý khác:

- Khi có các thắc mắc liên quan môn học, sinh viên có thể liên lạc với quản lý Bộ môn Hồ Chí Minh học & Lịch sử Đảng và Khoa Chính trị - Hành chính qua email: [daotao.spas@vnuhcm.edu.vn](mailto:daotao.spas@vnuhcm.edu.vn)
- Quy định về Bài thuyết trình nhóm GHW
  - Thành lập nhóm: 5 sinh viên/nhóm. Hạn chót đăng ký để tài nhóm Quản lý trên forum là Buổi 2 hoặc trực tiếp nộp cho GV buổi 1.
  - Giảng dạy kết thúc chương 3, các nhóm thuyết trình theo thứ tự. Lưu ý các nhóm cần có mặt đủ và mang theo tất cả các tài liệu liên quan đến GHW khi đi thuyết trình.
  - Hình thức nộp bài: Nộp file và biên bản làm việc nhóm qua mail cho GV
- Quy định về giờ giấc, chuyên cần, kỷ luật trong khóa học: Lên lớp đúng giờ, dự tối



thiếu 80% thời gian học trên lớp (chỉ được phép vắng mặt tối đa 20% số tiết học). Nếu vắng quá số tiết quy định sẽ bị cấm thi theo quy chế. Có đầy đủ điểm kiểm tra, điểm thi kết thúc học phần & nhiệt tình thảo luận, phát biểu xây dựng bài, nghiêm túc trong giờ học.

TP. Hồ Chí Minh, ngày 07 tháng 02 năm 2019

**KT. TRƯỞNG KHOA  
PHÓ TRƯỞNG KHOA**

  
**TS. Nguyễn Đình Quốc Cường**

## ĐỀ CƯƠNG CHI TIẾT MÔN HỌC

### Lịch sử Đảng Cộng sản Việt Nam (History of Vietnamese communist party )

#### 1. Thông tin chung

Tên môn học (tiếng Việt):	Lịch sử Đảng Cộng sản Việt Nam
Tên môn học (tiếng Anh):	History of Vietnamese communist party
Mã số môn học:	PE018IU
Thuộc khối kiến thức:	Cơ sở
Số tín chỉ:	2
<i>Số tiết lý thuyết:</i>	<i>20 (trên lớp)</i>
<i>Số tiết thực hành:</i>	<i>10 (trên lớp)</i>
<i>Số tiết tự học:</i>	<i>90 (về nhà)</i>
Môn học trước:	1. Triết học Mác – Lênin, 2. Kinh tế chính trị Mác – Lênin, 3. Chủ nghĩa xã hội khoa học
Giảng viên phụ trách	Khoa Chính trị - Hành chính, ĐHQG-HCM

#### 2. Mục đích/mục tiêu môn học (Course Purposes/Aims)

2.1. *Về nội dung:* cung cấp những tri thức có tính hệ thống, cơ bản về sự ra đời của Đảng Cộng sản Việt Nam (1920-1930), sự lãnh đạo của Đảng đối với cách mạng Việt Nam trong thời kỳ đấu tranh giành chính quyền chính quyền (1930-1945), trong hai cuộc kháng chiến chống thực dân Pháp và đế quốc Mỹ xâm lược (1945-1975), trong sự nghiệp xây dựng, bảo vệ tổ quốc thời kỳ cả nước quá độ lên chủ nghĩa xã hội, tiến hành công cuộc đổi mới (1975-2018).

2.2. *Về tư tưởng:* Thông qua các sự kiện lịch sử và các kinh nghiệm về sự lãnh đạo của Đảng để xây dựng ý thức tôn trọng sự thật khách quan, nâng cao lòng tự hào, niềm tin đối với sự nghiệp lãnh đạo của Đảng.



2.3. *Về kỹ năng:* Trang bị phương pháp tư duy khoa học về lịch sử, kỹ năng lựa chọn tài liệu nghiên cứu, học tập môn học và khả năng vận dụng nhận thức lịch sử vào công tác thực tiễn, phê phán quan niệm sai trái về lịch sử của Đảng.

### 3. Mô tả môn học (Course Outlines)

Môn học trang bị cho sinh viên những kiến thức cơ bản về Lịch sử Đảng Cộng sản Việt Nam

### 4. Tài liệu phục vụ học tập:

- Bộ Giáo dục và Đào tạo (2019), *Chương trình môn học Lịch sử Đảng Cộng sản Việt Nam*, ban hành 2019.

- Hội đồng Trung ương chỉ đạo biên soạn giáo trình quốc gia các môn khoa học Mác – Lênin, Tư tưởng Hồ Chí Minh (2018), *Giáo trình Lịch sử Đảng Cộng sản Việt Nam (tài bản có sửa chữa, bổ sung)*, Nxb. Chính trị quốc gia, Hà Nội.

### 5. Chuẩn đầu ra môn học (Course Learning Outcomes)

Chuẩn đầu ra	Mô tả	Tiêu chí đánh giá	Mục tiêu môn học	Chuẩn đầu ra CDIO CTĐT	Mức độ giảng dạy (L/T/U)
<b>5.1. Kiến thức</b>					
LO.1	NHẬP MÔN ĐỐI TƯỢNG, CHỨC NĂNG, NHIỆM VỤ, NỘI DUNG VÀ PHƯƠNG PHÁP NGHIÊN CỨU, HỌC TẬP LỊCH SỬ ĐẢNG CỘNG SẢN VIỆT NAM	LO.1.1 – Nắm rõ được đối tượng, mục đích học tập, nghiên cứu và một số yêu cầu cơ bản về phương pháp học tập, nghiên cứu Lịch sử Đảng Cộng sản Việt Nam	2.1	1.1.3	I3
LO.2	ĐẢNG CỘNG SẢN VIỆT NAM RA ĐỜI VÀ LÃNH ĐẠO ĐẦU TRƯNG GIÀNH CHÍNH QUYỀN (1930-1945)	LO.2.1 – Nắm được bối cảnh lịch sử tác động đến sự ra đời của Đảng Cộng sản Việt Nam LO.2.2 – Nắm được quá trình chuẩn bị các điều kiện để thành lập Đảng của Nguyễn Ái Quốc	2.1 2.1	1.1.3	T4



		LO.2.3- Nắm được nội dung hội nghị thành lập Đảng và Cương lĩnh chính trị đầu tiên của Đảng	2.1		
		LO.2.4 – Hiểu được ý nghĩa lịch sử của việc thành lập Đảng Cộng sản Việt Nam	2.1		
		LO.2.5 – Nắm rõ các phong trào cách mạng 1930-1935 và các chủ trương khôi phục phong trào năm 1932-1935	2.1		
		LO.2.6 – Nắm rõ phong trào dân chủ năm 1936-1939			
		LO.2.7 – Nắm rõ phong trào giải phóng dân tộc 1939-1945	2.1		
		LO.2.8 – Hiểu rõ tính chất, ý nghĩa và kinh nghiệm của Cách mạng Tháng Tám năm 1945	2.1		
LO.3	ĐẢNG LÃNH ĐẠO HAI CUỘC KHÁNG CHIẾN, HOÀN THÀNH GIẢI PHÓNG DÂN TỘC, THÔNG NHẤT ĐẤT NƯỚC (1945-1975)	LO.3.1 – Hiểu được chủ trương xây dựng và bảo vệ chính quyền cách mạng 1945-1946	2.1		
		LO.3.2 – Hiểu rõ Đường lối kháng chiến toàn quốc chống thực dân Pháp xâm lược và quá trình tổ chức thực hiện từ năm 1946-1950	2.1	1.1.3	T4
		LO.3.3 – Hiểu rõ chủ trương Đẩy mạnh cuộc kháng chiến chống thực dân Pháp xâm lược và quá trình tổ chức thực hiện từ năm 1946 đến năm 1950	2.1		
		LO.3.4 - Hiểu rõ được Ý nghĩa lịch sử và kinh nghiệm của Đảng trong lãnh đạo kháng chiến chống thực dân Pháp và can thiệp Mỹ	2.1	1.1.3	T4

		LO.3.5 – Nắm được quá trình lãnh đạo cách mạng hai miền giai đoạn 1954-1965 của Đảng			
		LO.3.6 – Nắm vững sự lãnh đạo cách mạng cả nước giai đoạn 1965-1975 của Đảng	2.1		
		LO.3.7 – Hiểu rõ Ý nghĩa và kinh nghiệm lãnh đạo của Đảng trong cuộc kháng chiến chống Mỹ, cứu nước 1954-1975			
LO.4	<b>ĐẢNG LÃNH ĐẠO CẢ NƯỚC QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI VÀ TIẾN HÀNH CÔNG CUỘC ĐỔI MỚI (1975-2018)</b>	LO.4.1 – Hiểu rõ chủ trương xây dựng chủ nghĩa xã hội và bảo vệ Tổ quốc 1975-1981	2.1 2.2	1.1.3	T4
		LO.4.2 – Nắm rõ nội dung Đại hội đại biểu toàn quốc lần thứ V của Đảng và các bước đột phá tiếp tục đổi mới kinh tế 1982-1986			
		LO.4.3 – Nắm rõ quan điểm Đổi mới toàn diện, đưa đất nước ra khỏi khủng hoảng kinh tế - xã hội 1986-1996 của Đảng			
		LO.4.4 – Nắm rõ thành tựu, kinh nghiệm của công cuộc đổi mới			
		LO.4.5 - Hiểu rõ những thắng lợi vĩ đại của cách mạng Việt Nam dưới sự lãnh đạo của Đảng từ năm 1930 đến 2018	2.1 2.2		
		LO.4.6 - Hiểu rõ những bài học lớn về sự lãnh đạo của Đảng từ năm 1930 đến 2018			
<b>5.2. Kỹ năng</b>					



LO.5	THỂ HIỆN KHẢ NĂNG KHÁI QUÁT HÓA, TƯ DUY, TRANH LUẬN, PHẢN BIỆN, LÀM VIỆC NHÓM	<p>LO.5.1. Rèn luyện năng lực tư duy độc lập trong nghiên cứu đường lối, chiến lược, sách lược cách mạng của Đảng.</p> <p>LO.5.2. Có tư duy phê phán, kỹ năng phân tích, tổng hợp và đánh giá những vấn đề liên quan đến môn học. Từ đó, vận dụng kiến thức đã học để chủ động, tích cực nhận thức những vấn đề chính trị, kinh tế, văn hoá, xã hội theo đường lối, chính sách, pháp luật của Đảng và Nhà nước.</p> <p>LO.5.3 Có kỹ năng viết, kỹ năng làm việc cá nhân, làm việc nhóm và trình bày kết quả nghiên cứu.</p>	2.1 2.2 2.3	2.1.1 2.3.1  2.4.4  2.5 3.1.5	U4
5.3. Thái độ					
LO.6	THỂ HIỆN Ý THỨC, NHẬN THỨC TRONG VÀ SAU KHI HỌC TẬP	<p>LO.6.1. Tin tưởng vào sự lãnh đạo của Đảng đối với cách mạng Việt Nam.</p> <p>LO.6.2. Quyết tâm phấn đấu thực hiện đường lối cách mạng của Đảng.</p> <p>LO.6.3. Có thái độ nghiêm túc trong học tập, nghiên cứu khoa học, trong nhận thức về cuộc sống, xã hội, tự rèn luyện bản thân trở thành người có phẩm chất, bản lĩnh chính trị vững vàng, có đạo đức, trình độ chuyên môn tốt; hình thành tình cảm, niềm tin vào con đường cách mạng mà dân tộc ta đã lựa chọn.</p>	2.1 2.2 2.3	3.1	U3




## 6. Kế hoạch giảng dạy theo buổi học (Course Plan):

Buổi (3 tiết)	Nội dung giảng dạy	LO	Hoạt động dạy và học	Đánh giá
1	Giới thiệu về môn học	LO.1, LO.5;	<b>Dạy:</b> - Giới thiệu đề cương môn học - Giới thiệu nội dung đề tài thuyết trình nhóm (GHW) <b>Học ở lớp:</b> - Chia nhóm (5 SV/nhóm) - Giới thiệu nhóm học tập <b>Học ngoài lớp:</b> - Chọn đề tài thuyết trình của nhóm (GHW)	
2	<b>Chương nhập môn</b> ĐỐI TƯỢNG, CHỨC NĂNG, NHIỆM VỤ, NỘI DUNG VÀ PHƯƠNG PHÁP NGHIÊN CỨU, HỌC TẬP LỊCH SỬ ĐẢNG CỘNG SẢN VIỆT NAM	LO.1;	<b>Dạy:</b> I. ĐỐI TƯỢNG NGHIÊN CỨU CỦA MÔN HỌC LỊCH SỬ ĐẢNG CỘNG SẢN VIỆT NAM 1. Đối tượng nghiên cứu 2. Phạm vi nghiên cứu II. CHỨC NĂNG, NHIỆM VỤ CỦA MÔN HỌC LỊCH SỬ ĐẢNG CỘNG SẢN VIỆT NAM 1. Chức năng của khoa học Lịch sử Đảng 2. Nhiệm vụ của môn học III. PHƯƠNG PHÁP NGHIÊN CỨU, HỌC TẬP MÔN LỊCH SỬ ĐẢNG CỘNG SẢN VIỆT NAM 1. Phương pháp luận 2. Các phương pháp cụ thể <b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp <b>Học ngoài lớp:</b> - Phác thảo nội dung thuyết trình nhóm GHW - Đọc trước tài liệu chương 1.	Thi giữa kỳ (Quiz)
3	<b>Chương 1</b> ĐẢNG CỘNG SẢN VIỆT NAM RA ĐỜI VÀ LÃNH ĐẠO ĐẦU TRANH GIÀNH CHÍNH QUYỀN (1930-1945)	LO.2	<b>Dạy:</b> I. ĐẢNG CỘNG SẢN VIỆT NAM RA ĐỜI VÀ CƯƠNG LĨNH CHÍNH TRỊ ĐẦU TIÊN CỦA ĐẢNG (THÁNG 2-1930) 1. Bối cảnh lịch sử 2. Nguyễn Ái Quốc chuẩn bị các điều kiện để thành lập Đảng 3. Thành lập Đảng Cộng sản Việt Nam và Cương lĩnh chính trị	Thi giữa kỳ (Quiz)  Thi cuối kỳ (FEX)

			<p>đầu tiên của Đảng</p> <p>4. Ý nghĩa lịch sử của việc thành lập Đảng Cộng sản Việt Nam</p> <p><b>II. ĐẢNG LÃNH ĐẠO ĐẤU TRANH GIÀNH CHÍNH QUYỀN (1930-1945)</b></p> <p>1. Phong trào cách mạng 1930-1935 và khôi phục phong trào 1932-1935</p> <p>2. Phong trào dân chủ 1936-1939</p> <p>3. Phong trào giải phóng dân tộc 1939-1945</p> <p>4. Tính chất, ý nghĩa và kinh nghiệm của Cách mạng Tháng Tám năm 1945</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 2</p>	
4	<p><b>Chương 2</b> <b>ĐẢNG LÃNH ĐẠO HAI CUỘC KHÁNG CHIẾN, HOÀN THÀNH GIẢI PHÓNG DÂN TỘC, THỐNG NHẤT ĐẤT NƯỚC (1945-1975)</b></p>	<p>LO.3 LO.5</p>	<p><b>Dạy:</b></p> <p><b>I. ĐẢNG LÃNH ĐẠO XÂY DỰNG, BẢO VỆ CHÍNH QUYỀN CÁCH MẠNG VÀ KHÁNG CHIẾN CHỐNG THỰC DÂN PHÁP XÂM LƯỢC (1945-1954)</b></p> <p>1. Xây dựng và bảo vệ chính quyền cách mạng 1945-1946</p> <p>2. Đường lối kháng chiến toàn quốc chống thực dân Pháp xâm lược và quá trình tổ chức thực hiện từ năm 1946-1950</p> <p>3. Đẩy mạnh cuộc kháng chiến chống thực dân Pháp xâm lược và quá trình tổ chức thực hiện từ năm 1946 đến năm 1950</p> <p>4. Ý nghĩa lịch sử và kinh nghiệm của Đảng trong lãnh đạo kháng chiến chống thực dân Pháp và can thiệp Mỹ</p> <p><b>Dạy:</b> Chấm thuyết trình &amp; phản biện</p> <p><b>Học ở lớp:</b> Các nhóm thuyết trình tại lớp</p> <p><b>II. LÃNH ĐẠO XÂY DỰNG</b></p>	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>



			<p>CHỦ NGHĨA XÃ HỘI Ở MIỀN BẮC VÀ KHÁNG CHIẾN CHỐNG ĐẾ QUỐC MỸ XÂM LƯỢC, GIẢI PHÓNG MIỀN NAM, THỐNG NHẤT ĐẤT NƯỚC (1954-1975)</p> <ol style="list-style-type: none"> <li>1. Lãnh đạo cách mạng hai miền giai đoạn 1954-1965</li> <li>2. Lãnh đạo cách mạng cả nước giai đoạn 1965-1975</li> <li>3. Ý nghĩa và kinh nghiệm lãnh đạo của Đảng trong cuộc kháng chiến chống Mỹ, cứu nước 1954-1975</li> </ol> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 2</p>	
5	<p><b>Chương 3</b> ĐẢNG LÃNH ĐẠO CẢ NƯỚC QUÁ ĐỘ LÊN CHỦ NGHĨA XÃ HỘI VÀ TIẾN HÀNH CÔNG CUỘC ĐỔI MỚI (1975-2018)</p>	<p>LO.4 LO.5</p>	<p><b>Dạy:</b></p> <p>I. ĐẢNG LÃNH ĐẠO CẢ NƯỚC XÂY DỰNG CHỦ NGHĨA XÃ HỘI VÀ BẢO VỆ TỔ QUỐC (1975-1986)</p> <ol style="list-style-type: none"> <li>1. Xây dựng chủ nghĩa xã hội và bảo vệ Tổ quốc 1975-1981</li> <li>2. Đại hội đại biểu toàn quốc lần thứ V của Đảng và các bước đột phá tiếp tục đổi mới kinh tế 1982-1986</li> </ol> <p><b>Dạy:</b> Chấm thuyết trình &amp; phản biện</p> <p><b>Học ở lớp:</b> Thảo luận tại lớp</p> <p>II. LÃNH ĐẠO CÔNG CUỘC ĐỔI MỚI, ĐẨY MẠNH CÔNG NGHIỆP HÓA, HIỆN ĐẠI HÓA VÀ HỘI NHẬP QUỐC TẾ (1986-2018)</p> <ol style="list-style-type: none"> <li>1. Đổi mới toàn diện, đưa đất nước ra khỏi khủng hoảng kinh tế - xã hội 1986-1996</li> <li>2. Tiếp tục công cuộc đổi mới, đẩy mạnh công nghiệp hóa, hiện đại hóa và hội nhập quốc tế 1996-2018</li> <li>3. Thành tựu, kinh nghiệm của công cuộc đổi mới</li> </ol> <p><b>TỔNG LUẬN</b></p>	<p>Thảo luận nhóm (DIC)</p> <p>Thi cuối kỳ (FEX)</p> 

			1. Những thắng lợi vĩ đại của cách mạng Việt Nam 2. Những bài học lớn về sự lãnh đạo của Đảng <b>Học ngoài lớp:</b> Hoàn thiện bài thuyết trình
--	--	--	---

### 7. Đánh giá môn học

ST T	Mã	Tên	Mô tả	Tỷ trọng	Hình thức	LO
1	GH W	Thuyết trình nhóm	Thuyết trình nhóm về đề tài đã phân công	20%	Thuyết trình và bản báo cáo nhóm	LO.3 LO.4 LO.5
2	Quiz	Bài thi giữa kỳ	Thi theo đề thi chung	30%	Tự luận	LO.1 LO.2;
3	DIC	Thảo luận tại lớp (Discussion in Class)	Điểm thảo luận được tính theo phương pháp tương đối. SV có số lần thảo luận tại lớp nhiều nhất sẽ được điểm tối đa, điểm của các bạn khác được tính dựa theo bạn có số lần thảo luận cao nhất.	Cộng tối đa 1 điểm vào bài thi cuối kỳ	Phát biểu/đặt câu hỏi trên lớp hoặc phiếu trả lời trong các nghiên cứu tình huống tại lớp	
4	FEX	Thi cuối kỳ	Đề thi bao quát toàn bộ nội dung môn học	50%	Trắc nghiệm	LO.2; LO.3; LO.4;
			<b>Tổng cộng</b>	<b>100%</b>		

### 8. Tiêu chí đánh giá chuẩn đầu ra môn học

TT	Chuẩn đầu ra	Nội dung	Phương pháp	Tiêu chí đánh giá
LO.1	- Nắm được đối tượng, mục đích học tập, nghiên cứu và một số yêu cầu cơ bản về phương pháp học tập, nghiên cứu	Chương nhập môn	Thi giữa kỳ (Quiz)	Ngân hàng đề thi của GV
LO.2	Hiểu rõ quá trình ra đời của Đảng Cộng sản Việt Nam (1920-1930),	Chương 1	Thi giữa kỳ (Quiz)	Ngân hàng đề thi của GV

	nội dung cơ bản, giá trị lịch sử của Cương lĩnh chính trị đầu tiên của Đảng và quá trình Đảng lãnh đạo cuộc đấu tranh giành độc lập, giành chính quyền (1930-1945)			
LO.3 LO.5	Nắm rõ quá trình lãnh đạo của Đảng đối với hai cuộc kháng chiến chống thực dân Pháp và đế quốc Mỹ xâm lược, hoàn thành giải phóng dân tộc, thống nhất đất nước thời kỳ 1945-1975	Chương 2	Thuyết trình nhóm (GHW)  Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm  Ngân hàng đề thi của GV
LO.4 LO.5	Hiểu được quá trình phát triển đường lối và sự lãnh đạo của Đảng đưa cả nước quá độ lên chủ nghĩa xã hội và tiến hành công cuộc đổi mới từ sau ngày thống nhất đất nước năm 1975 đến nay. Từ đó rút ra được những thắng lợi và những bài học kinh nghiệm trong quá trình lãnh đạo cách mạng của Đảng.	Chương 3	Thảo luận tại lớp (Discussion in Class) Thi cuối kỳ (FEX)	Ngân hàng đề thi của GV



### 9. Một số lưu ý khác:

- Khi có các thắc mắc liên quan môn học, sinh viên có thể liên lạc với quản lý Bộ môn Hồ Chí Minh học & Lịch sử Đảng và Khoa Chính trị - Hành chính qua email: [daotao.spas@vnuhcm.edu.vn](mailto:daotao.spas@vnuhcm.edu.vn)
- Quy định về Bài thuyết trình nhóm GHW

Thành lập nhóm: 5 sinh viên/nhóm. Hạn chót đăng ký đề tài nhóm Quản lý trên forum là Buổi 2.

Tuần 4 thuyết trình theo thứ tự. Lưu ý các nhóm cần có mặt đủ và mang theo tất cả các tài liệu liên quan đến GHW khi đi thuyết trình.

Hình thức nộp bài: Nộp file và biên bản làm việc nhóm qua mail cho GV

- Quy định về giờ giấc, chuyên cần, kỷ luật trong khóa học: Lên lớp đúng giờ, dự tối thiểu 80% thời gian học trên lớp (chỉ được phép vắng mặt tối đa 20% số tiết học). Nếu vắng quá số tiết quy định sẽ bị cấm thi theo quy chế. Có đầy đủ điểm kiểm tra, điểm thi kết thúc học phần & nhiệt tình thảo luận, phát biểu xây dựng bài, nghiêm túc trong giờ học./.

TP. Hồ Chí Minh, ngày 07 tháng 02 năm 2020

**KT. TRƯỞNG KHOA  
PHÓ TRƯỞNG KHOA**

   
TS. Nguyễn Đình Quốc Cường



## ĐỀ CƯƠNG CHI TIẾT MÔN HỌC

**Tư tưởng Hồ Chí Minh**  
 (Ho Chi Minh's Thoughts)

### 1. Thông tin chung

Tên môn học (tiếng Việt):	Tư tưởng Hồ Chí Minh
Tên môn học (tiếng Anh):	Ho Chi Minh's Thoughts
Mã số môn học:	PE019 IU
Thuộc khối kiến thức:	Cơ sở
Số tín chỉ:	2
<i>Số tiết lý thuyết:</i>	<i>20 (trên lớp)</i>
<i>Số tiết thực hành:</i>	<i>10 (trên lớp)</i>
<i>Số tiết tự học:</i>	<i>90 (về nhà)</i>
Môn học trước:	1. Triết học Mác – Lênin, 2. Kinh tế chính trị Mác – Lênin, 3. Chủ nghĩa xã hội khoa học
Giảng viên phụ trách	Khoa Chính trị - Hành chính, ĐHQG-HCM

### 2. Mục đích/mục tiêu môn học (Course Purposes/Aims)

**2.1. Về kiến thức:** Trang bị cho sinh viên những kiến thức cơ bản về khái niệm, nguồn gốc, quá trình hình thành và phát triển tư tưởng Hồ Chí Minh; những nội dung cơ bản của tư tưởng Hồ Chí Minh; sự vận dụng của Đảng Cộng sản Việt Nam trong cách mạng dân tộc dân chủ và cách mạng xã hội chủ nghĩa, trong công cuộc đổi mới đất nước hiện nay.

**2.2. Về kỹ năng:** Giúp cho sinh viên khả năng tư duy, phân tích, đánh giá, vận dụng sáng tạo tư tưởng Hồ Chí Minh vào giải quyết các vấn đề trong thực tiễn đời sống, học tập và công tác.

**2.3. Về thái độ:** Giúp sinh viên nâng cao về bản lĩnh chính trị, yêu nước, trung thành với mục tiêu, lý tưởng độc lập dân tộc gắn liền với chủ nghĩa xã hội; nhận thức được vai trò, giá trị của tư tưởng Hồ Chí Minh đối với Đảng và dân tộc Việt Nam; thấy được trách nhiệm của bản thân trong việc học tập, rèn luyện để góp phần vào xây dựng và bảo vệ Tổ quốc.



### 3. Mô tả môn học (Course Outlines)

Môn học trang bị cho sinh viên những kiến thức cơ bản về: Đối tượng, phương pháp nghiên cứu và ý nghĩa học tập môn tư tưởng Hồ Chí Minh; về cơ sở, quá trình hình thành và phát triển tư tưởng Hồ Chí Minh; về độc lập dân tộc và chủ nghĩa xã hội; về Đảng Cộng sản và Nhà nước Việt Nam; về đại đoàn kết dân tộc và đoàn kết quốc tế; về văn hóa, đạo đức, con người.

### 4. Tài liệu phục vụ học tập:

- Bộ Giáo dục và Đào tạo (2019), *Giáo trình Tư tưởng Hồ Chí Minh*, Nxb. Chính trị quốc gia, Hà Nội.

- Khoa Chính trị - Hành chính, ĐHQG-HCM, *Tài liệu hướng dẫn học tập Tư tưởng Hồ Chí Minh*

- Hồ Chí Minh (2011), *Toàn tập*, Nxb. Chính trị quốc gia Sự thật, Hà Nội.

- Hồ Chí Minh (2016), *Biên niên tiểu sử*, Nxb. Chính trị quốc gia Sự thật, Hà Nội.

### 5. Chuẩn đầu ra môn học (Course Learning Outcomes)

Chuẩn đầu ra	Mô tả	Tiêu chí đánh giá	Mục tiêu môn học	Chuẩn đầu ra CDIO CTĐT	Mức độ giảng dạy (I/T/U)
<b>5.1. Kiến thức</b>					
LO.1	KHÁI NIỆM, ĐỐI TƯỢNG, PHƯƠNG PHÁP NGHIÊN CỨU VÀ Ý NGHĨA HỌC TẬP MÔN TƯ TƯỞNG HỒ CHÍ MINH	LO.1.1 – Nắm được khái niệm tư tưởng Hồ Chí Minh	2.1	1.1.3	I3
		LO.1.2 – Nắm rõ được đối tượng nghiên cứu.	2.1		
		LO.1.3 - Nắm được một số yêu cầu cơ bản về phương pháp học tập, nghiên cứu môn học tư tưởng Hồ Chí Minh.	2.1		
		LO.1.4 - Nắm được ý nghĩa học tập, nghiên cứu môn học tư tưởng đối với sinh viên.	2.1		
LO.2	CƠ SỞ, QUÁ TRÌNH HÌNH THÀNH VÀ PHÁT TRIỂN TƯ TƯỞNG HỒ CHÍ MINH	LO. 2.1 - Hiểu rõ được cơ sở thực tiễn, tiền đề lý luận và nhân tố chủ quan hình thành tư tưởng Hồ Chí Minh	2.1	1.1.3	I4
		LO.2.2 – Hiểu rõ được quá trình hình thành và phát triển tư tưởng Hồ Chí Minh.	2.1		
		LO.2.3 – Nắm được giá trị tư tưởng			



		Hồ Chí Minh đối với cách mạng Việt Nam và sự phát triển tiến bộ của nhân loại.	2.1		
LO.3	TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐỘC LẬP DÂN TỘC VÀ CHỦ NGHĨA XÃ HỘI	LO.3.1 – Nhận thức được bản chất khoa học, cách mạng và những sáng tạo tư tưởng Hồ Chí Minh về độc lập dân tộc và cách mạng giải phóng dân tộc.	2.1	1.1.3	I3
		LO.3.2 – Nắm được quan điểm của Hồ Chí Minh về tính tất yếu đi lên chủ nghĩa xã hội, xây dựng chủ nghĩa xã hội và thời kỳ quá độ lên chủ nghĩa xã hội ở Việt Nam.	2.1		
		LO.3.3 – Nắm được quan điểm Hồ Chí Minh về mối quan hệ giữa độc lập dân tộc và chủ nghĩa xã hội.	2.1	1.1.3	T4
		LO.3.4 – Vận dụng tư tưởng Hồ Chí Minh về độc lập dân tộc gắn liền với chủ nghĩa xã hội trong sự nghiệp cách mạng hiện nay.	2.1		
LO.4	TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐẢNG CỘNG SẢN VIỆT NAM VÀ NHÀ NƯỚC CỦA NHÂN DÂN, DO NHÂN DÂN, VÌ NHÂN DÂN	LO.4.1 – Nắm được nội dung cơ bản tư tưởng Hồ Chí Minh về Đảng Cộng sản Việt Nam	2.1	1.1.3	I4
		LO.4.2 - Nắm được nội dung cơ bản tư tưởng Hồ Chí Minh về nhà nước của nhân dân, do nhân dân, vì nhân dân	2.1		I4
		LO.4.3 – Vận dụng tư tưởng Hồ Chí Minh vào công tác xây dựng Đảng và xây dựng Nhà nước.	2.1		T4
LO.5	TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐẠI ĐOÀN KẾT TOÀN DÂN TỘC VÀ ĐOÀN KẾT QUỐC TẾ	LO.5.1 – Hiểu được những quan điểm cơ bản của tư tưởng Hồ Chí Minh về đại đoàn kết toàn dân tộc.	2.1	1.1.3	I4
		LO.5.2 – Hiểu được những quan điểm cơ bản của tư tưởng Hồ Chí Minh về đoàn kết quốc tế.	2.1		T4
		LO.5.3 – Vận dụng tư tưởng Hồ Chí Minh về đại đoàn kết dân tộc và đoàn kết quốc tế trong giai đoạn hiện nay	2.1		
LO.6	TƯ TƯỞNG HỒ CHÍ MINH VỀ VĂN HÓA, ĐẠO ĐỨC, CON NGƯỜI	LO.6.1 – Nắm được kiến thức cơ bản tư tưởng Hồ Chí Minh về văn hóa.	2.1	1.1.3	I4
		LO.6.2 – Nắm được kiến thức cơ bản tư tưởng Hồ Chí Minh về đạo đức mới (đạo đức cách mạng).	2.1		



		LO.6.3 – Nắm được kiến thức cơ bản tư tưởng Hồ Chí Minh về văn hóa.	2.1		I4
		LO.6.4 – Vận dụng tư tưởng Hồ Chí Minh về văn hóa, đạo đức, con người trong việc xây dựng văn hóa, đạo đức, con người Việt Nam hiện nay.	2.1		T4
<b>5.2. Kỹ năng</b>					
LO.7	THỂ HIỆN KHẢ NĂNG TƯ DUY, PHÂN TÍCH, ĐÁNH GIÁ, TRANH LUẬN, PHẢN BIỆN, LÀM VIỆC NHÓM	LO.7.1 Có kỹ năng tư duy, phân tích, đánh giá tư tưởng Hồ Chí Minh.  LO.7.2. Có kỹ năng trình bày, thuyết minh, phản biện, tranh luận, hùng biện những tri thức lý luận đang học tập, nghiên cứu dựa trên thực tiễn  LO.7.3. Có kỹ năng vận dụng sáng tạo tư tưởng Hồ Chí Minh vào giải quyết các vấn đề trong thực tiễn đời sống, học tập và công tác.	2.2  2.2  2.2	2.1.1 2.3.1  2.4.4  2.5 3.1.5	U4
<b>5.3. Thái độ</b>					
LO.7	THỂ HIỆN Ý THỨC, NHẬN THỨC TRONG VÀ SAU KHI HỌC TẬP	LO.6.1. Nhận thức được vai trò, giá trị của tư tưởng Hồ Chí Minh đối với Đảng và dân tộc Việt Nam.  LO.6.2. Có bản lĩnh chính trị, yêu nước, trung thành với mục tiêu, lý tưởng độc lập dân tộc gắn liền với chủ nghĩa xã hội.  LO.6.3. Thấy được trách nhiệm của bản thân trong việc học tập, nghiên cứu, vận dụng trong cuộc sống, góp phần vào sự nghiệp xây dựng và bảo vệ Tổ quốc.	2.3  2.3  2.3	3.1	U3



### 6. Kế hoạch giảng dạy theo buổi học (Course Plan):

Buổi (3 tiết)	Nội dung giảng dạy	LO	Hoạt động dạy và học	Đánh giá
1		LO.1,	Dạy:	

(1 tiết)	<b>Giới thiệu về môn học</b>	<b>LO.5;</b>	<ul style="list-style-type: none"> <li>- Giới thiệu đề cương môn học</li> <li>- Giới thiệu nội dung đề tài thuyết trình nhóm GHW).</li> </ul> <p><b>Học ở lớp:</b></p> <ul style="list-style-type: none"> <li>- Chia nhóm (5 SV/nhóm)</li> <li>- Giới thiệu nhóm học tập</li> </ul> <p><b>Học ngoài lớp:</b></p> <ul style="list-style-type: none"> <li>- Chọn đề tài thuyết trình của nhóm (GHW).</li> <li>- Đọc trước tài liệu chương 1.</li> </ul>	
2	<p><b>Chương 1</b></p> <p><b>KHÁI NIỆM, ĐỐI TƯỢNG, PHƯƠNG PHÁP NGHIÊN CỨU VÀ Ý NGHĨA HỌC TẬP MÔN TƯ TƯỞNG HỒ CHÍ MINH</b></p>	LO.1;	<p><b>Dạy:</b></p> <p>I. KHÁI NIỆM TƯ TƯỞNG HỒ CHÍ MINH</p> <p>II. ĐỐI TƯỢNG NGHIÊN CỨU MÔN HỌC TƯ TƯỞNG HỒ CHÍ MINH</p> <p>III. PHƯƠNG PHÁP NGHIÊN CỨU</p> <p>3. Phương pháp luận của việc nghiên cứu tư tưởng Hồ Chí Minh</p> <p>4. Một số phương pháp cụ thể</p> <p>IV. Ý NGHĨA CỦA VIỆC HỌC TẬP MÔN HỌC TƯ TƯỞNG HỒ CHÍ MINH</p> <p>1. Góp phần nâng cao năng lực tư duy lý luận</p> <p>2. Giáo dục và thực hành đạo đức cách mạng, củng cố niềm tin khoa học gắn liền với trau dồi tình cảm cách mạng, bồi dưỡng lòng yêu nước</p> <p>3. Xây dựng, rèn luyện phương pháp và phong cách công tác.</p> <p><b>Học ở lớp:</b> Trao đổi, phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b></p> <ul style="list-style-type: none"> <li>- Phác thảo nội dung thuyết trình nhóm GHW</li> <li>- Đọc trước tài liệu chương 2.</li> </ul>	
3	<p><b>Chương 2</b></p> <p><b>CƠ SỞ, QUÁ TRÌNH HÌNH THÀNH VÀ PHÁT TRIỂN TƯ TƯỞNG HỒ CHÍ</b></p>	LO.2	<p><b>Dạy:</b></p> <p>I. CƠ SỞ HÌNH THÀNH TƯ TƯỞNG HỒ CHÍ MINH</p> <p>1. Cơ sở thực tiễn</p> <p>2. Cơ sở lý luận</p>	<p>Thi giữa kỳ (Quiz)</p> <p>Thi cuối kỳ (FEX)</p>



	MINH		<p>3. Nhân tố chủ quan</p> <p><b>II. QUÁ TRÌNH HÌNH THÀNH VÀ PHÁT TRIỂN TƯ TƯỞNG HỒ CHÍ MINH</b></p> <p>1. Thời kỳ trước ngày 5 – 6-1911: Hình thành tư tưởng yêu nước và có chí hướng tìm con đường mới</p> <p>2. Thời kỳ từ năm 1911 đến cuối năm 1920: Dần dần hình thành tư tưởng cứu nước, giải phóng dân tộc Việt Nam theo con đường cách mạng vô sản</p> <p>3. Thời kỳ từ cuối năm 1920 đến đầu năm 1930: Hình thành những nội dung cơ bản tư tưởng về cách mạng Việt Nam</p> <p>4. Thời kỳ đầu năm 1930 đến đầu năm 1941: Vượt qua thử thách, giữ vững đường lối, phương pháp cách mạng Việt Nam đúng đắn, sáng tạo</p> <p>5. Thời kỳ từ đầu năm 1941 đến tháng 9 – 1969: Tư tưởng Hồ Chí Minh tiếp tục phát triển, hoàn thiện, soi đường cho sự nghiệp cách mạng của Đảng và nhân dân ta</p> <p><b>III. GIÁ TRỊ TƯ TƯỞNG HỒ CHÍ MINH</b></p> <p>1. Đối với cách mạng Việt Nam</p> <p>2. Đối với sự phát triển tiến bộ của nhân loại</p> <p><b>Học ở lớp:</b> Thảo luận và phát biểu trên lớp</p> <p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 3</p>	
4	<p><b>Chương 3</b></p> <p>TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐỘC LẬP DÂN TỘC GẮN LIỀN VỚI CHỦ NGHĨA XÃ HỘI</p>	<p>LO.3</p> <p>LO.5</p>	<p><b>Dạy:</b></p> <p><b>I. TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐỘC LẬP DÂN TỘC</b></p> <p>1. Vấn đề độc lập dân tộc</p> <p>2. về cách mạng giải phóng dân tộc</p> <p><b>Dạy:</b> Chấm thuyết trình &amp; phản</p>	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>

biện

**Học ở lớp:** Các nhóm thuyết trình tại lớp

**II. TƯ TƯỞNG HỒ CHÍ MINH VỀ CHỦ NGHĨA XÃ HỘI VÀ XÂY DỰNG CHỦ NGHĨA XÃ HỘI Ở VIỆT NAM**

1. Tư tưởng Hồ Chí Minh về chủ nghĩa xã hội
2. Tư tưởng Hồ Chí Minh về xây dựng chủ nghĩa xã hội ở Việt Nam
3. Tư tưởng Hồ Chí Minh về thời kỳ quá độ lên chủ nghĩa xã hội ở Việt Nam

**III. TƯ TƯỞNG HỒ CHÍ MINH VỀ MỐI QUAN HỆ GIỮA ĐỘC LẬP DÂN TỘC VÀ CHỦ NGHĨA XÃ HỘI**

1. Độc lập dân tộc là cơ sở, tiền đề để tiến lên chủ nghĩa xã hội
2. Chủ nghĩa xã hội là điều kiện để đảm bảo nền độc lập dân tộc vững chắc


**IV. VẬN DỤNG TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐỘC LẬP DÂN TỘC GẮN LIỀN VỚI CHỦ NGHĨA XÃ HỘI TRONG SỰ NGHIỆP CÁCH MẠNG VIỆT NAM GIAI ĐOẠN HIỆN NAY**

1. Kiên định mục tiêu và con đường cách mạng mà Hồ Chí Minh đã xác định
2. Phát huy sức mạnh dân chủ xã hội chủ nghĩa
3. Cùng cố, kiện toàn, phát huy sức mạnh và hiệu quả hoạt động của toàn hệ thống chính trị
4. Đấu tranh chống những biểu hiện suy thoái về tư tưởng chính trị, đạo đức, lối sống và "tự diễn biến", "tự chuyển hóa" trong nội bộ



			<p><b>Học ngoài lớp:</b> Đọc trước tài liệu chương 4</p>	
5	<p><b>Chương 4</b>  <b>TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐẢNG CỘNG SẢN VIỆT NAM VÀ NHÀ NƯỚC CỦA NHÂN DÂN, DO NHÂN DÂN VÀ VÌ NHÂN DÂN</b></p>	<p>LO.4  LO.5</p>	<p><b>Dạy:</b></p> <p>I. TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐẢNG CỘNG SẢN VIỆT NAM</p> <ol style="list-style-type: none"> <li>1. Tính tất yếu và vai trò lãnh đạo của Đảng Cộng sản Việt Nam</li> <li>2. Đảng phải trong sạch, vững mạnh</li> </ol> <p><b>Dạy:</b> Chấm thuyết trình &amp; phản biện</p> <p><b>Học ở lớp:</b> Thảo luận tại lớp</p> <p>II. TƯ TƯỞNG HỒ CHÍ MINH VỀ NHÀ NƯỚC CỦA NHÂN DÂN, DO NHÂN DÂN, VÌ NHÂN DÂN</p> <ol style="list-style-type: none"> <li>1. Nhà nước dân chủ</li> <li>2. Nhà nước pháp quyền</li> <li>3. Nhà nước trong sạch, vững mạnh</li> </ol> <p>III. VẬN DỤNG TƯ TƯỞNG HỒ CHÍ MINH VÀO CÔNG TÁC XÂY DỰNG ĐẢNG VÀ XÂY DỰNG NHÀ NƯỚC</p> <ol style="list-style-type: none"> <li>1. Xây dựng Đảng thật sự trong sạch, vững mạnh</li> <li>2. Xây dựng Nhà nước</li> </ol> <p><b>Học ngoài lớp:</b> Hoàn thiện bài thuyết trình</p>	<p>Thảo luận nhóm (DIC)</p> <p>Thi cuối kỳ (FEX)</p>
6	<p><b>Chương 5</b>  <b>TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐẠI ĐOÀN KẾT DÂN TỘC VÀ ĐOÀN KẾT QUỐC TẾ</b></p>		<p><b>Dạy:</b></p> <p>I. TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐẠI ĐOÀN KẾT DÂN TỘC</p> <ol style="list-style-type: none"> <li>1. Vai trò của đại đoàn kết dân tộc</li> <li>2. Lực lượng của khối đại đoàn kết dân tộc</li> <li>3. Điều kiện để xây dựng khối đại đoàn kết toàn dân tộc</li> <li>4. Hình thức, nguyên tắc tổ chức của khối đại đoàn kết dân tộc – Mặt trận dân tộc thống</li> </ol>	



		<p>nhất</p> <p>5. Phương thức xây dựng khối đại đoàn kết dân tộc</p> <p><b>Dạy:</b> Châm thuyết trình &amp; phân biện</p> <p><b>Học ở lớp:</b> Thảo luận tại lớp</p> <p><b>II. TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐOÀN KẾT QUỐC TẾ</b></p> <p>1. Sự cần thiết phải đoàn kết quốc tế</p> <p>2. Lực lượng đoàn kết quốc tế và hình thức tổ chức</p> <p>3. Nguyên tắc đoàn kết quốc tế</p> <p><b>III. VẬN DỤNG TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐẠI ĐOÀN KẾT DÂN TỘC VÀ ĐOÀN KẾT QUỐC TẾ TRONG GIAI ĐOẠN HIỆN NAY</b></p> <p>1. Quán triệt tư tưởng Hồ Chí Minh về đại đoàn kết dân tộc và đoàn kết quốc tế trong hoạch định chủ trương, đường lối của Đảng</p> <p>2. xây dựng khối đại đoàn kết toàn dân tộc trên nền tảng liên minh công – nông – trí thức dưới sự lãnh đạo của Đảng</p> <p>3. Đại đoàn kết dân tộc phải kết hợp với đoàn kết quốc tế</p>	
7	<p><b>Chương 6</b></p> <p><b>TƯ TƯỞNG HỒ CHÍ MINH VỀ VĂN HÓA, ĐẠO ĐỨC, CON NGƯỜI</b></p>	<p><b>Dạy:</b></p> <p><b>I. TƯ TƯỞNG HỒ CHÍ MINH VỀ VĂN HÓA</b></p> <p>1. Một số nhận thức chung về văn hóa và quan niệm giữa văn hóa với các lĩnh vực khác</p> <p>2. Quan điểm của Hồ Chí Minh về vai trò của văn hóa</p> <p>3. Quan điểm của Hồ Chí Minh về xây dựng nền văn hóa mới</p> <p><b>Dạy:</b> Châm thuyết trình &amp; phân biện</p> <p><b>Học ở lớp:</b> Thảo luận tại lớp</p> <p><b>II. TƯ TƯỞNG HỒ CHÍ MINH VỀ ĐẠO ĐỨC</b></p> <p>1. Quan điểm về vai trò và sức mạnh của đạo đức cách mạng</p>	

			<p>2. Quan điểm về những chuẩn mực đạo đức cách mạng</p> <p>3. Quan điểm về những nguyên tắc xây dựng đạo đức cách mạng</p> <p><b>III. TƯ TƯỞNG HỒ CHÍ MINH VỀ CON NGƯỜI</b></p> <p>1. Quan niệm Hồ Chí Minh về con người</p> <p>2. Quan niệm của Hồ Chí Minh về vai trò của con người</p> <p>3. Quan niệm Hồ Chí Minh về xây dựng con người</p> <p><b>IV. XÂY DỰNG VĂN HÓA, ĐẠO ĐỨC, CON NGƯỜI VIỆT NAM HIỆN NAY THEO TƯ TƯỞNG HỒ CHÍ MINH</b></p> <p>1. Xây dựng và phát triển văn hóa, con người</p> <p>2. Về xây dựng đạo đức cách mạng</p>	
--	--	--	---	--

### 7. Đánh giá môn học

ST T	Mã	Tên	Mô tả	Tỷ trọng	Hình thức	LO
1	GH W	Thuyết trình nhóm	Thuyết trình nhóm về đề tài đã phân công	150%	Thuyết trình và bản báo cáo nhóm	LO.2; LO.3; LO.4; LO.5; LO.6.
2	Quiz	Bài thi giữa kỳ	Giảng viên cho thi	20%	Trắc nghiệm (đề đóng) hoặc tự luận (đề mở)	LO.2; LO.3.
3	DIC	Thảo luận tại lớp (Discussion in Class)	Điểm thảo luận được tính theo phương pháp tương đối. SV có số lần thảo luận tại lớp nhiều nhất sẽ được điểm tối đa, điểm của các bạn khác được tính dựa theo bạn có số lần thảo luận cao nhất.	15%	Phát biểu/đặt câu hỏi trên lớp hoặc phiếu trả lời trong các nghiên cứu tình huống tại lớp	LO.3; LO.4; LO.5; LO.6.

4	FEX	Thi cuối kỳ	Thi đề chung Đề thi bao quát toàn bộ nội dung môn học	50%	Tự luận (đề mở)	LO.2; LO.3; LO.4; LO.5; LO.6.
			<b>Tổng cộng</b>	<b>100%</b>		

### 8. Tiêu chí đánh giá chuẩn đầu ra môn học

TT	Chuẩn đầu ra	Nội dung	Phương pháp	Tiêu chí đánh giá
LO.1	- Hiểu được khái niệm tư tưởng Hồ Chí Minh. - Nắm được đối tượng; phương pháp nghiên cứu tư tưởng Hồ Chí Minh và ý nghĩa học tập môn tư tưởng Hồ Chí Minh.	Chương 1	Hỏi - Đáp	Cộng điểm
LO.2	- Hiểu rõ cơ sở, quá trình hình thành và phát triển tư tưởng Hồ Chí Minh. - Nắm được giá trị tư tưởng Hồ Chí Minh đối với cách mạng Việt Nam và thế giới.	Chương 2	Thi giữa kỳ (Quiz)	Đề thi của GV
LO.3	- Nắm rõ nội dung tư tưởng Hồ Chí Minh về độc lập dân tộc và chủ nghĩa xã hội; mối quan hệ giữa độc lập dân tộc và chủ nghĩa xã hội. - Hiểu được sự vận dụng tư tưởng Hồ về độc lập dân tộc và chủ nghĩa xã hội của Đảng Cộng sản Việt Nam và Nhà nước ta.	Chương 3	Thuyết trình nhóm (GHW)  Thi giữa kỳ (Quiz) Thi cuối kỳ (FEX)	Tiêu chí đánh giá thuyết trình nhóm  Đề thi của GV Ngân hàng đề thi của khoa Chính trị - Hành chính



LO.4	<ul style="list-style-type: none"> <li>- Nắm rõ nội dung tư tưởng Hồ Chí Minh về Đảng Cộng sản Việt nam và Nhà nước của dân, do dân, vì dân.</li> <li>- Hiểu được sự vận dụng của Đảng và Nhà nước ta vào công tác xây dựng Đảng và xây dựng Nhà nước.</li> </ul>	Chương 4	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>	<p>Tiêu chí đánh giá thuyết trình nhóm</p> <p>Ngân hàng đề thi của khoa Chính trị - Hành chính</p>
LO.5	<ul style="list-style-type: none"> <li>- Nắm được nội dung tư tưởng Hồ Chí Minh về đại đoàn kết toàn dân tộc và đại đoàn kết quốc tế.</li> <li>- Hiểu được sự vận dụng của Đảng và Nhà nước ta trong việc hoạch định chủ trương, đường lối, chính sách về đại đoàn kết dân tộc và đối ngoại.</li> </ul>	Chương 5	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>	<p>Tiêu chí đánh giá thuyết trình nhóm</p> <p>Ngân hàng đề thi của khoa Chính trị - Hành chính</p>
LO.6	<ul style="list-style-type: none"> <li>- Nắm được nội dung tư tưởng Hồ Chí Minh về văn hóa, đạo đức, con người.</li> <li>- Vận dụng tư tưởng Hồ Chí Minh về văn hóa, đạo đức và con người trong việc rèn luyện, tu dưỡng bản thân.</li> </ul>	Chương 6	<p>Thuyết trình nhóm (GHW)</p> <p>Thi cuối kỳ (FEX)</p>	<p>Tiêu chí đánh giá thuyết trình nhóm</p> <p>Ngân hàng đề thi của khoa Chính trị - Hành chính</p>



### 9. Một số lưu ý khác:

- Khi có các thắc mắc liên quan môn học, sinh viên có thể liên lạc với quản lý Bộ môn Hồ Chí Minh học & Lịch sử Đảng và Khoa Chính trị - Hành chính qua email: [daotao.spas@vnuhcm.edu.vn](mailto:daotao.spas@vnuhcm.edu.vn)
- Quy định về Bài thuyết trình nhóm GHW: Thành lập nhóm: 5 sinh viên/nhóm.
- + Hạn chót đăng ký đề tài nhóm Quản lý trên forum là Buổi 2.
- + Tuần 4 thuyết trình theo thứ tự. Lưu ý các nhóm cần có mặt đủ và mang theo tất cả các tài liệu liên quan đến GHW khi đi thuyết trình.
- + Hình thức nộp bài: Nộp file và biên bản làm việc nhóm qua mail cho GV
- Quy định về đánh giá môn học: theo Quy định về việc giảng dạy và học tập các môn Lý luận chính trị của khoa Chính trị - Hành chính.

TP. Hồ Chí Minh, ngày 07 tháng 02 năm 2020

**KT. TRƯỞNG KHOA  
PHÓ TRƯỞNG KHOA**

  
*Nguyễn Đình Quốc Cường*

**TS. Nguyễn Đình Quốc Cường**

HỒ CHÍ MINH

## SYLLABUS

## Engineering Ethics and Critical Thinking (PE022IU)

## 1. General Information

Course Title	
+ Vietnamese	Đạo đức kỹ sư và Tư duy phản biện
+ English	Engineering Ethics and Critical Thinking
Course ID	PE022IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
+ Lecture	3
+ Laboratory	0
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	Nil
Course standing in curriculum	Year 2 SEE undergrad program (see curriculum mapping in student handbook).

## 2. Course Description

This course is designed to introduce engineering students to the concepts, theory and practice of engineering ethics. It will allow students to explore the relationship between ethics and engineering and apply classical moral theory and decision making for engineering issues encountered in academic and professional careers.

Further, this course also provides the nature and techniques of thought as a basis for our claims, beliefs, and attitudes about the world. Specifically, the course includes the theory and practice of presenting arguments in oral and written forms, making deductive and inductive arguments, evaluating the validity or strength of arguments, detecting fallacies in arguments, and refuting fallacious argument.

### 3. Textbooks and references

#### Textbooks

- M. W. Martin and R. Schinzinger (2010). *Introduction to engineering ethics* McGraw-Hill Education 2<sup>nd</sup> edition
- Bassham, Irwin, Nardone, and Wallace, *Critical Thinking: A Student's Introduction*, 6<sup>th</sup> edition, McGraw-Hill Education, 2020

#### References

- C. B. Fleddermann. (2011). *Engineering Ethics*, Pearson 4th edition
- Moore, B.N. et al. (2009). *Critical Thinking*, 9th ed. McGraw-Hill.

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Having knowledge of the definition of engineering ethics, codes of ethics, ethic philosophies, intellectual property, copyright, fair use of copyrighted materials and research data, and critical thinking	2.5	Understand
G2	Using different problem-solving techniques to solve ethical dilemmas in considering social, environmental, legal aspects, safety and sustainability issues of engineering activities	2.1, 3.2, 2.5, 3.1	Apply
G3	Identify, construct, and evaluate deductive and inductive arguments in spoken and written forms to avoid barriers to critical thinking in various contexts	2.1, 2.5	Apply
G4	Develop professional skills including team working, presentation, and critical thinking to defend personal/group beliefs in respectful manners	3.2, 2.5, 3.1	Apply

### 5. Learning Outcomes

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	Having knowledge of the definition of engineering ethics, codes of ethics, ethic philosophies, intellectual property, copyright, fair use of copyrighted materials and research data, and critical thinking	2.5.1, 2.5.2	I,T
G2.1	Using different problem-solving techniques to solve ethical dilemmas in considering social, environmental, legal aspects, safety and sustainability issues of engineering activities	2.1.1, 2.1.4, 2.1.5, 3.2.3, 3.2.6, 2.5.1, 2.5.2, 3.1.1, 3.1.4	T,U
G3.1	Identify, construct, and evaluate deductive and inductive arguments in spoken and written forms to avoid barriers to critical thinking in various contexts	2.1.1, 2.1.4, 2.1.5, 2.5.1, 2.5.2,	T,U
G4.1	Develop professional skills including team working, presentation, and critical thinking to defend personal/group beliefs in respectful manners	3.2.3, 3.2.6, 2.5.1, 2.5.2, 3.1.1, 3.1.4	T,U

### 1) Course Assessment

<b>Assessment component (1)</b>	<b>Assessment (A.x.x) (2)</b>	<b>Learning Outcome (G.x.x) (3)</b>	<b>Percentage % (4)</b>
A1. Process assessment	A1.1 In-class quiz	G1.1, G2.1, G3.1, G4.1	10%
	A1.2 Homework/Presentation	G1.1, G2.1, G3.1, G4.1	20%
A2. Midterm assessment	A2.1 Mid-term Exam	G1.1, G2.1, G3.1	20%
A3. Final assessment	A3.1 Final exam	G1.1, G2.1, G3.1, G4.1	50%

### 2) Course Outline

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Assessments</b>	<b>Teaching and learning activities</b>	<b>Resources</b>
-------------	----------------	-------------------------	--------------------	---	------------------

1	Introduction to engineering professionalism and ethics Engineers in Society	G1.1		Lecture, Discussion	[1] Chapter 1, 4
2	Moral choices and codes of ethics	G1.1	HW1 and/or Quiz1	Lecture, HW1 and/or Quiz1	[1] Chapter 2
3, 4	Philosophical ethics Ethical problem-solving techniques	G1.1, G2.1	HW2 and/or Quiz2	Lecture, Presentation1	[1] Chapter 3, 4
5	Engineers at the Workplaces - Leadership	G1.1	Quiz3	Lecture, Discussion Quiz3	[1] Chapter 6
6	Truth in actions and words Academic and Research Ethics	G1.1, G2.1	Quiz4	Lecture, Quiz4	[1] Chapter 7
7, 8	Internet Ethics, Privacy Issues and Intellectual Property Rights Commitment to Safety	G1.1	Quiz5 Presentation 1	Lecture, Discussion Quiz5	[1] Chapter 5, 6, 13
9-10	MID-TERM EXAM	G1.1, G2.1	Written exam		
11	Environmental ethics Sustainable engineering	G1.1	Quiz6	Lecture, Discussion Quiz6	[1] Chapter 9
12	Introduction to critical thinking	G1.1, G3.1	Quiz7	Lecture, Discussion Quiz7	[2] Chapter 1
13	Basic logical concepts	G1.1, G3.1	Quiz8	Lecture, Discussion Quiz8	[2] Chapter 3
14	Logical fallacies	G3.1, G4.1	Quiz9	Lecture, Discussion Quiz9	[2] Chapter 5, 6
15, 16	Recognizing, analyzing, evaluating arguments	G3.1, G4.1	Quiz10 Presentation 2	Lecture, Discussion Quiz10	[2] Chapter 2, 7, 8
17	Review				
18-19	FINAL EXAM	G1.1, G3.1, G4.1	Written exam		

### 3) Course Policy


- **Assessment policy and grading:** the grading of this course is based on several elements as described in the following:

- **Exams:** There will be one midterm and a comprehensive final exam. All exams will be closed-book. Exams will cover the assigned reading material, lectures, and assignments. There are no make-up exams (except for special circumstances where written excuses and official proof are considered on a case-by-case basis).
- **Homework Policy:** Homework is to be handed in before the **beginning of class** on the session/day it is due. **No late homework will be accepted.** There will be on average one homework set every two weeks. Since assigned homework is an integral part of transferring course content to students, they are to be an **individual** effort but group discussions are encouraged for a better understanding of course material and solving homework. ***The student must receive a passing homework grade to pass the course.***
- **Grading Policy:** The overall course grades (letter grades from A to F) will be determined based on required standards and overall class distribution. The weights of the assignments and the examinations are:
  6. Quiz, Homework Assignments and Presentation (30%)
  7. Midterm exam (20%)
  8. Final exam (50%)
- **Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.
- **Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

#### 4) Course Coordinator/Lecturer

- 1) School of EE, Room: O2-206
- 2) Course Coordinator/Lecturer: Dr. Huynh Vo Trung Dung, Dr. Nguyen Hoai Nghia
- 3) Email: hvtdung@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh



# VIETNAM NATIONAL UNIVERSITY HCMC INTERNATIONAL UNIVERSITY

## COURSE SYLLABUS

### General Law

#### PE021IU

#### 1. General information

<b>Department</b>	Office of Academic Affairs
<b>Course classification</b>	Foundation course
<b>Course designation</b>	Face to face
<b>Semester(s) in which the course is taught</b>	All semesters in each academic year
<b>Person responsible for the course</b>	Dr. Vo Tuong Huan LLM. Bui Doan Danh Thao
<b>Language</b>	English
<b>Relation to curriculum</b>	Compulsory
<b>Teaching methods</b>	Student-centred approach
<b>Workload (incl. contact hours, self-study hours)</b>	(Estimated) Total workload: 60 Contact hours (lecture, in class discussions): 45 hours Private study including examination preparation, specified in hours <sup>1</sup> : 15
<b>Credit points</b>	3
<b>Required and recommended prerequisites for joining the course</b>	N/A

<sup>1</sup> When calculating contact time, each contact hour is counted as a full hour because the organisation of the schedule, moving from room to room, and individual questions to lecturers after the class, all mean that about 60 minutes should be counted.

<b>Course objectives</b>	<p>The overarching aims of this course are to:</p> <ul style="list-style-type: none"> <li>• Provide essential knowledge of Vietnamese legal system through integrated technology and real cases for social and cultural sustainability.</li> <li>• Raise awareness of responsibility toward others and how to stand for ending all types of legal violations, <b>especially corruption in various social contexts</b>.</li> <li>• Practice necessary skills to act as an ambassador to ensure social fairness and global equitable rights.</li> <li>• Use integrated online legal resources and communication tools to help the community to identify issues and develop countermeasures.</li> </ul>								
<b>Course learning outcomes</b>	<p>Upon the successful completion of this course, students will be able to:</p> <table border="1" data-bbox="512 645 1439 1570"> <thead> <tr> <th data-bbox="512 645 746 730"><b>Competency level</b></th> <th data-bbox="746 645 1439 730"><b>Course learning outcome (CLO)</b></th> </tr> </thead> <tbody> <tr> <td data-bbox="512 730 746 1122">Knowledge</td> <td data-bbox="746 730 1439 1122"> <p>CLO1. Apply appropriate legal knowledge in the Vietnamese legal system to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p> <p>CLO1.1. Apply general knowledge on state and law to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p> <p>CLO1.2. Apply principle legal norms in some law branches such as constitution, civil, criminal, labor and administrative law to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p> </td> </tr> <tr> <td data-bbox="512 1122 746 1328">Skill</td> <td data-bbox="746 1122 1439 1328"> <p>CLO2. Communicate knowledge in the Vietnamese legal system to encourage people to raise their legal rights aiming for fair social/cultural moves.</p> <p>CLO3. Integrate ICTs to solve legal issues in <b>various social contexts</b>.</p> </td> </tr> <tr> <td data-bbox="512 1328 746 1570">Attitude</td> <td data-bbox="746 1328 1439 1570"> <p>CLO4. Detect the responsibility to ensure social and cultural fairness, <b>including ending corruption</b>, in <b>various social contexts</b> through understanding importance of law in social contexts.</p> <p>CLO5. Respond to the base for coexistence in <b>various social contexts</b>.</p> </td> </tr> </tbody> </table>	<b>Competency level</b>	<b>Course learning outcome (CLO)</b>	Knowledge	<p>CLO1. Apply appropriate legal knowledge in the Vietnamese legal system to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p> <p>CLO1.1. Apply general knowledge on state and law to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p> <p>CLO1.2. Apply principle legal norms in some law branches such as constitution, civil, criminal, labor and administrative law to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p>	Skill	<p>CLO2. Communicate knowledge in the Vietnamese legal system to encourage people to raise their legal rights aiming for fair social/cultural moves.</p> <p>CLO3. Integrate ICTs to solve legal issues in <b>various social contexts</b>.</p>	Attitude	<p>CLO4. Detect the responsibility to ensure social and cultural fairness, <b>including ending corruption</b>, in <b>various social contexts</b> through understanding importance of law in social contexts.</p> <p>CLO5. Respond to the base for coexistence in <b>various social contexts</b>.</p>
<b>Competency level</b>	<b>Course learning outcome (CLO)</b>								
Knowledge	<p>CLO1. Apply appropriate legal knowledge in the Vietnamese legal system to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p> <p>CLO1.1. Apply general knowledge on state and law to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p> <p>CLO1.2. Apply principle legal norms in some law branches such as constitution, civil, criminal, labor and administrative law to solve legal issues in <b>various social contexts</b> for a fair sustainable lifelong being.</p>								
Skill	<p>CLO2. Communicate knowledge in the Vietnamese legal system to encourage people to raise their legal rights aiming for fair social/cultural moves.</p> <p>CLO3. Integrate ICTs to solve legal issues in <b>various social contexts</b>.</p>								
Attitude	<p>CLO4. Detect the responsibility to ensure social and cultural fairness, <b>including ending corruption</b>, in <b>various social contexts</b> through understanding importance of law in social contexts.</p> <p>CLO5. Respond to the base for coexistence in <b>various social contexts</b>.</p>								
<b>Content</b>	<p>The course will introduce students to Vietnamese legal systems. In particular, students will understand their rights and obligations in the Constitution, Criminal law, administrative law, civil law, labor law and enterprise law of Vietnam. From this, students will raise awareness towards their responsibility to ensure justice, <b>including ending corruption</b>, in society.</p>								
<b>Examination forms</b>	<p>Multiple choice questions Case-based exams Essay exams Oral exams</p>								

<b>Study and examination requirements</b>	<p>To pass this course, the students must:</p> <ul style="list-style-type: none"> <li>• Achieve a composite mark of at least 50; and</li> <li>• Make a satisfactory attempt at all assessment tasks (see below).</li> </ul> <p><b>GRADING POLICY</b></p> <p>Grades can be based on the following:</p> <table border="1" data-bbox="517 443 1453 651"> <tr> <td>Assignment</td> <td>20%</td> </tr> <tr> <td>Midterm examination</td> <td>30%</td> </tr> <tr> <td>Final examination</td> <td>50%</td> </tr> <tr> <td><b>Total</b></td> <td><b>100%</b></td> </tr> </table> <p><b>COURSE POLICIES</b></p> <p><b>Attendance</b></p> <p>Regular and punctual attendance at lectures and seminars is expected in this course. University regulations indicate that if students attend less than eighty percent of scheduled classes they may be refused final assessment. Exemptions may only be made on eligible medical grounds.</p> <p><b>Workload</b></p> <p>It is expected that the students will spend at least <i>six</i> hours per week studying this course. This time should be made up of reading, research, working on exercises and problems, and attending classes. In periods where they need to complete assignments or prepare for examinations, the workload may be greater.</p> <p>Over-commitment has been a cause of failure for many students. They should take the required workload into account when planning how to balance study with part-time jobs and other activities.</p> <p><b>General Conduct and Behaviour</b></p> <p>The students are expected to conduct themselves with consideration and respect for the needs of fellow students and teaching staff. Conduct which unduly disrupts or interferes with a class, such as ringing or talking on mobile phones, is not acceptable and students will be asked to leave the class. The use of laptops is also encouraged during law lessons only to search for materials online. More information on student conduct is available on <a href="#">the university webpage</a>.</p> <p><b>Keeping informed</b></p> <p>The students should take note of all announcements made in lectures or on the course's Blackboard, and another announced mean of communications. From time to time, the university will send important announcements to their university e-mail addresses without providing a paper copy. The students will be deemed to have received this information.</p> <p><b>Academic honesty and plagiarism</b></p> <p>Plagiarism is the presentation of the thoughts or work of another as one's own. Students are also reminded that careful time management is an important part of the study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for research, drafting, and</p>	Assignment	20%	Midterm examination	30%	Final examination	50%	<b>Total</b>	<b>100%</b>
Assignment	20%								
Midterm examination	30%								
Final examination	50%								
<b>Total</b>	<b>100%</b>								

	<p>the proper referencing of sources in preparing all assessment items. The university regards plagiarism as a form of academic misconduct and has very strict rules regarding plagiarism.</p> <p><b>Special consideration</b></p> <p>Requests for special consideration (for final examination only) must be made to the Office of Academic Affairs within one week after the examination. General policy and information on special consideration can be found at the Office of Academic Affairs. Absence on the Mid-term is not allowed, or in special cases approved by Lecturer can be replaced with relevant Assignment.</p> <p><b>Meeting up with the lecturers after classes</b></p> <p>Students must make an appointment via emails if they want to meet up with the lecturer after classes and be on time. If there are any changes to the scheduled time, students must inform the lecturer immediately.</p>
<p><b>Reading list</b></p>	<p>Please note that it is very important to gain familiarity with the subject matter in the readings and cases available on Blackboard and the internet <i>before</i> attendance in classes.</p> <p><b>Required Course Texts and Materials</b></p> <p><u>Legal Texts:</u></p> <ol style="list-style-type: none"> <li>1. Constitution of Vietnam - 2013</li> <li>2. Civil Code of Vietnam - 2015</li> <li>3. Criminal Code of Vietnam – 2015 (amended in 2017)</li> <li>4. Law on Handling of Administrative Violations 2012</li> <li>5. Law on Enterprises – 2020</li> <li>6. Labour Code 2019</li> <li>7. Law on anti-corruption 2018</li> </ol> <p>Available at <a href="https://luatvietnam.vn/">https://luatvietnam.vn/</a> or Blackboard</p> <p><u>Books:</u></p> <ul style="list-style-type: none"> <li>• PGS.TS. Phan Trung Hien, <i>Giáo trình Pháp Luật Đại cương</i>, NXB Chính Trị Quốc Gia Sự Thật 2022.</li> <li>• Mai Hong Quy (Chief Editor) (2<sup>nd</sup> 2017), <i>Introduction to Vietnamese Law</i>, Hong Duc Publishing House.</li> </ul> <p><u>Additional materials provided in Blackboard</u></p> <p>The lecturer will attempt to make lecture notes and additional reading available on Blackboard. However, this is not an automatic entitlement for students doing this subject. Note that this is not a distance learning course, and you are expected to attend lectures and take notes. This way, you will get the added benefit of class interaction and demonstration.</p> <p><b>Optional Course Texts and Materials</b></p> <p><u>Recommended Internet sites</u></p> <p><a href="#">UNCTAD</a> (United Nations Conference on Trade and Development)</p> <p><a href="#">WTO</a> (World Trade Organization)</p> <p><a href="#">MOIT - Vietnam</a> (Official website of Ministry of Industry and Trade)</p> <p><a href="#">MPI - Vietnam</a> (Official website of Ministry of Planning and Investment)</p>

	<p><b>Other Resources, Support and Information</b></p> <p>Additional learning assistance is available for students in this course and will be made available on Blackboard. Academic journal articles are available through connections via the <a href="#">VNU - Central Library</a>. Recommended articles will be duly informed to the students.</p> <p><b>Books:</b></p> <ul style="list-style-type: none"> <li>• Nguyen Phu Trong, <i>Kiên quyết, kiên trì đấu tranh phòng, chống tham nhũng, tiêu cực, góp phần xây dựng đảng và nhà nước ta ngày càng trong sạch, vững mạnh</i>, NXB Chính Trị Quốc Gia Sự Thật 2023.</li> <li>• University of Law Ho Chi Minh City, <i>Giáo trình luật Hiến pháp Việt nam</i>, NXB Hồng Đức 2023.</li> <li>• University of Law Ho Chi Minh City, <i>Giáo trình Luật hành chính</i>, NXB Hồng Đức 2022.</li> <li>• University of Law Ho Chi Minh City, <i>Giáo trình Luật hình sự Việt Nam</i>, NXB Hồng Đức 2022.</li> <li>• University of Law Ho Chi Minh City, <i>Giáo trình Luật dân sự Việt Nam</i>, NXB Hồng Đức 2022.</li> <li>• University of Law Ho Chi Minh City, <i>Giáo trình Luật lao động Việt Nam</i>, NXB Hồng Đức 2022.</li> <li>• University of Law Ho Chi Minh City, <i>Giáo trình pháp luật về chủ thể kinh doanh</i>, NXB Hồng Đức 2022.</li> </ul>
--	--

## 2. Learning Outcomes Matrix (optional)

The relationship between Course Learning Outcomes (SLO) (1-5) and Program/Student Learning Outcomes (PLO/SLO) (1 - 10) is shown in the following table:

SLO	PLO/SLO									
	1	2	3	4	5	6	7	8	9	10
1	R,M					R,M	R,M	R,M	R,M	R,M
2			R,M							
3			R,M							
4				R,M						
5					R,M					

*R: Reinforced*

*M: Mastery*

## 3. Planned learning activities and teaching methods

Week	Topic	CLO	Assessments	Learning activities	Resources
1	<b>Introduction to State</b> <ul style="list-style-type: none"> <li>• What is State?</li> <li>• Nature of state</li> <li>• Forms of state</li> <li>• Functions of state</li> <li>• Introduction to structure of Vietnamese state</li> </ul>	1-5 (level 1 - introduced)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPT - Introduction to Vietnamese legal system available on Blackboard

2	<b>Introduction to law?</b> <ul style="list-style-type: none"> <li>• What is law?</li> <li>• Nature of law</li> <li>• Forms of law</li> <li>• Structure of law</li> <li>• Categorization of legal system.</li> <li>• Enforcement</li> <li>• Breach of law and liabilities for breach of law</li> <li>• Introduction to structure of Vietnamese legal system</li> </ul>	1-5 (level 1 - introduced)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPT - Introduction to Vietnamese legal system available on Blackboard
3	<b>Constitutional Law</b> <ul style="list-style-type: none"> <li>• General introduction on Vietnamese Constitution and its nature and basic principles.</li> <li>• Political, economic and other regimes of Vietnam</li> <li>• Basic rights and responsibilities of citizens. Relationship between citizens and the State.</li> <li>• Structure, functions and duties of Vietnamese state, especially in prevention of corruption</li> </ul>	1-5 (Level R - reinforced)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPTs – Constitutional law available on Blackboard  Constitution 2013 available on Blackboard
4	<b>Constitutional Law (Cont)</b> <ul style="list-style-type: none"> <li>• Structure and functions and duties of Vietnamese state</li> <li>• Duties of the state in prevention of corruption</li> </ul>	1-5 (Level R - reinforced)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPTs – Constitutional law available on Blackboard  Constitution 2013 available on Blackboard
5	<b>Administrative Law</b> <ul style="list-style-type: none"> <li>• Definition and nature of administrative law</li> <li>• Administrative law violations</li> <li>• Liabilities for breach of administrative law, exemption from the liability</li> </ul>	1-5 (Level R - reinforced)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies and law on anti-corruption	PPT– Administrative law available on Blackboard  Law on handling administrative violations 2012, and Law on anti-corruption 2018 available on Blackboard
6	<b>Criminal Law</b> <ul style="list-style-type: none"> <li>• Definition and nature of criminal law</li> </ul>	1-5 (Level R - reinforced)	Tests Peer evaluations Class-performance	Discussions Case studies, especially cases related	PPT– Criminal law available on Blackboard

	<ul style="list-style-type: none"> <li>Crimes</li> <li>Punishments</li> </ul>		evaluations	to corruption	Criminal code 2015 available on Blackboard
7	<b>Criminal Law (Cont)</b> <ul style="list-style-type: none"> <li>Crimes related to corruption</li> <li>Punishments for corruption</li> </ul>	1-5 (Level R - reinforced)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies, especially cases related to corruption	PPT- Criminal law available on Blackboard  Criminal code 2015 available on Blackboard
8	<b>Revision for mid-term exam</b>		Quizzes Projects		
9	<b>Civil Law (Part I)</b> <ul style="list-style-type: none"> <li>Definition and nature Civil law relationship</li> <li>Subject of civil law</li> <li>Property and ownership</li> <li>Civil transactions</li> </ul>	1-5 (Level R - reinforced)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPT- Civil law available on Blackboard  Civil code 2015 available on Blackboard
10	<b>Civil Law (Part II)</b> <ul style="list-style-type: none"> <li>Contracts</li> <li>Definitions</li> <li>Formation of contracts</li> <li>Validity of contracts</li> <li>Liability for breach of contracts</li> </ul>	1-5 (Level M - Mastery)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPT- Civil law available on Blackboard  Civil code 2015 available on Blackboard
11	<b>Civil Law (Part III)</b> <ul style="list-style-type: none"> <li>Inheritance</li> <li>Testamentary inheritance</li> <li>Intestacy</li> </ul>	1-5 (Level M - Mastery)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPT- Civil law available on Blackboard  Civil code 2015 available on Blackboard
12	<b>Law on Enterprises</b> <ul style="list-style-type: none"> <li>Introduction to law on enterprises</li> <li>Introduction to forms, features, establishment, reorganization and dissolution of an enterprise</li> </ul>	1-5 (Level I - Introduced)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPT- Law on enterprises available on Blackboard  Law on enterprises 2020 available on Blackboard
13	<b>Labor Law</b> <ul style="list-style-type: none"> <li>Definition, and nature of labour law</li> <li>Employees and employers</li> <li>Working time, and resting time</li> <li>Salary (including salary for overtime working hours)</li> </ul>	1-5 (Level M - Mastery)	Tests Peer evaluations Class-performance evaluations	Discussions Case studies	PPT- Labor law available on Blackboard  Labor code 2019 available on Blackboard
14	<b>Labour Law (Cont.)</b>	1-5 (Level M -	Tests Peer evaluations	Discussions Case studies	PPT- Labor law available on

	<ul style="list-style-type: none"> <li>• Employment contracts</li> <li>• Labor disciplines</li> <li>• Dispute settlements</li> </ul>	Mastery)	Class-performance evaluations		Blackboard  Labor code 2019 available on Blackboard
15	Revision/ Tutoring classes		Quizzes Projects		

#### 4. Assessment plan

Assessment Type	CLO1	CLO2	CLO3	CLO4	CLO5
In class evaluation (20%)	70% pass	80% pass	100% pass	100% pass	100% pass
Midterm examination (30%)	70% pass	80% pass	100% pass	100% pass	100% pass
Final examination (50%)	70% pass	80% pass	100% pass	100% pass	100% pass

*Note: %Pass: Target that % of students having scores greater than 50 out of 100.*

## 5. Rubrics

No.	CLOs	Criteria	COMPLETELY FAIL Below 30%	INADEQUATE 30% – 49%	ADEQUATE 50% - 69%	ABOVE AVERAGE 70% - 89%	EXEMPLARY ≥ 90%
1	CLO 1	<b>Organization and clarification</b>	No evidence of organization and coherence	Does not organize ideas logically and with clarification  Limited evidence of coherence  Ideas lack consistency	Generally organized logically, with evidence of progression  Occasionally, there may be a lack of focus or ideas may be tangential	Clear organization and progression.  Responds appropriately and relevantly, although some ideas are underdeveloped	Response is focused, detailed and non-tangential.  Shows a high degree of attention to logic and reasoning of points.  Clearly leads the reader to the conclusion and stirs thought regarding the topic
2		<b>Originality and usefulness of the analysis</b>	Shows no ability to identify legal issues or a clear inability to gather the facts	Demonstrates an incomplete grasp of the task.  There is no overall sense of creative coherence.  Arguments are addressed incompletely.	Shows ability to identify legal issues, gather the facts and develop claims.  Argument are addressed well but no links with evidence	Shows strong ability to identify legal issues, gather the fact and develop claims as well as link claims with evidence.  Overall, an acceptable solution is offered and explained	Shows strong ability to identify legal issues, gather the facts and develop claims as well as link claims with evidence.  Satisfactory solutions are offered and supported
3		<b>Use of data/information</b>	Shows no effort to incorporate information from primary and secondary sources	Shows little information from sources. Poor handling of sources	Shows moderate amount of source information incorporated.  Some key points supported by sources.  Quotations may be poorly integrated into paragraphs.  Some possible problems with source citations	Draws upon sources to support most points.  Some evidence may not support arguments or may appear where inappropriate.  Quotations integrated well into paragraphs.  Sources cited correctly	Draws upon primary and secondary source information in useful and illuminating ways to support key points.  Excellent integration of quoted material into paragraphs. Source cited correctly
4	CLO2	<b>Use of frameworks</b>	Shows no effort to structure	Shows limited ability to structure	Shows effort to link problems with the theoretical	Shows ability to structure problems in	Shows ability to structure problems in correspondence to

			problems in correspondence to theoretical frameworks	problems in correspondence to theoretical frameworks	frameworks. There are still some mistakes	correspondence to theoretical frameworks correctly. Minor mistakes in resolving problems	theoretical frameworks correctly. The problems are well resolved
5		<b>Quality of arguments</b>	Shows no effort to construct logical arguments. Fails to support analysis	Shows little attempt to offer support for key claims or to relate evidence to analysis. Reasons offered are irrelevant.	Shows argument of poor quality. Weak, undeveloped reasons are offered to support key claims	Shows clear, relevant and logical arguments.	Shows identifiable, reasonable and sound arguments. Clear reasons are offered to support key claims.

*Ho Chi Minh City, May 2023*

*Head of Office of Academic Affairs*



*Huỳnh Khả Tú*

## Writing AE1

- **General Information**

- *Course name*

1. Vietnamese: Tiếng anh chuyên ngành 1 (kỹ năng viết)
2. English: Writing AE1

- *Course number:*

EN007IU

- *Course type:*

General

- *Number of credits : 2*

- Lecture: 2
- Laboratory: 0

- **Text book, title, author, and year**

[1] Oshima, A., & Hogue, A. (2006). Writing academic English (4rd ed.) White Plains, NY: Pearson Longman. <sup>[L]</sup><sub>[SEP]</sub>

- *other supplemental materials*

[1] Jordan, R. R. (1999). Academic writing course (3rd ed.). London: Collins. <sup>[L]</sup><sub>[SEP]</sub>

[2] Hamp-Lyons, L., & Heasley, B. (2006). Study writing: A course in writing skills for academic purposes (2nd ed.). Cambridge: University Press. <sup>[L]</sup><sub>[SEP]</sub>

- **Specific course information**

- *brief description of the content of the course (catalog description)* <sup>[L]</sup><sub>[SEP]</sub>

This course provides students with comprehensive instructions and practice in essay writing, including transforming ideas into different functions of writing such as process description, cause-effect, comparison-contrast, argumentative, and paraphrase-summary essays. Throughout the whole course, students are required to read university-level texts to develop the ability to read critically and to respond accurately, coherently and academically in writing. Through providing them with crucial writing skills such as brainstorming, proofreading, documentation and editing, this course prepares the students for research paper writing in the next level of AE2 writing. <sup>[L]</sup><sub>[SEP]</sub>

- *prerequisites or co-requisites*

none

- *indicate whether a required, elective, or selected elective (as per Table 5-1) course in the program*

This is a required course

- **Specific goals for the course**

- *specific outcomes of instruction, ex. The student will be able to explain the significance of current research about a particular topic.*

Upon the successful completion of this course students will be able to:

1. Understand and follow different steps in the writing process to produce a complete essay
2. Use different functions of writing to successfully communicate their purposes to the audience (process description, cause-effect, comparison-contrast, argumentative, and paraphrase-summary essays)
3. Read and respond critically in writing, analyze and annotate an academic text.

- *explicitly indicate which of the student outcomes listed in Criterion 3 or any other outcomes are addressed by the course.*

The relationship between Course Outcomes (1-3) and Student Outcomes (1-6) is shown in the following table:

	1	2	3	4	5	6
1			x			
2			x			
3			x			

- **Brief list of topics to be covered**
- The process of Academic Writing
- From Paragraph to Essay
- Process Essays
- Cause – Effect Essays
- Comparison – Contrast Essays
- Paraphrase and Summary
- Argumentative Essays
- **Assessment plan**

	LO1	LO2	LO3
Assignments (30%)	x	x	x
Midterm Exam (30%)	x	x	x
Final Exam (40%)		x	x

LOi: Learning Outcomes (or Course Outcomes)

- **Course Policy**
- Student responsibility: Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problems and group assignment.
- Attendance: Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Missed tests: Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, students may re-take the tests.)
- **Course Coordinator/Lecturer**
- School/Department: Department of English
- Course Coordinator/Lecturer: MSc. Nguyen Hong Duc
- Email: nhduc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

Nguyễn Ngọc Trường Minh

## Listening AE1

### 1. General Information

#### 1. Course name

3. Vietnamese: Tiếng anh chuyên ngành 1 (kĩ năng nghe)

4. English: Listening AE1

#### 2. Course number:

EN008IU

#### 3. Course type:

General

#### 4. Number of credits : 2

- Lecture: 2
- Laboratory: 0

### 2. Text book, title, author, and year

[1] Lecture Ready 3 – Laurie Frazie, Shalle Leming, Oxford University Press, 2007 <sup>[1]</sup><sub>[SEP]</sub>

#### 1. other supplemental materials

[1] Lecture Ready 1, 2 – Laurie Frazie, Shalle Leming, Oxford University Press <sup>[1]</sup><sub>[SEP]</sub>

### 3. Specific course information

#### 1. brief description of the content of the course (catalog description)<sup>[1]</sup><sub>[SEP]</sub>

The course is designed to prepare students for effective listening and note-taking skills, so that they can pursue the courses in their majors without considerable difficulty. The course is therefore lecture-based in that the teaching and learning procedure is built up on lectures on a variety of topics such as business, science, and humanities. <sup>[1]</sup><sub>[SEP]</sub>

#### 2. prerequisites or co-requisites

none

#### 3. indicate whether a required, elective, or selected elective (as per Table 5-1) course in the program

This is a required course

### 4. Specific goals for the course

#### 1. specific outcomes of instruction, ex. The student will be able to explain the significance of current research about a particular topic.

Upon the successful completion of this course students will be able to:

1. Respond to academic lectures with appropriate strategies and confidence;
2. Improve their specialized knowledge of academic lectures;
3. Communicate effectively with their classmates and professors.

#### 2. explicitly indicate which of the student outcomes listed in Criterion 3 or any other outcomes are addressed by the course.

The relationship between Course Outcomes (1-3) and Student Outcomes (1-6) is shown in the following table:

	1	2	3	4	5	6
1			x			
2			x			
3			x			

## 5. Brief list of topics to be covered

1. New Trends in Marketing Research
2. Business Ethics
3. Trends in Children's Media Use
4. The Changing Music Industry
5. The Placebo Effect
6. Intelligent Machines
7. Sibling Relationships
8. Multiple Intelligences
9. The Art of Graffiti
10. Design Basics

## 6. Assessment plan

	LO1	LO2	LO3
Assignments (20%)	x		x
In-class ongoing assessment (40%)	x	x	x
Final Exam (40%)		x	x

LOi: Learning Outcomes (or Course Outcomes)

## 7. Course Policy

- Student responsibility: Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problems and group assignment.
- Attendance: Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Missed tests: Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, students may re-take the tests.)

## 8. Course Coordinator/Lecturer

- School/Department: Department of English
- Course Coordinator/Lecturer: MSc. Nguyen Hong Duc
- Email: nhduc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

**Nguyễn Ngọc Trường Minh**

## Writing AE2

- **General Information**

- *Course name*

5. Vietnamese: Tiếng anh chuyên ngành 2 (kĩ năng viết)

6. English: Writing AE2

- *Course number:*

EN011IU

- *Course type:*

General

- *Number of credits : 2*

- Lecture: 2

- Laboratory: 0

- **Text book, title, author, and year**

[1] Hamp-Lyons, L., & Heasley, B. (2006). Study writing: A course in writing skills for academic purposes (2nd ed.). Cambridge: University Press. [SEP]

- *other supplemental materials*

[1] Keezer, S. (ed) (2003). Write your research report. A real-time guide. New Jersey: Pearson Learning Group. [SEP]

[2] Articles and Essays taken from The Allyn and Bacon Guide to Writing by Ramage et al (2009), Pearson Longman. [SEP]

- **Specific course information**

- *brief description of the content of the course (catalog description)* [SEP]

This course introduces basic concepts in research paper writing, especially the role of generalizations, definitions, classifications, and the structure of a research paper to students who attend English- medium college or university. It also provides them with methods of developing and presenting an argument, a comparison or a contrast. Students are required to work on the tasks selected to maximize their exposure to written communication and are expected to become competent writers in the particular genre: the research paper. [SEP] As writing is part of an integrated skill of reading and writing where reading serves as input to trigger writing, this course is designed to familiarize non-native students with academic literature in their major study by having them read and critically respond to texts of a variety of topics ranging from natural sciences such as biology to social sciences and humanities like education, linguistics and psychology. [SEP]

- *prerequisites or co-requisites*

Writing AE1

- *indicate whether a required, elective, or selected elective (as per Table 5-1) course in the program*

This is a required course

- **Specific goals for the course**

- *specific outcomes of instruction, ex. The student will be able to explain the significance of current research about a particular topic.*

Upon the successful completion of this course students will be able to

- To employ the research writing skills obtained to work on their own paper in their major study
- Read and respond critically in writing, analyze and annotate an academic text

- *explicitly indicate which of the student outcomes listed in Criterion 3 or any other outcomes are addressed by the course.*

The relationship between Course Outcomes (1-2) and Student Outcomes (1-6) is shown in the following table:

	1	2	3	4	5	6
1			x			
2			x			

- **Brief list of topics to be covered**

1. Analyzing the sample research paper
2. Writing the introduction
3. Writing the Literature Review
4. Making the outline
5. Writing the methodology
6. Writing the conclusion
7. Writing the abstract
8. Guidelines for the list of references

- **Assessment plan**

	LO1	LO2
Assignments (30%)	x	x
Midterm Exam (30%)	x	x
Final Exam (40%)	x	x

LOi: Learning Outcomes (or Course Outcomes)

- **Course Policy**

- Student responsibility: Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problems and group assignment.
- Attendance: Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Missed tests: Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, students may re-take the tests.)

- **Course Coordinator/Lecturer**

- School/Department: Department of English
- Course Coordinator/Lecturer: MSc. Nguyen Hong Duc
- Email: [nhduc@hcmiu.edu.vn](mailto:nhduc@hcmiu.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, slightly curved lines, and ending with a long horizontal stroke.

**Nguyễn Ngọc Trường Minh**

## Speaking AE2

### 1. General Information

a. *Course name*

7. Vietnamese: Tiếng anh chuyên ngành 2 (kĩ năng nói)

8. English: Speaking AE2

b. *Course number:*

EN012IU

c. *Course type:*

General

d. *Number of credits : 2*

- Lecture: 2
- Laboratory: 0

### 2. Text book, title, author, and year

[1] Effective Presentations - Jeremy Comfort, Oxford University Press, 1997 <sup>[1]</sup><sub>[SEP]</sub>

a. *other supplemental materials*

[1] Study Speaking: a course in spoken English for academic purposes - By Kenneth Anderson, Joan Maclean, Tony Lynch - Cambridge University Press (2004)

<sup>[1]</sup><sub>[SEP]</sub>

### 3. Specific course information

a. *brief description of the content of the course (catalog description)* <sup>[1]</sup><sub>[SEP]</sub>

Giving presentations today becomes a vital skill for students to succeed not only in university but also at work in the future. However, this may be seen as a nerve-racking task, especially when presented in a foreign language. Speaking AE2 provides the students with the knowledge and skills needed to deliver effective presentations. To do this, the course covers many aspects of giving presentation: preparing and planning, using the appropriate language, applying effective visual aids, building up confidence, performing body language, dealing with questions and responding, etc. <sup>[1]</sup><sub>[SEP]</sub>

b. *prerequisites or co-requisites*

none

c. *indicate whether a required, elective, or selected elective (as per Table 5-1) course in the program*

This is a required course

### 4. Specific goals for the course

a. *specific outcomes of instruction, ex. The student will be able to explain the significance of current research about a particular topic.*

Upon the successful completion of this course students will be able to:

1. To prepare and deliver effective, formal, structured presentations that are appropriate to the specific environment and audience.

b. *explicitly indicate which of the student outcomes listed in Criterion 3 or any other outcomes are addressed by the course.*

The relationship between Course Outcomes (1) and Student Outcomes (1-6) is shown in the following table:

	1	2	3	4	5	6
1			x			

### 5. Brief list of topics to be covered

- What is the Point?
- Making a Start
- Linking the Parts
- Finishing Off
- The Right Kind of Language
- Visual Aids
- Body Language
- Questions Time
- Finishing Up

### 6. Assessment plan

	LO1
Assignments (30%)	x
Midterm Exam (30%)	x
Final Exam (40%)	x

LOi: Learning Outcomes (or Course Outcomes)

### 7. Course Policy

- Student responsibility: Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problems and group assignment.
- Attendance: Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Missed tests: Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, students may re-take the tests.)

### 8. Course Coordinator/Lecturer

- School/Department: Department of English
- Course Coordinator/Lecturer: MSc. Nguyen Hong Duc
- Email: nhduc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, all underlined with a single horizontal stroke.

Nguyễn Ngọc Trường Minh

## Calculus 1

### 1. General Information

1. *Course name*

9. Vietnamese: Toán 1

10. English: Calculus 1

2. *Course number:*

MA001IU

3. *Course type:*

General

4. *Number of credits* : 4

- Lecture: 4
- Laboratory: 0

### 2. Text book, title, author, and year

[1] J. Stewart, Calculus. Concepts and Contexts, 5th ed., Thomson Learning, 2005.

1. *other supplemental materials*

[1] J. Rogawski, Calculus, Early Transcendentals 3<sup>rd</sup> edition, W.H. Freeman, 2015.

[2] R.N. Greenwell, N.P. Ritchey, and M.L. Lial, Calculus with Applications for the Life Sciences, Addition Wesley, 2003.

### 3. Specific course information

1. *brief description of the content of the course (catalog description)*

1. To provide the students with the main ideas and techniques of calculus, concerning limits, continuity, differentiation and integration.
2. To provide an understanding of the practical meaning, significance and applications of these ideas and techniques, through practical examples taken from many areas of engineering, business and the life sciences
3. To develop skills in mathematical modelling and problem solving, in thinking logically, and in creatively applying existing knowledge to new situations
4. To develop confidence and fluency in discussing mathematics in English.

2. *prerequisites or co-requisites*

None

3. *indicate whether a required, elective, or selected elective (as per Table 5-1) course in the program*

This is a required course.

### 4. Specific goals for the course

1. *specific outcomes of instruction, ex. The student will be able to explain the significance of current research about a particular topic.*

Upon the successful completion of this course students will be able to:

1. Understanding of the practical meaning, significance and applications of these ideas and techniques, through practical examples taken from many areas of engineering, business and the life sciences Explain the role of a Data Science Process in data analytics.
2. Develop skills in mathematical modelling and problem solving, in thinking logically, and in creatively applying existing knowledge to new situations
3. Develop confidence and fluency in discussing mathematics in English

2. *explicitly indicate which of the student outcomes listed in Criterion 3 or any other outcomes are addressed by the course.*

The relationship between Course Outcomes (1-3) and Student Outcomes (1-6) is shown in the following table:

	1	2	3	4	5	6
1	x					
2	x					
3			x			

### 5. Brief list of topics to be covered

- Functions
- Limits
- Continuity
- Derivatives
- Differentiation
- Derivatives of Basic Elementary Functions
- Differentiation Rules
- Applications of Differentiation: l'Hôpital's Rule
- Optimization
- Newton's Method
- Anti-derivatives
- Indefinite Integrals
- Definite Integrals
- Fundamental Theorem of Calculus
- Techniques of Integration
- Improper Integrals
- Applications of Integration

### 6. Assessment plan

Assessment item	LO1	LO2	LO3
In-class exercises/quizzes (10%)	x	x	
Lab exercises (20%)			x
Midterm exam (30%)	x		
Final exam (40%)		x	x

LOi: Learning Outcomes (or Course Outcomes)

### 7. Course Policy

- Student responsibility: Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problems and group assignment.
- Attendance: Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Missed tests: Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, students may re-take the tests.)

### 8. Course Coordinator/Lecturer

- School/Department: Department of Mathematics
- Course Coordinator/Lecturer: Dr.Nguyen Ngoc Hai
- Email: nnhai@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke.

Nguyễn Ngọc Trường Minh

## Calculus 2

- **General Information**

- *Course name*

11. Vietnamese: Toán 2

12. English: Calculus 2

- *Course number:*

MA003IU

- *Course type:*

General

- *Number of credits : 4*

- Lecture: 4

- Laboratory: 0

- **Text book, title, author, and year**

[1] J. Stewart, Calculus. Concepts and Contexts, 5th ed., Thomson Learning, 2005.

- *other supplemental materials*

[1] J. Rogawski, Calculus, Early Transcendentals 3rd edition, W.H. Freeman, 2015.

[2] R.N. Greenwell, N.P. Ritchey, and M.L. Lial, Calculus with Applications for the Life Sciences, Addition Wesley, 2003.

- **Specific course information**

- *brief description of the content of the course (catalog description)*

To provide the students with the main notions and techniques of calculus of functions of several variables concerning limits, continuity, differentiation and integration; basic skills of computing the sum of series. Many applications explain how to use these notions and techniques in practical situations.

- *prerequisites or co-requisites*

Calculus 1

- *indicate whether a required, elective, or selected elective (as per Table 5-1) course in the program*

This is a required course.

- **Specific goals for the course**

- *specific outcomes of instruction, ex. The student will be able to explain the significance of current research about a particular topic.*

Upon the successful completion of this course students will be able to:

1. Understanding of the practical meaning, significance and applications of these ideas and techniques, through practical examples taken from many areas of engineering, business and the life sciences Explain the role of a Data Science Process in data analytics.
2. Develop skills in mathematical modelling and problem solving, in thinking logically, and in creatively applying existing knowledge to new situations
3. Develop confidence and fluency in discussing mathematics in English

- *explicitly indicate which of the student outcomes listed in Criterion 3 or any other outcomes are addressed by the course.*

The relationship between Course Outcomes (1-3) and Student Outcomes (1-6) is shown in the following table:

	1	2	3	4	5	6
1	x					
2	x					
3			x			

- **Brief list of topics to be covered**
- Sequence and Series
- Convergence Tests
- Power Series
- Taylor and Maclaurin Series
- Cartesian Coordinates
- Lines, Planes and Surfaces
- Derivatives and Integrals of Vector Functions
- Arc Length and Curvature
- Parametric Surfaces
- Functions of Several Variables
- Limits, Continuity, Partial Derivatives, Tangent Planes
- Gradient Vectors; Extrema
- Lagrange Multiplier
- Multiple Integrals: Double Integrals, Triple Integrals, Techniques of Integration
- Vector Fields, Line Integrals, Surface Integrals.
- **Assessment plan**


Assessment item	LO1	LO2	LO3
In-class exercises/quizzes (10%)	x	x	
Lab exercises (20%)			x
Midterm exam (30%)	x		
Final exam (40%)		x	x

LOi: Learning Outcomes (or Course Outcomes)

- **Course Policy**
- Student responsibility: Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problems and group assignment.
- Attendance: Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.

- Missed tests: Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, students may re-take the tests.)
- **Course Coordinator/Lecturer**
- School/Department: Department of Mathematics
- Course Coordinator/Lecturer: Dr.Mai Duc Thanh
- Email: mdthanh@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Mathematics for Engineers**

---

**- General Information**

Course Title	
1.1 Vietnamese	Toán cho kỹ sư
1.2 English	Mathematics for Engineers
Course ID	EEAC021IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
1.3 Lecture	4
1.4 Laboratory	0
1.5 ECTS	6.18
Number of periods	Theory: 60 Practice: 0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 170 Contact hours: 50 Private study: 120
Prerequisites	MA003IU – Calculus 2;
Parallel Course	Nil
Course it replaces	Nil
Course standing in curriculum	Year 2 undergrad program, completed all freshman engineering physics, calculus courses (see curriculum mapping in student handbook).

**- Course Description**

This course develops a synthetic view of mathematical knowledge and skills in analyzing and modeling Signals and Systems. Covers review of fundamental harmonic analysis, with applications in Electronics, Control, Communications and Signal processing.

- **Textbooks and references**

**Textbooks**

1. Lecture notes
2. Glyn James, Advanced Modern Engineering Mathematics, 4<sup>th</sup> Ed., Pearson, 2011
3. K.T. Tang, Mathematical Methods for Engineers and Scientists 1<sup>st</sup>, Springer Verlag, 2007.
4. Erwin Kreyszig, Advanced Engineering Mathematics, 10<sup>th</sup> Ed., John Wiley & Sons, 2011.

**References**

1. K.F. RILEY, M.P. HOBSON and S. J. BENCE, Mathematical Methods for Physics and Engineering, 3<sup>rd</sup> Ed., Cambridge University Press, 2006.
2. George B. Arfken, Hans J. Weber, Frank E. Harris, Mathematical methods for Physicists, 7<sup>th</sup> Ed., Elsevier Inc., 2013.
3. TAI L. CHOW, Mathematical Methods for Physicists, Cambridge University Press, 2000.

- **Course Objectives**

Learning Outcome	Description	Program Learning outcomes	Level
G1	Master the mathematical tools of complex analysis, Fourier transforms, Laplace transforms, z transform,...	1.1	Understand
G2	Ability to identify, formulate and solve electrical engineering problems	2.1, 2.3	Apply
G3	Apply the techniques, skills, and modern engineering tools necessary for engineering practice	4.2, 2.2	Apply

**5. Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Master the mathematical tools of complex analysis, Fourier transforms, Laplace transforms, z transform,...	1.1	I,T
G2.1	Ability to identify, formulate and solve electrical engineering problems.	2.1.1, 2.3.1	T, U

G3.1	Apply the techniques, skills, and modern engineering tools necessary for engineering practice: Application of the residue theorem to compute the Fourier, Fourier series, Fourier transforms, Laplace transforms, Z transform,	2.2.1, 4.2.2	T, U
------	--	-----------------	------

### 1. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1.1, G2.1	10%
	A1.2 Homework	G1.1, G2.1	20%
A2. Midterm assessment	A2.1 Mid-term Exam	G1.1, G2.1	30%
A3. Final assessment	A3.1 Final exam	G1.1, G2.1, G3.1	40%

### 2. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Complex number; Functions of a complex variable: limits and continuity; Derivatives, Analyticity; Cauchy-Riemann condition; Singular points. Poles.	G1.1	-Lecture -Class discussion	
2	Power series, Taylor series, Laurent series. Line integrals. Cauchy's integral theorem.	G1.1	- Lecture - Class discussion	Homework
3	Residues. Residue theorem. Evaluation of definite integrals. Residues. Residue theorem. Evaluation of definite integrals; Engineering applications	G1.1, G2.1	- Lecture - Class discussion	Quiz 1
4 & 5	Introduction to Fourier series, expansion; Differentiation and integration of Fourier series; Complex form of Fourier series; Engineering application	G1.1, G2.1	- Lecture - Class discussion	Homework
6	The Fourier Transform: Introduction; The frequency response; The Fourier transform in discrete time; engineering applications	G1.1, G2.1	- Lecture - Class discussion	Homework
<b>Midterm exam</b>		G1.1, G2.1		<b>Written exam</b>

7	The Laplace transform; Solution of differential equations; Engineering Applications.	G1.1, G2.1	- Lecture - Class discussion	Homework
8	Transfer functions; Engineering applications	G1.1, G2.1	- Lecture - Class discussion	Quiz 2
9	Z transform: Introduction; Properties; The inverse z transform; Discrete-time systems and difference equations; Discrete linear systems: characterization; The relationship between Laplace and z transforms; Engineering applications.	G3.1	- Lecture - Class discussion	Quiz 3
10	Linear Algebra: Matrices, Vectors, Determinants, Linear systems	G3.1	- Lecture - Class discussion	Homework
11	Matrix Eigenvalue Problems	G3.1	- Lecture - Class discussion	Homework / quiz
12	Review	G1.1, G2.1, G3.1	- Lecture - Class discussion	Homework
<b>FINAL EXAMINATION</b>		G1.1, G2.1, G3.1		<b>Written exam</b>

### 3. Course Policy

- **Assessment policy and grading:** the grading of this course is based on several elements as described in the following
- **Exams:** There will be one midterm and a comprehensive final exam. All exams will be opened-book. Exams will cover the assigned reading material, lectures, and assignments. There are no make-up exams (except for special circumstances where written excuses and official proof are considered on a case-by-case basis).
- **Homework Policy:** Homework is to be handed in before the **beginning of class** on the session/day it is due. **No late homework will be accepted.** There will be on average one homework set every two weeks. Since assigned homework is an integral part of transferring course content to students, they are to be an **individual** effort but group discussions are encouraged for a better understanding of course material and solving homework. ***The student must receive a passing homework grade to pass the course.***
- **Grading Policy:** The overall course grades (letter grades from A to F) will be determined based on required standards and overall class distribution. The weights of the assignments and the examinations are:
  - Class Participation and Homework Assignments (30%)
  - Midterm exam (30%)

- Final exam (40%)

- 1. Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.
- 2. Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

#### 4. Course Coordinator/Lecturer

- School of EE, Room: O2-206
- Course Coordinator/Lecturer: Dr. Mai Linh
- Email: [mlich@hcmiu.edu.vn](mailto:mlich@hcmiu.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

## Probability, Statistic & Random Process

### 1. General Information

#### a. Course name

13. Vietnamese: Xác suất thống kê và quá trình ngẫu nhiên

14. English: Probability, Statistic & Random Process

#### b. Course number:

MA026IU

#### c. Course type:

General

#### d. Number of credits : 3

- Lecture: 3
- Laboratory: 0

### 2. Text book, title, author, and year

[1] Ronald E. Walpole, Probability & Statistics for Engineers & Scientists, 9<sup>th</sup> edition, Pearson education international, New Jersey, Prentice Hall, Inc. 2013.

[2] Seymour Lipschutz, Theory and problems of probability, Schaum's outline series, McGraw-Hill Book Company, 2011.

[3] Roy D. Yates, David J. Goodman, Probability and Stochastic Processes 3<sup>rd</sup> edition, John Wiley & Sons, Inc., New York 2014.

#### a. other supplemental materials

none.

### 3. Specific course information

#### 1. brief description of the content of the course (catalog description)

The course is aimed to provide the beginning students in engineering computer science with the simple concepts and techniques of probabilistic and statistics models and stochastic processes.

#### 2. prerequisites or co-requisites

Calculus 1, Calculus 2

#### 3. indicate whether a required, elective, or selected elective (as per Table 5-1) course in the program

This is a required course.

### 4. Specific goals for the course

- specific outcomes of instruction, ex. The student will be able to explain the significance of current research about a particular topic.

Upon the successful completion of this course students will be able to:

- Understand of probability: sample space and events, Venn Diagram and algebra of events, probability of event, additive rules, conditional probability, Bayes rules, random variables and their distributions, mathematical expectation, discrete probability distributions, continuous probability distributions, functions of random variables, independence
- Understand of Statistical Inference: Significance Testing. Binary Hypothesis Testing. Multiple Hypothesis Test. Estimation of a random variable. Linear Estimation of X given Y. Estimation of Model Parameters.
- Understand of Stochastic processes: Definitions of stochastic processes; Markov chains: Discrete and continuous time and states. Stationary processes. Poisson. The Brownian motion process.\

- explicitly indicate which of the student outcomes listed in Criterion 3 or any other outcomes are addressed by the course.

The relationship between Course Outcomes (1-3) and Student Outcomes (1-6) is shown in the following table:

	1	2	3	4	5	6
1	x					
2	x					
3	x					

### 5. Brief list of topics to be covered

1. Elements of Probability
2. Random variables and expectation
3. Statistical Inference
4. Elements of stochastic processes
5. Markov chains
6. Second-order processes Brownian motion

### 6. Assessment plan

Assessment item	LO1	LO2	LO3
Assignment exercises (20%)			x
Midterm exam (20%)	x		
Final exam (60%)		x	x

LOi: Learning Outcomes (or Course Outcomes)

### 7. Course Policy

- Student responsibility: Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problems and group assignment.
- Attendance: Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Missed tests: Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, students may re-take the tests.)

### 8. Course Coordinator/Lecturer

- School/Department: Department of Mathematics
- Course Coordinator/Lecturer: Prof. D.Sc. Nguyen Van Thu
- Email: nvthu@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

**Nguyễn Ngọc Trường Minh**

## Differential Equations

### - General Information

- *Course name*

15. Vietnamese: Phương trình vi phân

16. English: Differential Equations

- *Course number:*

MA024IU

- *Course type:*

General

- *Number of credits : 4*

- Lecture: 3
- Laboratory: 1

### - Text book, title, author, and year

[1] W.E. Boyce, R.C. DiPrima, Elementary Differential Equations and Boundary Value Problems, 8th ed., John Wiley & Sons, 2004.

- *other supplemental materials*

none

### - Specific course information

- *brief description of the content of the course (catalog description)*

First-order differential equations, second-order linear differential equations, undetermined coefficients, variation of parameters, applications, higher-order linear differential equations, systems of first-order linear equations, elementary partial differential equations and the method of separation of variables.

- *prerequisites*

Calculus 1, Calculus 2

- *indicate whether a required, elective, or selected elective (as per Table 5-1) course in the program*

This is a required course.

### - Specific goals for the course

- *specific outcomes of instruction, ex. The student will be able to explain the significance of current research about a particular topic.*

Upon the successful completion of this course students will be able to:

- a. To provide the students with the main ideas of the basic theory of differential equations and with techniques for solving some important types of differential equation.
- b. To study applications of differential equations through practical examples taken from many areas of engineering, business, social sciences, etc.
- c. To develop the ability to construct and analyze mathematical models based on differential equations.

- *explicitly indicate which of the student outcomes listed in Criterion 3 or any other outcomes are addressed by the course.*

The relationship between Course Outcomes (1-3) and Student Outcomes (1-6) is shown in the following table:

	1	2	3	4	5	6
1	x					
2	x					
3			x			

- **Brief list of topics to be covered**

Chapter 1. Introduction

1.1 Some Basic Mathematical Models; Direction Fields

1.2 Classification of Differential Equations

Chapter 2. First Order Differential Equations

2.1 Linear Equations; Method of Integrating Factors

2.2 Separable Equations

2.3 Modeling with First Order Equations

2.5 Exact Equations (skip Integrating Factors)

Chapter 3. Second Order Linear Equations

3.1 Second Order Equations

3.2 Fundamental Solutions of Linear Homogeneous Equations

3.3 Linear Independence and the Wronskian

3.4 Complex Roots of the Characteristic Equation

3.5 Repeated Roots

3.6 Nonhomogeneous Equations; Method of Undetermined Coefficients

3.7 Variation of Parameters

3.8 Applications of Second Order Linear Equations

Chapter 4. Higher Order Linear Equations

4.1 General Theory of nth Order Linear Equations

4.2 Homogeneous Equations with Constant Coefficients

4.3 The Method of Undetermined Coefficients

Chapter 5. Systems of First-Order Linear Equations

5.1 Review of Linear Algebra

5.2 Basic Theory of Systems of First Order Linear Equations

- 5.3 Homogeneous Linear Systems with Constant Coefficients
- 5.4 Complex Eigenvalues
- 5.5 Repeated Eigenvalues

#### Chapter 6. Introduction to Partial Differential Equations

- 6.1 Introduction
- 6.2 Review of Fourier Series
- 6.2 Separation of Variables. Heat Conduction Problems
- 6.3 Wave Equations
- 6.4 Laplace's Equations

#### - Assessment plan

Assessment item	LO1	LO2	LO3
Assignment exercises (20%)			x
Midterm exam (20%)	x		
Final exam (60%)		x	x

LOi: Learning Outcomes (or Course Outcomes)

#### - Course Policy

- Student responsibility: Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problems and group assignment.
- Attendance: Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Missed tests: Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, students may re-take the tests.)

#### - Course Coordinator/Lecturer

- School/Department: Department of Mathematics
- Course Coordinator/Lecturer: Dr.Nguyen Ngoc Hai
- Email: nnhai@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

## Applied Linear Algebra

**Course Code:**

**No. of Credits: 2**

**Instructor: Prof. D.Sc. Phan Quoc Khanh, Dr. Mai Duc Thanh**

● **COURSE OVERVIEW:**

- a. **Course Objective:** The course provides the student with basic knowledges in linear algebra with applications, in particular the skill of solving linear systems of equations using Gauss elimination method.
- b. **Prerequisite:** None
- c. **Major Contents:** Systems of linear equations, Matrices in echelon form, Gauss elimination method, Algebra of matrices, Determinants and their properties, Vector Spaces, Linear independence, Basis, Rank of a matrix, Linear transformation, Inner product spaces, Eigenvalues and Eigenvectors.

d. **Assessment:**

Assignment and Class Attendance: 20%

Midterm Test: 20%

Final Exam: 60%

e. **Textbook**

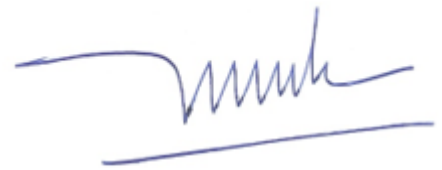
1. R.O. Hill, Elementary linear algebra with applications, 3rd edition, Thomson, 2006.
2. E. Kreyszig, Advanced Engineering Mathematics, 9<sup>th</sup> edition, John Wiley & Sons, 2006.

**B. A DETAILED OUTLINE:**

Name of Chapter	Descriptions
Chapter 1. Introduction to linear equations and matrices	<ul style="list-style-type: none"> <li>a. Introduction to linear systems and matrices</li> <li>b. Gauss elimination</li> <li>c. The algebra of matrices</li> <li>d. Inverse matrices</li> <li>e. Transpose and symmetric matrices</li> </ul>
Chapter 2. Determinants	<ol style="list-style-type: none"> <li>1. The Determinant of a Matrix</li> <li>2. Evaluation of a Determinant using Elementary Operations</li> </ol>

	<p>3. Properties of Determinants</p> <p>4. Cramer's Rule</p>
Chapter 3. Vector spaces	<p>3.1 Euclidean n-spaces</p> <p>3.2 General vector spaces</p> <p>3.3 Subspaces, span, null spaces</p> <p>3.4 Linear independence</p> <p>3.5 Basis and Dimension</p> <p>3.6 Rank of a matrix</p>
Chapter 4. Linear Transformation, Inner product spaces, Eigenvalues and eigenvectors	<p>4.1 Linear transformation</p> <p>4.2 Inner product spaces</p> <p>4.3 Eigenvalues and eigenvectors</p> <p>4.4 Diagonalization</p>

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**Physics 1****1. Name of course:**

- English: PHYSICS 1 (GENERAL MECHANICS)
- Vietnamese: Vật lý 1

**2. Course code:** PH013IU**3. Course type:** General

- Requirement Course
- Elective Course

**4. Number of credits:** 2 credits

1. Theory: 2 credits
2. Practice: 0 credit

**5. Prerequisite:** No**6. Parallel teaching in the course:** No**7. Course Description:**

An introduction to mechanics including: concepts and principles of kinetics, dynamics, energetics of motion of a particle and a rigid body.

**8. Course objectives/Course learning outcomes:**

No.	Course Objectives	Program Learning outcomes
1	Construct the basic knowledge of general Mechanics Physics	An ability to apply knowledge of mathematics, science, and engineering
2	Solve problems in engineering environment by applying both theoretical and experimental techniques	
3	Understand and acquire skills needed to use physical laws governing real process and to solve them in the engineering environment	
4	Develop confidence and fluency in discussing physics in English.	An ability to communicate effectively

**9. Textbooks and references:**

1. Halliday D., Resnick R. and Walker, J. (2011) *Fundamentals of Physics*, 9<sup>th</sup> edition, John Willey and Sons, Inc.
2. Alonso M. and Finn E.J. (1992) *Physics*, Addison-Wesley Publishing Company.
3. Hecht, E. (2000) *Physics: Calculus*, 2<sup>nd</sup> edition, Brooks/Cole.
4. Faughn/Serway (2006) *Serway's College Physics*, Thomson Brooks/Cole.

**10. Course implementation**

10.1 **Time:** 15 Weeks; 2 Periods per week

10.2 **Teaching and learning activities**

- A. Classroom activities: Lectures, discussions, presentations
- B. Self-learning: Reading, homework
- C. Team work: Assignment

**11. Course outline**

<b>Week</b>	<b>Topics</b>	<b>Chapter</b>
<b>1</b>	<b>Motion in One Dimension</b> 2.1 Position, Velocity, and Acceleration 2.2 One-Dimensional Motion with Constant Acceleration 2.3 Freely Falling Objects	<b>Chapter 1: Bases of Kinematics</b>
<b>2</b>	<b>Motion in Two Dimensions</b> 2.4 The Position, Velocity, and Acceleration Vectors 2.5 Two-Dimensional Motion with Constant Acceleration. Projectile Motion 2.6 Circular Motion. Tangential and Radial Acceleration 2.7 Relative Velocity and Relative Acceleration	
<b>3</b>	2.8 Newton's First Law and Inertial Frames 2.9 Newton's Second Law 2.10 Newton's Third Law	<b>Chapter 2: The Law of Motion</b>
<b>4</b>	2.11 Some Applications of Newton's Laws The Gravitational Force and Weight Forces of Friction Uniform Circular Motion and Non-uniform Circular Motion Motion in the Presence of Resistive Forces 2.12 Motion in Accelerated Frames	
<b>5</b>	2.13 Work Done by Force. Power	

	2.14 Kinetic Energy and the Work. 2.15 Kinetic Energy Theorem	<b>Chapter 3: Work and Mechanical Energy</b>
<b>6</b>	2.16 Potential Energy of a System 2.17 Conservation of Mechanical Energy 2.18 Conservative and Non-conservative Forces	
<b>7</b>	2.19 Changes in Mechanical Energy for Non-conservative Forces 2.20 Relationship Between Conservative Forces and Potential Energy	
<b>8</b>	2.21 Linear Momentum and Its Conservation 2.22 Impulse and Momentum 2.23 Collisions in One Dimension and Two 2.24 Dimensional Collisions	<b>Chapter 4: Linear Momentum and Collisions</b>
<b>9</b>	2.25 The Center of Mass. Motion of a System of Particles 2.26 Rocket Propulsion	
<b>10</b>	2.27 Rotational Kinematics: Rotational Motion with Constant Angular Acceleration 2.28 Torque and Angular Acceleration 2.29 Moments of Inertia	<b>Chapter 5: Rotation of a Rigid Object About a Fixed Axis</b>
<b>11</b>	2.30 Rotational Kinetic Energy 2.31 Rolling Motion of a Rigid Object 2.32 Angular Momentum of a Rotating Rigid Object 2.33 Conservation of Angular Momentum	
<b>12</b>	2.34 The Conditions for Equilibrium	
<b>13</b>	2.35 The Center of Gravity	<b>Chapter 6: Equilibrium and Elasticity</b>
<b>14</b>	2.36 Newton's Law of Gravitation 2.37 Kepler's Laws and the Motion of Planets	
<b>15</b>	2.38 The Gravitational Field and Gravitational 2.39 Potential Energy	<b>Chapter 7: Universal Gravitation</b>

**12. Course Assessment:****Grading:**

- D. Assignment: 30%
- E. Midterm Test: 30%
- F. Final Exam: 40%

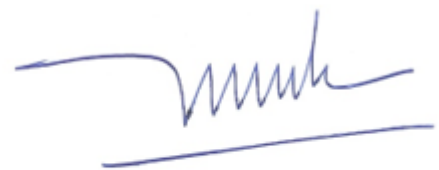
**13. Policies:**

- G. Attendance:* Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- H. Student responsibility:* Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problem and group assignment.
- I. Missed tests:* Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, may students re-take the tests.)

**14. Course Coordinator/Lecturer**

- School/Department: Department of Physics
- Course Coordinator/Lecturer: Ass. Prof. Dr. Phan Bao Ngoc
- Email: pbngoc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**Physics 2****1 Name of course:**

1 English: *PHYSICS 2 (FLUID MECHANICS AND THERMAL PHYSICS)*

2 Vietnamese: Vật lý 2

**2 Course code:** PH014IU**3 Course type:** General

Requirement Course



Elective Course

**4 Number of credits:** 2 credits

3. Theory: 2 credits

4. Practice: 0 credit

**5 Prerequisite:** No**6 Parallel teaching in the course:** No**7 Course Description:**

This course provides students with basic knowledge of fluid mechanics; macroscopic description of gases; heat and the first law of thermodynamics; heat engines and the second law of thermodynamics; microscopic description of gases and the kinetic theory of gases.

**8 Course objectives/Course learning outcomes:**

No.	Course Objectives	Program Learning outcomes
1	Construct the basic knowledge of Fluid Mechanics and Thermal Physics	An ability to apply knowledge of mathematics, science, and engineering
2	Solve problems in engineering environment by applying both theoretical and experimental techniques	
3	Understand and acquire skills needed to use physical laws governing real process and to solve them in the engineering environment	
4	Develop confidence and fluency in discussing physics in English.	An ability to communicate effectively

**9 Textbooks and references:****Textbooks :**

- Halliday D., Resnick R. and Walker, J. (2011) *Fundamentals of Physics*, 9<sup>th</sup> edition, John Willey and Sons, Inc.

**References:**

6. Alonso M. and Finn E.J. (1992) *Physics*, Addison-Wesley Publishing Company.
7. Hecht, E. (2000) *Physics: Calculus*, 2<sup>nd</sup> edition, Brooks/Cole.
8. Faughn/Serway (2006) *Serway's College Physics*, Thomson Brooks/Cole.

**10 Course implementation**

- **Time:** 15 Weeks; 2 Periods per week
- **Teaching and learning activities**
  - J. Classroom activities: Lectures, discussions, presentations
  - K. Self-learning: Reading, homework
  - L. Team work: Assignment

**11 Course outline**

<b>Week</b>	<b>Topics</b>	<b>Chapter</b>
<b>1</b>	- Variation of Pressure with Depth	<b>Chapter 1: Fluid Mechanics</b>
<b>2</b>	- Fluid Dynamics - Bernoulli's Equation	
<b>3</b>	- Temperature and the Zeroth Law of Thermodynamics - Ideal Gas	<b>Chapter 2: Macroscopic Description of An Ideal Gas</b>
<b>4</b>	- Experimental Laws of an Ideal Gas	
<b>5</b>	- Equation of State for an Ideal Gas	
<b>6</b>	- Thermal Expansion of Solids and Liquids. - Heat and Internal Energy	<b>Chapter 3: Heat and The First Law of Thermodynamics</b>
<b>7</b>	- Heat Capacity and Specific Heat. Phase Change. Latent Heat - Heat Transfer : Convection, Conduction, and Radiation	
<b>8</b>	- Work and Heat in Thermodynamic Processes - The First Law of Thermodynamics. Some Applications.	
<b>9</b>	- Reversible and Irreversible Processes	
<b>10</b>	- The Carnot Engine	<b>Chapter 4: Heat Engines and the Second</b>

11	- Entropy. Entropy Changes in Irreversible Processes	<b>Law of Thermodynamics</b>
12	- Molecular Model of an Ideal Gas - Molar Specific Heat of an Ideal Gas	<b>Chapter 5: The Kinetic Theory of Gases</b>
13	- Adiabatic Processes for an Ideal Gas - The Equipartition of Energy	
14	- The Boltzmann Distribution Law - Distribution of Molecular Speeds	
15	- Mean Free Path - Entropy on a Microscopic Scale	

## 12 Course Assessment:

### Grading:

- M. Assignment: 30%
- N. Midterm Test: 30%
- O. Final Exam: 40%

## 13 Policies:

- P. Attendance:* Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Q. Student responsibility:* Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problem and group assignment.
- R. Missed tests:* Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, may students re-take the tests.)

## 14 Course Coordinator/Lecturer

- School/Department: Department of Physics
- Course Coordinator/Lecturer: Dr. Do Xuan Hoi
- Email: dxhoi@hcmiu.edu.vn

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke. Below the signature is a solid horizontal line.

Nguyễn Ngọc Trường Minh

**Physics 4****1. Name of course:**

- English: PHYSICS 4 (WAVE AND MODERN PHYSICS)
- Vietnamese: Vật lý 4

**2. Course code:** PH012IU**3. Course type:** General

- Requirement Course
- Elective Course

**4. Number of credits:** 2 credits

5. Theory: 2 credits
6. Practice: 0 credit

**5. Prerequisite:** Physics 1**6. Parallel teaching in the course:** No**7. Course Description:**

This course provides students with basic knowledge of Wave and Modern Physics.

**8. Course objectives/Course learning outcomes:**

No.	Course Objectives	Program Learning outcomes
1	Construct the basic knowledge of Wave and Modern Physics	An ability to apply knowledge of mathematics, science, and engineering
2	Solve problems in engineering environment by applying both theoretical and experimental techniques	
3	Understand and acquire skills needed to use physical laws governing real process and to solve them in the engineering environment	
4	Develop confidence and fluency in discussing physics in English.	An ability to communicate effectively

**9. Textbooks and references:**

9. Halliday D., Resnick R. and Walker, J. (2011) *Fundamentals of Physics*, 9<sup>th</sup> edition, John Willey and Sons, Inc.
10. Alonso M. and Finn E.J. (1992) *Physics*, Addison-Wesley Publishing Company.
11. Hecht, E. (2000) *Physics: Calculus*, 2<sup>nd</sup> edition, Brooks/Cole.
12. Faughn/Serway (2006) *Serway's College Physics*, Thomson Brooks/Cole.
13. Roger Muncaster (1994), *A-Level Physics*, Stanley Thornes.

**10. Course implementation**

**Time:** 15 Weeks; 2 Periods per week

**Teaching and learning activities**

S. Classroom activities: Lectures, discussions, presentations

T. Self-learning: Reading, homework

U. Team work: Assignment

### 11. Course outline

Week	Topics	Chapter
1	2.40 Simple Harmonic Motion. Energy of the Simple Harmonic Oscillator 2.41 The Pendulum 2.42 Damped Oscillations and Forced Oscillations	<b>Chapter 1: Vibration and Mechanical Wave</b>
2	2.43 Wave Equation 2.44 Superposition and Interference 2.45 Standing waves	
3	2.46 Energy Transfer by Waves 2.47 Sound Waves. The Doppler Effect	
4	A. WAVE OPTICS 2.48 Interference of Light Waves <ul style="list-style-type: none"> <li>○ Young's Double-Slit Experiment</li> <li>○ Intensity Distribution of the Double-Slit Interference Pattern</li> <li>○ Interference in Thin Films</li> <li>○ The Michelson Interferometer</li> </ul> 2.49 Diffraction Patterns and Polarization <ul style="list-style-type: none"> <li>○ Diffraction Patterns and Polarization</li> <li>○ Diffraction Patterns from Narrow Slits</li> <li>○ Resolution of Single-Slit and Circular Apertures</li> <li>○ The Diffraction Grating</li> <li>○ Diffraction of X-Rays by Crystals</li> <li>○ Polarization of Light Waves</li> </ul>	<b>Chapter 2: Properties of Light</b>
5	B. GEOMETRIC OPTICS 2.50 <b>The Ray Approximation in Geometric Optics</b> 2.51 <b>Fermat's Principle and Huygen's Principle</b> 2.52 <b>Reflection and Refraction. Mirrors and Thin Lenses</b> 2.53 <b>Gauss Approximation</b>	
6	2.54 The Wave-Particle Duality of Light 2.55 De Broglie's Theory - Matter Wave	<b>Chapter 3 Introduction to Quantum Physics</b>
7	2.56 The Schrödinger's Equation 2.57 The Heisenberg's uncertainty principle	
8	2.58 Potential Well	

	2.59 Tunneling Phenomena	
<b>9</b>	2.60 Atomic spectra 2.61 The Borh Theory of the Hydrogen Atom	<b>Chapter 4: Atomic Physics</b>
<b>10</b>	2.62 The Quantum Mechanical Picture of the Hydrogen Atom. 2.63 Spin Magnetic Quantum Number	
<b>11</b>	2.64 The Pauli Exclusion Principle and The Periodic Table of the Elements 2.65 X-Rays	
<b>12</b>	2.66 The Laser 2.67 Band Theory of Solids and Semiconductivity	
<b>13</b>	2.68 The Principle of Galilean Relativity 2.69 The Michelson—Morley Experiment 2.70 Einstein’s Principle of Relativity 2.71 The Lorentz Transformation Equations	
<b>14</b>	2.72 Mass and Energy 2.73 The General Theory of Relativity 2.74 Nuclear Structure 2.75 The Mass Defect and Nuclear Binding energy	
<b>15</b>	2.76 Radioactivity. Alpha, Beta, and Gamma Decay 2.77 Nuclear Fission and Nuclear Fusion 2.78 Elementary particles. Classification of Particles. Conservation Laws. 2.79 The Quark model	

**12. Course Assessment:****Grading:**

- V. Assignment: 30%  
W. Midterm Test: 30%  
X. Final Exam: 40%

**13. Policies:**

- Y. Attendance:* Regular on-time attendance in this course is expected. It is compulsory that students attend at least 80% of the course to be eligible for the final examination.
- Z. Student responsibility:* Students are expected to spend at least 8 hours per week for self – studying. This time should be made up of reading, working on exercises and problem and group assignment.
- AA. Missed tests:* Students are not allowed to miss any of the tests (both on-going assessment and final test). There are very few exceptions. (Only with extremely reasonable excuses, e.g. certified paper from doctors, may students re-take the tests.)

**14. Course Coordinator/Lecturer**

- School/Department: Department of Physics
- Course Coordinator/Lecturer: Dr. Do Xuan Hoi
- Email: dxhoi@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a series of loops and a long horizontal stroke at the end.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Materials Science and Engineering**

---

**1. General Information**

Course Title	
+ Vietnamese	Khoa học về Vật liệu và kỹ thuật
+ English	Materials Science and Engineering
Course ID	EEAC001IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	MA003IU – Calculus 2; PH014IU – Physics 2
Parallel Course	
Course it replaces	
Course standing in curriculum	Year 2 undergrad program, (see curriculum mapping in student handbook).

**2. Course Description**

Structure, properties, and processing of metallic, semiconductor, polymeric, ceramic, and composite materials. Perfect and imperfect solids; phase equilibria; transformation kinetics; mechanical behavior; material degradation. Approach involves both materials science and materials engineering components.

### 3. Textbooks and references

#### Textbooks

1. Materials Science and Engineering, An Introduction, 9th Ed. by W. D. Callister & D. G. Rethwisch. Wiley 2013.
2. Class notes.

#### References

3. Semiconductor Physics And Devices: Basic Principles, D. A. Neamen, 4th ed., McGraw-Hill. 2011.
4. Solid State Electronic Devices, B. G. Streetman, 7th ed., Prentice Hall. 2014.

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Apply Knowledge of Mathematics, Physics for understanding material's structure, mechanical properties.	1.1	Understand
G2	Apply Knowledge of Mathematics, Physics to calculate yield points/stress; steady state and non-steady state diffusion problems.	1.2	Apply
G3	Apply Knowledge of Mathematics, Physics for understanding of phase diagrams, binary equilibrium phase diagrams, and phase amounts. An ability to describe and interpret the mechanical behavior and properties of metal alloys, ceramics and polymers,...	1.2; 2.2	Apply
G4	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context	2.4; 4.1	Understand

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the atomic structure and interatomic bonding; The structure of crystalline solids, imperfections in solids, diffusion	1.1	I,T
G1.2	Understand the mechanical properties of metals, dislocations and strengthening mechanism.	1.1	I,T

G1.3	Understand the failure, phase diagrams, phase transformations, formation of microstructures; processing of metal alloys.	1.1	I,T
G2.1	Apply Knowledge of Mathematics, Physics to calculate yield points/stress	1.2	T,U
G2.2	Apply the techniques of Mathematics, Physics to calculate steady state and non-steady state diffusion problems	1.2	T,U
G3.1	Apply Knowledge of Mathematics, Physics for understanding of phase diagrams, binary equilibrium phase diagrams, and phase amounts	1.2 2.2.1	T,U
G3.2	An ability to describe and interpret the mechanical behavior and properties of metal alloys, ceramics and polymers,...	1.2 2.2.3	T,U
G4.1	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context.	2.4.6 4.1.2	T

### 5) Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1, G2	10%
	A1.2 Homework	G1, G2	10%
A2. Midterm assessment	A2.1 Mid-term Exam	G1.1,G1.2,G1.3	30%
	A2.2 Seminar(s) & Quiz	G3.2; G4	10%
A3. Final assessment	A3.1 Final exam	G2.1, G2.2, G2.3	40%

### 6) Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction: atomic structure and interatomic bonding.	G1	-Lecture -Class discussion	
2	The structure of crystalline solids, imperfections in solids, diffusion.	G1	- Lecture - Class discussion	Homework
3	Mechanical properties of metals, dislocations and strengthening mechanism	G1, G2	- Lecture - Class discussion	Quiz 1

4	Failure, phase diagrams, phase transformations, formation of microstructures.	G1, G2	- Lecture - Class discussion	Homework
5	Processing of metal alloys. Annealing, recovery, recrystallization and grain growth	G1, G2	- Lecture - Class discussion	Homework
6	Structure and properties of ceramics, applications and properties of ceramics	G1, G2	- Lecture - Class discussion	Homework
<b>Midterm exam</b>		<b>G.1; G2</b>		<b>Written exam</b>
7	Polymer Structures. Characteristics, applications, and processing of polymers.	G1, G2	- Lecture - Class discussion	Homework
8	Composites. Corrosion and degradation of materials.	G1, G2	- Lecture - Class discussion	Quiz 2
9	Electrical properties.	G1, G2	- Lecture - Class discussion	Quiz 3
10	Thermal properties	G1, G2, G3	- Lecture - Class discussion	Homework
11	Magnetic properties.	G1, G2, G3	- Lecture - Class discussion	Homework
12	Optical properties; Review.	G1, G2, G3	- Lecture - Class discussion	Homework
<b>FINAL EXAMINATION</b>				<b>Written exam</b>

## 7) Course Policy

- **Assessment policy and grading:** the grading of this course is based on several elements as described in the following
- **Exams:** There will be one midterm and a comprehensive final exam. All exams will be opened-book. Exams will cover the assigned reading material, lectures, and assignments. There are no make-up exams (except for special circumstances where written excuses and official proof are considered on a case-by-case basis).
- **Homework Policy:** Homework is to be handed in before the **beginning of class** on the session/day it is due. **No late homework will be accepted.** There will be on average one homework set every two weeks. Since assigned homework is an integral part of transferring course content to students, they are to be an **individual** effort but group discussions are encouraged for a better understanding of course material and solving homework. ***The student must receive a passing homework grade to pass the course.***
- **Grading Policy:** The overall course grades (letter grades from A to F) will be determined based on required standards and overall class distribution. The weights of the assignments and the examinations are:
  9. Class Participation and Homework Assignments (20%)
  10. Midterm exam or/and seminar quiz (40%)

**11. Final exam (40%)**

- **Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.
- **Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**8) Course Coordinator/Lecturer**

- 4) School of EE, Room: O2-206
- 5) Course Coordinator/Lecturer: Dr. Mai Linh
- 6) Email: mlinh@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**ENTREPRENEURSHIP**

---

**1. General Information**

Course Title	
+ Vietnamese	
+ English	Entrepreneurship
Course ID	EE0114IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input checked="" type="checkbox"/> General <input type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 3 undergrad program

**2. Course Description**

In this course the student will learn the essential skills needed to start and manage a successful new business venture. Topics will cover: the challenge of entrepreneurship, building a business plan, marketing and financial issues with a start-up company, and how to gain the competitive advantage.

### 3. Textbooks and Other Required Materials

**Textbooks:** Technology Entrepreneurship, Thomas N. Duening, Robert D. Hisrich, and Michael A. Lechter, © Elsevier 2010

#### Reference Materials:

Nurturing Science-based Ventures, Ralf W. Seifert • Benoît F. Leleu, Christopher L. Tucci, © 2008 Springer-Verlag London.

Handouts including research papers given by instructor for in-depth references of the topics

### 4. Course Objectives:

Learning Outcome	Description	Program Learning outcomes	Level
G1	Describe the entrepreneurial profile and evaluate your potential as an entrepreneur	4.2	Understand
G2	Explain the steps the entrepreneur must complete when starting a new business venture	4.2	Apply
G3	Complete a written business plan and demonstrate the keys to making an effective business plan presentation	3.2	Apply
G4	Gain the experience of working in a group towards a final project that will involve experiments, analysis and the design of exemplary wireless communication techniques and/or systems	3.1	Apply
G5	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context	2.5	Apply

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Describe the entrepreneurial profile and evaluate your potential as an entrepreneur	4.2.1	I, T
G1.2	Explain the steps the entrepreneur must complete when starting a new business venture	4.2.2	T
G1.3	Describe the elements of a solid business plan	4.2.3	T

G2.1	Complete self-analysis of entrepreneurial competencies	4.2.1	T
G3.1	Describe key business terms demonstrating overall business knowledge	3.2.3	T, U
G3.2	Discuss various new business options	3.2.3	T, U
G3.3	Complete a written business plan	3.2.3	U
G3.4	Demonstrate the keys to making an effective business plan presentation	3.2.5	U
G4.1	Demonstrate teamwork in a group towards a final project that will involve experiments, analysis and the design of exemplary wireless communication techniques and/or systems	3.1.1	U
G5.1	Discuss case studies to understand the professional and ethical responsibility as an engineer	2.5.1	T, U
G5.2	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context.	2.5.4	T, U

## 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G2, G3, G5	10%
	A1.2 Homework	G1, G4, G6, G7	10%
A2. Midterm assessment	A2.1 Mid-term Exam	G1, G3, G5, G7, G9	30%
	A2.2 Seminar(s) & Quiz	G10, G11	5%
A3. Final assessment	A3.1 Full Semester Project	G7, G8	5%
	A3.2 Final exam	G2, G3, G7, G8	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1-2	Introduction to Fundamental of business	G1, G2	-Lecture -Class discussion	Homework In class assignment
2-4	Introduction to Micro and macro economics	G1, G2	- Lecture - Class discussion	Homework In class assignment
4-6	Introduction to Fundamental of economics	G1, G2	- Lecture	Quiz 1 Homework

			- Class discussion	In class assignment
<b>6-8</b>	Technology ventures in a global context	G3.1, G3.2, G4.1, G5.1	- Lecture - Class discussion	Project 1 Homework In class assignment
<b>Midterm exam</b>				<b>Written exam</b>
<b>8-10</b>	Legal structure and Capital	G3.2, G3.3, G3.4	- Lecture - Class discussion	Project 2 Homework In class assignment
<b>10-12</b>	Technology venture strategy and operations	G3.3, G4.1, G5.1, G5.2	- Lecture - Class discussion	Homework In class assignment
<b>12-14</b>	Professional and ethical case studies	G5.1	- Lecture - Class discussion	Quiz 3 Homework In class assignment
<b>14-16</b>	Presentation	G3.3, G4.1	- Lecture - Class discussion	Final Exam
<b>FINAL EXAMINATION</b>				<b>Oral Presentation</b>

## 8. Brief list of topics to be covered

- Fundamental of business
- Micro and macro economics
- Fundamental of economics
- Technology ventures in a global context
- Legal structure and Capital
- Technology venture strategy and operations
- Professional and ethical case studies

## 9. Course Policy

**Assignments:** All assignments need to be submitted on the due date. Otherwise, a penalty of 20% per day can be considered for each assignment.

**Policy on dishonesty:** Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the class.

**Grading** The overall course grades will be assigned based on required standard or overall class distribution. The weights of the assignments and the examinations are:

- 30% for participation, attendance, Quiz, HW, project, and presentation
- 30% for midterm examination
- 40% for final examination

**10. Lecturer: Nguyen Dinh Uyen, Ph.D.**

7) School/Department: School of Electrical Engineering

8) Address and email: nduyen@hcmiu.edu.vn

...

Lecture hours: depends on semester calendar .

Office hours: based on detailed semester calendar, or by appointment @ O2.206

Contact information: [nduyen@hcmiu.edu.vn](mailto:nduyen@hcmiu.edu.vn)

**Independent Learning Experiences:**

Homework problems are assigned bi-weekly collected and graded.

**Course Policies:**


Assignments: All assignments need to be submitted on the due date. Otherwise, a penalty of 20% per day can be considered for each assignment.

Policy on dishonesty: Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the class.

Link to download materials: <http://blackboard.hcmiu.edu.vn/>

**Prepared by:** Dr. Uyen Nguyen

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**INTRODUCTION TO ELECTRICAL ENGINEERING**

---

**1. General Information**

Course Title	
+ Vietnamese	
+ English	Introduction to Electrical Engineering
Course ID	EE049IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 1 undergrad program

**2. Course Description**

This course is an introduction to engineering processes for future electrical engineering. This course provides the students with the fundamental concepts of the electrical engineering

profession. In addition, the students will learn the proper usage of engineering tools, including computers and measurement equipment. Students will also perform statistical analysis of experimental data, define engineering requirements, and implement simulation.

### 3. Textbooks and Other Required Materials

**Textbooks:** None

**Reference Materials:** Hand-out, Lecture Note

### 4. Course Objectives:

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand electrical engineering profession and disciplines, defining requirements, and implementing projects.	2.4	Understand
G2	Understand engineering methods, including experimentation, data analysis, and computer skills	2.2	Understand
G3	Understand the professional and ethical responsibility as an engineer	2.5	Understand
G4	Practice communication skill and collaboration skill with teammates	3.1 3.2	Apply

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand electrical engineering profession and disciplines	2.4.5	I
G1.2	Understand engineering process, defining requirements, and implementing projects.	2.4.6	I
G2.1	Understand concepts of experimentation, data analysis, and computer skills such as programming C and MATLAB	2.2.3	I, T
G3.1	Learn some case studies to understand the engineer ethic and responsibility	2.5.1	T
G4.1	Collaborate with teammates for a case studies and specific projects	3.1.2	U
G4.2	Communicate with teammates for a case studies and specific projects	3.2.6	U

### 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Homework	G1.1, G1.2, G2.1, G3.1	10%
	A1.2 Quiz	G2.1	10%
	A1.3 Presentation	G4.1, G4.2	10%

A2. Midterm assessment	A2.1 Mid-term Exam	G1.1, G1.2, G2.1	30%
A3. Final assessment	A3.1 Final exam	G1.1, G1.2, G2.1	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Electrical Engineering Overview	G1.1	-Lecture -Class discussion	
2	Engineering Design Process	G1.2	- Lecture - Class discussion	
3	Case studies to understand the professional and ethical responsibility as an engineer	G3.1	- Lecture - Class discussion	Homework
4	Project planning and schedule with team	G4.1	- Lecture - Class discussion	
5	Introduction to a general communication system	G1.2	- Lecture - Class discussion	
6	Data Analysis techniques	G1.2	- Lecture - Class discussion	Homework
7	Basic circuit design and analysis	G2.1	- Lecture - Class discussion	Homework Quiz
Midterm exam				<b>Written exam</b>
8	Basic circuit design and analysis	G2.1	- Lecture - Class discussion	
9	Introduction to Programming	G2.1	- Lecture - Class discussion	
10	Introduction to Programming	G2.1	- Lecture - Class discussion	Homework Quiz
11	Programming applied into data analysis	G2.1	- Lecture - Class discussion	
12	Programming applied into data analysis	G2.1	- Lecture - Class discussion	Homework Quiz
13	Basic computer architecture	G1.2	- Lecture - Class discussion	

14	Engineering applications	G1.2	1. Class discussion 2. Group presentation	Presentation
15	Presentation and communication for engineering	G4.2	- Group presentation	Presentation
<b>FINAL EXAMINATION</b>				<b>Written exam</b>

## 8. Course Policy

**Assignments:** All assignments need to be submitted on the due date. Otherwise, a penalty of 20% per day can be considered for each assignment.

**Policy on dishonesty:** Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the class.

**Grading:** The overall course grades will be assigned based on required standard or overall class distribution. The weights of the assignments and the examinations are:

- 30% for participation, attendance, Quiz, HW, project, and presentation
- 30% for midterm examination
- 40% for final examination

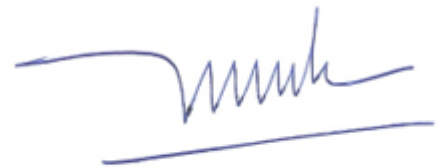
## 9. Lecturer: Ta Quang Hien, Ph.D.

9) School/Department: School of Electrical Engineering

10) Address and email: tqhien@hcmu.edu.vn

...

Ho Chi Minh City, 2024  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

## SYLLABUS

## Introduction to Computer for Engineers (EE050IU)

---

**• General Information**

- Course Title		
○ Vietnamese	Phương pháp Tính toán cho Kỹ sư	
○ English	Introduction to Computer for Engineers	
- Course ID	EE050IU	
- Course Level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both	
- Course Type	<input type="checkbox"/> General <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Project/Internship/Thesis	<input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Others
- Number of Credits		
○ Lecture	03	
○ Laboratory	Nil	
○ ECTS	4.64	
Number of periods	Theory: 45 Practice:0	
Language	English	
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90	
- Prerequisites	Nil	
- Concurrent Course	Nil	
- Course in Curriculum	Year 2 Undergrad Program	

**• Course Description**

This course is an introduction to solving engineering problems through the use of the computer. It introduces general problem-solving techniques including the concepts of step-wise refinement

applied to the development of algorithms. The first half of this course will cover elementary programming concepts using the MATLAB programming language and apply those concepts towards the solution of engineering problems.

Meanwhile, the second section is designed for people with no prior Python experience. Students will cover the basics of Python, everyday functions and applications, including how to use Python as a calculator, understanding variables and types, and building Python lists. As an open-source language, students are also instructed learning to use some fundamental Python packages such as NumPy, Pandas, SciPy, Matplotlib or Seaborn.

- **Textbooks and Other Required Materials**

1. Stephen J. Chapman, “*MATLAB Programming for Engineers*,” Thompson Books
2. The MathWorks, “*Get Started with MATLAB*,” [www.mathworks.com](http://www.mathworks.com)
3. Guido Van Rossum, “*Python Tutorial*,” Released 3.7.0, 2018
4. Mark Lutz, “*Programming Python*,” O’Reilly
5. Allen Downey, “*Think Python*,” Green Tea Press

- *References*

Slides or in-class handouts

- *Software*

GNU Octave, MATLAB Online; Google Colab/Jupyter Notebook

- **Course Objectives**

Goals (Gx)	Descriptions	Program Learning Outcomes (PLOs)	Level of Competence
G1	Implement MATLAB/Octave and Python instructions, data types and basic programming techniques	1.3	Apply
G2	Apply MATLAB/Octave and Python language to implement, debug and validate the correctness of an algorithm	2.1	Apply
G3	Understand the impact of electrical engineering solutions in a global, economic, environmental, and social context	2.2	Understand

- **Course Learning Outcomes (CLOs)**

CLOs (Gx.x)	Descriptions	PLOs	Teaching

			<b>Modes</b>
G1.1	Understand the basic program using MATLAB/Octave and Python language	1.3	U
G1.2	Understand the fundamental of data types and storage classes of MATLAB/Octave and Python	1.3	U
G1.3	Understand the conditional execution, program loops and iteration	1.3	U
G2.1	Apply the numerical approximations to calculate integrals, curve fitting and ODE	2.1.3	U
G2.2	Apply the fundamental packages for data analysis	2.1.1	U
G2.3	Apply the fundamental packages for data visualizations	2.1.1	U
G2.4	Design, implement & debug a program that uses MATLAB/Octave and Python programming constructs	2.1.5	T
G3.1	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context	2.2.4	I

- **Course Assessment**

<b>Assessment types</b>	<b>Assessment component</b>	<b>Course Learning Outcomes (CLOs) (Gx.x)</b>	<b>Percentage %</b>
A1. Process Assessment	A1.1 Homework	G1, G2	15%
	A1.2 In-class Activities & Quiz	G1, G2	10%
A2. Midterm Assessment	A2 Mid-term Exam	G1.1, G1.2, G1.3	30%
A3. Final Assessment	A3.1 Full Semester Project	G3.1	5%
	A3.2 Final Exam	G2.1, G2.2, G2.3, G2.4	40%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>CLOs (Gx.x)</b>	<b>Teaching and Learning Activities</b>		<b>Assessment Activities</b>
			<b>Lecturer</b>	<b>Student</b>	
<b>1</b>	Introduction to Computing and	G1.1,	- Lecture	- Class	A1.1

	Engineering Basics of MATLAB/Octave	G1.2	- In-class exercises	discussion, practicing	
2	Matrices and Vectors Mathematical Operations with Arrays	G1.1, G1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
3	Script and Function Files	G1.1, G1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.2
4	Logical Operators and Conditional Statements	G1.1, G1.2, G1.3	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
5	Plot and Graphs	G1.1, G1.2, G1.3	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
6	Strings, Cell Arrays and Files	G1.1, G1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.2
7	Graphical User Interface (GUI)	G1.1, G1.2, G1.3	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
8	Symbolic Mathematics Curve Fitting	G1.1, G1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
<b>Midterm Examination</b>		G1.1, G1.2 G1.3	Written exam		A2
9	Introduction to Python Python Syntax and Data Types	G2.1	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
10	Control Structures Modules in Python	G2.1	- Lecture - In-class exercises	- Class discussion, practicing	A1.1

11	Classes, Objects in Python Date/Time Data Type	G2.1, G2.4	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.2
12	Introduction to NumPy	G2.2, G2.4	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
13	Introduction to Pandas	G2.2, G2.4	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
14	Introduction to SciPy, Matplotlib and Seaborn	G2.2, G2.3, G2.4	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.2
15	Seminar Presentation	G3.1	- Lecture - In-class exercises	- Class discussion, practicing	A3.1
<b>Final Examination</b>		G2.1, G2.2, G2.3, G2.4	Written Exam		A3.2

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

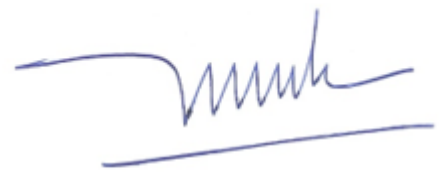
School/Office            School of Electrical Engineering, A2.206

Phone number            (84-28) 3724 4270 - Ext. 3231

Instructor's name        Dr. Nguyen Ngoc Truong Minh

Email                        [nntminh@hcmiu.edu.vn](mailto:nntminh@hcmiu.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke.

**Nguyễn Ngọc Trường Minh**

## SYLLABUS

### Programming for Engineers (EE057IU)

#### 1. General Information

- Course Title		
+ Vietnamese	Lập trình cho Kỹ sư	
+ English	Programming for Engineers	
- Course ID	EE057IU	
- Course Level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both	
- Course Type	<input type="checkbox"/> General <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Project/Internship/Thesis	<input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Others
- Number of Credits		
+ Lecture	03	
+ Laboratory	01	
+ ECTS	4.64	
Number of periods	Theory: 45 Practice:0	
Language	English	
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90	
- Prerequisites	Introduction to Computers for Engineers	
- Concurrent Courses	Programming for Engineers Laboratory (EE058IU)	
- Course in Curriculum	Year 2 Undergrad Program	

#### 2. Course Description

This course is aimed at students with little to no prior programming experience. Generally, it endeavors to provide students an understanding about the role of programming that can play in

solving real-life problems. The course content thus equips the basic terminologies of principles of programming, algorithms and data structures via C programming language.

The fundamentals include the history of programming and C language, introduction to algorithm analysis, stepwise refinement and flow-charting; basic data types, type conversion, making decision and looping, branching, break and continue; I/O operations; functions and recursion; arrays and multiple-subscripted arrays, searching and different sorting algorithms; pointers, function pointers; characters and strings processing; structures, unions, enumerates; operations on bits, dynamic memory allocation, file processing; introduction to abstract data types: linked lists, queues, stacks, binary trees; hash table.

### 3. Textbooks and Other Required Materials

- Paul Deitel and Harvey Deitel, “*C How to Program*,” 9<sup>th</sup> edition, Pearson, 2017
- Brian Kernighan and Dennis Ritchie, “*The C Programming Language*,” 2<sup>nd</sup> edition, Prentice Hall, 1988
- Stephen G. Kochan, “*Programming in C*,” 4<sup>th</sup> edition, Sams. Publishing, 2014

#### 1. Other supplemental materials

Slides or in-class handouts

#### 2. Software

DevC++, Eclipse, Visual Studio or Code Block

### 4. Course Goals

Goals (Gx)	Descriptions	Program Learning Outcomes (PLOs)	Level of Competence
G1	Implement C instructions, data types and programming techniques to solve simple problems	2.1	Apply
G2	Use novel computing technology and translate hypothesis as well as solutions into computer programs	2.2	Apply
G3	Explain the impact of electrical engineering solutions in a global, economic, environmental and social context	4.1	Understand
G4	Use collaboration skill with teammates	3.1	Apply
G5	Implement C into systems	2.3	Apply

### 5. Course Learning Outcomes (CLOs)

<b>CLOs (Gx.x)</b>	<b>Descriptions</b>	<b>PLOs</b>	<b>Teaching Modes</b>
G1.1	Demonstrate the basic principles of computer programming and their application to the solution of engineering problems	2.1.1	T
G1.2	Apply programming constructs and problem-solving principles to the development of C programs	2.1.1	T
G1.3	Frame and solve unstructured problems	2.1.1	I
G2.1	Solve and design solutions to programming problems, efficiently translate solutions into computer programs	2.2.4	T
G2.2	Recognize modern computing technology and the place that programming has within the engineering domain	2.2.4	I
G2.3	Have ability to engage life-long learning	2.2.4	I
G3.1	Explain the impact of C in a global, economic, environmental and social context	2.3.1	I
G4.1	Use collaboration skill with teammates	3.1.5	U
G5.1	Explain problem-solving techniques from-simple-to-complex C programs in different operating systems (Windows, MacOS, UNIX/Linux)	4.1.1	I

## 6. Course Assessment

<b>Assessment Types</b>	<b>Assessment Component</b>	<b>Course Learning Outcomes (CLOs) (Gx.x)</b>	<b>Percentage %</b>
A1. Process Assessment	A1.1 Homework	G1, G2.1, G2.2, G3.1, G5.1	15%
	A1.2 Quiz	G1, G2.1, G2.2, G3.1, G5.1	5%
	A1.3 Project	G1, G2, G4.1, G5.1	10%
A2. Midterm Assessment	A2 Mid-term Exam	G1, G2.1	30%
A3. Final Assessment	A3 Final Exam	G1, G2.1, G2.2	40%

## 7. Course Outline

<b>Week</b>	<b>Content</b>	<b>CLOs (Gx.x)</b>	<b>Teaching and Learning Activities</b>		<b>Assessment Activities</b>
			<b>Lecturer</b>	<b>Student</b>	
<b>1</b>	History of Programming and C Language	G1.1	- Lecture - In-class	- Class discussion,	A1.1

	Algorithm and Flow-Charting		exercises	practicing	
2	Variables, Basic Data Types Making Decisions, Branching and Looping	G1.1 G1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
3	I/O Operations in C	G1.2 G1.3 G2.1	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
4	Working with C Functions and Recursion	G1.2 G2.1	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.2
5	Working with C Arrays	G1.2 G1.3 G2.1	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
6	Different Sorting Algorithms	G1.2 G2.1	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
7	Working with C Pointers	G1.2 G2.1 G2.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.2
8	Function Pointers Revision	G1.2 G2.1 G2.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.2
<b>Midterm Examination</b>		G1.1, G1.2, G1.3, G2.1		Written exam	A2
9	Working with C Characters and Strings	G1.2, G1.3, G2.1	- Lecture - In-class exercises	- Class discussion practicing	A1.1 A1.3
10	Working with Structures / Unions / Enumerates	G1.2, G2.1 G2.2	- Lecture - In-class exercises	- Class discussion practicing	A1.1 A1.2 A1.3
11	Operations on Bits	G1.2,	- Lecture	- Class	A1.1

	File Processing and Dynamic Memory Allocation	G2.1 G2.2	- In-class exercises	discussion, practicing	A1.3
<b>12</b>	Introduction to Abstract Data Types: linked lists	G1.2, G2.1	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.3
<b>13</b>	Abstract Data Types: queues, stacks, binary trees	G1.2, G2.1 G2.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.3
<b>14</b>	Hash Table	G1.2, G2.1, G5.1	- Lecture - In-class exercises	- Class discussion, practicing	A1.1 A1.3
<b>15</b>	Revision	G1.2, G2.1	- In-class exercises	- Class practicing	A1.1 A1.3
Final Project		G2, G4.1, G5.1	Group Project		A1.3
<b>Final Examination</b>		G1.1, G1.2, G1.3, G2.1, G2.2		Written exam	A3

## 8. Course Requirement and Expectation

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**9. Course Coordinator/Lecturer**

School/Office            School of Electrical Engineering, A2.206  
Phone number            (84-28) 3724 4270 - Ext. 3231  
Instructor's name        Dr. Nguyen Ngoc Truong Minh  
Email                        [nntminh@hcmiu.edu.vn](mailto:nntminh@hcmiu.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

## SYLLABUS

## Programming for Engineers Laboratory

- **General Information**

Course Title	
+ Vietnamese	Thực hành Lập trình cho Kỹ sư
+ English	Programming for Engineers Laboratory
Course ID	EE058IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input checked="" type="checkbox"/> Others: Laboratory
Number of credits	
+ Lecture	Nil
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	Nil
Parallel Course	Programming for Engineers (EE057IU)
Course it replaces	
Course standing in curriculum	Year 2 in undergraduate curriculum

- **Course Description**

This laboratory is associated with the Programming for Engineers course. It covers everything that students will need to understand the basic concepts covered in the theory course, as well as the implementation of simple-to-complex C programs especially in the field of engineering. Topics include data types, control structures, functions, arrays, files, and the mechanics of running, testing, and debugging.

- **Textbooks and references**

- **Textbooks**

- 1. None

- **Reference**

- 1. Experiment handouts

- **Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Able to formulate algorithms for solving simple programming problems	1.3, 3.1	Apply
G2	Able to examine some case studies and practical applications to understand the professional and ethical responsibility.	4.1, 4.2	Apply
G3	Able to design problem solutions, implement and debug programs using the C techniques	2.3, 4.5	Apply
G4	Understand contemporary computer technologies and the role of programming in the engineering domain	2.4	Understand

- **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	Formulate algorithms to solve simple programming problems	1.3 3.1.2	U
G2.1	Have an opportunity to exam case studies to understand the professional and ethical responsibility as an engineer	4.1.1 4.2.2	U
G2.2	Frame and solve unstructured problems, create practical applications to accomplish useful goals	4.1.1 4.2.2	U

G3.1	Design, implement and test programs using the C techniques (selections, loops, functions, arrays, pointers, characters and strings, structures, etc.) with applications to engineering	2.3.2 4.5.1	U
G3.2	Create and manipulate dynamic data structures such as linked lists, queues, stacks and binary trees	2.3.2 4.5.1	U
G4.1	Recognize modern computing technology, and the place that programming has within the engineering domain	2.4.3	T
G4.2	Have ability to engage life-long learning	2.4.6	T

- **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment (A.x.x) (2)</b>	<b>Learning Outcome (G.x.x) (3)</b>	<b>Percentage % (4)</b>
A1. Process assessment	A1.1. Pre-lab	G1.1	21%
	A1.2. Reports	G2.1, G3.1, G3.2, G4.1, G4.2	49%
A2. Final assessment	A2.1 Final exam	G1.1, G2.2, G3.1, G3.2	30%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1</b>	Variables, Data Types, Making Decisions, Branching and Looping	G1.1, G2.1, G3.1, G4.1	Do Experiment	A1.1, A1.2
<b>2</b>	I/O operations	G1.1, G2.1, G3.1, G4.1	Do Experiment	A1.1, A1.2
<b>3</b>	Functions/Recursion	G1.1, G2.1, G3.1, G4.1	Do Experiment	A1.1, A1.2
<b>4</b>	Arrays	G1.1, G2.1, G3.1, G4.1	Do Experiment	A1.1, A1.2
<b>5</b>	Pointers/Function Pointers	G1.1, G2.1, G3.2, G4.1	Do Experiment	A1.1, A1.2
<b>6</b>	Structures/Unions/Enumerates	G1.1, G2.1, G2.2, G3.2, G4.1, G4.2	Do Experiment	A1.1, A1.2

7	Characters and Strings, Operations on Bits	G1.1, G2.1, G2.2, G3.2, G4.1, G4.2	Do Experiment	A1.1, A1.2
<b>FINAL EXAMINATION</b>		<b>G1.1, G2.2, G3.1, G3.2</b>	<b>Test and answer experimental questions</b>	<b>A2.1</b>

- **Course Policy**

**Class Participation:** Students are required to attend all the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

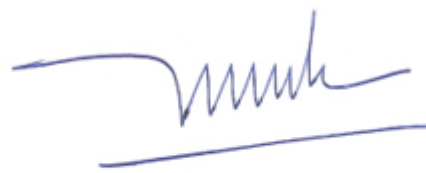
**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer Usage:** Yes

- **Course Coordinator/Lecturer**

- 11) School of Electrical Engineering, Room: LA2. 109
- 12) Course Coordinator/Lecturer: Trang Kiến, M. Eng.
- 13) Email: tkien@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Principles of Electrical Engineering I**

---

**1. General Information**

Course Title	
○ Vietnamese	Lý thuyết mạch điện 1
○ English	Principles of Electrical Engineering I
Course ID	EE051IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others
Number of credits	
○ Lecture	3
○ Laboratory	Nil
○ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	MA001IU – Calculus 1
Parallel Course	EE052IU – Principle of Electrical Engineering I Laboratory
Course it replaces	
Course standing in curriculum	Year 2 undergrad program (see curriculum mapping in student handbook)

**2. Course Description**

This course covers the following topics: Circuit elements; Independent sources; Dependent sources; Circuit analysis in DC and AC steady state; Operational amplifiers; Power Computations; Two-port circuits; Balanced three-phase circuits. Special seminar(s).

### 3. Textbooks and references

#### Textbooks

1. J. W. Nilsson and S. A. Riedel, Electric Circuits, 9th Ed, PEARSON, 2011.
2. Class notes.

#### References

3. 1. R. C. Dorf and J. A. Svoboda, Introduction to Electric Circuits, 9th Ed, John Wiley & Sons, 2014

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand knowledge of Mathematics, Science, and Engineering for solving electrical engineering circuit	1.3	Understand
G2	Apply critical and analytic thinking to the principles of electrical engineering process	2.3	Apply
G3	Demonstrate creative thinking in the design of electrical engineering solutions	3.1	Apply
G4	Have ability to engage life-long learning and have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context	4.1	Understand

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the Circuit variables & simple resistive circuits.	1.3	I,T
G1.2	Understand the fundamental of techniques of circuit analysis in DC & AC; two-port circuits; balanced three-phase circuits.	1.3	I,T
G2.1	Apply the techniques of circuit analysis to solve electrical engineering circuits (DC & AC);	2.3.1	T,U
G2.2	Apply the techniques of circuit analysis to solve electrical engineering circuits two-port circuits.	2.3.1	T,U
G2.3	Apply the techniques of circuit analysis to solve electrical engineering circuits balanced three-phase circuits.	2.3.1	T,U

G3.1	Design, implement a real circuit	3.1.4	U
G4.1	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context	4.1.1	I

• **Course Assessment**

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1, G2	10%
	A1.2 Homework	G1, G2	10%
A2. Midterm assessment	A2.1 Mid-term Exam	G2.1	30%
A3. Final assessment	A3.1 Full Semester Project	G3.1, G4.1	10%
	A3.2 Final exam	G2.1, G2.2, G2.3	40%

• **Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction to EE051IU: Circuit variables	G1	-Lecture -Class discussion	
2	Simple resistive circuits.	G1	- Lecture - Class discussion	Homework
3 & 4 & 5	Techniques of circuit analysis	G1, G2	- Lecture - Class discussion	Quiz 1
6	The operational amplifier.	G2	- Lecture - Class discussion	Homework
7	Inductance, capacitance and mutual inductance.	G2	- Lecture - Class discussion	Homework
<b>Midterm exam</b>		<b>G2</b>		<b>Written exam</b>
8 & 9	Sinusoidal steady-state analysis.	G2	- Lecture - Class discussion	Homework
10	Sinusoidal steady-state power calculations.	G2	- Lecture - Class discussion	Quiz 2
11 & 12	Two-port circuits.	G1, G2	- Lecture - Class discussion	Quiz 3

<b>13 &amp; 14</b>	Balanced three-phase circuits: three-phase voltage sources, analysis of the wye-wye and wye-delta circuit, power calculation and measurements.	G1, G2	- Lecture - Class discussion	Homework
<b>15 &amp; 16</b>	Term project presentation & Review	G3,G4	Group presentation - Lecture - Class discussion	
<b>FINAL EXAMINATION</b>		<b>G2</b>		<b>Written exam</b>

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

- 1.School of EE, Room: O2-206
- 2.Course Coordinator/Lecturer: Dr. Mai Linh
- 3.Email: mlinh@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**



This course helps students to understand better the course Principles of Electrical Engineering I. Experimental exercises in use of laboratory instruments. Voltage, current, impedance, frequency, and waveform measurements. Rudiments of circuit modeling and design.

- **Textbooks and references**

**Textbooks**

**References**

5. Laboratory manuals supplied by the instructor.

- **Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Operate electric equipment, multi-meters, power supplies, oscilloscopes and function generator; To study the behavior of some specified circuits	2.2	Apply
G2	Apply critical and analytic thinking to the principles of electrical engineering process	2.1;3.1	Apply
G3	Demonstrate creative thinking in the design of electrical engineering solutions	2.5	Analyze
G4	Have an opportunity to exam case studies to understand the professional and ethical responsibility as an engineer	2.5	Analyze

- **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching Level (I,T,U)</b>
G1.1	Understand how to use basic equipment	2.2.3	I,T
G1.2	Understand how to build and test circuits	2.2.3	I,T
G2.1	Understand how to write lab report	2.1.1	I,T
G2.2	Have an opportunity to work in a team	2.1.5	T,U
G3.1	Understand the importance of responsibility in doing laboratory	2.5.1	I
G3.2	Understand the ethical problems in design	2.5.2	I
G4.1	Understand the way to use template in writing report	2.5.2	I

- **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment form (A.x.x) (2)</b>	<b>Learning Outcome</b>	<b>Percentage % (3)</b>
---------------------------------	------------------------------------	-------------------------	-------------------------

A1. Process assessment	A1.2 Lab Report	G2.1, G2.2, G3.1, G3.2, G4	70%
A2. Final assessment	A3.2 Final exam	G1.1, G1.2, G2.1, G4.1	30%

- **Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction to electric circuit laboratory	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
2	Kirchhoff's current and voltage laws	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
3	Frequency and phase shift measurement	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
4	Thevenin's theorem for AC circuits	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
5	Mesh and nodal analysis of AC circuits	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
6	Operational Amplifiers	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
7	Circuits utilizing op-amps	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
<b>FINAL EXAMINATION</b>		<b>G1.1, G1.2, G3.2, G4.1</b>		<b>Written exam</b>

- **Course Policy**

**Class Participation:** An attendance of 80 percent is compulsory for the lab sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged. Students must use the official template of SEE to write their reports.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the group.

- **Course Coordinator/Lecturer**

- 14) School of Electrical Engineering, Room: A2-206
- 15) Course Coordinator/Lecturer: Nguyen Minh Thien
- 16) Email: nmthien@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, slightly curved lines, and ending with a long horizontal stroke.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Principles of Electrical Engineering II**

- **General Information**

Course Title	
+ Vietnamese	Lý thuyết mạch điện 2
+ English	Principles of Electrical Engineering II
Course ID	EE055IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input checked="" type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 150px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 150px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	MA023IU – Calculus 3; EE051IU – Principles of Electrical Engineering I
Parallel Course	EE056IU – Principle of Electrical Engineering II Laboratory
Course it replaces	
Course standing in curriculum	Year 2 undergrad program (see curriculum mapping in student handbook)

- **Course Description**

This course covers the following topics: Transient analysis by classical methods and by Laplace transform analysis, step and impulse response. Passive and active filter circuit design. Introduction to Fourier series. Two-Port Network and Special seminars Special seminars.

- **Textbooks and references**

**Textbooks**

6. J. W. Nilsson and S. A. Riedel, Electric Circuits, 9th Ed, PEARSON, 2011.
7. Class notes.

**References**

8. 1. R. C. Dorf and J. A. Svoboda, Introduction to Electric Circuits, 9th Ed, John Wiley & Sons, 2014

- **Course Objectives**

Learning Outcome	Description	Program Learning outcomes	Level
G1	Apply Knowledge of Mathematics, Science, and Engineering for solving electrical engineering circuit.	2.1	Understand
G2	Have ability to develop and conduct appropriate experimentation, analyze and interpret data, and use engineering judgment to draw conclusions	2.2	Apply
G3	Have ability to communicate effectively with a range of audiences	3.2	Understand
G4	Have ability to engage life-long learning	2.4	Understand
G5	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context	4.1, 4.2	Apply

- **Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Apply the mathematical models to solve electrical engineering circuits (RL, RC, RCL circuits)	2.1.1	T
		2.1.2	
		2.1.5	
G2.1	Have ability to carry out experiments and obtain hypothesis formulations.	2.2.1	T
		2.2.3	
G3.1	Have ability to give written communication and give graphical communication	3.2.3	U
		3.2.5	
G4.1		2.4.3	U

	Have ability to design, implement practical circuits.	2.4.6	
G5.1	Have ability to be aware of roles and responsibilities of engineers	4.1.1	T, U
G5.2	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in a global, economic, environmental and social context	4.2.4	T, U

- **Course Assessment**

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	2.1.1, 2.1.2, 2.1.5, 3.2.3, 3.2.5	15%
	A1.2 Homework	2.1.1, 2.1.2, 2.1.5, 2.2.1, 2.2.3	15%
A2. Midterm assessment	A2.1 Mid-term Exam	2.1.1, 2.1.2, 2.1.5, 2.2.1, 2.2.3, 3.2.3, 3.2.5	30%
	A2.2 Seminar(s) & Quiz	2.4.3, 2.4.6	5%
A3. Final assessment	A3.1 Full Semester Project	2.4.3, 2.4.6, 2.4.3, 2.4.6	5%
	A3.2 Final exam	2.1.1, 2.1.2, 2.1.5, 2.2.1, 2.2.3, 3.2.3, 3.2.5	30%

- **Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1 & 2	Response of first-order RL and RC circuit: natural and step responses, sequential switching and unbounded response.	G1.1	-Lecture -Class discussion	Homework
3 & 4	Response of second-order RLC circuits.	G1.1, G2.1	- Lecture - Class discussion	Homework
5 & 6	Introduction to Laplace transform: definition, step and impulse functions, functional and operational transform, inverse transform, poles and zeros, initial and final value theorems	G1.1, G4.1	- Lecture - Class discussion	Quiz 1
7	The application of the Laplace transform in circuit analysis.	G1.1	- Lecture - Class discussion	Homework
8	Frequency selective circuits, passive filter design.	G1.1, G4.1	- Lecture - Class discussion	
<b>Midterm exam</b>		<b>G1, G2, G3</b>		<b>Written exam</b>

9	Frequency selective circuits, passive filter design.	G1.1, G4.1	- Lecture - Class discussion	Homework
10 & 11	Active filter circuits.	G1.1, G4.1	- Lecture - Class discussion	Quiz 2
12	Fourier Series.	G1.1, G4.1	- Lecture - Class discussion	Quiz 3
13	Two Port Networks	G1.1, G4.1		
14	Term project presentation	G3.1, G5.1, G5.2	Group presentation	
15	Review / Questions & Answers	G3.1, G5.1, G5.2	- Lecture - Class discussion	Homework
<b>FINAL EXAMINATION</b>		<b>G1, G2, G3</b>		<b>Written exam</b>

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

- 17) School of EE, Room: O2-206
- 18) Course Coordinator/Lecturer: Mr. Tran Van Su
- 19) Email: tvsu@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

**Nguyễn Ngọc Trường Minh**

## SYLLABUS

**Principles of Electrical Engineering II Laboratory****[1] General Information**

Course Title	
+ Vietnamese	Thí nghiệm Lý thuyết mạch điện 2
+ English	Principles of Electrical Engineering II Laboratory
Course ID	EE056IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	<b>1</b>
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	E051IU – Principles of Electrical Engineering I
Parallel Course	EE055IU – Principle of Electrical Engineering II
Course it replaces	
Course standing in curriculum	Year 2 undergrad program (see curriculum mapping in student handbook)

**[2] Course Description**

This course covers the following topics: Experimental exercises in use of laboratory instruments; Filter design, construction, and simulation; measuring Fourier components of a periodic signal.

### [3]Textbooks and references

#### Textbooks

#### References

Laboratory manuals supplied by the instructor.

### [4]Course Objectives

Learning Outcome	Description	Program Learning outcomes (*)	Level
G1	Apply Knowledge of Mathematics, Science, and Engineering for solving electrical engineering circuits.	1.1; 1.2	Apply
G2	Design and conduct experiments, analyze results.	2.1; 2.2	Apply
G3	Use one software (such as: Multisim, Pspice, Altium,...) to simulate electrical circuits.	1.3; 2.2	Apply
G4	Understand the impact of Professional and ethical electrical engineering in case studies	1.3; 2.1; 2.5; 3.1	Understand

### [5]Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the Series and parallel resonance; R - C series circuit; passive filter circuits; RCL circuits.	1.1	I,T
G1.2	Understand the Fourier series analysis; active filter circuits	1.2	I,T
G2.1	Apply the mathematical models to solve electrical engineering circuits (RL, RC, RCL circuits)	2.1.1;2.2.3	I,T
G2.2	Apply the mathematical models to solve electrical engineering circuits (passive filter & active filter circuits).	2.1.1;2.2.3	I,T
G2.3	Apply the Fourier series to analysis electrical engineering circuits.	2.1.3	I,T
G3.1	Design, implement a circuit using software (such as: Multisim, Pspice, Altium,...) to simulate electrical circuits.	1.3	I,T,U
G3.2	Demonstrate creative thinking in the design of electrical engineering problem.	2.2.3	I,T
G4.1	Have an opportunity to study professional and ethical - case studies	2.5.1;3.1.2	U
G4.2	Develop the teamwork skills in completing the tasks and writing reports	3.1.2	U

**[6]Course Assessment**

Assessment component (1)	Assessment form (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Lab Reports	G2.1, G2.2, G3.1, G3.2, G4.2	70%
A2. Final assessment	A3.2 Final Exam	G1.1, G1.2, G2.1, G4.1	30%

**[7]Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Series and parallel resonance	G1.1, G2.1, G2.3, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
2	The R - C series circuit	G1.1, G2.1, G2.3, G3.1, G3.2, G4.2	Lecture; Class discussion	Lab report
3	Passive Filter	G1.1, G2.1, G2.2, G2.3, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
4	Step response of R-L-C series branch.	G1.1, G2.1, G3.1, G3.2, G4.2	Lecture; Class discussion	Lab report
5	Fourier series analysis.	G1.1, G2.1, G2.2, G2.3, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
6	Frequency response of different active filters.	G1.1, G2.1, G2.2, G2.3, G3.1, G3.2, G4.1	Lecture; Class discussion	Lab report
7	Steady State Frequency Response Using Bode Plots.	G1.1, G2.1, G2.2, G2.3, G3.1, G3.2, G4.2	Lecture; Class discussion	Lab report
8	Review and preparation for final exams	G2.1, G2.2, G2.3, G3.1, G3.2, G4.1		Written Exam

**[8]Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Lab reports are weekly collected and graded.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the group.

**[9]Course Coordinator/Lecturer**

- 20) School of EE, Room: O2-206
- 21) Course Coordinator/Lecturer: Nguyen Minh Thien
- 22) Email: nmthien@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Digital Logic Design**

**- General Information**

Course Title	
+ Vietnamese	Thiết kế số logic
+ English	Digital Logic Design
Course ID	EE053IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others:
Number of credits	
+ Lecture	3
+ Laboratory	0
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Digital Logic Design Lab EE054IU
Course it replaces	
Course standing in curriculum	Year 2, undergraduate curriculum

**- Course Description**

This course provides the students the basic design tools with combinational and sequential digital logic circuits and finite state machine. It covers the subjects on Binary arithmetic, Boolean algebra, K-maps, Combinational circuit synthesis, Combinational MSI circuits, Sequential logic circuit, Synchronous state machine design, and Sequential MSI circuits. Self-learned online courses: The Memory Hierarchy.

- **Textbooks and references**

**Textbooks**

- R.J Tocci and N.S. Widner, *Digital Systems – Principles and Applications*, 10<sup>th</sup> Ed, Prentice Hall 2007.
- Lecture notes

**Reference**

- M.M. Mano and M.D. Ciletti, *Digital Design*, 4<sup>th</sup> Ed, Prentice Hall 2007
- J.F. Wakerly, *Digital Design: Principles & Practices*, 4th Ed., Prentice Hall, 2004

- **Course Objectives**

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand the logical thinking and general concepts related to digital and number systems	1.3	Understand
G2	Apply some types of logic circuits	4.4	Apply
G3	Analyze sequential logic circuits based on state machine analysis	4.4	Analyze
G4	Have ability to engage life-long learning.	2.4	Apply

- **Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the logical thinking and general concepts related to digital and number systems	1.3	I
G2.1	Analyze typical designs of digital system: combinational logic circuit and sequential logic circuit	4.4.1	T

G2.2	Evaluate the designs of some typical applications of digital logic circuits	4.4.2	U
G3.1	Derive the state-machine analysis or synthesis to design sequential logic circuits	4.4.6	T
G4.1	Have ability to engage life-long learning by self studying via online course and internet sources	2.4.5; 2.4.6; 2.4.7	U

- **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment form (A.x.x) (2)</b>	<b>Percentage % (3)</b>
A1. Process assessment	A1.1. Assignments	20%
	A1.2. Homework	10%
A2. Midterm assessment	A2.1 Mid-term Exam	30%
A3. Final assessment	A3.1 Final exam	40%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1&amp;2</b>	Introduction of Digital world and Number Systems	G1.1	1. Lecture 2. Class exercises	A1.2 or A1.1
<b>3</b>	Basic math operations for digital systems and Binary codes, digital Arithmetic Operations.	G1.1, G2.1,	• Lecture • Class exercises	A1.2 or A1.1
<b>4</b>	Introduction of Binary Logic, Logic gates, and Boolean Algebra	G2.1, G2.2	• Lecture • Class exercises	A1.2 or A1.1
<b>5&amp;6</b>	Combinational Logic Circuits: Introduction and Design Fundamentals, K-map	G2.1, G2.2	1. Lecture 2. Class exercises	A1.2 or A1.1
<b>7&amp;8</b>	MSI Logic Circuit designs: comparator, full adder, BCD adder, decoder, encoder, multiplexer, de-multiplexer	G2.1, G2.2	a.Lecture b. Class exercises	A1.2 or A1.1
<b>MIDTERM EXAM</b>		G1.1, G2.1, G2.2	<b>Written exam</b>	<b>A2.1</b>

<b>9</b>	Sequential Logic Circuits: Latches and Flip-Flop Devices	G2.2, G3.1	a. Lecture b. Class exercises	A1.2 or A1.1
<b>10&amp;11</b>	Introduction of State Machines, Synchronous and Asynchronous Counters Designs	G2.2, G3.1	- Lecture - Class exercises	A1.2 or A1.1
<b>12&amp;13</b>	IC Counter	G2.2, G3.1	<b>1.</b> Lecture <b>2.</b> Class exercises	A1.2 or A1.1
<b>14</b>	Register (Shift Register)	G2.2, G3.1	- Lecture - Class exercises	A1.2 or A1.1
<b>15</b>	Memory and Storage in the Computer	G2.2, G3.1, G4.1	[1] Lecture (self-learning)	A1.2 or A1.1
<b>FINAL EXAMINATION</b>		G2.2, G3.1	<b>Written exam</b>	<b>A3.1</b>

**- Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer usage:** None

**- Course Coordinator/Lecturer**

- 23) School of Electrical Engineering, Room: O2-206
- 24) Course Coordinator/Lecturer: Do Ngoc Hung
- 25) Email: dnhung@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a series of loops and a long horizontal stroke at the end.

Nguyễn Ngọc Trường Minh



## 2. Course Description

This course conducts sequence of laboratory experiments to present and illustrate theory of digital logic design involving Logic gates, Combinational logic circuit, MSI combinational logic circuit, Flip Flops and Counters, Counter ICs, and Shift register.

## 3. Textbooks and references

### Textbooks

2. None

### Reference

2. Experiment handouts

## 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Experiment on typical logic circuits board to understand the working principles of these circuits	1.3	Apply
G2	Analyze the results and summarize them in a laboratory report	2.2	Analyze
G3	Apply theoretical methods to design circuits and understand the effect of them	2.2	Apply
G4	Understand teamwork and report writing	3.1	Understand
G5	Have an opportunity to exam case studies to understand the professional and ethical responsibility as an engineer	2.5, 4.1	Understand

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Apply theoretical knowledge to investigate the basic operations of combinational and sequential digital logic circuits	1.3	I
G1.2	An ability to operate laboratory equipment	1.3	T
G2.1	Analyze the results and summarize them in a laboratory report	2.2.4	U

G3.1	Design and troubleshoot a simple combinational logic circuit	2.2.3	U
G3.2	Design and troubleshoot a simple sequential logic circuit	2.2.3	U
G4.1	Develop the teamwork skills in completing the tasks and writing reports	3.1.2 3.1.5	U
G5.1	Examine the real case problems to learn about the professional and ethical responsibilities of engineer	2.5.2 4.1.1	U

## 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1. Pre-lab	G1.1, 1.2	21
	A1.2. Reports	G2.1, G2.2, G3.1, G3.2, G4.1	49%
A2. Final assessment	A2.1 Final exam	G1.1, G1.2, G3.1, G3.2, G5.1	30%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Logic gates and combinational logic (part I)	G1.1, G1.2, G2.1, G3.1, G4.1	Do Experiment	A1.1, A1.2
2	Logic gates and combinational logic (part II)	G1.1, G1.2, G2.1, G3.1, G4.1	Do Experiment	A1.1, A1.2
3	MSI combinational logic	G1.1, G1.2, G2.1, G3.1, G4.1	Do Experiment	A1.1, A1.2
4	Flip-Flops and Counters	G1.1, G1.2, G2.1, G3.2, G4.1	Do Experiment	A1.1, A1.2
5	Counter ICs (part I)	G1.1, G1.2, G2.1, G3.2, G4.1	Do Experiment	A1.1, A1.2
6	Counter ICs (part II)	G1.1, G1.2, G2.1, G3.2, G4.1	Do Experiment	A1.1, A1.2
7	Shift Register	G1.1, G1.2, G2.1, G3.2, G4.1	Do Experiment	A1.1, A1.2
<b>FINAL EXAMINATION</b>		<b>G1.1, G1.2, G3.1, G3.2,</b>	<b>Test and answer</b>	<b>A2.1</b>

	<b>G5.1</b>	<b>experimental questions</b>	
--	-------------	-------------------------------	--

## 8. Course Policy

**Class Participation:** Students are required to attend all the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer Usage:** None

## 9. Course Coordinator/Lecturer

- 26) School of Electrical Engineering, Room: O2-206
- 27) Course Coordinator/Lecturer: Tôn Thất Long, Ph.D.
- 28) Email: tlong@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Electromagnetic Theory**

**- General Information**

Course Title	
+ Vietnamese	Lý Thuyết Trường Điện Từ
+ English	Electromagnetic Theory
Course ID	EE010IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	MA023 – Calculus 3
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 2 undergrad program (see curriculum mapping in student handbook)

**- Course Description**

This course is designed to serve as the first course in electromagnetic to fulfill the requirements of the electrical engineering core curriculum. The content consists of vector calculus and field concepts such as EM fields in free space and in materials, Maxwell's equations, potential functions, energy storage, static and quasi-static fields. Transmission line theory is also introduced in this course.

- **Textbooks and references**

**Textbooks**

9. Elements of Engineering Electromagnetics", Sixth edition, by N. N. Rao, Prentice-Hall, 2004.

**References**

- **Course Objectives**

Learning Outcome Codes	Course learning outcomes	Program Learning outcomes	Level
G1	Understand deeply Maxwell's equations and vector fields	1.2	Understand
G2	Use the knowledge of the propagation of the plane wave in free space and medium	2.2	Understand
G3	Analyze and compute the transient transmission line	2.4	Understand

**Learning outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand Maxwell equations in intergral forms	1.2	T
G1.2	Understand Maxwell equations in differential forms	1.2	T
G2.1	Apply the plane wave in free space	2.2.4	T
G2.2	Apply the plane wave in medium	2.2.4	T
G3.1	Understand wave equations in the transmission lines	2.4.3	T
G3.2	Have an opportunity to participate in seminars to understand the impact of electrical engineering solutions in an environmental context	2.4.3	I

- **Course Assessment**

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz & Seminar	G1, G2,G3	10%
	A1.2 Homework	G1, G2, G3	20%

A2. Midterm assessment	A2 Mid-term Exam	G1,G2	30%
A3. Final assessment	A3. Final exam	G2, G3	40%

- **Course Outline**

<b>W</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1</b>	Vector algebra and coordinate systems	G1.1	-Lecture -Class discussion	A1.1 or A1.2
<b>2</b>	Electric and magnetic fields	G1.1	Lecture - Class discussion	A1.1 or A1.2
<b>3&amp;4</b>	Faraday and Ampère's laws	G1.1	- Lecture - Class discussion	A1.1 or A1.2
<b>5</b>	Gauss' laws and law of conservation of charge	G1.1	- Lecture - Class discussion	A1.1 or A1.2
<b>6</b>	Maxwell's equations in differential form	G1.2	- Lecture - Class discussion	A1.1 or A1.2
<b>7</b>	Uniform plane waves in free space and polarization of sinusoidally time-varying fields	G2.1	- Lecture - Class discussion	A1.1 or A1.2
<b>8</b>	Fields and Waves in Material Media	G2.2		A1.1 or A1.2
<b>Midterm exam</b>		<b>G1.1, G1.2, G2.1, G2.2</b>	<b>Written exam</b>	<b>A2</b>
<b>Seminar &amp; Quiz (Extra Curriculum according to academic plan)</b>		G3.2	Attending Seminar	A1.1
<b>9</b>	Fields and Waves in Material Media	G2.2	- Lecture - Class discussion	
<b>10</b>	Boundary conditions	G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>11</b>	Gradient, Laplacian, and the Potential Functions	G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>12</b>	Transmission Line	G3.1	- Lecture - Class discussion	A1.1 or A1.2
<b>13</b>	Transmission Line	G3.1	- Lecture	A1.1 or A1.2

			- Class discussion	
14	Transmission Line	G3.2	- Lecture - Class discussion	A1.1 or A1.2
15	Review	G2, G3	- Lecture -Class discussion	
<b>FINAL EXAMINATION</b>				<b>A3</b>

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

29) School of Electrical Engineering, Room: O2-206

30) Course Coordinator/Lecturer: Pham Trung Kien, PhD.

31) Email: ptkien@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Electronic Devices**

**- General Information**

Course Title	
+ Vietnamese	Linh Kiện Điện Tử
+ English	Electronic Devices
Course ID	EE090IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	<b>3</b>
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE055IU – Principles of Electrical Engineering I
Parallel Course	EE091IU – Electronic Devices Laboratory.
Course it replaces	None
Course standing in curriculum	Year 2 undergrad program (see curriculum mapping in student handbook)

### - Course Description

This course provides the fundamentals of semiconductor devices and microelectronic circuits, characteristics of p-n, Zener diodes, and analog diode circuits. Principles of MOSFET and BJT operation, biasing, transistor analysis at mid-band frequencies.

### - Textbooks and references

#### Textbooks

1. A. S. Sedra and K. C. Smith, *Microelectronic Circuits*, 6<sup>th</sup> edition, Oxford University Press, 2010

References: No

### - Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Apply the principles and operations of electronics in practice.	2.1	Understand
G2	Apply critical and analytic thinking to the planning of electronic devices.	2.3	Apply
		4.4	
G3	Demonstrate creative thinking in the design of electronic devices	1.3	Understand
G4	Work in team to finish a team small project	3.1	Apply

### - Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the Problem Identification and Formulation	2.1.1	T
G2.1	Apply interactions of components in systems	2.3.2	T, U
G2.2	Apply knowledges in design of electronic circuits	4.4.3	T, U
G3.1	Demonstrate creative thinking in the design of electronic devices	1.3	T
G4.1	Have an ability to work in team	3.1.2	U

### - Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	2.1.1, 2.3.2, 4.4.3	10%
	A1.2 Homework	2.1.1, 2.3.2, 4.4.3	15%

A2. Midterm assessment	A2.1 Mid-term Exam	2.1.1, 2.3.2, 4.4.3	30%
	A2.2 Seminar(s) & Quiz	3.1.2	5%
A3. Final assessment	A3 Final exam	2.1.1, 2.3.2, 4.4.3	40%

**- Course Outline**

<b>W</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1</b>	Introduction to analog and digital signals, amplifiers, circuit models for amplifiers and network theorems.	G1.1	-Lecture -Class discussion	A1.1 or A1.2
<b>2- 4</b>	Operational Amplifiers, Ideal Op Amp, inverting & non-inverting configurations, Op Amp circuits, non-ideal performance.	G1.1, G2.1	- Lecture - Class discussion	A1.1 or A1.2
<b>5-6</b>	Diodes, Ideal diode, terminal characteristics, analysis of diode circuits, small signal analysis.	G1.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>7</b>	PN junction under reverse-bias, zener diodes	G1.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>8</b>	Bipolar Junction Transistors; Physical structures and models of operation, PNP & NPN transistors	G1.1, G2.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>Midterm exam</b>		G1.1,G1.2,G2.1, G2.2	Written exam	A2.1
<b>9</b>	DC analysis, BJT as an amplifier.	G1.1, G2.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>10</b>	Single stage amplifier configurations; BJT in cut-off and saturation; BJT circuit applications and circuit design	G1.1, G2.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>11</b>	Field-Effect Transistors, structure and physical operation of enhancement-type and depletion type MOSFET.	G1.1, G2.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>12 - 14</b>	FET as an amplifier, biasing circuits and biasing design;	G1.1, G2.1, G2.2, G3.1	- Lecture - Class discussion	A1.1 or A1.2

	Basic configuration of single-stage FET amplifiers.			
<b>15</b>	Term project presentation	G4.1		
<b>FINAL EXAMINATION</b>		G1.1, G2.1, G2.2, G3.1	<b>Written Exam</b>	A3

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

- 32) School of Electrical Engineering, Room: O2-108
- 33) Course Coordinator/Lecturer: Tran Van Su, MSc.
- 34) Email: tvsu@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Electronics Devices Laboratory**

---

**1. General Information**

Course Title	
+ Vietnamese	Thực hành linh kiện điện tử
+ English	Electronics Devices Laboratory
Course ID	EE091IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	<b>1</b>
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	EE055IU-Principles of Electrical Engineering 2 EE056IU-Principles of Electrical Engineering 2 Lab
Parallel Course	EE090IU-Electronics Devices
Course it replaces	
Course standing in curriculum	Year 2 undergrad program (see curriculum mapping in student handbook)

## 2. Course Description

Laboratory experiments in microelectronic circuits using semiconductor devices, including diodes, MOSFETs and BJTs. Employing a learn-by-doing approach, emphasizing hands-on-experimental experiences and computer simulation.

## 3. Textbooks and references

### Textbooks

### References

Laboratory Manual supplied by the instructor

## 4. Course Objectives

Objective	Description	Program Learning outcomes	Level
G1	Apply the principles and operations of electronics in practice	2.2	Apply
G2	Apply critical and analytic thinking to the planning of electronic devices	3.1	Apply
G3	Demonstrate creative thinking in the design of electronic devices	2.1	Analyze
G4	Have an opportunity to exam case studies to understand the professional and ethical responsibility as an engineer.	2.4	Analyze

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching Level (I,T,U)
G1.1	Understand how to use basic equipment	2.2.3	I,T
G1.2	Understand how to build and test circuits	2.2.3	I,T
G2.1	Understand how to write lab report	3.1.5	I,T
G2.2	Have an opportunity to work in a team	3.1.2	T,U
G3	Understand the importance of responsibility in doing laboratory	2.1.5	I
G4.1	Understand the ethical problems in design	2.4.5	I

G4.2	Understand the way to use template in writing report	2.4.5	I
------	--	-------	---

## 6. Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Learning Outcome	Percentage % (3)
A1. Process assessment	A1.3 Lab Report	G2.1, G2.2, G3, G3, G4.1, G4.2	70%
A2. Final assessment	A3.2 Final exam	G1.1, G1.2, G2.1, G4.2	30%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction and Laboratory Equipment.	G1.1, G1.2, G2.1, G2.2, G3, G4.1, G4.2	Lecture; Class discussion	Lab report
2	RC Circuits and Operational Amplifier	G1.1, G1.2, G2.1, G2.2, G3, G4.1, G4.2	Lecture; Class discussion	Lab report
3	Semiconductor Junction Diode	G1.1, G1.2, G2.1, G2.2, G3, G4.1, G4.2	Lecture; Class discussion	Lab report
4	Bipolar Junction Transistors: I-V Characteristics and Biasing.	G1.1, G1.2, G2.1, G2.2, G3, G4.1, G4.2	Lecture; Class discussion	Lab report
5	Bipolar Junction Transistors: Amplifier Topologies	G1.1, G1.2, G2.1, G2.2, G3, G4.1, G4.2	Lecture; Class discussion	Lab report
6	MOSFET Transistors	G1.1, G1.2, G2.1, G2.2, G3, G4.1, G4.2	Lecture; Class discussion	Lab report
7	Professional and ethical case studies	G2.2, G3, G4.1 G4.2	Lecture; Class discussion	Lab report
<b>FINAL EXAMINATION</b>		G1.1, G1.2, G2.1, G4.2		<b>Written exam</b>

## 8. Course Policy

**Class Participation:** An attendance of 80 percent is compulsory for the lab sessions. Students will be assessed based on their class participation. Questions and comments are strongly encouraged.

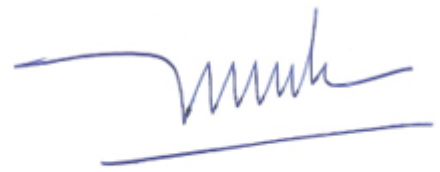
**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another

person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the group.

### 9. Course Coordinator/Lecturer

- 35) School of Electrical Engineering, Room: A2-206
- 36) Course Coordinator/Lecturer: Nguyen Minh Thien
- 37) Email: nmthien@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Signals & Systems**

---

**- General Information**

Course Title	
○ Vietnamese	Tín hiệu và Hệ thống
○ English	Signals & Systems
Course ID	EE088IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input checked="" type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others:
Number of credits	
○ Lecture	3
○ Laboratory	0
○ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE055 - Principles of EE II
Parallel Course	Signals & Systems Lab EE089IU
Course it replaces	
Course standing in curriculum	Year 3, undergraduate curriculum

**- Course Description**

This course provides fundamentals of signals and systems and develops skills to analyze linear dynamic systems in both continuous and discrete-time domains. It covers the methods used to

obtain the system response in both time domain (using convolution methods) and frequency domain (using Fourier, Laplace, and Z transform), and examine the stability of system.

- **Textbooks and references**

**Textbooks**

- Poularikas, Signals and Systems with Primer with MATLAB, CRC Press, 2007.
- V. Oppenheim, A. S. Willsky with S. Hamid, Signals and Systems, Prentice Hall, 2<sup>nd</sup> ed., 1996.

**Reference**

- B.P. Lathi, *Linear Systems and Signals*, Oxford University Press Inc., 2005.

- **Course Objectives**

Learning Outcome	Description	Program Learning outcomes	Level
G1	Be able to define and differentiate the continuous and discrete signals with their characteristics into real systems and engineering applications	1.2	Understand
G2	Apply methods to analyze the characteristics of the signals and perform stability analysis of the systems	1.2	Apply
G3	Have ability to engage life-long learning.	2.4	Apply
G4	Understand the professional and ethical responsibility as an engineer	2.5	Understand
G5	Understand engineering methods including signal representation, signal analysis, and computer skills	2.2	Understand

- **Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the fundamentals of signals and systems in both discrete time and continuous time domains and their representatives in practice	1.2	I
G1.2	Understand of linear system dynamics and conversion between analog and discrete time domain	1.2	T

G1.3	Understand basic signals operations such as convolution, correlation and signal shifting in both continuous and discrete time domains	1.2	T
G2.1	Apply frequency methods (Fourier transform, Laplace transform, z transform) to analyze the characteristics of signals	1.2	T
G2.2	Apply method to analyze systems	1.2	T
G3.1	Have ability to engage life-long learning	2.4.6	U
G4.1	Understand the professional and ethical responsibility as an engineer in writing report	2.5.1; 2.5.2	U
G5.1	Understand the necessary methods and computer softwares in signals and systems files	2.2.4	U

- **Course Assessment**

Assessment component (1)	Assessment form (A.x.x) (2)	Percentage % (3)
A1. Process assessment	A1.1. Assignments	20%
	A1.2. Homework	10%
A2. Midterm assessment	A2.1 Mid-term Exam	30%
A3. Final assessment	A3.1 Final exam	40%

- **Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1&2	Course introduction and introduction of signal	G1.1	- Lecture - Class exercises	A1.2 or A1.1
3&4	Signal & System Properties	G1.1	• Lecture • Class exercises	A1.2 or A1.1
5&6	Discrete time and Continuous time Convolution methods	G1.1, G1.3	1. Lecture 2. Class exercises	A1.2 or A1.1
7&8	Linear Time Invariant System Properties	G1.1, G1.2	1. Lecture 2. Class exercises	A1.2 or A1.1
<b>MIDTERM EXAM</b>		G1.1, G1.2, G1.3	<b>Written exam</b>	<b>A2.1</b>
9&10	Fourier Series and Fourier Transforms and Stability analysis of linear system	G1.2, G2.1	- Lecture - Class exercises	A1.2 or A1.1

<b>11&amp;12</b>	Laplace Transform and Stability analysis of linear system	G1.2, G2.1	- Lecture - Class exercises	A1.2 or A1.1
<b>13&amp;14</b>	z-Transform and Stability analysis of linear system	G2.2, G2.1	- Lecture - Class exercises	A1.2 or A1.1
<b>15</b>	Sampling	G3.1, G4.1, G5.1	- Lecture - Class exercises	A1.2 or A1.1
<b>FINAL EXAMINATION</b>		<b>G1.2, G2.1</b>	<b>Written exam</b>	<b>A3.1</b>

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

- School of Electrical Engineering, Room: O2-206
- Course Coordinator/Lecturer: Do Ngoc Hung.
- Email: dnhung@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Signals and Systems Laboratory**

---

**1. General Information**

Course Title	
+ Vietnamese	Thực hành Xử lí tín hiệu và hệ thống
+ English	Signals and Systems Laboratory
Course ID	EE089IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	Principles of EE II
Parallel Course	Signals and Systems
Course it replaces	
Course standing in curriculum	Year 3 undergrad program (see curriculum mapping in student handbook)

## 2. Course Description

This course covers the following topics: Experimental exercises via simulation using MATLAB to get understanding of frequency and time domain analysis of linear dynamic systems and corresponding signals. Finding the response of continuous- and discrete-time linear systems via simulation.

## 3. Textbooks and references

### Textbooks

Laboratory Manual supplied by the instructor.

### References

Z. Gajic, Linear Dynamic Systems and Signals, Prentice-Hall, 2003.

## 4. Course Objectives

Objective	Description	Program Learning outcomes	Level
G1	Design and conduct experiment, analyze results.	2.2;2.5	Apply
G2	Use Matlab software to write programs about some signals and systems topics and know how to write lab report	2.2	Apply
G3	Understand the basic knowledge about the main parts of a typical communication system	2.2	Analyze
G4	Have an opportunity to exam case studies to understand the professional and ethical responsibility as an engineer	4.1; 2.5	Apply

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching Level (I,T,U)
G1.1	Understand how to write lab report	2.5.1	I
G1.2	Understand how to conduct experiment	2.2.3	T
G2.1	Understand how to use basic Matlab commands in simulation	2.2.4	T
G2.2	Understand how to export results from Matlab files	2.2.4	T
G2.3	Understand the available function blocks of Matlab	2.2.4	T

G3.1	Have concepts of using Matlab in signals and systems fields	2.2.4	T
G3.2	Understand how to use Matlab in writing code to test basic signal and system parts	2.2.4	T
G4.1	Understand the way to use template in writing report	4.1.1	U
G4.2	Understand the ethical responsibility as an engineer	2.5.1	U

## 6. Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Learning Outcome	Percentage % (3)
A1. Process assessment	A1.1 Attendance Prelab	G1.1 G1.1, G1.2	20%
	A1.2 Lab Report	G2.1, G2.2, G3.1, G3.2, G4	50%
A2. Final assessment	A3.2 Final exam	G1.1, G1.2, G2.1, G4	30%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction to MATLAB	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4	-Class discussion	Lab report
2	Elementary Signals	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4	-Class discussion	Lab report
3	Mathematical Description of Signals	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4	-Class discussion	Lab report
4	Fourier Series	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4	-Class discussion	Lab report
5	Fourier Transform	G1.1, G1.2, G2.1, G2.2,	-Class discussion	Lab report

		G3.1, G3.2, G4		
6	Laplace Transform	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4	-Class discussion	Lab report
7	Transfer Functions and Filters	G1.1, G1.2, G2.1, G2.2, G3.1, G3.2, G4	-Class discussion	Lab report
<b>FINAL EXAMINATION</b>				<b>programming exam</b>

## 8. Course Policy

**Class Participation:** An attendance of 100 percent is compulsory for the lab sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management.

## 9. Course Coordinator/Lecturer

- 38) School of Electrical Engineering, Room: A2-206
- 39) Course Coordinator/Lecturer: Do Ngoc Hung
- 40) Email: dnhung@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Micro-Processing Systems**

---

**- General Information**

Course Title	
1.1 Vietnamese	Vi Xử Lý
1.2 English	Micro-Processing Systems
Course ID	EE083IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 100px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 50px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 50px;"><input type="checkbox"/> Others</span>
Number of credits	
1.3 Lecture	3
1.4 Laboratory	0
1.5 ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE053 – Digital Logic Design EE057 - Programming for Engineers
Parallel Course	EE084 – Micro-processing Systems Lab
Course it replaces	
Course standing in curriculum	Year 3 undergrad program (see curriculum mapping in student handbook)

**- Course Description**

This course provides students the fundamentals of microprocessors and microcontroller; data flow; machine programming; assembly language and C languages, architectures and instructions sets; stacks, subroutines, I/O, and interrupts; interfacing fundamentals; designing with microprocessors, and applications of micro-processing systems to some practical problems.

- **Textbooks and references**

**Textbooks**

1. Muhammad Ali Mazidi, "The AVR Microcontroller and Embedded Systems Using Assembly and C", 2010.
2. Richard H. Barnett, Sarah Cox, Larry O`Cull, "Embedded C Programming and the Atmel AVR", Delmar Cengage Learning Publishing, 2011.
3. Introduction to Assembly Language Programming, Dandamudi, 2nd Edition, Springer, 2004, ISBN 0-387-20636-1

**References**

4. Assembly Language for Intel-Based Computers, Irvine, 4th Edition, Prentice Hall, 2003, ISBN 0-13-091013-9

- **Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Understand the basic computer organization and the design and operation of microprocessor and microcontroller.	1.2	Understand
G2	Apply the interfaces of microprocessor and microcontroller to interface with appropriate sensors and actuators for specific purpose.	1.3	Apply
G3	Apply the Assembly language and C language to develop firmware for microprocessor and microcontroller to solve specific problem	1.3	Apply
G4	Design the Microcontroller based applications for a specific purpose	2.2 4.4	Create

- **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching Level (I,T,U)</b>
G1.1	An ability to understand computer organization and operation of The Computer Architecture	1.2	I,T
G1.2	An ability to understand basic operation of the microprocessor and microcontroller	1.2	I,T

G1.3	To be skilled in the practice of programming Assembly language for microprocessor and microcontroller	1.2	I,T
G2.1	An ability to understand the peripheral interfaces of microcontroller	1.3	I,T
G2.2	To be skilled in interfacing of microprocessor and microcontroller with different kinds of sensors and actuators	1.3	T,U
G3.1	To be skilled in using the techniques, skills, and modern engineering tools to carry out programming high level language for microprocessor and microcontroller	1.3	T,U
G3.2	To be skilled in the practice of programming Assembly language and C languages to develop firmware for microcontroller	1.3	T,U
G4.1	The ability to identify the requirements and design constraints of the microcontroller-based applications	4.4.1	T,U
G4.2	The ability to design hardware and firmware program to develop microcontroller-based applications	2.2.3 4.4.3	T,U

- **Course Assessment**

Assessment component (1)	Assessment form (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1.1, G2.1,G2.2 G3.1,G3.2	5%
	A1.2 Homework	G1.1, G2.1,G2.2 G3.1,G3.2	10%
A2. Midterm assessment	A2.1 Mid-term Exam	G1.1,G1.2,G1.3 G2.1,G2.2	30%
A3. Final assessment	A3.1 Full Semester Project	G3.1, G3.2 G4.1, G4.2	15%
	A3.2 Final exam	G2.1,G1.2,G3.1, G3.2	40%

- **Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction	G1.1	-Lecture - Class discussion	A1.1
2	Basic Computer Organization	G1.1	- Lecture	A1.2

			- Class discussion	
3	Microprocessor system types, structures, and components	G1.1	- Lecture - Class discussion	A1.1
4	AVR microcontroller Architecture, and Peripheral Interfaces	G1.2	- Lecture - Class discussion	A1.2
5	Machine language and Assembly language programming, Addressing modes and instruction set	G3.1	- Lecture - Class discussion	A1.1
6	Advanced Assembly Programming	G3.1 G3.2	- Lecture - Class discussion	A1.1
7	High-Level Language Programming for Microcontroller	G3.1 G3.2	- Lecture - Class discussion	A1.1
8	General Input and output	G2.1 G2.2	- Lecture - Class discussion	A1.2
<b>Midterm exam</b>				<b>A2.1</b>
9	Interrupt hardware and software processing	G2.1 G2.2	- Lecture - Class discussion	A1.2
10	Timer and counter	G2.1 G2.2	- Lecture - Class discussion	A1.1
11	ADC/DAC conversion	G2.1 G2.2	- Lecture - Class discussion	A1.1
12	Serial Interfaces ( UART, SPI)	G2.1 G2.2	- Lecture - Class discussion	A1.1 or A1.2
13	Serial Interfaces ( I2C)	G2.1 G2.2		
14	EEPROM Memory Access, Direct Memory Access	G2.1 G2.2	- Lecture - Class discussion	A1.1 or A1.2
15	Project Design using micro-processing systems for a specific application	G4.1 G4.2	Demo and Presentation	A1.1 or A1.2
<b>FINAL EXAMINATION</b>			<b>Written exam</b>	<b>A3.2</b>

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

1.School of Electrical, Room: O2-206

2.Course Coordinator/Lecturer: Vo Minh Thanh, M.Eng

3.Email: vmthanh@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh



CPU processes hardware and software interrupts, Use machine codes to write instructions for use in memory test programs and real-world applications.

- **Textbooks and references**

**Textbooks**

Laboratory Manual supplied by the instructor.

**References**

Introduction to Assembly Language Programming, Dandamudi, 2nd Edition, Springer, 2004, ISBN 0-387-20636-1

Assembly Language for Intel-Based Computers, Irvine, 4th Edition, Prentice Hall, 2003, ISBN 0-13-091013-9

- **Course Objectives**

1. An ability to design and conduct experiments on micro processing system
2. An ability to identify, formulate, and solve engineering problems in designing and implementing the micro-processing systems.
3. An ability to use the techniques, skills, and modern engineering tools necessary for developing the software for micro processing system.
4. An ability use the techniques, skills, and modern engineering tools necessary for developing the software for micro processing system

- **Learning Outcomes**

Learning Outcome Codes	Course learning outcomes	Program Learning outcomes (*)	Level
G1	An ability to design and conduct experiments on micro processing system	1.3 2.1 2.2 3.1	Apply
G2	An ability to identify, formulate, and solve engineering problems in designing and implementing the micro-processing systems.	2.2 4.4 4.5	Analyze
G3	An ability to use the techniques, skills, and modern engineering tools necessary for developing the software for micro processing system.	1.3 4.4	Apply

- **Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching Level (I,T,U)
G1.1	Understand how to use basic equipments in micro-processing lab	1.3	I,T,U

G1.2	To be able to carry out experiments on micro processing system	2.1.1 2.1.2 2.1.3 2.2.3 3.1.1 3.1.5	T,U
G2.1	To be able develop assembly program and C program for micro processing system	4.5.3	T,U
G2.2	To be able analyze and debug the assembly program for micro processing system	2.1.4 4.5.3	T, U
G3.1	To be able to identify, formulate, and solve problems using micro processing system	2.1.1 2.2.2 2.1.3 2.1.5	T,U
G3.2	To be able use the techniques, skills, and modern engineering tools necessary for developing the software for micro processing system	4.4.1 4.4.3	T,U
G4.1	Understand the ethical problems in designing and writing report	4.4.1 4.5.6	T,U
G4.2	Have an opportunity to work in a team	3.1.1 3.1.2 3.1.5	T,U

- **Course Assessment**

Assessment component (1)	Assessment form (A.x.x) (2)	Learning Outcome	Percentage % (3)
A1. Process assessment	A1.1 Attendance and Prelab	G3.1 G1.1, G1.2	20%
	A1.2 Performance and Lab Report	G2.1, G2.2, G3.1, G3.2, G4	50%
A2. Final assessment	A2.1 Project A2.1 Final exam	G1.1, G1.2, G2.1, G4	30%

- **Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Trainer and Software Tool Kit familiarization	G1.1, G1.2 G4.1, G4.2	-Demonstration -Class discussion	A1.1 A1.2
2	Input/ Output operations	G2.1, G2.1 G4.1, G4.2	-Demonstration -Class discussion	A1.1 A1.2

3	Programming: AVR Assembly instructions	G2.1, G2.2 G4.1, G4.2	-Demonstration -Class discussion	A1.1 A1.2
4	Memory interfacing and addressing modes	G2.1, G2.2 G4.1, G4.2	-Demonstration -Class discussion	A1.1 A1.2
5	Interrupt processing	G2.1, G2.2 G4.1, G4.2	-Demonstration -Class discussion	A1.1 A1.2
6	Timer Interrupts	G2.1, G2.2 G4.1, G4.2	-Demonstration -Class discussion	A1.1 A1.2
7	Microprocessor applications	G3.1, G3.2 G4.1, G4.2	-Project	A2.1
<b>FINAL EXAMINATION</b>			- Project demonstration and Presentation - Final Exam	<b>A2.1</b> <b>A2.2</b>

- **Course Policy**


**Class Participation:** An attendance of 100 percent is compulsory for the lab sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management.

- **Course Coordinator/Lecturer**

- School of Electrical Engineering, Room: A2-206
- Course Coordinator/Lecturer: Vo Minh Thanh M.Eng
- Email: vmthanh@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Theory of Automatic Control**

---

**1. General Information**

Course Title	
○ Vietnamese	Lý Thuyết Điều Khiển Tự Động
○ English	Theory of Automatic Control
Course ID	EEAC020IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 50px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 50px;"><input type="checkbox"/> Others</span>
Number of credits	
○ Lecture	4
○ Laboratory	Nil
○ ECTS	6.18
Number of periods	Theory: 60 Practice: 0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload:170 Contact hours: 50 Private study: 120
Prerequisites	MA024IU-Differential Equations
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 3 undergrad program (see curriculum mapping in student handbook)

**2. Course Description**

This course is intended to introduce students to concepts and techniques of classical control. The main goal is to enable students to analyze, design, and synthesize linear control systems.

Students will become familiar with analytical methods and will be exposed extensively to the use of computers for analysis and design of control systems.

### 3. Textbooks and references

#### Textbooks

- R. Dorf and R. Bishop, Modern Control Systems, 12th edition, Prentice Hall, 2010.

#### References

- Ogata, Modern Control Engineering, 4th edition, Prentice Hall, 2002.
- Messner, W. and Tilbury, D. Controls Tutorials for MATLAB and Simulink

#### Software

- Mathworld (2014/2014). MATLAB

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Describe physical modeling using ODE and first principle	1.3	Understand
G2	Understand the definition of a system and learn system-level thinking.	2.1	Understand
G3	Implement feedback control design methods to improve system transient and steady state response	4.4	Apply

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (L,T,U)
G1.1	Mathematical Review & Introduction to Control System	1.3	T
G1.2	System Modeling	1.3	T
G2.1	LTI System Analysis – Time domain, state space representation	2.1.2	T
G2.2	LTI System Analysis – Time domain, transfer function	2.1.1	T

G2.3	LTI System Analysis – Controllability and Observability	2.1.1	T
G2.4	LTI System Analysis – Block Diagram	2.1.1	T
G2.5	LTI System Analysis – Stability	2.1.1	T
G2.6	LTI System – Response and System Specifications	2.1.5	T
G3.1	PID controllers	4.4.2	U
G3.2	Pole Placement	4.4.2	U
G3.3	Root Locus	4.4.2	u

## 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1, G2	15%
	A1.2 Homework	G1, G2	15%
A2. Midterm assessment	A2 Mid-term Exam	G1, G3.1	30%
A3. Final assessment	A3.1 Final exam	G2, G3	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Mathematical Review & Introduction to Control System	G1.1	-Lecture -Class discussion	A1
2 & 3	System Modeling	G1.2	Lecture - Class discussion	A1
4	LTI System Analysis – Time domain, state space representation	G2.1	- Lecture - Class discussion	A1
5	LTI System Analysis – Time domain, transfer function	G2.2	- Lecture - Class discussion	A1
6	LTI System Analysis – Controllability and Observability	G2.3	- Lecture - Class discussion	A1

7	LTI System Analysis – Block Diagram	G2.4	- Lecture - Class discussion	A1
<b>Midterm exam</b>				<b>A2</b>
8	LTI System Analysis – Stability	G2.5	- Lecture - Class discussion	A1
9-11	LTI System – Response and System Specifications	G2.6	- Lecture - Class discussion	A1
12	PID controllers	G3.1	- Lecture - Class discussion	A1
13	Pole Placement	G3.2	- Lecture - Class discussion	A1
14&15	Root Locus	G3.3	- Lecture - Class discussion	A1
<b>FINAL EXAMINATION</b>				<b>A3.2</b>

### 8. Course Policy

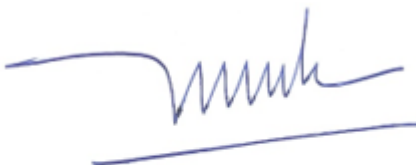
**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

### 9. Course Coordinator/Lecturer

- School of Electrical Engineering, Room: A2-206
- Course Coordinator/Lecturer: Dr. Vo Tan Phuoc
- Email: vtphuoc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**PC Based Control and SCADA System**

**- General Information**

Course Title	
+ Vietnamese	Hệ thống điều khiển giám sát và thu thập dữ liệu kết nối máy tính
+ English	PC Based Control and SCADA System
Course ID	EEAC004IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	0
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE083IU – Microprocessor Systems
Parallel Course	PC Based Control and SCADA System Laboratory
Course it replaces	
Course standing in curriculum	Year 3 AC undergrad program (see curriculum mapping in student handbook)

### - Course Description

PC Based Control and SCADA system course provides students with knowledge of implementing control and measurement using PC, A/D, knowledge of DA converters, peripheral devices, the electronics that go along with sensors to refine and condition their outputs. The knowledge of Supervisory Control And Data Acquisition (SCADA) system as well as the SCADA commercial software will be included.

### - Textbooks and references

#### Textbooks

10. N. Mathivanan, PC-Based Instrumentation. Concepts and Practice, Prentice-Hall, 2007.

11. Mike Tooley, PC based instrumentation and control, Butterworth-Heinemann, 2005

#### References

12.

#### Software

13. MS Visual Studio

### - Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand concepts and components in PC such as peripheral interface, AD/DA converter, communication protocols.	1.2 1.3	Understand Understand
G2	Apply programming software to design and develop SCADA system	4.4	Apply
G3	Use some commercial SCADA software	4.6	Apply

### - Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the architecture of a PC, the methods that the PC uses to interface to the peripherals	1.2	I,U
G1.2	Understand the electronics that go along with sensors to refine and condition their outputs, various types of analog to digital converters that are used to digitize the sensor outputs.	1.3	I,U
G1.3	Understand the communication protocols (e.g. RS232, USB, LAN etc.) that are used to transfer data to and from the controller.	1.3	I,U

G2.1	Design and develop SCADA system using various software tools based on an analysis of the system requirements.	4.4.1	T,U
G2.2	Use language programming such as VB to write programs to acquire data from external devices.	4.4.3	T,U
G3.1	Be an ability to know some commercial SCADA software	4.6.2	T,U

- **Course Assessment**

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1, G2	20%
	A1.2 Homework	G1, G2, G3	10%
A2. Midterm assessment	A2 Mid-term Exam	G1.2, G1.3	30%
A3. Final assessment	A3 Final exam	G2.1, G2.2, G3	40%

- **Course Outline**

W	Content	Learning outcome	Teaching and learning activities	Assessment
1&2	Introduction to PC-Based control and instrumentaton	G1.1	- Lecture - Class discussion	A1.1 or A1.2
3-5	Data Acquisition: Sampling Concepts, Digital to Analog Converters, Analog to Digital Converters	G1.1, G1.2	- Lecture - Class discussion	A1.1 or A1.2
6-8	Peripheral Interfacing: PCI card, Serial Communication Standards (RS-232, RS-485, USB)	G1.1, G1.3	- Lecture - Class discussion	A1.1 or A1.2
<b>Midterm exam</b>		G1.2, G1.3	Written exam	A2
9&10	Local Area Networks	G1.3	- Lecture - Class discussion	A1.1 or A1.2
11&12	SCADA: Fundamental concepts of SCADA, SCADA software overall structures, Components SCADA in general, and HMI programming.	G2.1	- Lecture - Class discussion	A1.1 or A1.2
13&14	Interface programming: Visual Basic	G2.2	- Lecture - Class discussion	A1.1 or A1.2

15	Commercial SCADA softwares in the industrial automation market.	G3.1	- Lecture - Class discussion	A1.1 or A1.2
<b>FINAL EXAMINATION</b>		G2.1, G2.2, G3	<b>Written Exam</b>	A3

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

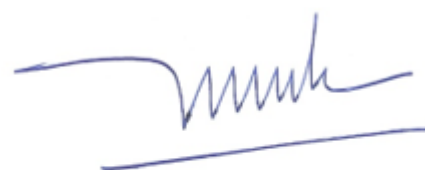
**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer Usage:** Students are expected to use PC for some of the homework assignments and the course project.

- **Course Coordinator/Lecturer**

- 41) School of Electrical Engineering, Room: A2-206
- 42) Course Coordinator/Lecturer: Dr. Nguyen Van Binh
- 43) Email: nvbinh@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**PC Based Control and SCADA System Lab**

---

**1. General Information**

Course Title	
+ Vietnamese	Thực hành hệ thống điều khiển giám sát và thu thập dữ liệu kết nối máy tính
+ English	PC Based Control and SCADA System Laboratory
Course ID	EEAC005IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	EEAC004IU – PC Based Control and SCADA System
Parallel Course	
Course it replaces	
Course standing in curriculum	Year 3 undergrad program (see curriculum mapping in student handbook)

## 2. Course Description

This course is designed to provide the student with practical implementations of writing control programs using PC to supervise and acquire data through peripheral devices, exploring the sensors and various types of analog to digital converters.

## 3. Textbooks and references

### Textbooks

14. N. Mathivanan, PC-Based Instrumentation. Concepts and Practice, Prentice-Hall, 2007.

15. Mike Tooley, PC based instrumentation and control, Butterworth-Heinemann, 2005

### References

16.

### Software

17. MS Visual Studio

## 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Apply programming languages to implement and built measurement and control functions in PC	2.3 2.4	Apply
G2	Understand interfacing peripheral devices to transfer data to and from the controller.	2.3	Apply
G3	Be an ability to design and develop a SCADA system	2.5	Apply
G4	Understand the safety in the lab	2.5	Understand
G5	Enhance the ability in writing report	2.4	Apply

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the architecture of a PC, Visual Basic programming language.	2.3.1	I
G1.2	Be an ability to use Visual Basic programming language to build a program.	2.4.4	I,U

G2.1	Understand interfacing peripheral devices as well as communication protocols (e.g. RS232, USB, LAN etc.) that are used to transfer data to and from the controller.	2.3.1	I,U
G3.1	Be an ability to design and develop a SCADA system	2.5.4	I,U
G4.1	Understand the regulation in measuring and using the devices	2.5.2	U
G5.1	Understand the template of lab report and necessary contents in report section	2.4.5	U

## 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1 Lab report	G1, G2, G3	70%
A2. Final assessment	A2 Full Semester Project	G2, G3	30%

## 7. Course Outline

W	Content	Learning outcome	Teaching and learning activities	Assessment
1	Visual Basic programming language	G1.1	- Lab practice	A1
2	Analog to Digital Converters	G1.1, G1.2	- Lab practice	A1
3	Digital to Analog Converters	G1.1, G1.2	- Lab practice	A1
4	RS-232 Communication Standard. Supervise and acquire data through RS-232 port	G1.1, G1.2	- Lab practice	A1
5	RS-485 Communication Standard. Supervise and acquire data through RS-485 port	G1.2, G2.1	- Lab practice	A1
6	USB Communication Standard. Supervise and acquire data through USB port	G1.2, G2.1	- Lab practice	A1
7	Supervise and acquire data through LAN port	G2.1, G3.1	- Lab practice	A1
8	Review	G2.1, G3.1	- Lab practice	A1
<b>FINAL EXAMINATION</b>		G1.2, G2, G3	<b>Written Exam</b>	A2

## 8. Course Policy

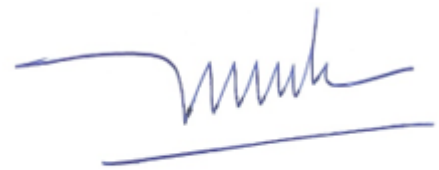
**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

### 9. Course Coordinator/Lecturer

- 44) School of Electrical Engineering, Room: A2-206
- 45) Course Coordinator/Lecturer: Dr. Nguyen Van Binh
- 46) Email: nvbinh@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Programmable Logic Control (PLC)**

**- General Information**

Course Title	
+ Vietnamese	Hệ điều khiển lô-gic khả trình
+ English	Programmable Logic Control (PLC)
Course ID	EEAC006IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	0
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE053IU – Digital Logic Design
Parallel Course	Programmable Logic Control Laboratory
Course it replaces	
Course standing in curriculum	Year 3 of undergraduate program of Control Engineering and Automation

**- Course Description**

Students are provided with related knowledge of an industrial computer that is used for control of manufacturing process, programmable logic controller (PLC). A throughout description of physical structure as well as the introduction of graphical programming language of PLC, ladder logic diagram, are given. Another Graphical design language called GRAFCET that describes the behaviour of a control system or a part of process in terms of its function is also introduced and realized into a PLC program.

### - Textbooks and References

#### Textbooks

18. Frank D. Petruzella, Programmable Logic Controllers, McGraw-Hill Education, 2 Penn Plaza, New York, NY 10121.
19. M. Rabiee, "Programmable Logic Controllers: Hardware and Programming", Goodheart-Willcox,2002.

#### References

20. Dunning, Gary, "Programmable Logic Controllers" 3rd Edition, Thompson, 2006
21. M. Rabiee, "Programmable Logic Controllers: Hardware and Programming", Goodheart-Willcox,2002.

#### Software

22. TIA Portal V14
23. Tia Portal Simulation

#### Others:

1. Lecture notes

### - Course Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand concepts and components in PLC such as input, output, memory organization, programming language	1.3	Understand
G2	Apply advanced PLC Instruction set to implement program such as Sequence operation, Counter, Timer,...	4.4	Apply
		4.5	Apply
G3	Understand discrete time system event and graphical method in supporting PLC programming	2.1	Understand

### - Description

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand Basic Concepts of Programmable Logic Controllers	1.3	T

G1.2	Understand PLC Hardware Components: The I/O section, Discrete I/O modules, Analog I/O modules, Special I/O modules, I/O specifications, and Processor memory Organization	1.3	T
G1.3	Understand general PLC Programming language: relay logic and ladder logic	1.3	T
G1.4	Understand fundamental PLC wiring diagram	1.3	T
G1.5	Understand how to implement fundamental ladder diagram	1.3	T
G2.1	Apply advanced PLC Instruction sets of Counter and Timer instructions, Interrupt instructions, Sequencer Instructions, Shift register...	4.4.1	U
G2.2	Use Math instructions in ladder logic diagram	4.5.3	T
G2.3	Understand the discrete time event system	2.1.1	T
G3.1	Understand the graphical method GRAFCET to present the events described in the system	2.1.1	T

#### - Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1. Assignments	G1.5, G2.1, G2.2, G2.3, G3.1	30
A2. Midterm assessment	A2.1 Mid-term Exam	G1.1, G1.2, G1.3	30
A3. Final assessment	A3.1 Final exam	G2.1, G2.2, G2.3, G3.1	40

#### - Course Outline

Weeks	Content	Learning outcome	Teaching and learning activities	Assessments
1	Course Introduction and PLC introduction (part 1)	G1.1	Lecture	
2	Course Introduction and PLC introduction (part 2)	G1.1	Lecture	
3	PLC Hardware Architecture (part 1)	G1.2	Lecture	
4	PLC Hardware Architecture (part 2)	G1.4	Lecture	
5	PLC Basics in Programming (part 1)	G1.3	Lecture	
6	PLC Basics in Programming (part 2)	G1.5	Lecture	A1.1
7	Review and exercise (part 1)	G1.4	Class discussion	
8	Review and exercise (part 2)	G1.5	Class discussion	

Midterm exam			Written exam	A2.1
9	Sequential Logic Circuit (part 1)	G2.1	Lecture	
10	Sequential Logic Circuit (part 2)	G2.1	Lecture	A1.1
11	Counter	G2.1	Lecture	A1.1
12	Math Instructions	G2.2	Lecture	
13	Shift Register	G2.1	Lecture	
14	Discrete System and Grafcet	G3.1	Lecture	A1.1
15	Discrete System and Grafcet	G3.1	Class discussion	
<b>FINAL EXAMINATION</b>		G2, G3	<b>Written Exam</b>	A3.1

### - Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer Usage:** Students are expected to use PC for some of the homework assignments and the course project.

### - Course Coordinator/Lecturer

- 47) School of Electrical Engineering, Room: O2-206
- 48) Course Coordinator/Lecturer: Dr. Ton That Long
- 49) Email: tlong@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Programmable Logic Control Laboratory**

---

**- General Information**

Course Title	
+ Vietnamese	Thực hành hệ điều khiển lô-gic khả trình
+ English	Programmable Logic Control Laboratory
Course ID	EEAC007IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	
Parallel Course	EEAC006IU – Programmable Logic Control
Course it replaces	
Course standing in curriculum	Year 3 of undergraduate program of Control Engineering and Automation

**- Course Description**

Students get familiar with the use of PLC via understanding the physical structure and developing PLC's programming language (ladder logic diagrams) in Siemens' software application TIA PORTAL through some practical applications. Students will be divided into groups and collaborate to perform testing, and verification, evaluate the obtained results, and write the reports.

- **Textbooks and references**

**Textbooks**

24. Frank D. Petruzella, Programmable Logic Controllers, McGraw-Hill Education, 2 Penn Plaza, New York, NY 10121.
25. M. Rabiee, "Programmable Logic Controllers: Hardware and Programming", Goodheart-Willcox,2002.

**References**

26. Dunning, Gary, "Programmable Logic Controllers" 3rd Edition, Thompson, 2006
27. M. Rabiee, "Programmable Logic Controllers: Hardware and Programming", Goodheart-Willcox,2002.

**Software**

28. Tia Portal V14

**Others:**

1. Lab manuals given by instructor

- **Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Apply basic ladder logic diagrams in PLC to perform basic dynamics of inputs and outputs	2.3	Apply
		4.4	Analyze
		4.5	
		4.6	
G2	Understand the wiring connections, hardware architecture, and troubleshoot methods for PLCs	2.4	Understand
		2.5	
		4.1	
G3	Apply PLC instruction set to implement program such as sequence operation, Timer, Counter, Shift register, and Math instructions	2.3	Apply
		4.4	Analyze
		4.5	
		4.6	
G4	Realize graphical method GRAFCET in developing ladder logic diagram for sequence operation	2.3	Apply
		4.4	Analyze
		4.5	Evaluate
		4.6	

G5	Understand the safety in the lab	2.5	Understand
G6	Enhance the ability in writing report	2.4	Apply

- **Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Apply software application (TIA PORTAL of S7-1200) to write ladder logic program under basic format such as ladder logic diagram (LAD)	2.3.1	U
		4.4.1	T
		4.5.3	
		4.6.1	
G2.1	Understand PLC Hardware Architecture: I/O section, Discrete I/O modules, Analog I/O modules, special I/O modules, I/O specifications	4.1.1	U
		2.5.2	U
		2.4.6	
G3.1	Develop ladder logic program with advanced instructions such as Timer, Counter, Shift Register, and Math instructions to perform sequence operations	2.3.1	U
		4.4.1	
		4.5.3	
		4.6.1	
G4.1	Develop ladder logic program for an application based on GRAFCET method	2.3.1	U
		4.4.1	
		4.5.3	
		4.6.1	
G5.1	Understand the regulation in measuring and using the devices	2.5.2	I
G6.1	Understand the template of lab report and necessary contents in report section	2.4.5	U

- **Course Assessment**

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1 Lab report	G1.1, G3.1, G4.1, G6.1	70%
A2. Final assessment	A2 Full Semester Project	G1.1, G3.1, G4.1, G6.1	30%

- **Course Outline**

Weeks	Content	Learning outcome	Teaching and learning activities	Assessment
1	Overview of Tia Portal and the S7-1200 PLC (part 1)	G2.1	Class discussion	A1
2	Overview of Tia Portal and the S7-1200 PLC (part 2)	G1.1, G6.1	Class discussion	A1

3	Set-Reset	G1.1, G3.1, G6.1	Class discussion	A1
4	Timers	G1.1, G3.1, G6.1	Class discussion	A1
5	Counters	G1.1, G3.1, G6.1	Class discussion	A1
6	Math Functions	G1.1, G3.1, G6.1	Class discussion	A1
7	GRAFCET/ project topic decision	G1.1, G3.1, G4.1, G6.1	Class discussion	A1
<b>FINAL EXAMINATION</b>		G1.1, G3.1, G4.1, G6.1	<b>Group Presentation</b>	A2

- **Course Policy**

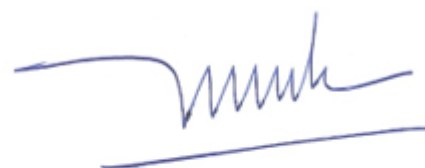
**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

- 50) School of Electrical Engineering, Room: O2-206
- 51) Course Coordinator/Lecturer: Dr. Tôn Thất Long
- 52) Email: tlong@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Sensors and Instrumentation**

---

**1. General Information**

Course Title	
1.1 Vietnamese	Cảm biến và thiết bị
1.2 English	Sensors and Instrumentation
Course ID	EEAC008IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
1.3 Lecture	3
1.4 Laboratory	Nil
1.5 ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Principles of EE2 (EE055IU)
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 3 for undergraduate program

**2. Course Description**

This course introduces students to the state-of-the-art practice in electronic instrumentation systems, various types of sensor/transducer elements, their respective interface electronics, and precision measurement techniques. Students will be familiarized with the principles and operations

of some instruments and sensors as well as the techniques used in acquisition, processing, and presentation of sensor signals: transducers, Fourier analysis, flow measurement and bridge circuits.

### 3. Textbooks and references

#### Textbooks

1. *Measurement, Instrumentation, and Sensors Handbook*, Second Edition (Two Volume Set): Spatial, Time, and Mechanical Measurement, John G. Webster, CRC Press, 2013
2. *Electronic Instrumentation and Measurements*, 2<sup>nd</sup> edition, David A. Bell, Prentice Hall Of India, 1997
3. *Handbook of Modern Sensors: Physics, Designs, and Applications*, 5<sup>th</sup> edition, Jacob Fraden, Springer, 2016

#### References

1. *Process Control Instrumentation Technology*, Curtis D. Johnson, Prentice Hall, 2005

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand concepts of a measurement system and sensors as well as their working principles	1.3	Understand
		2.1	
G2	Solve problems that involve laboratory electronic instrumentation and selection of appropriate sensors	2.2	Apply Analyze
G3	Evaluate knowledge of measurement system and sensors via small project and group presentation	3.1	Evaluate
		3.2	

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand measurement variables, errors, and architecture of a measurement system	1.3	T
G1.2	Understand the transfer function and frequency response of linear systems	1.3	T
G1.3	Understand the working principles of different types of sensors	2.1.1	T
G2.1	Analyze the methods of measuring analog signals and digital signals	2.2.2	T
G2.2	Identify suitable technical measurements for some instruments accurately	2.2.2	T
G2.3	Perform basic disciplines in using Laboratory equipment and software tools	2.2.3	T

G3.1	Manage the tasks to team members	3.1.5	T
G3.2	Construct a technical report that synthesize the data	3.2.3	T
G3.3	Develop writing skill in writing the report and presentation skill to describe the results	3.2.6	T

## 6. Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Percentage % (3)
A1. Process assessment	A1.1. Assignments	30%
	A1.2. Homework	
	A1.3. Project	
A2. Midterm assessment	A2.1 Mid-term Exam	30%
A3. Final assessment	A3.1 Final exam	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Course Introduction and Introduction of Instrumentation	G1.1	Lecture	A1.1 or A1.2
2&3	Introduction and Review of circuit theory; Standards, errors, uncertainty, calibration and uncertainty analysis, frequency response of a linear system	G1.1, G1.2	Lecture	A1.1 or A1.2
4	Introduction of Electromechanical Instrument	G1.1	Lecture	A1.1 or A1.2
5&6	Analog signal detection, conditioning and conversion systems	G2.1	Lecture	A1.1 or A1.2
7	Precision Measurement techniques: Resistance Measurement	G2.2	Lecture	A1.1 or A1.2
8	Inductance and Capacitance Measurement		Lecture	A1.1 or A1.2
<b>Midterm exam</b>		<b>G1.1, G1.2, G2.1, G2.2</b>	<b>Written exam</b>	<b>A2.1</b>
9	Introduction of Sensors	G1.3	Lecture	A1.1 or A1.2
10&11	Environment Sensors 1 : thermocouples, Thermistor, RTDs; Environment Sensor 2: semiconductor devices,	G1.3, G2.3	Lecture	A1.1 or A1.2

	psychrometry, capacitive probes (humidity and vapor).			
<b>12&amp;13</b>	Optical sensors, principles and applications: Current sources, LED's, photo-amplifiers, opto-isolators. Advanced optical systems- optical filters, gratings, photodiode arrays, fiber optics, gating circuits.	G1.3	Lecture	A1.1 or A1.2
<b>14</b>	Microfabricated sensors, Ultrasonic transducers, and acoustic devices/ Project	G1.3, G3.1	Lecture	A1.1 or A1.2
<b>15</b>	Small project/ Group Presentation	G3.2, G3.3	Group Presentation	A1.3
<b>FINAL EXAMINATION</b>		G1.3, G2.3	<b>Written exam</b>	<b>A3.1</b>

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer Usage:** None

## 9. Course Coordinator/Lecturer

- 1.School of Electrical Engineering, Room: O2-206
- 2.Course Coordinator/Lecturer: Tôn Thất Long, Ph.D.
- 3.Email: tlong@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke. Below the signature is a solid horizontal line.

Nguyễn Ngọc Trường Minh



### - Course Description

The course enables the student to get hands-on experience in Sensors and Instrumentation Lab through the use of computer-aided design tools and some of sensors as well as the use of measurement instrumentation to simulate and analyze typical circuits, and perform measurements in the lab.

### - Textbooks and references

#### Textbooks

Lab manual and Handouts of experiments supplied by the instructor.

#### References

### - Course Objectives

Objective	Description	Program Learning outcomes	Level
G1	Apply Knowledge of Mathematics, Science, and Engineering to get familiar with some sensors	1.1 4.4	Apply
G2	Develop and conduct appropriate experimentation by testing, calibrating sensors, and using given instrumentation to measure, analyze and interpret data of the electronic circuits.	2.1	Analyze
G3	Function effectively on a team whose members together provide leadership, create a collaborative.	3.1	Apply
G4	Have an opportunity to exam case studies to understand the professional and ethical responsibility as an engineer.	2.5	Apply

### - Learning Outcomes

Learning Outcome	Description	Teaching Level (I,T,U)
G1.1	Understand physical properties of most sensors used today and the techniques of their applications	I,T,U

G1.2	Understand procedures to use instrumentation to measure related quantities of electronic circuits	I,T,U
G2.1	Discuss various properties of each sensor (resolution, range, absolute, etc...)	I,T,U
G2.2	Perform analysis of measurement data	I,T,U
G3.1	Understand how to work independently as well as in a group, and be familiar with laboratory safety rules	I,T,U
G4.1	Understand how to prepare a laboratory report and the way to use template in writing it	I,T

### - Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Learning Outcome	Percentage % (3)
A1. Process assessment	A1.1 Attendance Prelab	G1.1 G1.2, G2.1	20%
	A1.2 Lab Report	G2.1, G2.2, G3.1, G4.1	50%
A2. Final assessment	A3.2 Final exam or Final Project	G1.1, G1.2, G2.1, G2.2, G4.1	30%

### - Course Outlines

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Voltage, Current, and Resistance Measurement Circuitry using Arduino	G1.1, G1.2, G2.1, G2.2, G3.1, G4.1	-Class discussion	Lab report
2	Arduino Load cell Construction	G1.1, G1.2, G2.1, G2.2, G3.1, G4.1	-Class discussion	Lab report
3	Measurement Velocity By Encoder	G1.1, G1.2, G2.1, G2.2, G3.1, G4.1	-Class discussion	Lab report
4	Measurement Distance By Ultrasound	G1.1, G1.2, G2.1, G2.2, G3.1, G4.1	-Class discussion	Lab report

5	Measuring SPO2 and Heart Rate	G1.1, G1.2, G2.1, G2.2, G3.1, G4.1	-Class discussion	Lab report
6	Accelerometer and Gyroscope	G1.1, G1.2, G2.1, G2.2, G3.1, G4.1	-Class discussion	Lab report
7	Project/ Final Exam	G1.1, G1.2, G2.1, G2.2, G3.1, G4.1		Presentation
<b>FINAL EXAMINATION</b>				

- **Course Policy**

**Class Participation:** An attendance of 100 percent is compulsory for the lab sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management.

- **Course Coordinator/Lecturer**

53) School of Electrical Engineering, Room: A2-206

54) Course Coordinator/Lecturer: Ton That Long

55) Email: tlong@hcmu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Summer Internship**

**- General Information**

Course Title	
+ Vietnamese	Thực tập
+ English	Summer Internship
Course ID	EE112IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input checked="" type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others</span>
Number of credits	3
+ Lecture	
+ Laboratory	
+ ECTS	6.55
Number of periods	Theory: 90 Practice: 0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 180 Contact hours: Private study: 180
Prerequisites	<ul style="list-style-type: none"> <li>- Successfully accumulate at least 90% of credit numbers of the academic curriculum.</li> <li>- Do not be under any academic admonishment.</li> </ul>
Parallel Course	
Course it replaces	
Course standing in curriculum	Year 4 EE undergrad program (see curriculum mapping in student

handbook)
-----------

- **Course Description**

The internship/apprentice program could be a new job or a new experience within an existing job as the work performed in the internship/apprentice program should lead to new learning, discovery or growth for the student and contribute toward the student's academic program. It is important to note, therefore, that many potential jobs will not meet the standards for internship/apprentice program credit.

The internship/apprentice program should provide realistic exposure to career experiences in the student's chosen academic specialization.

The student intern will either find a company to sponsor him or her or perform a specific project at an existing job. The internship program is an agreement between the student, faculty advisor and the company supervisor.

- **Textbooks and references**

**Textbooks**

All related materials

**References**

All related materials

- **Course Objectives**

<b>Objective</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Demonstrate the ability to integrate and apply theoretical knowledge and skills developed in various courses to real-world situations	2.2	Apply
G2	Demonstrate a greater understanding about career options while more clearly defining personal career goals.	2.4	Apply
G3	Implement and refine oral and written communication skills	3.1; 3.2	Apply
G4	Identify areas for future knowledge and skill development.	2.2	Apply

- **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching Level (I,T,U)</b>
G1.1	Understand how to use basic equipment	2.2.3	U

G1.2	Understand how to build and test circuits	2.2.4	U
G2.1	Understand the importance of responsibility in doing laboratory	2.4.5	U
G2.2	Understand the ethical problems in design	2.4.5	U
G3.1	Understand how to write lab report	3.1.2	U
G3.2	Understand the way to use template in writing the final internship report	3.2.3	U
G4.1	Have an opportunity to work in a team	2.2.3	U

- **Course Assessment**

Assessment component (1)	Assessment form (A.x.x) (2)	CĐR môn học	Percentage % (3)
A1. Final assessment	A1.1 Final report A1.2 Oral presentation	G3.1, G3.2	50% 50%

- **Course Outline**

- none

- **Course Policy**

The student takes a minimum or/at least 8 weeks of work at the internship program. However, all internship/apprentice program hours are negotiable and negotiated between the student and the employer.

Students must use the official template to write the internship report.

Students may be required to fill out an evaluation of your internship experience. Student's supervisor may be asked to fill out an evaluation of student's performance as well

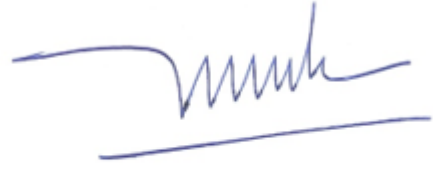
- **Course Coordinator/Lecturer**

56) School of Electrical Engineering, Room: A2-206

57) Course Coordinator/Lecturer: Nguyen Hoang An

58) Email: nhan@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke on the left that curves down and then into a series of vertical, slightly wavy lines, ending with a short horizontal stroke on the right. A solid horizontal line is drawn below the signature.

Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**CAPSTONE DESIGN 1**

**- General Information**

Course Title	
+ Vietnamese	
+ English	Capstone Design 1
Course ID	EE130IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	2
+ Laboratory	Nil
+ ECTS	3.09
Number of periods	Theory: 30 Practice: 0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 85 Contact hours: 25 Private study: 60
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program

**- Course Description**

This course is an introduction to engineering design process. This course consists of two semesters of lecture and design. This course requires students to develop a project based on the knowledge and skills acquired in earlier coursework and integrate their technical knowledge through practical design effort. Students will work in multidisciplinary teams to complete an approved engineering design projects that is fully documented and prototyped. In the Capstone Design Project 1, students will learn to define a problem, conduct research to propose the solutions, determine the realistic constraints, prepare project scheduling, and create a planned budget for the project. The work will be performed as a team in accordance with ABET requirements. Each team is comprised of two to four students. For completing this project, the students are required to defend their works and obtain the committee's evaluation. The committee's member are academics staff, stakeholders, industry visitors, etc.

- **Textbooks and Other Required Materials**

**Textbooks:**

None

**Reference Materials:**

Handouts including research papers given by instructor for in-depth references of the topics.

- **Course Objectives:**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Develop system requirements from top-level customer requirements.	2.1, 2.2	Create
G2	Analyze and compare design alternatives, at the system and subsystem levels, and use measures of performance or other criteria to rank alternatives	4.4	Analyze
G3	Plan and organize an engineering design project using tools such as Gantt charts to develop a work breakdown structure, develop a schedule including milestones, and estimate effort and costs	4.3	Apply
G4	Develop a design concept and elaborate it through to a detailed design by decomposing a system concept into component subsystems, identifying the subsystem requirements and applicable standards, and defining interfaces between the subsystems	2.1	Create
G5	Demonstrate the ability to work in a group towards a final project that will involve experiments, analysis and the design of exemplary wireless communication techniques and/or systems	3.1, 3.2	Apply
G6	Understand the professional and ethical responsibility	2.5	Understand

### - Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Develop system requirements from top-level customer requirements.	2.1.1 2.2.4	T
G2.1	Analyze and compare design alternatives, at the system and subsystem levels, and use measures of performance or other criteria to rank alternatives	4.4.3	U
G3.1	Plan and organize an engineering design project using tools such as Gantt charts to develop a work breakdown structure, develop a schedule including milestones, and estimate effort and costs	4.3.3	T
G4.1	Develop a design concept and elaborate it through to a detailed design by decomposing a system concept into component subsystems, identifying the subsystem requirements and applicable standards, and defining interfaces between the subsystems	2.1.2	U
G5.1	Demonstrate the ability to work in a group towards a final project that will involve experiments, analysis and the design of exemplary wireless communication techniques and/or systems	3.1.2	T
G6.1	Understand the professional and ethical responsibility	2.5.1	T

### - Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1,G6	10%
	A1.2 Homework	G1, G2,G3,G4	10%
A2. Midterm assessment	A2.1 Mid-term Exam	G1, G2,G3,G4	30%
	A2.2 Seminar(s) & Quiz	G6	5%
A3. Final assessment	A3.1 Project Report	G5	5%
	A3.2 Final exam	G1,G2,G3,G4,G5	40%

### - Course Outline

Week	Content	Learning outcome	Teaching and learning	Assessment
------	---------	------------------	-----------------------	------------

			<b>activities</b>	
<b>1-2</b>	Case studies to understand the professional and ethical responsibility as an engineer Ethic lecture, Safety lecture,	G6	-Lecture -Class discussion	Homework In class assignment Quiz 1
<b>3-4</b>	Research direction Budget planning, Design reviews ,	G1,G2	- Lecture - Class discussion	In class assignment
<b>5</b>	Analysis and specification of system and subsystem requirements	G1, G2	- Lecture - Class discussion	Quiz 2 In class assignment
<b>6</b>	Analysis of alternatives Measures of performance	G2	- Lecture - Class discussion	In class assignment
<b>7</b>	Effective design strategies, brainstorming, collaboration	G2	- Lecture - Class discussion	Quiz 3 Homework In class assignment
<b>Midterm exam</b>				<b>Presentation exam</b>
<b>8</b>	Intellectual property Project management and scheduling, Gantt chart, MS Project	G3	- Lecture - Class discussion	Homework In class assignment
<b>9</b>	team member evaluation Effective teamwork, team expectations	G4	- Lecture - Class discussion	Homework In class assignment
<b>10-11</b>	Oral presentation skills, effective graphics in presentations Methods for effective and efficient collaborative	G4,G5	- Lecture - Class discussion	Quiz 3 Homework In class assignment
<b>12-13</b>	System characterization, design of qualification tests	G1, G2, G3	- Lecture - Class discussion	Homework In class assignment
<b>14-15</b>	development and revision of documents	G4	- Lecture - Class discussion	Homework In class assignment

<b>FINAL EXAMINATION</b>				<b>Presentation exam</b>

- **Course Policy**

**Assignments:** All assignments need to be submitted on the due date. Otherwise, a penalty of 20% per day can be considered for each assignment.

**Policy on dishonesty:** Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the class.

**Grading** The overall course grades will be assigned based on required standard or overall class distribution. The weights of the assignments and the examinations are:

- 30% for participation, attendance, Quiz, HW, project, and presentation
- 30% for midterm examination
- 40% for final examination

- **Lecturer: Nguyen Dinh Uyen, Ph.D.**

59) School/Department: School of Electrical Engineering

60) Address and email: nduyen@hcmu.edu.vn

...

Ho Chi Minh City, 2024  
**DEAN OF SCHOOL OF EE**

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**CAPSTONE DESIGN 2**

---

**1. General Information**

Course Title	
+ Vietnamese	
+ English	Capstone Design 2
Course ID	EE131IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 150px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 150px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	2
+ Laboratory	Nil
+ ECTS	3.09
Number of periods	Theory: 30 Practice: 0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 85 Contact hours: 25 Private study: 60
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program

**2. Course Description**

This course is the second course of an introduction to engineering design process. This course consists of two semesters of lecture and design. This course requires students to develop a project based on the knowledge and skills acquired in earlier coursework and integrate their technical knowledge through practical design effort. Students will work in multidisciplinary teams to complete an approved engineering design projects that is fully documented and prototyped. In the Capstone Design Project 2, students will learn to follow the design process and to develop the prototype based on the design specifications from Capstone Design Project 1. The work will be performed as a team in accordance with ABET requirements. Each team is comprised of two to four students. For completing this project, the students are required to defend their works and obtain the committee's evaluation. The committee's member are academics staff, stakeholders, industry visitors, etc.

### 3. Textbooks and Other Required Materials

**Textbooks:**

None

**Reference Materials:**

Handouts including research papers given by instructor for in-depth references of the topics.

### 4. Course Objectives:

Learning Outcome	Description	Program Learning outcomes	Level
G1	Construct prototypes of key subsystems and design appropriate tests to measure and evaluate the performance of prototype subsystems to determine whether they meet performance and interface requirements and recommend changes where they do not	2.2, 2.4, 4.5	Create
G2	Constructively contribute to the accomplishments of a multidisciplinary team, including critical evaluation of self and team-member performance	3.1	Apply
G3	Communicate the team's logistical and technical approaches to the design project in a polished, co-authored, written proposal, using language and graphics appropriate to the technical discipline	3.2	Evaluate
G4	Succinctly report individual and team performance against the plan	3.1	Understand
G5	Describe organizational and technical plans and progress in oral presentations, using high-quality, informative, graphical and textual elements and understand the professional and ethical responsibility	2.5	Understand
		3.2	Understand

G6	Demonstrate the ability to work in a group towards a final project that will involve experiments, analysis and the design of exemplary wireless communication techniques and/or systems	3.1	Apply
----	---	-----	-------

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Level
G1	Build prototypes of key subsystems	2.4.4 2.2.4	U
G1	Design appropriate tests to measure and evaluate the performance of prototype subsystems to determine whether they meet performance and interface requirements and recommend changes where they do not.	4.5.5	U
G2	Constructively contribute to the accomplishments of a multidisciplinary team, including critical evaluation of self and team-member performance	3.1.1	U
G3	Communicate the team's logistical and technical approaches to the design project in a polished, co-authored, written proposal, using language and graphics appropriate to the technical discipline	3.2.1	U
G4	Succinctly report individual and team performance against the plan	3.1.1	U
G5	Describe organizational and technical plans and progress in oral presentations, using high-quality, informative, graphical and textual elements	3.2.6	U
G6	Gain the experience of working in a group towards a final project that will involve experiments, analysis and the design of exemplary wireless communication techniques and/or systems	3.1.1	U
G5	Understand the professional and ethical responsibility	2.5.1	U

### 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1,G6	10%
	A1.2 Homework	G1, G2,G3,G4,G5	10%

A2. Midterm assessment	A2.1 Mid-term Exam	G1, G2,G3,G4,G5	30%
	A2.2 Seminar(s) & Quiz	G8	5%
A3. Final assessment	A3.1 Project Report	G5,G6	5%
	A3.2 Final exam	G1,G2,G3,G4,G5,G6	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1-2	Case studies to understand the professional and ethical responsibility as an engineer Ethic lecture, Safety lecture,	G6	-Lecture -Class discussion	Homework In class assignment Quiz 1
3-4	Research direction Budget planning, Design reviews ,	G1,G2,G3	- Lecture - Class discussion	Homework In class assignment
5	Analysis and specification of system and subsystem requirements	G1, G2,G4	- Lecture - Class discussion	Quiz 2 Homework In class assignment
6	Analysis of alternatives Measures of performance	G2,G3	- Lecture - Class discussion	Homework In class assignment
7	Effective design strategies, brainstorming, collaboration	G2,G3	- Lecture - Class discussion	Quiz 3 Homework In class assignment
Midterm exam				<b>Presentation and Demonstration exam</b>
8	Intellectual property Project management and scheduling, Gantt chart, MS Project	G5,G6	- Lecture - Class discussion	Homework In class assignment
9	team member evaluation Effective teamwork, team expectations	G5,G6	- Lecture - Class discussion	Homework In class assignment
10-11	Oral presentation skills, effective graphics in presentations	G5,G6	- Lecture	Quiz 3 Homework

	Methods for effective and efficient collaborative		- Class discussion	In class assignment
12-13	System characterization, design of qualification tests	G1, G2, G3, G4, G5	- Lecture - Class discussion	Homework In class assignment
14-15	development and revision of documents	G6	- Lecture - Class discussion	Homework In class assignment
<b>FINAL EXAMINATION</b>				<b>Presentation and Demonstration exam</b>

### 8. Course Policy

**Assignments:** All assignments need to be submitted on the due date. Otherwise, a penalty of 20% per day can be considered for each assignment.

**Policy on dishonesty:** Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the class.

**Grading** The overall course grades will be assigned based on required standard or overall class distribution. The weights of the assignments and the examinations are:

- 30% for participation, attendance, Quiz, HW, project, and presentation
- 30% for midterm examination
- 40% for final examination

### 9. Lecturer: Nguyen Dinh Uyen, Ph.D.

61) School/Department: School of Electrical Engineering

62) Address and email: nduyen@hcmu.edu.vn

...

Ho Chi Minh City, 2024  
**DEAN OF SCHOOL OF EE**

Nguyễn Ngọc Trường Minh



## - Course Description

This course provides an opportunity for students to familiarize with the practical issues from the collaboration between industry and professional education.

In the field of Electrical Engineering, the senior focuses on design projects related to the EE field. In addition to the accumulation of theoretical knowledge, the senior project requires solving difficulties encountered in practice as well as addressing safety issues and ethics. The topics will be suggested by industry and the technical details will be considered carefully by students and advisors to help students can apply their theoretical knowledge and practical skills in solving an engineering problem in reality.

The senior project is the capstone design project for the SEE undergraduate degree. The capstone project provides the students an integrated understanding of scientific practice and principles in the identify and solving engineering problems.

As a capstone experience, the senior project combines together many aspects of engineering. Each student's project will demonstrate their knowledge in several areas, including automation, control, embedded systems, RF and microwave technique, and communication systems, special seminar(s).

## - Textbooks and references

### Textbooks

29. All related materials

### References

30. All related materials

### Software

31. All related materials

## - Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Design and execute a meaningful research project that demonstrates spatial thinking and the knowledge about the state-of-the-art issues, standards, and realistic constraints in EE field.	1.3	Apply
G2	Understand the method of writing report and presenting the results.	2.3 3.2	Apply
G3	Understand the power of positive attitudes, creative and critical thoughts and active learning	2.2	Understand
G4	Understand the external, societal, and environmental impacts of engineering.	4.1	Understand
G5	Understand the professional and ethical responsibility as an engineer	2.4	Apply

## - Learning Outcomes

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	Analytical Reasoning and Problem Solving	1.3	U
G2.1	Thinking holistically	2.3.1	U
G2.2	Communication Strategy	3.2.1	U
G2.3	Communication Structure	3.2.2	U
G2.4	Written Communication	3.2.3	U
G2.5	Electronic/Multimedia Communication	3.2.4	U
G2.6	Graphical Communication	3.2.5	U
G2.7	Oral Presentation and Interpersonal Communication	3.2.6	U
G3.1	Hypothesis formulation	2.2.1	U
G3.2	Survey of Print and Electronic Literature	2.2.2	U
G3.3	Experimental Inquiry	2.2.3	U
G3.4	Hypothesis Test, and Defense	2.2.4	U
G4.1	Roles and Responsibility of Engineers	4.1.1	I
G4.2	The Impact of Engineering on Society	4.1.2	I
G4.3	Society's Regulation of Engineering	4.1.3	I
G4.4	The Historical and Cultural Context	4.1.4	I
G4.5	Contemporary Issues and Values	4.1.5	I
G4.6	Developing a Global Perspective	4.1.6	I
G5.1	Initiative and Willingness to Take Risks	2.4.1	U
G5.2	Perseverance and Flexibility	2.4.2	U

G5.3	Creative Thinking	2.4.3	U
G5.4	Critical Thinking	2.4.4	U
G5.5	Awareness of One's Personal Knowledge, Skills, and Attitudes	2.4.5	U
G5.6	Curiosity and Lifelong Learning	2.4.6	I
G5.7	Time and Resource Management	2.4.7	U

### - Course Assessment

\* There are no formal assignments in this course. In consultation with the course instructor, your Senior Project Advisor, students develop a personal work schedule with specified deliverables. Weekly or bi-weekly individual meetings will be held online to discuss submitted deliverables and revise the work plan if needed.

\*\*Completion of this course is determined when each member of your Senior Committee signs the Approval form. This form is signed after successful completion of the oral defense and acceptance by each committee member of the senior project document.

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)

-**Course Outline:** Basic Timetable–All work completed by the end of the semester.

W	Content	Learning outcome	Teaching and learning activities	Assessment
<b>Week 1(or earlier)</b>	Prepare work schedule. Meet with advisor and committee. Continue work on senior project draft.	G4, G5		
<b>2</b>	Begin technical work	G5		
<b>3 to 10</b>	Complete technical work	G1, G2, G3, G4, G5		
<b>11-13</b>	Prepare senior project draft, and iteratively submit sections to advisor for review.	G1, G4		
<b>14-15</b>	Revise senior project draft	G2		
<b>ORAL DEFENSE</b>				

### - Course Policy

#### Class Participation:

1. Must learn theories related to the senior project.
2. Collect and study the documents related to the content under the guidance of advisors.

3. Report periodically the workflow process for advisor.

**Academic Honesty and Plagiarism:** Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the course. The similarity score (checked by Turnitin) is less than or equals to 20%.

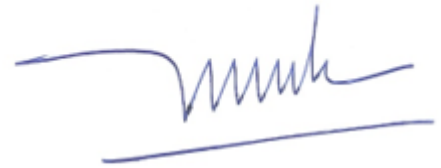
- **Course Coordinator/Lecturer**

63) School of Electrical Engineering, Room: A2-206

64) Course Coordinator/Lecturer: Do Ngoc Hung

65) Email: dnhung@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by several vertical, wavy lines, all underlined with a single horizontal stroke.

Nguyễn Ngọc Trường Minh

**SYLLABUS****Thesis****- General Information**

Course Title	
+ Vietnamese	Luận văn tốt nghiệp
+ English	Thesis
Course ID	EE097IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Specialization (elective) <input checked="" type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
+ Lecture	10
+ Laboratory	Nil
+ ECTS	21.82
Number of periods	Theory: 150 Practice: 0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 600 Contact hours: Private study: 600
Prerequisites	<ul style="list-style-type: none"> <li>- Successfully accumulate at least 90% of credit numbers of the academic curriculum.</li> <li>- Finish senior project</li> <li>- Do not be under any academic admonishment.</li> </ul>
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 5 undergrad program (see curriculum mapping in student handbook)

### - Course Description

In the field of Electrical Engineering, the thesis focuses on design projects related to the EE field. In addition to the accumulation of theoretical knowledge, the thesis requires solving difficulties encountered in practice as well as addressing safety issues and ethics.

The Thesis is the capstone design project for the SEE undergraduate degree. The capstone project provides the students an integrated understanding of scientific practice and principles in the identify and solving engineering problems.

As a capstone experience, the Thesis combines together many aspects of engineering. Each student's project will demonstrate their knowledge in several areas, including automation, control, embedded systems, RF and microwave technique, and communication systems, special seminar(s).

### - Textbooks and references

#### Textbooks

32. All related materials

#### References

33. All related materials

#### Software

34. All related materials

### - Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Design and execute a meaningful research project that demonstrates spatial thinking and the knowledge about the state-of-the-art issues, standards, and realistic constraints in EE field.	1.3	Apply
G2	Understand the method of writing report and presenting the results.	2.3 3.2	Apply
G3	Understand the power of positive attitudes, creative and critical thoughts and active learning	2.2	Understand
G4	Understand the external, societal, and environmental impacts of engineering.	4.1	Understand
G5	Understand the professional and ethical responsibility as an engineer	2.4	Apply

### - Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	
------------------	-------------	---------------------------	--

			<b>Teaching level (I,T,U)</b>
G1.1	Analytical Reasoning and Problem Solving	1.3	U
G2.1	Thinking holistically	2.3.1	U
G2.2	Communication Strategy	3.2.1	U
G2.3	Communication Structure	3.2.2	U
G2.4	Written Communication	3.2.3	U
G2.5	Electronic/Multimedia Communication	3.2.4	U
G2.6	Graphical Communication	3.2.5	U
G2.7	Oral Presentation and Interpersonal Communication	3.2.6	U
G3.1	Hypothesis formulation	2.2.1	U
G3.2	Survey of Print and Electronic Literature	2.2.2	U
G3.3	Experimental Inquiry	2.2.3	U
G3.4	Hypothesis Test, and Defense	2.2.4	U
G4.1	Roles and Responsibility of Engineers	4.1.1	I
G4.2	The Impact of Engineering on Society	4.1.2	I
G4.3	Society's Regulation of Engineering	4.1.3	I
G4.4	The Historical and Cultural Context	4.1.4	I
G4.5	Contemporary Issues and Values	4.1.5	I
G4.6	Developing a Global Perspective	4.1.6	I
G5.1	Initiative and Willingness to Take Risks	2.4.1	U
G5.2	Perseverance and Flexibility	2.4.2	U
G5.3	Creative Thinking	2.4.3	U
G5.4	Critical Thinking	2.4.4	U
G5.5	Awareness of One's Personal Knowledge, Skills, and Attitudes	2.4.5	U

G5.6	Curiosity and Lifelong Learning	2.4.6	I
G5.7	Time and Resource Management	2.4.7	U

**- Course Assessment**

\* There are no formal assignments in this course. In consultation with the course instructor, your Thesis Advisor, students develop a personal work schedule with specified deliverables. Weekly or bi-weekly individual meetings will be held online to discuss submitted deliverables and revise the work plan if needed.

\*\*Completion of this course is determined when each member of your Thesis Committee signs the Approval form. This form is signed after successful completion of the oral defense and acceptance by each committee member of the thesis document.

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)

**- Course Outline: Basic Timetable**—All work completed by the end of the semester.

W	Content	Learning outcome	Teaching and learning activities	Assessment
<b>Week 1(or earlier)</b>	Prepare work schedule. Meet with advisor and committee. Continue work on thesis draft.			
<b>2</b>	Begin technical work			
<b>3 to 7</b>	Complete technical work			
<b>Midterm oral defense</b>				
<b>8-12</b>	Prepare thesis draft, thesis poster Iteratively submit sections to advisor for review.			
<b>13-14</b>	Revise thesis draft Turn in thesis poster			
<b>THESIS ORAL DEFENSE</b>				
<b>15</b>	Final revisions of thesis			
<b>16</b>	Turn in hard cover final thesis			

**- Course Policy**

**Class Participation:**

4. Must learn theories related to the thesis.
5. Collect and study the documents related to the content under the guidance of advisors.

6. Report periodically the workflow process for advisor.

**Academic Honesty and Plagiarism:** Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the course. The similarity score (checked by Turnitin) is less than or equals to 20%.

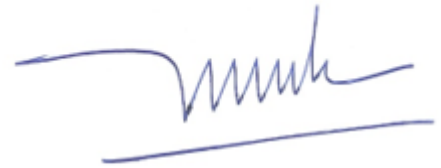
- **Course Coordinator/Lecturer**

66) School of Electrical Engineering, Room: A2-206

67) Course Coordinator/Lecturer: Do Ngoc Hung

68) Email: dnhung@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, all underlined with a single horizontal stroke.

Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Analog Electronics**

---

**1. General Information**

Course Title	
+ Vietnamese	Điện tử mạch tương tự
+ English	Analog Electronics
Course ID	EE061IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	<b>3</b>
+ Lecture	3
+ Laboratory	None
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE090IU, EE091IU
Parallel Course	Analog Electronics Laboratory (EE062IU)
Course it replaces	None
Course standing in curriculum	Year 4, undergraduate program

**2. Course Description**

This course exposes the student to the fundamental issues related to multiple stage amplifiers, feedback amplifier analysis, frequency response and frequency response with feedback stability, power amplifiers, filters and tuned amplifiers, signal generator and waveform-shaping circuits.

### 3. Textbooks and references

#### Textbooks

- A.S.Sedra and K.C. Smith, Microelectronic Circuits, 4th edition, Oxford University Press, 1998.
- Class notes

#### References

- None

### 4. Course Objectives

Learning Outcome Codes	Course learning outcomes	Program Learning outcomes	Level
G1	An Ability to analyze low and high-frequency response of BJT and FET amplifiers with passive and active loads	2.1	Apply
G2	An Ability to analyze BJT and FET differential and multistage amplifiers with passive and active loads.	2.3	Analyze
		4.3	
G3	An Ability to understand the concept of negative feedback and analyze configurations for amplifier stability and figures of merit	1.1	Understand
G4	An ability to understand output stages of power amplifiers	4.4	Understand
G5	An ability to understand second-order filters and tuned amplifiers, signal generators and waveform-shaping circuits	1.3	Understand

### 5. Learning outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Apply how to identify and analyze frequency response of BJT and FET	2.1.1	T
G2.1	Understand the interaction of multi-stages of BJT and FET	2.3.2	T

G2.2	Understand the concepts and functions of multi-stages of BJT and FET	4.3.1	T
G3.1	An Ability to understand the concept of negative feedback and analyze configurations for amplifier stability and figures of merit	1.1	T
G4.1	Understand the design process of output stages of power amplifiers	4.4.1	T, U
G5.1	An ability to understand second-order filters and tuned amplifiers, signal generators and waveform-shaping circuits	1.3	T

## 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	2.1.1, 2.3.2,4.3.1, 4.4.1	15%
	A1.2 Homework	2.1.1, 2.3.2,4.3.1, 4.4.1	15%
A2. Midterm assessment	A2 Mid-term Exam	2.1.1, 2.3.2	30%
A3. Final assessment	A3. Final exam	2.1.1, 2.3.2,4.3.1, 4.4.1	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Review small signal operation and models of bipolar and MOSFET transistors	G1.1	-Lecture -Class discussion	A1.1 or A1.2
2	Review single-stage BJT and FET amplifiers, multi-stage amplifiers and differential amplifiers	G2.1	- Lecture - Class discussion	A1.1 or A1.2
3	Frequency response, high frequency single stage and multi-stage	G1.1	- Lecture - Class discussion	A1.1 or A1.2
4	Time constants and Bode plots	G1.1	- Lecture - Class discussion	A1.1 or A1.2
5	Feedback amplifiers configuration; Gain, input and output resistance of feedback amplifiers	G3.1	- Lecture - Class discussion	A1.1 or A1.2

6	Feedback examples; stability of feedback amplifiers; Bode plots; determining stability and compensation	G3.1	- Lecture - Class discussion	A1.1 or A1.2
7	Building block of integrated circuits	G2.1	- Lecture - Class discussion	A1.1 or A1.2
8	Introduction and classification of output stages, class A and class B output stages	G4.1	- Lecture - Class discussion	A1.1 or A1.2
<b>Mid-term Examination</b>		<b>2.1.1, 2.3.2, 4.3.1</b>	<b>Written exam</b>	<b>A2</b>
9	Class AB output stage; power amplifier	G4.1	- Lecture - Class discussion	A1.1 or A1.2
10	Review of first-order filters; introduction to second-order filters	G2.2	- Lecture - Class discussion	A1.1 or A1.2
11	Sensitivity, tuned amplifier	G1.1	- Lecture - Class discussion	A1.1 or A1.2
12	Signal generator and waveform-shaping circuits	G5.1	- Lecture - Class discussion	A1.1 or A1.2
13	Signal generator and waveform-shaping circuits	G5.1		A1.1 or A1.2
14	Advanced MOS and bipolar circuits	G1.1	- Lecture - Class discussion	A1.1 or A1.2
15	Review	G1.1, G2.1, G2.2, G4.1		
<b>FINAL EXAMINATION</b>				<b>A3</b>

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

#### **9. Course Coordinator/Lecturer**

- 69) School of Electrical Engineering, Room: O2-108
- 70) Course Coordinator/Lecturer: Tran Van Su, MSc.
- 71) Email: tvsu@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Analog Electronic Laboratory**

---

● **General Information**

Course Title	
+ Vietnamese	Thực hành điện tử mạch tương tự
+ English	Analog electronics laboratory
Course ID	EE062IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	<b>1</b>
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	EE090IU - Electronic Devices EE091IU - Electronic Devices Lab
Parallel Course	EE061IU - Analog Electronics
Course it replaces	None
Course standing in curriculum	Year 4, undergrad program (see curriculum mapping in student handbook)

● **Course Description**

This laboratory includes topics on differential transistor amplifiers; cascode amplifiers; the constant current source; current mirrors; high frequency transistor amplifiers; feedback amplifiers; stability of feedback amplifiers and feedback compensation

- **Textbooks and references:**

- **References**

- Laboratory manuals provided by instructor.

- **Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Understand the basics of Negative Feedback, the topology of the IDEAL operational amplifier, the concept of Gain-Bandwidth Product (GBP), the use of Bode Magnitude plots with “real roots”, & the operation and design of various RC coupled oscillators.	1.1;1.2;1.3	Understand
G2	Demonstrate the mathematical effects of negative feedback on system input resistance, system output resistance, system bandwidth; be able to calculate the cumulative system errors involved with operational amplifier DC imperfections such as Input Bias currents and Input Offset voltages, & a “state-variable” 3-op-amp multi-function active filter.	2.2	Apply
G3	Examine a transfer function – $H(s)$ from observation of a Bode Plot, & utilize computer simulation software to provide computer generated solutions to course problems	2.1;2.2	Apply
G4	Understand the necessary communication skills in the lab	3.1	Understand
G5	Enhance the ability in writing report	3.2	Apply

- **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	Understand the basics of Negative Feedback, the topology of the IDEAL operational amplifier.	1.1	I,T
G1.2	Understand the concept of Gain-Bandwidth Product (GBP), the use of Bode Magnitude plots with “real roots”	1.2	I,T

G1.3	Understand the operation and design of various RC coupled oscillators	1.3	I,T
G2.1	Demonstrate the mathematical effects of negative feedback on system input resistance, system output resistance, system bandwidth	2.2.2	I
G2.2	Be able to calculate the cumulative system errors involved with operational amplifier DC imperfections such as Input Bias currents and Input Offset voltages	2.2.3	I,T
G2.3	Be able to calculate a “state-variable” 3-op-amp multi-function active filter	2.2.1	I,T
G3.1	Demonstrate the how to create a transfer function – H(s) from observation of a Bode Plot	2.1.2	I,T
G3.2	Utilize computer simulation software to provide computer generated solutions to course problems	2.2.3	T,U
G4.1	Understand the process of forming a team in conducting the experiments and lab activities	3.1.1	U
G5.1	Understand the template of lab report and necessary contents in report section	3.2.3	U

- **Course Assessment**

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
<b>Laboratory</b>			
A1. Process assessment	A1.3 Laboratory reports	G1.1, G1.2, G1.3, G2.1, G2.2, G2.3, G3.1, G3.2, G4.1, G5.1	70%
A2. Final assessment	A3 Final exam	G1.1, G2.1, G3.1, G3.2	30%

- **Course Outline**

Lab session	Content	Learning outcome	Teaching and learning activities	Assessment
1	Composite transistor amplifiers	G1.1, G1.2, G4, G5	Lecture; Class discussion	Lab report
2	High frequency transistor amplifiers	G1.1, G1.2, G1.3, G4, G5	Lecture; Class discussion	
3	Feedback amplifiers	G1.1, G1.2, G1.3, G2.1, G4, G5	Lecture; Class discussion	
4	Response of feedback amplifiers	G2.1, G2.2, G4, G5	Lecture; Class discussion	
5	ADC/DAC Converters	G1.3, G3.1, G3.2, G4, G5	Lecture; Class discussion	
6	Sinusoidal Oscillators	G1.3, G3.1, G3.2, G4, G5	Lecture; Class discussion	

7	Op-Amp Gain Bandwidth Product	G2.3, G3.2, G3.1, G4, G5	Lecture; Class discussion	
FINAL EXAMINATION		G1.1, G2.1, G3.1, G3.2		<b>Written exam</b>

- **Course Policy**

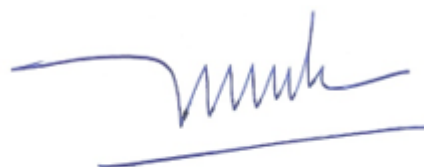
**Class Participation:** An attendance of 80 percent is compulsory for the lab sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged. Students must use the official template of SEE to write their reports.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the group.

- **Course Coordinator/Lecturer**

- 72) School of Electrical Engineering, Room: A2-206
- 73) Course Coordinator/Lecturer: Nguyen Minh Thien
- 74) Email: nmthien@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**SYLLABUS****Automation Manufacturing System and Technique****- General Information**

Course Title	
+ Vietnamese	Kỹ thuật hệ thống sản xuất tự động
+ English	Automation Manufacturing System and Technique
Course ID	EEAC011IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input checked="" type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

**- Course Description**

This course is designed to highlight the major automation-related subjects within the scope of manufacturing system. Special emphasis will be given on industrial robotics, robot programming and flexible manufacturing systems (FMS). This course also transfers to student facts in real manufacturing production lines from the experiences of lecturers and visiting speakers.

- **Textbooks and references**

**Textbooks**

35. Automation, Production Systems, and Computer-Integrated Manufacturing, 3rd Edition, Mikell P. Groover, Prentice Hall, 2008, ISBN 0-13-239321-2.

**References**

1. Computer-Aided Manufacturing, 2E, T.C. Chang, R.A. Wysk, H.P. Wang, Prentice-Hall, 1998.
2. Computer-Integrated Manufacturing, 3E, J.A. Rehg, H.W. Kraebber, Prentice-Hall, 2005.
3. Principles of Computer-Integrated Manufacturing, S.K. Vajpayee, Prentice-Hall, 1995.
4. The Design of the Factory with a Future, J.T. Black, McGraw-Hill, 1991.
5. Making Manufacturing Cells Work, L.R. Nyman (edt) Society of Manufacturing Engineers, McGraw-Hill, 1992.

**Software**

36. No

- **Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Describe the basic concepts of automation in manufacturing systems	1.3	Understand
G2	Understand the fundamental concepts of automated flow lines and their analysis	2.3	Understand
G3	Classify automated material handling, automated storage and retrieval systems	2.3	Understand
G4	Investigate the application of robot and flexible manufacturing systems in a production environment	4.5	Apply

- **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1	Have knowledge of production systems and how automation is used in these systems.	1.3	I,T
G1	Comprehend the issues and parameters in manufacturing operations and be proficient in estimating manufacturing lead time, capacity, utilization, work in process, and their relationships	1.3	I,T
G1	Understand basic elements of automation	1.3	I,T
G1	Discuss the application to cellular manufacturing, process planning principles	1.3	I,T
G2	Understand group technology concepts for the analysis and design of flexible manufacturing systems	2.3.2	I,T,U
G2	Understand the analysis of automated materials handling systems and the applications of industrial robots	2.3.2	I,T
G3	Describe and explain the execution of industrial robot programs	2.3.3	I,T,U
G4	Describe computer aided manufacturing applications used in virtual manufacturing environment	4.5.2	I,T

- **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment (A.x.x) (2)</b>	<b>Learning Outcome (G.x.x) (3)</b>	<b>Percentage % (4)</b>
A1. Process assessment	A1.1 Quiz	G1, G2	15%
	A1.2 Homework	G1, G2	15%
A2. Midterm assessment	A2 Mid-term Exam	G1, G2.1, G2.2	30%
A3. Final assessment	A3 Final exam	G2	40%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>Learning</b>	<b>Teaching</b>	<b>Assessment</b>
-------------	----------------	-----------------	-----------------	-------------------

		<b>outcome</b>	<b>and learning activities</b>	
<b>1</b>	Introduction to Computer Integrated Manufacturing Systems	G1	-Lecture -Class discussion	A1,A2
<b>2</b>	Production Systems - Facilities and Manufacturing Support Systems	G1	Lecture - Class discussion	A1,A2
<b>3</b>	Automation in Production Systems	G1	- Lecture - Class discussion	A1,A3
<b>4-5</b>	Production Concepts and Mathematical Models , Product - Production Relationships	G2	- Lecture - Class discussion	A1,A3
<b>6</b>	Introduction to Industrial Robotics. Robot Classification/Applications of Industrial Robot	G2	- Lecture - Class discussion	A2,A3
<b>Midterm exam</b>				
<b>7</b>	Manufacturing Systems, Introduction and Classification	G2	- Lecture - Class discussion	A1,A3
<b>8-9</b>	Single Station Manufacturing Cells	G2	- Lecture - Class discussion	A1,A3
<b>10-11</b>	Group Technology and Cellular Manufacturing	G2	- Lecture - Class discussion	A1,A3
<b>12-13</b>	Flexible Manufacturing Systems	G2	- Lecture - Class discussion	A1,A3
<b>14-15</b>	Manual Assembly Lines	G2	- Lecture - Class discussion	A1,A3
<b>FINAL EXAMINATION</b>				

### - Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.


- **Course Coordinator/Lecturer**

75) School of Electrical Engineering, Room: A2-206

76) Course Coordinator/Lecturer: Dr. Vo Tan Phuoc

77) Email: vtphuoc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke.

**Nguyễn Ngọc Trường Minh**

## SYLLABUS

## Automation Manufacturing System and Technique Lab

## 1. General Information

Course Title	
+ Vietnamese	Thực hành Kỹ thuật hệ thống sản xuất tự động
+ English	Automation Manufacturing System and Technique Lab
Course ID	EEAC012IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input checked="" type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
+ Lecture	Nil
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

## 2. Course Description

This course is designed to allow students to practice on the major automation-related subjects within the scope of manufacturing system. Special emphasis will be given on industrial robotics, robot programming and flexible manufacturing systems (FMS). This course also transfers to student facts in real manufacturing production lines from the experiences of lecturers and visiting speakers .

### 3. Textbooks and references

#### Textbooks

- Automation, Production Systems, and Computer-Integrated Manufacturing, 3rd Edition, Mikell P. Groover, Prentice Hall, 2008, ISBN 0-13-239321-2.

#### References

- Computer-Aided Manufacturing, 2E, T.C. Chang,R.A. Wysk, H.P. Wang, Prentice-Hall, 1998.
- Computer-Integrated Manufacturing, 3E, J.A Regh, H.W.Kraebber, Prentice-Hall, 2005.
- Principles of Computer-Integrated Manufacturing, S.K. Vajpayee, Prentice-Hall, 1995.
- The Design of the Factory with a Future, J.T. Black, McGraw-Hill, 1991.
- Making Manufacturing Cells Work, L.R. Nyman (edt) Society of Manufacturing Engineers, McGraw-Hill, 1992.

#### Software

37. No

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand the production systems and how automation is applied	1.3	Understand
G2	Understand the application of robot and flexible manufacturing systems in a production environment	4.6	Understand
G3	Understand the safety in the lab	2.2	Apply
G4	Enhance the ability in writing report	4.5	Apply

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Practice on some production systems and understand how automation is used in these systems.	1.3	I,T

G1.2	Simulate the issues and parameters in manufacturing operations and be proficient in estimating manufacturing lead time, capacity, utilization, work in process, and their relationships.	1.3	I,T
G1.3	Run experiments with basic elements of automation.	1.3	I,T
G2.1	Be able to apply cellular manufacturing, process planning principles.	4.5.1	I,T
G2.2	Apply group technology concepts for the analysis and design of flexible manufacturing systems.	4.5.2	I,T
G2.3	Analyze automated materials handling systems. understand industrial robots their applications.	4.5.2	I,T
G2.4	Develop and execute industrial robot programs	2.3.2	I,T
G2.5	Be able to use computer aided manufacturing applications used in virtual manufacturing environment.	4.5.6	I,T
G3.1	Understand the regulation in measuring and using the devices	2.2.3	U
G4.1	Understand the template of lab report and necessary contents in report section	4.5.5	U

## 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1, G2	15%
	A1.2 Homework	G1, G2	15%
A2. Midterm assessment	A2 Mid-term Exam	G1,G3.1	30%
A3. Midterm assessment	A3 Final exam	G2,G3.2	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Components of AKBOT-T1 plus	G1	-Lecture -Class discussion	A1,A2

2	Coordinate Systems. Basic path analysis, Recording positions.	G1	Lecture - Class discussion	A1,A2
3	Robot programming using ACL. Robot programming using AKBOT environment	G2	- Lecture - Class discussion	A1,A3
4	Practices on AKBOT-T1 plus (groups of ~4 students)	G2	- Lecture - Class discussion	A1,A3
5	Introduction to OpenCIM	G1	- Lecture - Class discussion	A2,A3
6	Simulating CIM cells using OpenCIM. Examples on OpenCIM	G2	- Lecture - Class discussion	A1,A3
7	Manufacturing of a sample part in Flexible Manufacturing Systems laboratory	G2	- Lecture - Class discussion	A1,A3
<b>FINAL EXAMINATION</b>				<b>A3</b>

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

## 9. Course Coordinator/Lecturer

78) School of Electrical Engineering, Room: A2-206

79) Course Coordinator/Lecturer: Dr. Vo Tan Phuoc

80) Email: vtphuoc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Prerequisites	Nil
Parallel Course	<i>Nil</i>
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

## 2. Course Description

Provides the student with fundamental knowledge of electric power systems and components of power system such as: electrical generators, electric motors, relays, contactors, circuit breakers and measurement devices.

## 3. Textbooks and references

### Textbooks

1. Weedy B.M., "Electric Power Systems", 3rd Edition, John Wiley & Sons, 1988.
2. Lecture notes

### Reference

3. Fitzgerald, Kingsley and Umans, "Electrical Machinery", McGraw Hill Int. Book Co., 4th
4. E.W.Golding & Widdis, "Electrical Measurements", 5TH EDITION, WHEELER PUBLISHING.

## 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand Knowledge of Mathematics, Science, and Engineering for solving, electric power systems and components of power system.	1.1 1.2	Understand
G2	Develop and conduct appropriate experimentation, analyze and interpret data, and use engineering judgment to draw conclusions.	4.5	Apply
G3	Understand the operation, usage electric power systems and their equipment.	4.6 2.5	Understand

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)

G1.1	Define and understand electric power systems and components of power systems and important parameters.	1.1	I
G2.1	Understand electric power systems: Single-phase power system and three-phase power system	4.5.5	T
G2.2	Understand the structure and principle of electrical generators	4.5.5	T
G2.3	Understand the principle of electric motors and structure of Motor Control Center	4.5.5	T
G2.4	Understand components of power systems such as: circuit breakers, contactors, relays...	4.5.5	T
G3.1	Understand the design, operation, usage electric power systems and their equipments.	4.6.2	U

## 6. Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Percentage % (3)
A1. Process assessment	A1.1. Assignments	15%
	A1.2. Homework	15%
A2. Midterm assessment	A2.1 Mid-term Exam	30%
A3. Final assessment	A3.1 Final exam	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Overview of electric power systems	G1.1	1. Lecture 2. Class exercises	A1.2 or A1.1
2&3	Single-phase power system	G2.1	1. Lecture 2. Class exercises	A1.2 or A1.1
4&5	Three-phase power system	G2.1	- Lecture - Class exercises	A1.2 or A1.1
6&7	Electrical generators	G2.2	1. Lecture 2. Class exercises	A1.2 or A1.1
<b>MIDTERM EXAM</b>		G1, G2.1, G2.2	<b>Written exam</b>	<b>A2.1</b>
8&9	Electric motors and Motor Control Center-MCC.	G2.3	- Lecture - Class exercises	A1.2 or A1.1

<b>10&amp;11</b>	Relays	G2.4	- Lecture - Class exercises	A1.2 or A1.1
<b>12&amp;13</b>	Circuit Breaker, Contactor.	G2.4	- Lecture - Class exercises	A1.2 or A1.1
<b>14</b>	Instruments	G3.1	<b>1.</b> Lecture <b>2.</b> Class exercises	A1.2 or A1.1
<b>15</b>	Review	G2.3, G2.4 G3.1	<b>3.</b> Class discussion	
<b>FINAL EXAMINATION</b>		G2.3, G2.4 G3.1	<b>Written exam</b>	<b>A3.1</b>

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer usage:** None

## 9. Course Coordinator/Lecturer

- 1.School of Electrical Engineering, Room: O2-206
- 2.Course Coordinator/Lecturer: Ton That Long, Ph.D.
- 3.Email: tlong@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke. Below the signature is a solid horizontal line.

Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Neural Network and Fuzzy Logics**

---

**1. General Information**

Course Title	
+ Vietnamese	Mạng nơ ron và logic mờ
+ English	Neural Network and Fuzzy Logics
Course ID	EEAC014IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

## 2. Course Description

This course exposes the student to the fundamental issues related to the neural networks and some training techniques and fuzzy logics with applications to design an intelligent control system. The course also introduces some industrial applications.

## 3. Textbooks and References

### Textbooks:

1. M.T. Hagan, H.B. Demuth, and B.H. Beale, “*Neural Network Design*”, Hagan, 2002
2. T.H. Nguyen & al., “*A First Course in Fuzzy and Neural Control*”, CRC, 2003
3. S.O. Haykin, “*Neural Networks and Learning Machines*”, Prentice-Hall, 2008, (3<sup>rd</sup> edition)
4. B. Kosko, “*Fuzzy Engineering*”, Prentice Hall, 1996.

### References:

1. C. M. Bishop, “*Neural Networks for Pattern Recognition*”, Oxford University Press, 1995
2. B. Kosko, “*Neural Networks and Fuzzy Systems: A Dynamical Systems Approach to Machine Intelligence*”, Prentice Hall, 1991.

### Others:

1. Lecture notes

## 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand the fundamental knowledge of neural network and fuzzy logics	1.3	Understand
G2	Apply techniques and methods to solve certain problems that may require solution obtained by either neural network or fuzzy logics approach	2.1	Apply
G3	Use fuzzy logics and knowledge of neural network in developing a neural network based fuzzy logic control system	4.4	Apply

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the concepts of neural networks and fuzzy logics	1.3	T
G1.2	Understand structures and types of neural network	1.3	T
G2.1	Understand the training techniques for neural networks.	2.1.1	T

G2.2	Apply the neural networks to some pattern recognition problems	2.1.2	T
G2.3	Apply the neural networks to design some control systems	2.1.5	T
G2.4	Apply fuzzy logics to neural networks to design an intelligent structure	2.1.5	T
G3.1	Apply standard model-based fuzzy logics to design intelligent control systems	4.4.2	T

### 6. Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Percentage % (3)
A1. Process assessment	A1.1. Assignments	30%
	A1.2. Homework	
A2. Midterm assessment	A2.1 Mid-term Exam	30%
A3. Final assessment	A3.1 Final exam	40%

### 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Course introduction and neural network introduction	G1.1	-	A1.1 or A1.2
2&3	Knowledge representation	G1.1	-	A1.1 or A1.2
4	Learning process	G1.1, G2.1	- Lecture	A1.1 or A1.2
5	Single layer perceptron	G1.1, G1.2, G2.2	- Lecture	A1.1 or A1.2
6	Multi-layer perceptron: Introduction, Batch and Online Method supervised learning	G1.1, G1.2, G2.1, G2.2	- Lecture	A1.1 or A1.2

7	Multi-layer perceptron: backpropagation	G1.1, G2.2	Lecture	
8	Review and Exercise	G2.2	Class discussion	A1.1 or A1.2
<b>Midterm exam</b>				<b>A2.1</b>
9&10	Introduction to Fuzzy Logic	G1.1	- Lecture	A1.1 or A1.2
11&12	Fuzzy Control System: Fuzzy Rule base, Fuzzification and Defuzzification	G1.1	- Lecture	A1.1 or A1.2
13&14	Fuzzy Control System: Takagi and Sugeno's Fuzzy System	G1.1, G2.4	- Lecture	A1.1 or A1.2
15	Control using fuzzy logic: theoretical foundation, Mamdani and Larsen methods, model-based fuzzy control	G1.1, G2.3, G2.4, G3.1	- Lecture	A1.1 or A1.2
<b>FINAL EXAMINATION</b>		<b>G1.1, G2.4, G3.1</b>		<b>A3.1</b>

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer Usage:** MATLAB simulation is sometimes required for assignments

## 9. Course Coordinator/Lecturer

- 81) School of Electrical Engineering, Room: O2-206
- 82) Course Coordinator/Lecturer: Tôn Thất Long, Ph.D.
- 83) Email: tlong@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke. Below the signature is a solid horizontal line.

Nguyễn Ngọc Trường Minh

## SYLLABUS ROBOTICS

### - General Information

Course Title	<i>Introduction to Robotics</i>
+ Vietnamese	
+ English	Robotics
Course ID	EEAC015IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 CEA undergraduate program

### - Course Description

This course introduces fundamental concepts in Robotics. Basic concepts will be discussed, including coordinate transformation, kinematics, dynamics, equations of motion, feedback and feedforward control, and trajectory planning. Applying the theoretical knowledge to various

motor systems, including manipulators, and mobile robotics

**- Textbooks and Other Required Materials**

**Textbooks:**

S.B. Niku, *Introduction to robotics, Analysis, Systems, Applications*, Prentice Hall, 2001

**Reference Materials:**

**- Course Objectives:**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Understand the mathematical tools for modeling robotic systems	1.1	Understand
G2	Understand the analysis and control method applied to the motion of a robot	1.2	Understand
G3	Understand robot kinematics and dynamics.	1.2	Understand
G4	Develop motion and trajectory planning.	1.2, 4.4	Create
G5	Explain sensing mechanisms.	1.2, 4.4	Understand
G6	Identify solutions for the design of robot control systems.	4.4	Understand

**- Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1	Understand the mathematical tools for modeling robotic systems	1.1	I,T
G2	Understand the analysis and control method applied to the motion of a robot	1.2	I,T,U
G3	Understand robot kinematics and dynamics.	1.2	I,T
G4	Develop motion and trajectory planning.	1.2, 4.4.1	I,T,U
G5	Explain sensing mechanisms.	1.2, 4.4.1	I,T
G6	Identify solutions for the design of robot control systems.	4.4.1	I,T,U

**- Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment (A.x.x) (2)</b>	<b>Learning Outcome (G.x.x) (3)</b>	<b>Percentage % (4)</b>
A1. Process assessment	A1.1 Quiz	G1, G2, G3,G4, G5,G6	15%
	A1.2 Homework	G1, G2, G3,G4, G5,G6	15%
A2. Midterm assessment	A2.1 Mid-term Exam	G1, G2, G3,G4, G5,G6	30%
A3. Final assessment	A3.2 Final exam	G1, G2, G3,G4, G5,G6	40%

### - Course Outline

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1</b>	General introduction to robotics: classification; components; degree of freedom; applications in industries	G1	-Lecture -Class discussion	Homework In class assignment
<b>2-3</b>	Robot Kinematics: robot motion; matrix representation; robot kinematics in direct and inverse direction.	G2,G3	- Lecture - Class discussion	Homework In class assignment
<b>4</b>	Lab 1: Introduction to ABB Robot	G2	Lab	In class assignment
<b>5-6</b>	Differential motion: basic concept; Jacobian matrix, differential motion of a frame: rotation about one point, about one axis; differential changes of one axis; differential motion of a robot	G2,G3	- Lecture - Class discussion	Quiz 1 Homework In class assignment
<b>7</b>	Lab 2: Use RobotStudio with ABB robot to understand position and orientation.	G3	Lab	In class assignment
<b>Midterm exam</b>				<b>Written exam</b>
<b>8-9</b>	Robot dynamics and control of force: introduction to Lagrange mechanics; dynamic equations of a robot with several degrees of freedom; distribution of force on a robot; transformation of force and moment between coordinate frames.	G4, G5	- Lecture - Class discussion	Project 1 Homework In class assignment
<b>10-11</b>	Motion planning: connected spaces and Descartes spaces;	G4	- Lecture - Class discussion	Project 2 Homework

	trajectories in connected spaces and in Descarte spaces.			In class assignment
12	Lab 3: Use Robotstudio with ABB robot to generate robot path.	G3	Lab	In class assignment
13	Manipulator dynamics and manipulator control; fluidics, pneumatics, motors, microcontroller.	G5	- Lecture - Class discussion	Homework In class assignment
14	Sensors: description and characteristics; sensors for position, speed and acceleration; sensors for prssure and force.	G6	- Lecture - Class discussion	Homework In class assignment
15	Lab 4: Use Robotstudio with ABB robot to perform motion planning.	G4	Lab	In class assignment
<b>FINAL EXAMINATION</b>				<b>Written exam</b>

- **Course Policy**

***Assignments:** All assignments need to be submitted on the due date. Otherwise, a penalty of 20% per day can be considered for each assignment.*

***Policy on dishonesty:** Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the class.*

***Grading** The overall course grades will be assigned based on required standard or overall class distribution. The weights of the assignments and the examinations are:*

- 30% for participation, attendance, Quiz, HW, project, and presentation
- 30% for midterm examination
- 40% for final examination

- **Lecturer: Nguyen Dinh Uyen, Ph.D.**

84) School/Department: School of Electrical Engineering

85) Address and email: nduyen@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, slightly wavy lines, and ending with a horizontal stroke. Below the signature is a solid horizontal line.

Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Industrial Electronics**

---

**- General Information**

Course Title	
+ Vietnamese	Điện Tử Công Nghiệp
+ English	Industrial Electronics
Course ID	EEAC016IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input checked="" type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in the curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

**- Course Description**

Fundamentals of electronics and semiconductor devices, including basic device principles. Application of electronic devices for electric power conversion, control and operation of industrial equipment.

**- Textbooks and references**

**Textbooks**

- S. Bhattacharya, S. Chatterjee, Industrial Electronics and Control, McGraw-Hill 2004

**References**

- G. K. Mithal, Industrial Electronics, Khanna Publishers, Delhi, 2000.
- M. H. Rashid, Power Electronics Circuits Devices and Application, PHI, 3rd Ed., 2004.

**Software:** No

**- Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Understanding of different types of power semiconductor devices used in industry	1.3	Understand
G2	Solve some theoretical problems with the involvement of power electronic equipment	2.1	Apply
G3	Apply DC, AC drive, and power electronic equipment in practice	4.5	Understand Apply

**- Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	Understand the basics of different types of power semiconductor devices and their switching characteristics.	1.3	I, T
G1.2	Understand the operation, characteristics and performance parameters of controlled rectifiers.	1.3	I, T
G1.3	Understand the characteristics of DC and AC drives	1.3	I, T
G2.1	To learn the different modulation techniques of pulse width modulated inverters and to understand the harmonic reduction methods.	2.1.1	T
G3.1	Understand the practical application for power electronics converters in conditioning the power supply.	4.5.6	T, U

**- Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment (A.x.x) (2)</b>	<b>Learning Outcome (G.x.x) (3)</b>	<b>Percentage % (4)</b>
A1. Process assessment	A1.1 Quiz	G1, G2	15%
	A1.2 Homework	G1, G2	15%
A2. Midterm assessment	A2 Mid-term Exam	G1	30%
A3. Final assessment	A3 Final exam	G2	40%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1</b>	Control Systems	G1.2	-Lecture -Class discussion	A1
<b>2-3</b>	Magnetic Control Systems	G1.2	Lecture - Class discussion	A1
<b>4</b>	Semiconductor Physics	G1.1	- Lecture - Class discussion	A1
<b>5-6</b>	Thyristors and Their Applications Inverters, Choppers, Dual Converters and Cycloconverters	G2.1	- Lecture - Class discussion	A1
<b>Midterm exam</b>				<b>A2</b>
<b>7-8</b>	Solid State Control of D.C. and A.C. Motors Thyristor Control Circuits	G1.3	- Lecture - Class discussion	A1
<b>9</b>	Electronic Control of Heating and Welding	G3.1	- Lecture - Class discussion	A1
<b>10</b>	Photoelectric Devices	G3.1	- Lecture - Class discussion	A1
<b>11-12</b>	Transducers Amplifiers	G3.1	- Lecture - Class discussion	A1
<b>13-14</b>	Ultrasonics Microprocessors	G3.1	- Lecture - Class discussion	A1
<b>15</b>	Review	G1.3, G2.1, G3.1	- Lecture - Class discussion	A1
<b>FINAL EXAMINATION</b>				<b>A3</b>

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are

also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.


- **Course Coordinator/Lecturer**

1.School of Electrical Engineering, Room: A2-206

2.Course Coordinator/Lecturer: Dr. Vo Tan Phuoc

3.Email: vtphuoc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a series of loops and a long horizontal stroke at the end, positioned above a solid blue horizontal line.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Digital Control**

---

### 1. General Information

Course Title	
1.1 Vietnamese	Điều Khiển Số
1.2 English	Digital Control
Course ID	EEAC017IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 50px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 50px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
1.3 Lecture	3
1.4 Laboratory	Nil
1.5 ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EEAC020IU – Theory Automatic Control
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

### 2. Course Description

This course exposes the student to the fundamental issues related to the analysis and design of digital control systems. The student will learn how to analyze, model, and design control systems that ensure desirable properties, such as stability and performance

### 3. Textbooks and references

#### Textbooks

[1] M. Sami Fadali, A. Visioli, Digital Control Engineering Analysis and Design, Academic Press, 2nd Ed., 2012

#### References

- K. A. Åström and B. Wittenmark, Computer-Controlled Systems: Theory and Design, Dover Publications, 3rd edition, 2011
- G. F. Franklin, J. D. Powell, and M. L. Workman, Digital Control of Dynamic Systems, Addison/Wesley, 3rd edition, 1997
- G. C. Goodwin, S. F. Graebe, and M. E. Sagado, Control System Design, Prentice Hall, 2000

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understanding of basic tools to model, analyze digital control systems.	1.3	Understand
G2	Able to apply modern control design methodologies for continuous-time and discrete-time systems.	4.4	Apply

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the issues regarding digital controller implementation	1.3	I
G1.2	Understand sampling theory, z-transform, and other tools to analyze digital control systems	1.3	I
G1.3	Understand modelling techniques for digital control systems using state space and input/output representation	1.3	I
G2.1	Identify solutions for the design of a digital control system	1.3	T
G2.2	Apply modern control design methodologies for continuous-time and discrete-time systems	4.4.3	U

### 6. Course Assessment

Assessment	Assessment (A.x.x)	Learning Outcome	Percentage %
------------	--------------------	------------------	--------------

<b>component (1)</b>	<b>(2)</b>	<b>(G.x.x) (3)</b>	<b>(4)</b>
A1. Process assessment	A1.1 Quiz	G1, G2	10%
	A1.2 Homework	G1, G2	10%
A2. Midterm assessment	A2 Mid-term Exam	G1	30%
A3. Final assessment	A3.1 Full Semester Project	G1.3,G2.2	10%
	A3.2 Final exam	G2	40%

## 7. Course Outline

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1-2</b>	Introduction: issues relating to digital control, design process. Sampling theory: sampling theory, aliasing, reconstruction: Zero-Order Hold (ZOH);	G1.1	-Lecture -Class discussion	A1,A2
<b>3</b>	Z transform and difference equations: properties, difference equation;	G1.2	Lecture - Class discussion	A1,A2
<b>4</b>	Representation of sample data systems: pulse transfer function;	G1.3	- Lecture - Class discussion	A1,A2,A3.1
<b>5</b>	Representation, state space representation, system identification;	G1.3	- Lecture - Class discussion	A1,A2
<b>6-7</b>	Analysis of sampled data systems: stability, sensitivity and robustness, controllability, observability, pole/zero cancellation;	G1.3	- Lecture - Class discussion	A1,A2
<b>Midterm exam</b>		<b>G1</b>		<b>A2</b>
<b>8-9</b>	Design of discrete-time controller – Input/Output approach: emulating continuous-time controller, invariant methods, direct design;	G2.1	- Lecture - Class discussion	A1,A3.2
<b>10-11</b>	Design of discrete time controller – polynomial approach: problem formulation, pole placement design, model matching problem;	G2.1	- Lecture - Class discussion	A1,A3.2
<b>12-13</b>	Design of discrete-time controller – state space approach: state feedback, state estimation (observer), observer based compensator;	G2.2	- Lecture - Class discussion	A1,A3.1,A3.2
<b>14</b>	LQG optimal control.	G2.2	- Lecture - Class discussion	A1,A3.1,A3.2
<b>FINAL EXAMINATION</b>		<b>G2</b>		<b>A3</b>

## 8. Course Policy


**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

## 9. Course Coordinator/Lecturer

- School of Electrical Engineering, Room: A2-206
- Course Coordinator/Lecturer: Dr. Vo Tan Phuoc
- Email: vtphuoc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Digital Signal Processing**

**- General Information**

Course Title	
+ Vietnamese	Xử lý số tín hiệu
+ English	Digital Signal Processing
Course ID	EE092IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	0
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE088IU – Signals and Systems
Parallel Course	Digital Signal Processing Lab
Course it replaces	
Course standing in curriculum	Year 3 program (see curriculum mapping in student handbook)

**- Course Description**

This course is an introduction to the basic principles, methods, and applications of digital signal processing, emphasizing its algorithmic, computational, and programming aspects. In particular, the students will learn the conversion from analog to digital, the concepts of discrete time linear systems, filtering, spectral analysis of discrete time signals and filter design.

- **Textbooks and References**

**Textbooks**

38. S. J. Orfanidis, Introduction to Signal Processing, 2<sup>nd</sup> Ed, Prentice –Hall, 1996.

39. Class notes

**References**

40. A. V. Oppenheim, R. W. Schaffer, *Discrete-time Signal Processing*, 2<sup>nd</sup> Ed, Prentice Hall.

41. V. K. Ingle and J. G. Proakis, *Digital Signal Processing Using Matlab*, PWS Publishing Company.

**Softwares**

42. MATLAB

- **Course Objectives**

Course Objective	Description	Program Learning outcomes	Level
G1	Apply knowledge of mathematics, science and engineering to solve digital signal processing problem	1.1	Apply
G2	Understand the sampling, quantization process as well as the basic discrete-time systems concepts	2.3	Understand
G3	Illustrate the design of digital systems by various methods to meet external, societal and environmental specifications	4.1	Apply

- **Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Know the analysis of discrete time signals, demonstrate understanding of FIR filter design	1.1	I,T
G1.2	Understand the theory behind interpolators, decimators, and sampling rate converters	1.1	I,T
G2.1	Study the modern digital signal processing algorithms and applications.	2.3.2	I,T

G2.2	Have an in-depth knowledge of use of digital systems in real time applications	2.3.2	I,T
G3.1	Apply the algorithms for wide area of recent applications such as image processing, wireless communication, biomedical engineering, speech processing, video processing, etc., which are appropriate for external, societal and environmental applications	4.1.5	T,U

- **Course Assessment**

Assessment component	Assessment	Learning Outcome	Percentage %
A1. Process assessment	A1.1 Quiz	G1.1, G1.2, G2.1, G2.2	10%
	A1.2 Homework	G1.1, G1.2, G2.1, G2.2	10%
	A1.3 Class project	G2.1, G2.2, G3.1	10%
A2. Midterm assessment	A2 Mid-term Exam	G1.1, G1.2, G2.1, G2.2	20%
A3. Final assessment	A3 Final-term Exam	G1.1, G1.2, G2.1, G2.2, G3.1	50%

- **Course Outline**

Week	Content	Learning Outcome	Teaching and Learning Activities	Assessment
1	Introduction to Digital Signal Processing	G1.2	- Lecture - Class discussion	A1.1 or A1.2
2	Analog Signal Processing – Sampling and Reconstruction	G2.1	- Lecture - Class discussion	A1.1 or A1.2
3	Quantization process with Over – Sampling and Noise Shaping	G2.1	- Lecture - Class discussion	A1.1 or A1.2
4&5	Analysis of Linear Time Invariant Systems	G1.1	- Lecture - Class discussion	A1.1 or A1.2

<b>6&amp;7</b>	Finite Impulse Response of LTI Systems - Convolution	G2.1	- Lecture - Class discussion	A1.1 or A1.2
<b>8</b>	Z- transform and its applications to the analysis of LTI systems	G2.1	- Lecture - Class discussion	A1.1 or A1.2
<b>Midterm examination</b>		G1.1, G1.2, G2.1	-Written exam	A2
<b>9&amp;10</b>	Discrete Fourier transform (DFT) and Fast Fourier transform (FFT)	G2.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>11&amp;12</b>	Frequency response digital filter designs	G2.1	- Lecture - Class discussion	A1.1 or A1.2
<b>13&amp;14</b>	Digital filter realization – block diagrams and structures, signal flowchart	G2.2, G3.1	- Lecture - Class discussion - Class project	A1.1 or A1.2 and A1.3
<b>15</b>	Filter design techniques (FIR, IIR)	G3.1	- Lecture - Class discussion	A1.1 or A1.2
<b>Final examination</b>		G1.1, G1.2, G2.1, G2.2, G3.1	-Written exam	A3

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed based on their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

86) School of Electrical Engineering, Room: A2-206

87) Course Coordinator/Lecturer: Dr. Huynh Vo Trung Dung/Prof. Le Tien Thuong

88) Email: [hvtdung@hcmiu.edu.vn](mailto:hvtdung@hcmiu.edu.vn)/ [thuongle@hcmut.edu.vn](mailto:thuongle@hcmut.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, slightly curved lines, and ending with a long horizontal stroke.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Digital Signal Processing Lab**

---

- **General Information**

Course Title	
+ Vietnamese	Thí nghiệm xử kí tín hiệu số
+ English	Digital Signal Processing Lab
Course ID	EE093IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 50px;"><input checked="" type="checkbox"/> Others: Laboratory</span>
Number of credits	
+ Lecture	Nil
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	EE088IU-Signals & Systems, EE089IU-Signals & Systems Lab
Parallel Course	EE092IU- Digital Signal Processing
Course it replaces	
Course standing in curriculum	Year 3 in undergraduate curriculum

### - Course Description

This course is an introduction to the basic principles, methods, and applications of digital signal processing, emphasizing its algorithmic, computational, and programming aspects.

### - Textbooks and references

#### Textbooks

- Rulph Chassaing, Donald Reay, *Digital Signal Processing and Applications with the TMS320C6713 and TMS320C6416 DSK*, 2nd Edition, Wiley-IEEE Press, 2008
- Experiment handouts: guidelines and questions

### - Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Design and implement digital signal processing algorithms in MATLAB software	2.2	Apply
G2	Solve the problems efficiently by individuals and by groups. Understand teamwork and write a report	3.1	Understand

### - Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Ability to program digital signal processing algorithms in MATLAB, including simulating the operation of A/D and D/A converters and the design, implementation, and operation of digital filters.	2.2.3	U
G1.2	Ability to implement algorithms into a DSP system.	2.2.3	U
G2.1	Develop the teamwork skills in completing the tasks and writing reports.	3.1.1	U
		3.1.2	
		3.1.3	
G2.2	Analyze the results and summarize them in a laboratory report.	3.1.1	U
		3.1.2	
		3.1.3	

### - Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1. Pre-lab	G1.1	10%
	A1.2. Reports	G1.1, G1.2, G2.1, G2.2	60%
A2. Final assessment	A2.1 Final exam	G1.1, G1.2, G2.1	30%

- **Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Sampling and Reconstruction of Analog signals	2.2.3, 3.1.1, 3.1.2, 3.1.3	Experiment in Lab	A1.1 A1.2
2	Quantization process and Noise shaping	2.2.3, 3.1.1, 3.1.2, 3.1.3	Experiment in Lab	A1.1 A1.2
3	Convolution	2.2.3, 3.1.1, 3.1.2, 3.1.3	Experiment in Lab	A1.1 A1.2
4	Z - transform	2.2.3, 3.1.1, 3.1.2, 3.1.3	Experiment in Lab	A1.1 A1.2
5	Z - transform and Transfer functions	2.2.3, 3.1.1, 3.1.2, 3.1.3	Experiment in Lab	A1.1 A1.2
6	Fourier Analysis of Discrete-time Signals	2.2.3, 3.1.1, 3.1.2, 3.1.3	Experiment in Lab	A1.1 A1.2
7	Introduction to the Design of Discrete Filters (FIR and IIR filters)	2.2.3, 3.1.1, 3.1.2, 3.1.3	Experiment in Lab	A1.1 A1.2
<b>FINAL EXAMINATION</b>		2.2.3, 3.1.1, 3.1.2, 3.1.3	<b>Experimental questions</b>	<b>A2.1</b>

- **Course Policy**

**Class Participation:** Students are required to attend all the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer Usage:** Students are expected to use DSP Tool Kit *TMS320C6713* or MATLAB® for pre-lab and experiment.

- **Course Coordinator/Lecturer**

89) School of Electrical Engineering, Room: O2-206

90) Course Coordinator/Lecturer: Nguyễn Hoàng An, MEng.

91) Email: tlong@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Electric Safety**

---

**- General Information**

Course Title	
○ Vietnamese	An toàn Điện
○ English	Electric Safety
Course ID	EEAC009IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 50px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 50px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
○ Lecture	3
○ Laboratory	Nil
○ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE123IU – Electrical Systems
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

**- Course Description**

The course is oriented towards the understanding of electrical hazards to prevent them. Firstly, it introduces the student to the knowledge of how to recognize, evaluate and control electrical hazards. Some guidance regarding how to proceed in case of an emergency is also covered. Then,

it provides students with the safety rules and regulations for electricians, precautions for electrical and mechanical hazards on the job, tool, and equipment safety, first aid, Cardio-Pulmonary Resuscitation (CPR), bloodborne pathogens, Occupational Safety and Health Administration (OSHA) and National Fire Protection Association (NFPA) mandated lockout/tag-out, personal protective equipment, right to know, and confined space entry procedures.

**- Textbooks and references**

**Textbooks**

**References**

- “Core Curriculum Introductory Craft Skills Trainee Guide”, by National Center for Construction Education and Research (NCCER), Prentice Hall, 2004 (reference book)
- Cooper Bussmann, “Handbook for Electrical Safety”, 2nd edition (reference book)
- “NFPA 70E – Standard for Electrical Safety in the Workplace”, 2012 edition
- R. Jones, K. Mastrullo, and J. Jones, “Handbook for Electrical Safety in the Workplace”, 2012 edition

**Software**

- Mathworld (2014/2014). MATLAB

**- Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Recognize electrical hazards	1.3	Understand
G2	Evaluate electrical hazards by performing a basic Hazard/Risk analysis	4.1	Understand Apply
G3	Control electrical hazards by means of - Appropriately use electrical safety procedures - Appropriately enforce or communicate safety procedures - Appropriately select personal protective equipment, and organize tasks and procedures following safety standards guidelines	2.5	Apply

**- Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	Basic of Electric Grid & Introduction to Vietnam Grid	1.3	I, T
G1.2	Physiological Effect of Electricity & Introduction to IEEE 524a, IEEE 1048	1.3	I, T
G1.3	Ground Resistance	1.3	I, T

G2.1	Measuring Ground Resistance	4.1.1	I, T
G2.2	Touch & Step Voltage	4.1.1	I, T
G2.3	Stray Voltage & Introduction to IEC 60364/QCVN 12:2014/BXD	4.1.1	I, T
G3.1	Seminar - Electric Hazards & Safety Process (Electrical Safety Expert)	2.5.1	I
G3.2	Seminar – Induced Voltage due to Electric Field, Magnetic Field & Safety Distance (Electrical Safety Expert)	2.5.1	I
G3.3	Seminar - ESD – Electrostatic Discharge (ESD Expert)	2.5.1	I
G3.4	First aid – General (Medical Expert)	2.5.1	I, U
G3.5	First aid, Cardio-Pulmonary Resuscitation (CPR) (Medical Expert)	2.5.2	I, U
G3.6	First aid training practice (Medical Expert)	2.5.2	I, U

**- Course Assessment**

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1.1, G1.2, G1.3	15%
	A1.2 Homework	G1.1, G1.2, G1.3, G2.2, G2.3, G3.5	15%
A2. Midterm assessment	A2.1 Mid-term Exam	G1.1, G1.2, G1.3	30%
A3. Final assessment	A3.1 Final Exam	G2.2, G2.3, G3.5	40%

**- Course Outline**

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Basic of Electric Grid & Introduction to Vietnam Grid	G1.1	-Lecture -Class discussion	A1
2	Physiological Effect of Electricity & Introduction to IEEE 524a, IEEE 1048	G1.2	Lecture - Class discussion	A1
3	Ground Resistance	G1.3, G2.1	- Lecture - Class discussion	A1
4	Touch & Step Voltage	G2.2	- Lecture - Class discussion	A1
5 & 6	Stray Voltage Introduction to IEC 60364/QCVN 12:2014/BXD	G2.3	- Lecture - Class discussion	

7	Seminar - Electric Hazards & Safety Process (Electrical Safety Expert)	G3.1	- Lecture - Class discussion	
<b>Midterm exam</b>				<b>A2</b>
8	Seminar – Induced Voltage due to Electric Field, Magnetic Field & Safety Distance (Electrical Safety Expert)	G3.2	- Lecture - Class discussion	A1
9	Seminar - ESD – Electrostatic Discharge (ESD Expert)	G3.3	- Lecture - Class discussion	A1
10	First aid – General (Medical Expert)	G3.4	- Lecture - Class discussion	A1
11 & 12	First aid, Cardio-Pulmonary Resuscitation (CPR) (Medical Expert)	G3.5	- Lecture - Class discussion	A1
13	First aid training practice (Medical Expert)	G3.6	- Lecture - Class discussion	A1
14	Review	G2.2, G2.3	Presentation	
15	Review	G3.1, G3.6	Presentation	
<b>FINAL EXAMINATION</b>				<b>A3.1</b>

**- Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**- Course Coordinator/Lecturer**

- 1.School of Electrical Engineering, Room: A2-206
- 2.Course Coordinator/Lecturer: Dr. Vo Tan Phuoc
- 3.Email: vtphuoc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke. Below the signature is a solid horizontal line.

Nguyễn Ngọc Trường Minh



**SYLLABUS**  
**Electric Machine**

---

**1. General Information**

Course Title	
+ Vietnamese	Máy Điện
+ English	Electric Machine
Course ID	EEAC010IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input checked="" type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil

Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 3, undergraduate program

## 2. Course Description

The focus of this course is to understand the AC machine fundamentals and the production of rotating magnetic field via electric machines. Working principles, construction layout, characteristics and equivalent circuits of three-phase synchronous generators, synchronous motors, and induction motors are discussed in detail. The torque-speed characteristics, the voltage-current relationship, and the speed regulation of the generator and motor will also be studied.

## 3. Textbooks and references

Textbooks

- Stephen Chapman, *Electric Machinery Fundamentals*. McGraw-Hill Science, 2011

References

1. A.E. Fitzgerald, Charles Kingsley (Jr.), and Stephen D. Umans. *Electric Machinery*, McGraw-Hill
2. I.J. Nagrath and D.P. Kothari. *Electric Machines*, McGraw-Hill
3. B.M. Weedy, B.J. Cory, N. Jenkins, et. al., *Electric Power Systems*, 5<sup>th</sup> edition, Wiley
4. J. Grainger and W. Stevenson (Jr.), *Power System Analysis*, McGraw-Hill, 1994

Others:

- Lecture notes

## 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand knowledge of electromagnetics and related theorems on electromagnetic induction	1.2	Understand
G2	Understand the fundamental design structure and working principles of two types of electric machines	1.3	Understand
G3	Apply knowledge of Kirchhoff's circuit law in identifying and calculating essential parameter values of equivalent magnetic circuits of generators and motors	2.1	Apply
		4.4	
G4	Apply electromechanical energy conversion theory for power losses calculation, and speed control methods associated with three phase electric machines	1.3	Apply
		2.1	

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)

G1.1	Understand the electromagnetic inductions via key theorems such as Faraday's law and Lenz' law	1.2	T
G2.1	Understand a general design structure of an AC machine	1.3	T
G2.2	Understand the definition of Magnetic Circuits	1.3	T
G2.3	Understand the synchronous or induction machines	1.3	T
G2.4	Classify the operation principles of generator and motor	1.3	T
G3.1	Demonstrate the relationship between dynamic behaviour and equivalent components of magnetic circuit	2.1.1	T
G3.2	Solve the equations from Kirchoff's circuit law to obtain the values of impedance and resistance in equivalent magnetic circuits	4.4.1	T
G4.1	Use torque-speed characteristics to formulate the relationship to derive the method to initially start and stop the electric machines	2.1.2	T
G4.2	Interpret the power consumption and calculate the power losses to investigate the speed performance of the electric machines under different load conditions	2.1.3	T

## 6. Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Percentage % (3)
A1. Process assessment	A1.1. Assignments	30%
	A1.2. Homework	
A2. Midterm assessment	A2.1 Mid-term Exam	30%
A3. Final assessment	A3.1 Final exam	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Course Introduction and Electromagnetics revision	G1.1	-Lecture -In Class Exercises	A1.1 or A1.2
2 &3	AC Machines Fundamentals	G2.1, G2.2, G2.3, G3.1	-Lecture -In Class exercises	A1.1 or A1.2
4&5	Synchronous Generators	G2.1, G3.1, G3.2, G4.1, G4.2	-Lecture -In Class exercises	A1.1 or A1.2
6&7&8	Exercises	G2.3, G3.2, G4.2,	- Class discussion	

Midterm exam		G1.1, G2.1, G3.1, G3.2, G4.2		A2.1
9&10	Synchronous Motors	G1.1, G2.1, G2.3, G2.4, G3.1, G3.2, G4.1, G4.2	- Lecture	A1.1 or A1.2
11&12&13	Induction Motor	G1.1, G2.1, G2.3, G2.4, G3.1, G3.2, G4.1, G4.2	- Lecture	A1.1 or A1.2
14&15	Exercises	G3.1, G3.2, G4.1, G4.2	-Class discussion	A1.1 or A1.2
<b>FINAL EXAMINATION</b>		<b>G2.1, G4.1, G4.2</b>		<b>A3.1</b>

### 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed based on their class participation. Questions and comments are strongly encouraged.

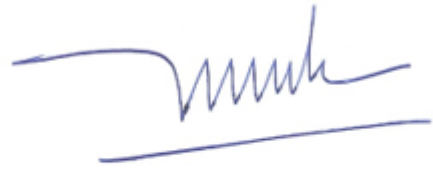
**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer Usage: Software MATLAB may be optional for simulation in assignments or homework**

### 9. Course Coordinator/Lecturer

Department of Automation and Control Engineering, School of Electrical Engineering, Room: O2-206  
 Course Coordinator/Lecturer: Tôn Thất Long, Ph.D.  
 Email: tlong@hcmiu.edu.vn

***Ho Chi Minh City, 2024***  
***DEAN OF SCHOOL OF EE***

A handwritten signature in blue ink, consisting of a series of loops and a long horizontal stroke at the end, positioned above a solid blue horizontal line.

**Nguyễn Ngọc Trường Minh**



curriculum	
------------	--

## 2. Course Description

This course addresses the considerations in designing real-time embedded systems, both from a hardware and software perspective. The primary emphasis is on real-time processing for communications and signal processing systems. Programming projects in a high level language like C/C++ will be an essential component of the course, as well as hardware design with modern design tools.

## 3. Textbooks and References

### Textbooks

43. Tammy Norgaard, "Embedded Systems Architecture", Newes, 2005, ISBN 0-7506-7792-9
44. P. Marwedel, Embedded System Design, 2nd edition, Springer, 2010.
45. Programming Embedded Systems in C and C++: Michael Barr. Publisher: O'Reilly & Associates, Inc. ISBN 1- 56592-354-5. Copyright 1999.

### References

### Softwares

## 4. Course Objectives

Course Objective	Description	Program Learning outcomes	Level
G1	Understand the concept of embedded systems	1.2 1.1	Understand
G2	Understand the knowledge of hardware designing and software programming in embedded system	1.2 1.1	Understand
G3	Understand real-time Operating System and resource management in embedded system	1.2 1.1	Understand
G4	Design, implement the both hardware and software elements commonly used in embedded system.	2.2 4.3 4.4	Evaluate Apply

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	understand the "big ideas" in embedded systems	1.2 1.1	I

G2.1	obtain direct hands-on experience on both hardware and software elements commonly used in embedded system design.	1.2 1.1	T
G3.1	understand basic real-time resource management theory	1.2 1.1	I
G4.1	design a basics embedded system application.	2.2 4.3 4.4	U

## 6. Course Assessment

Assessment component	Assessment	Learning Outcome	Percentage %
A1. Process assessment	A1.1 Quiz	G1,2,3,4	15%
	A1.2 Homework	G1,2,3,4	15%
A2. Midterm assessment	A2 Mid-term Exam	G1,2	30%
A3. Final assessment	A3 Final-term Exam	G3,4	40%

## 7. Course Outline

Week	Content	Learning Outcome	Teaching and Learning Activities	Assessment
1	Introduction to Embedded System	G1.1	- Lecture - Class discussion	A1.1 or A1.2
2&3	MCU Architecture	G1.1, G2.1	- Lecture - Class discussion	A1.1 or A1.2
4&5	Embedded Programming	G2.1	- Lecture - Class discussion	A1.1 or A1.2
6&7	Embedded System Software	G2.1, G3.1	- Lecture - Class discussion	A1.1 or A1.2
8	Clean Code	G2.1	- Lecture - Class discussion	A1.1 or A1.2
<b>Midterm examination</b>		G1.1, G2.1, G3.1	-Written exam	A2
9	Clean Code	G2.1	- Lecture - Class discussion	A1.1 or A1.2

<b>10&amp;11</b>	Embedded System Hardware	G2.1, G4.1	- Lecture - Class discussion	A1.1 or A1.2
<b>12</b>	Test	G4.1	- Lecture - Class discussion	A1.1 or A1.2 and A1.3
<b>13</b>	Evaluation and Validation of Embedded System Designs	G4.1	- Lecture - Class discussion	A1.1 or A1.2 and A1.3
<b>14</b>	Mapping of application to excute platform	G4.1	- Lecture - Class discussion	A1.1 or A1.2 and A1.3
<b>15</b>	Review	G2.1, G3.1, G4.1	- Lecture - Class discussion	A1.1 or A1.2 and A1.3
<b>Final examination</b>		G2.1, G3.1, G4.1	-Written exam	A3

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed based on their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

## 9. Course Coordinator/Lecturer

92) School of Electrical Engineering, Room: A2-206

93) Course Coordinator/Lecturer: Dr. Nguyen Lap Luat

94) Email: [nlluat@hcmiu.edu.vn](mailto:nlluat@hcmiu.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, all underlined with a single horizontal stroke.

Nguyễn Ngọc Trường Minh

## SYLLABUS

## Embedded Real time System Laboratory (EE118IU)

## - General Information

- Course Title:	
+ Vietnamese:	Thực hành hệ thống nhúng thời gian thực
+ English:	Embedded Real time System Laboratory
- Course ID:	EE118IU
- Belongs to the curriculum/skill of the undergraduate program: <input type="checkbox"/> Basic knowledge <input type="checkbox"/> Major knowledge <input type="checkbox"/> Course in general skills <input checked="" type="checkbox"/> Basic knowledge of major <input type="checkbox"/> Other knowledge <input type="checkbox"/> Undergraduate thesis	- Belongs to the curriculum/skill of the master program: <input type="checkbox"/> General knowledge <input type="checkbox"/> Basic knowledge of major <input type="checkbox"/> Other knowledge <input type="checkbox"/> Master thesis
- Number of credits:	
+ Lecture:        0	
+ Laboratory:    1	
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites:	EE053 – Digital Logic Design EE083 – Microprocessor Systems
- Parallel Course	Embedded Real time Systems
- Course it replaces	
- Course standing in curriculum	Year 4 program (see curriculum mapping in student handbook)

## - Course Description

This course integrates microprocessors into digital systems. The course includes hardware interfacing, bus protocols and peripheral systems, embedded and real-time operating systems, real-time constraints, networking, and memory system.

- **Textbooks and Other Required Materials**

**Textbooks:**

1. Tammy Norgaard, "Embedded Systems Architecture", Newnes, 2005, ISBN 0-7506-7792-9
2. P. Marwedel, Embedded System Design, 2nd edition, Springer, 2010.
3. Programming Embedded Systems in C and C++: Michael Barr. Publisher: O'Reilly & Associates, Inc. ISBN 1- 56592-354-5. Copyright 1999.

**Reference Materials:**

**Software:**

- **Course Goals**

Learning outcome	Description	Program Learning outcome	Level
G1	An ability to obtain direct hands-on experience on both hardware and software elements commonly used in embedded system design	1.2 2.3	Remember
G2	An ability to design and conduct experiments, as well as analyze and debug the embedded system.	4.4 4.5 4.6	Apply Create
G3	An ability to identify, formulate, and solve engineering problems in designing and implementing An ability to identify, formulate, and solve engineering problems in designing and implementing embedded systems.	1.3 2.2	Understand Analyze Apply
G4	An ability to use the techniques, skills, and modern engineering tools necessary for developing the software for embedded systems.	1.2 3.1	Apply

- **Learning Outcome**

Program Learning outcome (X.x) (1)	Learning outcome's description (2)		Teaching level (I,T,U) (3)
G1.1	Understand how to use basic equipment in the embedded system design lab	1.2	I,T, U
G1.2	To be able to carry out experiments on embedded system	2.3.1	I,T,U
G2.1	To be able to develop C programs for embedded system	4.4.2	T,U

G2.2	To be able to analyze and debug the C program for embedded system	4.4.3	T,U
G3.1	To be able to identify, formulate, and solve problems using an embedded system	2.2.1	T,U
G3.2	To be able to use the techniques, skills, and modern engineering tools necessary for developing the software for embedded system design	2.2.3	I,T,U
G4.1	Understand the ethical problems in writing a report	3.1.2	I,T
G4.2	Have an opportunity to work in a team	3.1.1	I,T

- **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment form (A.x.x) (2)</b>	<b>Percentage % (3)</b>
A1. Process assessment	A1.1 Quiz	35%
	A1.2 Lab Report	35%
A2. Final assessment	A2 Final exam	30%

- **Course Outline**

<b>Week/Class</b>	<b>Content</b>	<b>Learning outcomes of course</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
1	Introduction to KEIL MDK & GPIO	G1.1, G1.2, G4.1, G4.2	Lecture Class discussion	Report
2	UART & ADC	G2.1, G2.2, G4.1, G4.2	Lecture Class discussion	Report
3	Debugging and Interrupts	G2.1, G2.2, G4.1, G4.2	Lecture Class discussion	Report
4	CAN and I2C	G2.1, G2.2, G4.1, G4.2	Lecture Class discussion	Report
5	Stepper Motor and Graphic LCD	G2.1, G2.2, G4.1, G4.2	Lecture Class discussion	Report
6	Real Time Operating System	G2.1, G2.2, G4.1, G4.2	Lecture Class discussion	Report
7	Real Time Operating System	G3.1, G3.2, G4.1, G4.2	Lecture Class discussion	Report

8	Final Examination	G1,G2,G3		Written Exam
---	-------------------	----------	--	--------------

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

95) School/Department: School of Electrical Engineering, Room: A2-206

96) Lecturer: Dr. Nguyen Lap Luat

97) Email: nlluat@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Stochastic Signal Processing**

---

▪ **General Information**

Course Title	
+ Vietnamese	Xử lý tín hiệu ngẫu nhiên thống kê
+ English	Stochastic Signal Processing
Course ID	EE102IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Nil
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 program (see curriculum mapping in student handbook)

▪ **Course Description**

To introduce the student into basic and more advanced topics of mathematical modeling process of decision problems in complex stochastic industrial environments. This course covers stochastic operations research models, algorithms, and applications. Markov chains and queuing models are discussed. Renewal theory, reliability theory, and stochastic models for manufacturing systems are also taken into consideration. This course also covers the analytical models which are the complements to a discrete event simulation approach.

▪ **Textbooks and References**

**Textbooks**

46. S.M. Ross: *Introduction to Probability Models*, Academic Press, 2000.

47. Class notes

**References**

1. A.H-S Ang, and W.H. Tang: *Probability Concepts in Engineering Planning and Design*,
  - Vol. I Basic Principles,
  - Vol. II Decision, Risk, and Reliability, John Wiley, 1984.
2. R.E. Barlow, and F. Proschan: *Mathematical Theory of Reliability*, John Wiley and Sons, 1965.
3. J.A. Buzacott, and J.G. Shanthikumar: *Stochastic Models of Manufacturing Systems*, Prentice-Hall, 1993.
4. F. Hillier, and G. Lieberman: *Introduction to Operations Research*, McGraw Hill, 2001.
5. S. Karlin, and H. Taylor: *A First Course in Stochastic Processes*, Academic Press, 1974.
6. S. Karlin, and H. Taylor: *A Second Course in Stochastic Processes*, Academic Press, 1981.
7. J. Medhi: *Stochastic Processes*, Wiley Eastern Ltd., 1994.
8. H.A. Taha: *Operations Research: An Introduction*, Macmillan Co., 1992.

**References**

48. MATLAB

▪ **Course Objectives**

Learning Outcome	Description	Program Learning outcomes	Level
G1	To introduce the fundamental knowledge, methods and applications of modeling for decision support and modeling random processes	1.2	Understand
G2	To implement advanced knowledge such as queuing models, Markov chains, renewal theory, reliability theory, discrete event simulation into random systems	2.1	Apply
G3	Use collaboration skill with teammates	3.1	Apply

▪ **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	To be able to define appropriate stochastic process models	1.2	I, T
G1.2	To be able to analyze stochastic models for a given research problem	1.2	I, T
G2.1	To be able to provide logical proofs of important analytical results	2.1.1	T, U
G2.2	To be able to apply the theory of stochastic processes to model real random systems	2.1.2	T, U
G3.1	To be able to use computer programs for simulation of stochastic process models and work with team	3.1.5	U

▪ **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment (2)</b>	<b>Learning Outcome (3)</b>	<b>Percentage % (4)</b>
A1. Process assessment	A1.1 Quiz	G1.1, G1.2, G2.1, G2.2	10%
	A1.2 Homework	G1.1, G1.2, G2.1, G2.2	10%
	A1.3 Attendant		10%
A2. Midterm assessment	A2 Mid-term Exam	G1.1, G1.2, G2.1, G2.2	30%
A3. Final assessment	A3 Final-term Exam	G1.1, G1.2, G2.1, G2.2, G3.1	40%

▪ **Course Outline**

<b>Week</b>	<b>Content</b>	<b>Learning Outcome</b>	<b>Teaching and Learning Activities</b>	<b>Assessment</b>
<b>1&amp;2</b>	Probability theory	G1.1	- Lecture - Class discussion	A1.1 or A1.2
<b>3&amp;4</b>	Discrete time Markov chains	G1.2, G2.1	- Lecture - Class discussion	A1.1 or A1.2
<b>5&amp;6</b>	Poisson Processes	G1.2, G2.1	- Lecture - Class discussion	A1.1 or A1.2

<b>7&amp;8</b>	Continuous time Markov chains	G1.2, G2.1	- Lecture - Class discussion	A1.1 or A1.2
<b>Midterm examination</b>		G1.1, G1.2, G2.1	-Written exam	A2
<b>9&amp;10</b>	Renewal theory	G2.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>11&amp;12</b>	Queuing theory	G2.1, G2.2	- Lecture - Class discussion	A1.1 or A1.2
<b>13&amp;14</b>	Reliability theory	G2.1, G2.2	- Lecture - Class discussion - Class project	A1.1 or A1.2
<b>15</b>	Discrete event simulation	G3.1	- Lecture - Class discussion	A1.1 or A1.2
<b>Final examination</b>		G1.1, G1.2, G2.1, G2.2	-Written exam	A3

- **Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed based on their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

- **Course Coordinator/Lecturer**

98) School of Electrical Engineering, Room: A2-206

99) Course Coordinator/Lecturer: Dr. Ta Quang Hien

100)Email: [tqhien@hcmiu.edu.vn](mailto:tqhien@hcmiu.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke. A solid horizontal line is drawn below the signature.

Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Image Processing (EE103IU)**

---

**- General Information**

- Course Title		
Vietnamese	Xử lý ảnh	
English	Image Processing	
- Course ID	EE103IU	
- Course Level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both	
- Course Type	<input type="checkbox"/> General <input type="checkbox"/> Specialization (required) <input type="checkbox"/> Project/Internship/Thesis	<input type="checkbox"/> Fundamental <input checked="" type="checkbox"/> Specialization (elective) <input type="checkbox"/> Others
- Number of Credits		
Lecture	03	
Laboratory	Nil	
ECTS	4.64	
Number of periods	Theory: 45 Practice:0	
Language	English	
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90	
- Prerequisites	Signals and Systems. Probability and Random Process	
- Concurrent Course	Image Processing Lab	
- Course in Curriculum	Year 4 Undergrad Program	

**- Course Description**

This is an introductory graduate-level course on image processing for engineering students. No prior image processing experience is expected. It broadly covers the fundamentals that everybody working with image processing algorithms is expected to understand, including image sampling

and quantization, point operations, histograms, color science, image restoration, segmentation, morphological image processing, image filtering and correlation, deconvolution, template matching, image transforms, eigenimages, Fisherimages, edge detection, keypoint detection, scale-space image processing, noise reduction and restoration, feature extraction and recognition tasks, image registration.

Through using practical examples throughout, but emphasize the underlying signal processing principles rather than specific applications. Students learn to apply material by implementing and investigating image processing algorithms in MATLAB/Octave and Python.

**- Textbooks and references**

- [1] R. C. Gonzalez and R. E. Woods, “*Digital Image Processing*,” 4<sup>th</sup> edition, Prentice Hall, 2018
- [2] Oge Marques, “*Practical Image and Video Processing Using MATLAB*,” 2<sup>nd</sup> edition, Wiley, 2011
- [3] Wilhelm Burger, Mark J. Burge, “*Principles of Digital Image Processing*,” 3<sup>rd</sup> edition, Springer, 2009
- [4] Sandipan Dey, “*Image Processing Masterclass with Python*,” BPB, 2012
- [5] J.H. McClellan, R.W. Schafer, and M.A. Yoder, “*Signal Processing*,” Pearson Prentice Hall, 2003

*- References*

Slides or in-class handouts

*- Software*

GNU Octave, MATLAB Online

Google Colab/Jupyter Notebook

**- Course Objectives**

<b>Goals (Gx)</b>	<b>Descriptions</b>	<b>Program Learning Outcomes (PLOs)</b>	<b>Level of Competence</b>
G1	Understand basic image operations such as point operations, arithmetics and geometrics, neighborhood processing	1.3	Understand
G2	An ability to use software to solve problems in image processing such as template matching, object detection and recognition	2.1	Apply
G3	Demonstrate the flexibility in thinking for solving tasks assigned in small project/	2.4	Apply

	assignment		
--	------------	--	--

- **Learning Outcomes**

<b>CLOs (Gx.x)</b>	<b>Descriptions</b>	<b>PLOs</b>	<b>Teaching Modes</b>
G1.1	Able to apply mathematics methods in digital image processing	1.3	T
G1.2	Understand the basic methods in image processing	1.3	T
G2.1	Understand how to install, run and use softwares in image processing	2.1.1	U
G3.1	Have an opportunity in forming a team to solve a problem	2.4.1	U
G3.2	Have an opportunity in working effectively in a team	2.4.5	U

- **Course Assessment**

<b>Assessment types</b>	<b>Assessment component</b>	<b>Course Learning Outcomes (CLOs) (Gx.x)</b>	<b>Percentage %</b>
A1. Process Assessment	A1.1 Homework	G1.1, G1.2, G2.1	10%
	A1.2 Quiz	G1.1, G1.2, G2.1	10%
	A1.3 Project	G1.1, G1.2, G2.1, G3.1, G3.2	10%
A2. Midterm Assessment	A2 Mid-term Exam	G1.1, G1.2	30%
A3. Final Assessment	A3 Final Exam	G1.1, G1.2	40%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>CLOs (Gx.x)</b>	<b>Teaching and Learning Activities</b>		<b>Assessment Activities</b>
			<b>Lecturer</b>	<b>Student</b>	
<b>1</b>	Overview of Image Processing and Application Areas Project guidelines Point Operations	G1.1, G1.2, G2.1	- Lecture - In-class exercises	- Class discussion, practicing	

2	Sampling and Quantization Combining Images Introduction to the MATLAB Image Processing Toolbox	G1.1, G1.2, G2.1	- Lecture - In-class exercises	- Class discussion, practicing	
3	Histogram and Histogram Equalization	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
4	Image Enhancement and Restoration	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	
5	Image Segmentation	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
6	Morphological Image Processing	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.2
7	Morphological Image Processing	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	
8	Revision	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	
<b>Midterm exam</b>		G1.1,G 1.2	Written exam		
9	Template Matching Eigenimages	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
10	Color Image Processing: some basic color models and pseudocolor processing	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	
11	Edge Detection	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1

12	Keypoint Detection	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.1
13	Feature-based Methods for Image Matching	G1.1,G 1.2	- Lecture - In-class exercises	- Class discussion, practicing	A1.2
14	Project presentation	G1.1,G 1.2, G3.1, G3.2		- Class discussion, presentation	
15	Revision	G1.1,G 1.2	- Lecture In-class exercises	- Class discussion, practicing	
<b>Final Examination</b>		G1.1,G 1.2	Written exam		

**- Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**- Course Coordinator/Lecturer**

School/Office	School of Electrical Engineering, A2.206
Phone number	(84-28) 3724 4270 - Ext. 3231
Instructor's name	Dr. Nguyen Ngoc Truong Minh
Email	<a href="mailto:nntminh@hcmiu.edu.vn">nntminh@hcmiu.edu.vn</a>

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, wavy lines, and ending with a horizontal stroke.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Image Processing Laboratory**

---

▪ **General Information**

Course Title	
+ Vietnamese	Thực hành Xử lí ảnh
+ English	Image Processing Laboratory
Course ID	EE122IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	Signals and Systems. Probability and random process
Parallel Course	Image Processing
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

- **Course Description**

The course emphasis is upon learning digital image processing via a number of programming assignments. To develop skills for enhance images using basic filters in the spatial domain, 2-D Fourier transform, fundamental concepts of color image transformations and color image processing, morphology;

- **Textbooks and references**

**Textbooks**

Laboratory Manual supplied by the instructor.

**References**

R. C. Gonzalez and R. E. Woods, Digital Image Processing, Prentice Hall, 4th Edition, 2018.

- **Course Objectives**

Objective	Description	Program Learning outcomes	Level
G1	An ability to understand and apply basic image operations such as adding, subtracting, histogram equalization, image scaling, image enhancement	1.3	Apply
G2	Demonstrate creative thinking in the design of image processing solutions	3.1	Apply
G3	Understand the necessary communication skills in the lab	3.1	Understand

- **Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching Level (I,T,U)
G1.1	Understand how to use software in image processing	1.3	I
G1.2	Understand how to write programs to demonstrate the operations, algorithms,..in image processing	1.3	T
G2.1	Understand how to analyze a problem and suggest suitable solutions	3.1.2	U
G2.2	Understand the ethical problems in design	3.1.2	U
G3.1	Understand how to write lab report by group	3.1.1	U
G3.2	Understand how to discuss and make conclusion in a team	3.1.2	U

- **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment form (A.x.x) (2)</b>	<b>Learning Outcome</b>	<b>Percentage % (3)</b>
A1. Process assessment	A1.1 Attendance Prelab	G1.1, G1.2, G2.1, G2.2, G2.3	20%
	A1.2 Lab Report	G1.1, G1.2, G2.1, G2.2, G2.3	50%
A2. Final assessment	A3.2 Final exam	G1.1, G1.2, G2.1, G2.2, G2.3	30%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1</b>	Introduction to Image Processing Using Matlab	G1.1, G1.2, G2.1, G2.2, G2.3, G3.1, G3.2	-Class discussion	Lab report
<b>2</b>	Image Enhancement-Point Processing	G1.1, G1.2, G2.1, G2.2, G2.3, G3.1, G3.2	-Class discussion	Lab report
<b>3</b>	Image Filtering	G1.1, G1.2, G2.1, G2.2, G2.3, G3.1, G3.2	-Class discussion	Lab report
<b>4</b>	Edge Detection and Image Binarization	G1.1, G1.2, G2.1, G2.2, G2.3, G3.1, G3.2	-Class discussion	Lab report
<b>5</b>	Image Enhancement in the Frequency Domain	G1.1, G1.2, G2.1, G2.2, G2.3, G3.1, G3.2	-Class discussion	Lab report
<b>6</b>	Image Restoration	G1.1, G1.2, G2.1, G2.2, G2.3, G3.1, G3.2	-Class discussion	Lab report
<b>7</b>	Morphological Processing	G1.1, G1.2, G2.1, G2.2, G2.3, G3.1, G3.2	-Class discussion	Lab report
<b>FINAL EXAMINATION</b>				<b>programming</b>

- **Course Policy**

**Class Participation:** An attendance of 100 percent is compulsory for the lab sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged. Students must use the official template of SEE to write their reports.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management.

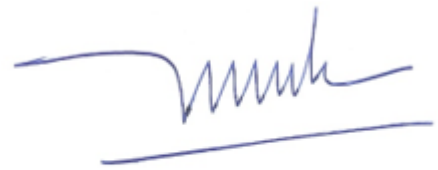
- **Course Coordinator/Lecturer**

101) School of Electrical Engineering, Room: A2-206

102) Course Coordinator/Lecturer: Do Ngoc Hung

103) Email: dnhung@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**SYLLABUS**  
**Advanced Control Engineering**

---

### 1. General Information

Course Title	
+ Vietnamese	Điều Khiển Hệ Thống Nâng Cao
+ English	Advanced Control Engineering
Course ID	EEAC018IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 150px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 50px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 50px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EEAC017IU – Digital Control
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

### 2. Course Description

The aim of this course is to introduce the student the advanced topics in control engineering. Based on state space representation in both continuous and discrete time, the problem of observer-based

control is discussed. Then, the principle of optimal control is followed. The topic of non-linear control is also covered.

### 3. Textbooks and references

#### Textbooks

#### References

- Modern Control Systems, Dorf R. C. and Bishop R. H., 12nd Edition, Pearson, 2011, ISBN-9780136024583
- Discrete-time Control Systems, K. Ogata., 2nd Edition, Pearson, 1995, ISBN-9780130342812
- The Control Handbook, W. S. Levin, 2nd Edition, CRC Press, 2010, ISBN 9781420073669

#### Software

1. MATLAB

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand fundamental concepts on observer design, control laws, control objectives	1.3	Understand
G2	Apply observer-based controller to satisfy the control constraints and specifications	4.4	Apply Analyze
G3	Understand advanced control methods for optimisation and nonlinear control	2.1	Understand
G4	Apply optimal control to satisfy the control constraints and specifications	4.4	Apply Analyze
G5	Apply non-linear controller to satisfy the control constraints and specifications	4.4	Apply Analyze

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the control specification and observer-based controller	1.3	I, T
G2.1	Able to apply the observer-based controller to satisfy control constraint and specification	4.4.3	T, U
G3.1	Understand basic concept of convex optimization	2.1.1	I, T
G4.1	Able to apply the optimal control to satisfy the control constraints and specifications	4.4.4	T, U
G4.2	Understand the non-linear dynamic behaviors and the non-linear control method	4.4.2	T, U
G5.1	Able to apply a specific non-linear control method to satisfy constraints and specifications	4.4.3	T, U

## 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1 Quiz	G1, G2, G3	15%
	A1.2 Homework	G1, G2, G3	15%
A2. Midterm assessment	A2.1 Mid-term Exam	G1	30%
A3. Final assessment	A3.1 Final exam	G2 or G3	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	State space representation review	G1.1	-Lecture -Class discussion	A1
2-3	State observation	G1.1	Lecture - Class discussion	A1
4-5	Observer based control	G2.1	- Lecture - Class discussion	A1
6-7	Introduction to optimal control	G3.1	- Lecture - Class discussion	A1
<b>Midterm exam</b>				<b>A2</b>
8-11	Design optimal controller	G4.1	- Lecture - Class discussion	A1
12	Non-linear dynamic behaviors	G4.2	- Lecture - Class discussion	A1
13-15	Non-linear control	G5.1	- Lecture - Class discussion	A1
<b>FINAL EXAMINATION</b>				<b>A3</b>

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

## 9. Course Coordinator/Lecturer

- 1.School of Electrical Engineering, Room: A2-206
- 2.Course Coordinator/Lecturer: Dr. Vo Tan Phuoc
- 3.Email: vtphuoc@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, appearing to read 'Minh', with a horizontal line underneath it.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**System Diagnostic**

---

**1. General Information**

Course Title	
+ Vietnamese	Chẩn đoán và phát hiện lỗi hệ thống
+ English	System Diagnostic
Course ID	EEAC019IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	3
+ Laboratory	Nil
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EEAC017IU – Digital Control
Parallel Course	Nil
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

**2. Course Description**

The aim of this course is to introduce the student the initiative of fault detection, isolation and localization in physical systems. The concepts of residue and parity space in both static and dynamic case are discussed. The method for detection and isolation the abnormal sensors using state observer and state estimation is also introduced.

### 3. Textbooks and references

#### Textbooks

- I. Isermann, Fault-Diagnosis Systems - An Introduction from Fault Detection to Fault Tolerance Nonlinear system, Springer, 2006, ISBN 9783540303688

#### References

#### Software

49. Mathworld (2014/2014). MATLAB

### 4. Course Objectives

Learning Outcome	Description	Program Learning outcomes	Level
G1	Understand and apply the concept fault detection, isolation and localization in physical systems	1.2	Understand
		4.3	Apply
G2	Understand and apply the state observer and state estimation for detection and localization the abnormal sensor	1.3, 2.1	Understand
		4.3	Apply

### 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the concept of residues and parity space	1.2	I,T
G1.2	Able to apply the residue technique to detect and localize the fault	4.3.1	T,U
G2.1	Able to apply the parity space technique to detect and localize the fault	4.3.1	T,U
G2.2	Understand the concept of state observer in linear and nonlinear system	1.3; 2.1.1	I,T
G2.3	Apply the state observer and state estimation for detection and localization the abnormal sensor	4.3.3	T,U

### 6. Course Assessment

Assessment component (1)	Assessment (A.x.x) (2)	Percentage % (3)
A1. Process assessment	A1.1 Quiz	15%
	A1.2 Homework	15%
A2. Midterm assessment	A2 Mid-term Exam	30%
A3. Final assessment	A3 Final exam	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction to fault detection and system diagnostic	G1.1	-Lecture -Class discussion	A1,A2
2	Generation of residue using sensors	G1.2	Lecture - Class discussion	A1,A2
3	Generation of analytic residues	G1.2	- Lecture - Class discussion	A1,A3
4	Parity space – case static	G2.1	- Lecture - Class discussion	A1,A2
5	Parity space – case linear dynamic	G2.1	- Lecture - Class discussion	A2,A2
6	Parity space – case non-linear dynamic	G2.1	- Lecture - Class discussion	A1,A2
<b>Midterm exam</b>				<b>A2</b>
6-7	State observer in linear system	G2.2	- Lecture - Class discussion	A1,A3
8-10	State estimation in linear system	G2.2	- Lecture - Class discussion	A1,A3
11-13	State observer and state estimation – case non-linear	G2.2	- Lecture - Class discussion	A1,A3
14-15	State observer and state estimation for fault detection	G2.3	- Lecture - Class discussion	A1,A3
<b>FINAL EXAMINATION</b>				<b>A3</b>

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

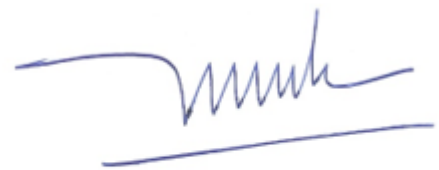
### 9. Course Coordinator/Lecturer

104) School of Electrical Engineering, Room: A2-206

105) Course Coordinator/Lecturer: Dr. Vo Tan Phuoc

106) Email: [vtphuoc@hcmiu.edu.vn](mailto:vtphuoc@hcmiu.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**



## 2. Course Description

This course covers basic analog and digital communication system theory and design, with an emphasis on wireless communications methods, Special seminar(s).

## 3. Textbooks and References

### Textbooks

50. S. Haykin, Communication Systems, 4th Ed, John Wiley, 2001.

51. Class notes

### References

- None

### Softwares

52. MATLAB

## 4. Course Objectives

Course Objective	Description	Program Learning outcomes	Level
G1	Understand the basic concept of information	1.1	Understand
G2	Understanding of amplitude and frequency modulation and demodulation methods including synchronous demodulation, nonlinear demodulation and phase-locked loops	1.1	Apply
G3	Understanding of digital communication basics including matched filters, signal space methods and optimal receiver	1.1	Apply
G4	Be able to analyze and design baseband digital communication systems: Pulse code modulation, Delta and Differential pulse code modulation and Wave shaping	4.1, 2.4	Apply

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching level (I,T,U)
G1.1	Understand the basic concept of information	1.1	I,T
G1.2	Understanding of amplitude and frequency modulation and demodulation methods including synchronous demodulation, nonlinear demodulation and phase-locked loops	1.1	I,T

G1.3	Understanding of digital communication basics including matched filters, signal space methods and optimal receiver	1.1	I,T
G2.1	Be able to analyze and design baseband digital communication systems: Pulse code modulation, Delta and Differential pulse code modulation and Wave shaping	2.4.4, 4.1.5	T,U

## 6. Course Assessment

Assessment component	Assessment	Learning Outcome	Percentage %
A1. Process assessment	A1.1 Quiz	G1.1, G1.2, G1.3, G2.1	10%
	A1.2 Homework	G1.1, G1.2, G1.3, G2.1	10%
	A1.3 Project	G1.1, G1.2, G1.3, G2.1, G3.1	10%
A2. Midterm assessment	A2 Mid-term Exam	G1.1, G1.2, G1.3, G2.1, G3.1	30%
A3. Final assessment	A3 Final-term Exam	G1.1, G1.2, G1.3, G2.1, G3.1	40%

## 7. Course Outline

Week	Content	Learning Outcome	Teaching and Learning Activities	Assessment
1	Introduction and linear systems Review basic tools for communication: Fourier series, Fourier transform, Parseval's relation...	G1.1, G1.2	- Lecture - Class discussion	A1.1 or A1.2
2	AM and FM modulation, demodulation, receivers Noise characterization, noise in AM, FM systems AM/FM Applications	G1.1, G1.2	- Lecture - Class discussion	A1.1 or A1.2
3	Introduction to sampling, Nyquist criterion, signal reconstruction, quantization/quantization noise... ADC applications	G1.3	- Lecture - Class discussion - Homework	A1.1 or A1.2

<b>4</b>	Basic tools for digital communication, transmission pulse shaping, power spectral density, additive white Gaussian noise channel, bit error rate, signal to noise ratio...		<ul style="list-style-type: none"> <li>- Lecture</li> <li>- Class discussion</li> </ul>	A1.1 or A1.2
<b>5&amp;6</b>	Basic of probability: random variables, probability density functions, ... Random process, applications in wireless channels	G1.3	<ul style="list-style-type: none"> <li>- Lecture</li> <li>- Class discussion</li> <li>- Homework</li> </ul>	A1.1 or A1.2
<b>7&amp;8</b>	Digital modulation: frequency shift keying (FSK), quadrature amplitude modulation (QAM), phase shift keying (PSK) and associated probability of error... Applications of digital modulation Project preparation	G1.3	<ul style="list-style-type: none"> <li>- Lecture</li> <li>- Class discussion</li> <li>- Quiz</li> </ul>	A1.1 or A1.2, A1.3
<b>Midterm examination</b>		G1.1, G1.2, G1.3	-Written exam	A2
<b>9&amp;10</b>	Introduction to wireless communication: fading channel modeling, channel capacity...	G1.1, G1.3, G2.1	<ul style="list-style-type: none"> <li>- Lecture</li> <li>- Class discussion</li> </ul>	A1.1 or A1.2
<b>11&amp;12</b>	Maximum Likelihood (ML) Receiver, Probability of Error Its applications	G2.1	<ul style="list-style-type: none"> <li>- Lecture</li> <li>- Class discussion</li> <li>- Homework</li> </ul>	A1.1 or A1.2
<b>13&amp;14</b>	Binary Phase Shift Keying and associated Prob. of Error, Amplitude Shift Keying (ASK) and Other Schemes	G2.1	<ul style="list-style-type: none"> <li>- Lecture</li> <li>- Class discussion</li> </ul>	A1.1 or A1.2
<b>15</b>	Project presentation	G1.1, G1.3, G2.1	- Presentation	A1.3
<b>Final examination</b>		G1.1, G1.3, G2.1	-Written exam	A3

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed based on their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

## 9. Course Coordinator/Lecturer

107) School of Electrical Engineering, Room: A2-206

108) Course Coordinator/Lecturer: Dr. Huynh Vo Trung Dung, Dr. Nguyen Lap Luat, Dr. Vuong Quoc Bao

109) Email: [hvtdung@hcmiu.edu.vn](mailto:hvtdung@hcmiu.edu.vn), [nlluat@hcmiu.edu.vn](mailto:nlluat@hcmiu.edu.vn), [vqbao@hcmiu.edu.vn](mailto:vqbao@hcmiu.edu.vn)

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Principles of Communication Systems Laboratory**

---

- **General Information**

Course Title	
+ Vietnamese	Thực hành Nguyên lý truyền thông
+ English	Principles of Communication Systems Laboratory
Course ID	EE115IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input checked="" type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	Signals and systems
Parallel Course	Principles of Communication Systems
Course it replaces	
Course standing in curriculum	Year 3 undergrad program (see curriculum mapping in student handbook)

- **Course Description**

This course provides experiments dealing with basic fundamental concepts of communication systems. It includes the following topics: Amplitude Modulation/Demodulation; Angle Modulation/Demodulation; Sampling, Holding and Reconstruction of PAM signals; Pulse Code Modulation;

- **Textbooks and references**

**Textbooks**

Laboratory Manual supplied by the instructor.

**References**

- S. Haykin, Communication Systems, 4th Ed, John Wiley, 2001.

- **Course Objectives**

Objective	Description	Program Learning outcomes	Level
G1	An ability to operate equipment and to work in group to solve a practical lab problem	4.1, 4.2	Apply
G2	An ability of to analyze and design the amplitude and frequency modulation and demodulation systems including synchronous demodulation, nonlinear demodulation and phase-locked loops	1.3, 2.2, 4.5	Apply, Analyze
G3	An ability to analyze and design baseband digital communication systems: Pulse Amplitude Modulation, Pulse code modulation, Delta and Differential pulse code modulation and Wave shaping	1.3, 2.2, 4.5	Apply, Analyze
G4	Have an opportunity to exam case studies to understand the professional and ethical responsibility as an engineer	2.5	Understand

- **Learning Outcomes**

Learning Outcome	Description	Program Learning outcomes	Teaching Level (I,T,U)
G1.1	Understand how to use basic equipment	4.1.1	U
G1.2	Have an opportunity to work in a team	4.2.4	U
G2.1	Understand how to test and analyze basic systems including the amplitude and frequency modulation and demodulation	1.3	U
		2.2.3	
		4.5.1	

G3.1	Understand how to build and test systems including Pulse Amplitude Modulation, Pulse code modulation, Delta and Differential pulse code modulation and Wave shaping	1.3	U
		2.2.3	
		4.5.1	
G4.1	Understand the importance of case studies related to the lab experiments	2.5.4	T
G4.2	understand the professional and ethical responsibilities as an engineer.	2.5.1	T

### - Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Learning Outcome (G.x.x) (3)	Percentage % (4)
A1. Process assessment	A1.1. Prelab	G2.1, G2.2	21%
	A1.2. Report	G1.1, G1.2, G2.1, G3.1, G4.2	49%
A2. Final assessment	A2.1. Final exam	G1.1, G2.1, G3.1, G4.1	30%

### - Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Amplitude Modulation	G1.1, G1.2, G2.1, G4.2	Do Experiment	A1.1, A1.2
2	Generation of AM Signals	G1.1, G1.2, G2.1, G4.2	Do Experiment	A1.1, A1.2
3	Reception of AM Signals	G1.1, G1.2, G2.1, G4.2	Do Experiment	A1.1, A1.2
4	Frequency Modulation	G1.1, G1.2, G2.1, G4.2	Do Experiment	A1.1, A1.2
5	Generation of FM Signals	G1.1, G1.2, G2.1, G4.2	Do Experiment	A1.1, A1.2
6	Sampling and PAM	G1.1, G1.2, G3.1, G4.2	Do Experiment	A1.1, A1.2
7	Professional and ethical case studies	G1.2, G4.2	Do Experiment	A1.1, A1.2
<b>FINAL EXAMINATION</b>		<b>G1.1, G2.1, G3.1, G4.1</b>	<b>Test and answer experimental questions</b>	<b>A2.1</b>

- **Course Policy**

**Class Participation:** Students are required to attend all the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management.

**Computer Usage:** Yes

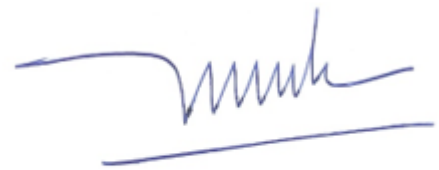
- **Course Coordinator/Lecturer**

110) School of Electrical Engineering, Room: LA2. 109

111) Course Coordinator/Lecturer: Trang Kiến, M. Eng.

112) Email: tkien@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**



**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Power Electronics**

**- General Information**

Course Title	
+ Vietnamese	Điện tử Công suất
+ English	Power Electronics
Course ID	EE079IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others:</span>
Number of credits	
+ Lecture	3
+ Laboratory	0
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	Electronic Devices (EE090IU)
Parallel Course	Power Electronics Laboratory- EAC003IU
Course it replaces	
Course standing in curriculum	Year 3, undergraduate curriculum

**- Course Description**

The course introduces principles of power electronics, including the understanding of power semiconductor devices, passive components, basic switching circuits, AC-DC, DC-DC, AC-AC, DC-AC converters and their applications.

- **Textbooks and references**

**Textbooks**

- N. Mohan, T. Undeland and W. Robbins, Power Electronics, Wiley, 3rd Edition, 2003.
- Lecture notes

**Reference**

- M. Rashid, Power Electronics, Prentice-Hall, 3rd Edition, 2003.
- I. Batarseh, Power Electronics Circuits, Wiley, 2003.

- **Course Objectives**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Understand the basic theory of power semiconductor devices and passive components, their practical applications in power electronics.	1.3	Understand
G2	Demonstrate the design AC-DC, DC-DC, AC-AC, DC-AC conversion circuits.	4.4	Apply
G3	Understand the role power electronics play in the improvement of energy usage efficiency and the development of new technologies.	2.1	Apply

- **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	Understand basic operation of various power semiconductor devices and passive components.	1.3	I,T,U
G1.2	Understand the basic principle of switching circuits.	1.3	I,T,U
G2.1	Analyze and design an AC-DC rectifier circuit.	4.4.1	I,T,U
G2.2	Analyze and design DC-DC, AC-AC converter circuits.	4.4.1	I,T,U
G2.3	Analyze DC/AC inverter circuit.	4.4.1	I,T
G3.1	Understand the application of certain power electronics renewable energy technologies.	2.1.1	I,T

G3.2	Discuss the difference in energy usage efficiency for some selected methods	2.1.5	I,T
------	---	-------	-----

- **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment form (A.x.x) (2)</b>	<b>Percentage % (3)</b>
A1. Process assessment	A1.1. Assignments	10%
	A1.2. Homework	10%
	A1.3. Project	10%
A2. Midterm assessment	A2.1 Mid-term Exam	30%
A3. Final assessment	A3.1 Final exam	40%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1&amp;2</b>	Introduction to power electronics, elementary switching circuit, power semiconductor devices, device loss calculation.	G1.1	3. Lecture 4. Class exercises	A1.2 or A1.1
<b>3&amp;4</b>	Operating mechanism of power devices including diodes, BJTs, MOSFETs, IGBTs, SCRs and GTOs. Their advantage/disadvantages and applications.	G1.2, G2.1, G2.2	• Lecture • Class exercises	A1.2 or A1.1
<b>5&amp;6</b>	Power and harmonics concepts, power factor, Fourier analysis, harmonic distortion, Passive components.	G1.1, G2.1, G2.2	• Lecture • Class exercises	A1.2 or A1.1
<b>7&amp;8</b>	Uncontrolled rectifiers including single phase half-wave, full-wave rectifiers, three phase rectifier.	G1.1, G2.1, G2.2	3. Lecture 4. Class exercises	A1.2 or A1.1
<b>MIDTERM EXAM</b>		G1.1, G2.1, G2.2	<b>Written exam</b>	<b>A2.1</b>

<b>9&amp;10</b>	Controlled rectifiers, half-wave, full-wave and three-phase controlled rectifiers.	G2.1, G2.2	c.Lecture d. Class exercises	A1.2 or A1.1
<b>11&amp;12</b>	Non-isolated DC-DC converters, buck (single-ended chopper) converter, boost, buck-boost converters, switching loss and efficiency estimation.	G2.1, G2.2	- Lecture - Class exercises	A1.2 or A1.1
<b>13&amp;14</b>	DC-AC inversion, pulse-width-modulation (PWM) techniques, harmonic reduction, three-phase inverter.	G2.1, G2.2	3. Lecture 4. Class exercises	A1.2 or A1.1
<b>15</b>	Review of advanced power sources, world energy review (fuel cell power, wind power, solar power....)	G2.2, G3.1	- Lecture - Class exercises	A1.3
<b>FINAL EXAMINATION</b>		G2.2, G3.1	<b>Written exam</b>	<b>A3.1</b>

**- Course Policy**

**Class Participation:** A minimum attendance of 80 percent is compulsory for the class sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management. Students should allow sufficient time for preparation, research, drafting, and the proper referencing of sources in preparing all assessment items.

**Computer usage:** None

**- Course Coordinator/Lecturer**

113) School of Electrical Engineering, Room: O2-206

114) Course Coordinator/Lecturer: Nguyen Binh Duong, Ph.D.

115) Email: nbduong@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

A handwritten signature in blue ink, consisting of a long horizontal stroke followed by a series of vertical, slightly curved lines, and ending with a long horizontal stroke.

**Nguyễn Ngọc Trường Minh**

**SYLLABUS**  
**Power Electronics Laboratory**

**- General Information**

Course Title	
+ Vietnamese	Thực hành Điện tử công suất
+ English	Power Electronics Laboratory
Course ID	EEAC003IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <span style="margin-left: 200px;"><input type="checkbox"/> Fundamental</span> <input type="checkbox"/> Specialization (required) <span style="margin-left: 100px;"><input checked="" type="checkbox"/> Specialization (elective)</span> <input type="checkbox"/> Project/Internship/Thesis <span style="margin-left: 100px;"><input type="checkbox"/> Others: .....</span>
Number of credits	
+ Lecture	0
+ Laboratory	1
+ ECTS	2.13
Number of periods	Theory: 0 Practice: 32
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 58.7 Contact hours: 26.7 Private study: 32
Prerequisites	Electronic Devices (EE090IU)
Parallel Course	Power Electronics
Course it replaces	
Course standing in curriculum	Year 3 undergrad program (see curriculum mapping in student handbook)

**- Course Description**

This course assists the theoretical course (Power electronics) involving the energy conversion and control. It conducts sequence of laboratory experiments in building and measurement of rectifiers, inverters, and DC/DC converters. This course gives the analysis and measurement and for power semiconductor devices, it carries out the investigation of current-voltage characteristics.

- **Textbooks and references**

**Textbooks**

Lab manual and Handouts of experiments of power electronics supplied by the instructor.

**References**

N. Mohan, T. Undeland and W. Robbins, Power Electronics, Wiley, 3rd Edition,  
M. Rashid, Power Electronics, Prentice-Hall, 3rd Edition, 2003.

- **Course Objectives**

<b>Objective</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Demonstrate the basic theory of power semiconductor devices and passive components, their practical applications in power electronics.	1.1	Apply
G2	Ability to implement and analyze AC-DC, DC-DC, AC-AC, DC-AC conversion circuits.	2.1	Apply
G3	Ability to function effectively on a team whose members together provide leadership, create a collaborative.	3.1	Analyze
G4	Have an opportunity to exam case studies to understand the professional and ethical responsibility as an engineer.	3.1	Apply

- **Learning Outcomes**

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching Level (I,T,U)</b>
G1.1	An ability to understand basic operation of various power semiconductor devices and passive components.	1.1	I,T,U
G2.1	An ability to analyze and design an AC/DC rectifier circuit, DC/DC converter circuits, DC/AC inverter circuit	2.1.3	I,T,U

G3.1	Understand how to write lab report.	3.1.2	I,T,U
G4.1	Understand the way to use template in writing report	3.1.2	I,T

- **Course Assessment**

<b>Assessment component (1)</b>	<b>Assessment form (A.x.x) (2)</b>	<b>Learning Outcome</b>	<b>Percentage % (3)</b>
A1. Process assessment	A1.1 Attendance Prelab	G1.1, G2.1	20%
	A1.2 Lab Report	G1.1, G2.1, G3.1, G4.1	30%
	A1.3 Lab Project	G1.1, G2.1, G3.1, G4.1	20%
A2. Final assessment	A3.2 Final exam	G1.1, G2.1, G4.1	30%

- **Course Outline**

<b>Week</b>	<b>Content</b>	<b>Learning outcome</b>	<b>Teaching and learning activities</b>	<b>Assessment</b>
<b>1</b>	Rectifier and fixed - voltage regulator	G1.1, G2.1, G3.1, G4.1	-Class discussion	Lab report
<b>2</b>	Rectifier using SCR as power switch	G1.1, G2.1, G3.1, G4.1	-Class discussion	Lab report
<b>3</b>	DC TO DC step-down with npn switching regulator	G1.1, G2.1, G3.1, G4.1	-Class discussion	Lab report
<b>4</b>	DC TO DC step-up with npn switching regulator	G1.1, G2.1, G3.1, G4.1	-Class discussion	Lab report
<b>5</b>	Using BJT and Mosfet as power switch	G1.1, G2.1, G3.1, G4.1	-Class discussion	Lab report
<b>6</b>	DC to AC Converter using IC555	G1.1, G2.1, G3.1, G4.1	-Class discussion	
<b>7</b>	Project	G1.1, G2.1, G4.1	-Class discussion	

8	Project	G1.1, G2.1, G3.1, G4.1		Presentation
<b>FINAL EXAMINATION</b>				

- **Course Policy**

**Class Participation:** An attendance of 100 percent is compulsory for the lab sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all assignments are to be completed by the individual student unless otherwise specified. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management.

- **Course Coordinator/Lecturer**

116) School of Electrical Engineering, Room: A2-206

117) Course Coordinator/Lecturer: Nguyen Van Binh

118) Email: nvbinh@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

**Nguyễn Ngọc Trường Minh**

## SYLLABUS

## Machine Learning And Artificial Intelligence

## 1. General Information

Course Title	
+ Vietnamese	Máy Học Và Trí Tuệ Nhân Tạo
+ English	Machine Learning And Artificial Intelligence
Course ID	EE127IU
Course level	<input checked="" type="checkbox"/> Undergrad <input type="checkbox"/> Master <input type="checkbox"/> Both
Course type	<input type="checkbox"/> General <input type="checkbox"/> Fundamental <input type="checkbox"/> Specialization (required) <input checked="" type="checkbox"/> Specialization (elective) <input type="checkbox"/> Project/Internship/Thesis <input type="checkbox"/> Others: .....
Number of credits	
+ Lecture	3
+ Laboratory	0
+ ECTS	4.64
Number of periods	Theory: 45 Practice:0
Language	English
Workload (incl. contact hours, self-study hours)	Total workload: 127.5 Contact hours: 37.5 Private study: 90
Prerequisites	EE050 - Introduction to computer for Engineers
Parallel Course	none
Course it replaces	
Course standing in curriculum	Year 4 undergrad program (see curriculum mapping in student handbook)

## 2. Course Description

Machine learning is the science of getting computers to act without being explicitly programmed. Machine learning has given us self-driving cars, practical speech recognition, effective web search, and a vastly improved understanding of the human genome. Machine learning is so pervasive today that you probably use it dozens of times a day without knowing it. Many researchers also think it is the best way to make progress towards human-level AI. In this class, you will learn about the most effective machine learning techniques, and gain practice implementing them and getting them to work for yourself. More importantly, you'll learn about not only the theoretical underpinnings of learning, but also gain the practical know-how needed to quickly and powerfully apply these techniques to new problems.

## 3. Textbooks and references

### Textbooks

Ian Goodfellow, Yoshua Bengio, Aaron Courville, Deep Learning, The MIT Press, 2016

### References

Bishop, C., Pattern Recognition and Machine Learning. Berlin: Springer-Verlag, 2011

R. C. Gonzalez and R. E. Woods, Digital Image Processing, Prentice Hall, 4th Edition, 2018.

## 4. Course Objectives

Objective	Description	Program Learning outcomes	Level
G1	Understand the popular machine learning techniques	2.1	Understand
G2	Apply the knowledge of machine learning and AI into solving a practical problem	4.4	Apply

## 5. Learning Outcomes

Learning Outcome	Description	Program Learning outcomes	Teaching Level (I,T,U)
G1.1	Able to understand the popular machine learning techniques	2.1.1	I
G1.2	Understand how to analyze problem and formulate the solution in machine learning field	4.4.3	T
G2.1	Understand how to manage time in solving a basic AI problem	4.4.1	U
G2.2	Have an opportunity in designing an simple application using machine learning	4.4.1	U
G2.3	Have an opportunity in implementing an AI application	4.4.1	U

## 6. Course Assessment

Assessment component (1)	Assessment form (A.x.x) (2)	Learning Outcome	Percentage % (3)
A1. Process assessment	A1.1 Quiz	G1.1,G1.2	5%
	A1.2 Homework	G1.1,G1.2	5%
	A1.3 Project	G1.1, G1.2, G2.1, G2.2, G2.3	20%
A2. Midterm assessment	A2.1 Mid-term Exam	G1.1,G1.2	30%
A3. Final assesment	A3.1 Final exam	G1.1,G1.2	40%

## 7. Course Outline

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction to machine learning and AI	G1.1,G1.2	-Lecture -Class discussion	
2	Overview of digital image processing	G1.1, G1.2	- Lecture - Class discussion	Homework
3&4	Supervised learning: Linear model for regression	G1.1,G1.2	- Lecture - Class discussion	
5&6	Supervised learning: Linear model for classification	G1.1,G1.2	- Lecture - Class discussion	Quiz 1
7	Problem Solving, Project Proposal	G1.1,G1.2, G2.1, G2.2, G2.3	- Lecture - Class discussion	Homework
<b>Midterm exam</b>				<b>Written exam</b>
8	Unsupervised Learning: clustering	G1.1,G1.2	- Lecture - Class discussion	Homework
9&10	Unsupervised Learning: dimensionality reduction	G1.1,G1.2	- Lecture - Class discussion	Quiz 2
11&12	Reinforcement Learning: Markov decision, Monte Carlo prediction	G1.1,G1.2	- Lecture - Class discussion	Quiz 3

<b>13&amp;14</b>	Neural network/Deep learning: CNN,RNN/LSTM/GRU, Transfer learning	G1.1,G1.2	- Lecture - Class discussion	Homework
<b>15</b>	Project presentation	G1.1,G1.2, G2.1, G2.2, G2.3	- Class discussion	Project
<b>FINAL EXAMINATION</b>				<b>Written exam</b>

## 8. Course Policy

**Class Participation:** A minimum attendance of 80 percent is compulsory for the lab sessions. Students will be assessed on the basis of their class participation. Questions and comments are strongly encouraged.

**Academic Honesty and Plagiarism:** Instances of academic dishonesty will not be tolerated. Cheating on exams or plagiarism (presenting the work of another as your own, or the use of another person's ideas without giving proper credit) will result in a failing grade. For this class, all quiz and homework are to be completed by the individual student and projects are completed by group. Students are also reminded that careful time management is an important part of study and one of the identified causes of plagiarism is poor time management.

## 9. Course Coordinator/Lecturer

119) School of Electrical Engineering, Room: A2-206  
 120) Course Coordinator/Lecturer: Do Ngoc Hung  
 121) Email: dnhung@hcmiu.edu.vn

*Ho Chi Minh City, 2024*  
**DEAN OF SCHOOL OF EE**

Nguyễn Ngọc Trường Minh



recently emerged in the past few years. A close examination of the technology will be conducted to understand the application using the new technologies. The class is a series of seminars on each of the emerging technologies

### 3. Textbooks and Other Required Materials

**Textbooks:**

None

**Reference Materials:**

Lecture notes/ Handouts

### 4. Course Learning Outcomes:

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Level</b>
G1	Describe a new and recently emerged technologies	1.3	Understand
G2	Understand the applications of the emerging technologies	2.3	Understand
G3	Apply the new and emerging technology in an application	4.4	Apply
G4	Understand the potential ethics and responsibility of the introduced technology	2.5	Understand
G5	Understand the business opportunity of the technology	4.2	Understand
G6	Evaluate the technology via references or experiments	2.2	Apply
G7	Formulate the working plan in completing the report/project/assignment	2.4	Create
G8	Demonstrate the ability in writing report or presenting solution via oral communication	3.2	Apply

### 5. Course Description

<b>Learning Outcome</b>	<b>Description</b>	<b>Program Learning outcomes</b>	<b>Teaching level (I,T,U)</b>
G1.1	Understand in details various engineering topics and emerging technologies	1.3	T
G1.2	Formulate the problems and investigate the solutions using the emerging engineering technologies	1.3	T
G1.3	Understand key technologies in different networks	1.3	T
G2.1	Understand the necessary solutions of these emerging technologies in the real applications or in the demand of commercials	2.3.2	T
G3.1	Apply knowledge into a temporal technical project and engage life-long learning	4.4.1	U
G4.1	Discuss the responsibilities and ethics required of the key technology	2.5.1	T
G5.1	Identify the market of application of key technology	4.2.2	T
G6.1	Collect information in literature or practice that describe the concept or pattern of the technology	2.2.2	T
G7.1	Develop tasks and studying plan in completing small project/assignment and taking the exam	2.4.7	T
G8.1	Organize the sections of demonstration in order and prepare the slides for possible presentation	3.2.6	T

## 6. Course Assessment

<b>Assessment component (1)</b>	<b>Assessment (A.x.x) (2)</b>	<b>Learning Outcome (G.x.x) (3)</b>	<b>Percentage % (4)</b>
---------------------------------	-------------------------------	-------------------------------------	-------------------------

A1. Process assessment	A1.1. Quiz	G1, G2, G3, G4, G5, G6, G7, G8	10%
	A1.2 Homework	G1, G2, G3	10%
	A1.3. Presentation	G6, G7, G8	10%
A2. Midterm assessment	A2.1 Mid-term Exam	G1, G2	20%
	A2.2 Seminar(s) & Quiz	G6, G7, G8	10%
A3. Final assessment	A3.1 Final exam	G1, G2, G3, G4, G5	40%

## 7. Course Outlines

Week	Content	Learning outcome	Teaching and learning activities	Assessment
1	Introduction to 5G and Key Performance Indicators (KPI)	G1	-Lecture	
2	Introduction to 5G and Key Performance Indicators (KPI) (cont)	G1	- Lecture - Class discussion	A1.2
3	Cell-free Massive MIMO	G1	- Lecture - Class discussion	
4	Cell-free Massive MIMO (cont.)	G2, G4	- Lecture	A1.1
5	Non-Orthogonal Multiple Access (NOMA)	G1	- Lecture	
6	Ultra-Reliable Low-Latency Communication (URLLC)	G1, G2	- Lecture	
7	Machine Type Communication (mMTC) and Physical Layer Security	G5, G6	- Lecture	
8	Exercise	G1, G4	Class discussion	A1.2
<b>Midterm exam</b>				<b>A2.1 &amp; A2.2</b>
9	IoT Business & Products	G4, G5	- Lecture	A1.2
10	IoT Architecture & Technologies	G1	- Lecture	A1.2
11	IoT Networks	G1, G2	- Lecture - Class discussion	A1.1
12	Wifi & Bluetooth	G1, G2	- Lecture	A1.2

13	Cloud Technology	G1, G3	- Lecture	A1.1
14	IoT BlueTooth & Wifi and EC2 (Elastic Compute Cloud) Projects	G1, G2, G6, G7, G8	- Class discussion -Group presentation	A1.3
15	Seminar	G3, G7, G8	- Class discussion -Group presentation	A1.3
<b>FINAL EXAMINATION</b>				<b>A3.1</b>

### 8. Course Policy

**Assignments:** All assignments need to be submitted on the due date. Otherwise, a penalty of 20% per day can be considered for each assignment.

**Policy on dishonesty:** Students are expected to do their own work at all times. Any evidence of plagiarism or cheating will be treated as grounds for failure in the class.

**Grading** The overall course grades will be assigned based on required standard or overall class distribution. The weights of the assignments and the examinations are:

- 30% for participation, attendance, Quiz, HW, project, and presentation
- 30% for midterm examination
- 40% for final examination

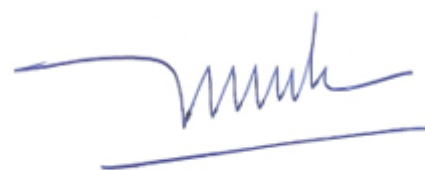
### 9. Lecturer: Tôn Thất Long, Ph.D.

122)School/Department: School of Electrical Engineering

123)Address and email: tlong@hcmiu.edu.vn

...

Ho Chi Minh City, 2024  
**DEAN OF SCHOOL OF EE**



Nguyễn Ngọc Trường Minh

**Phụ lục 3**

**BẢNG MÔ TẢ SỐ TÍN CHỈ THỰC TẬP CỦA CHƯƠNG TRÌNH ĐÀO TẠO  
ĐƯỢC THỂ HIỆN CỤ THỂ THEO MÔN HỌC ĐỂ ĐẢM BẢO  
8 TÍN CHỈ THỰC TẬP THEO QUY ĐỊNH TẠI THÔNG TƯ 17/2021/TT-BGDĐT**  
*(Kèm theo Quyết định số /QĐ-DHQT ngày tháng năm 2025  
của Hiệu trưởng Trường Đại học Quốc tế)*

<b>STT</b>	<b>Mã MH</b>	<b>Tên MH</b>	<b>Số tín chỉ</b>
1	EE130IU	Capstone Design 1	2
2	EE131IU	Capstone Design 2	2
3	EE112IU	Summer Internship	3
4	EE107IU	Senior Project	2
Tổng số tín chỉ			9

**Phụ lục 4**

**MỨC ĐỘ ĐÁP ỨNG KHUNG NĂNG LỰC SỐ CỦA CHƯƠNG TRÌNH ĐÀO TẠO**

*(Kèm theo Quyết định số /QĐ-ĐHQT ngày tháng năm 2025  
của Hiệu trưởng Trường Đại học Quốc tế)*

*\* Đáp ứng Thông tư 02/2025/TT-BGDĐT ngày 24/01/2025 của Bộ Giáo dục và Đào tạo  
Quy định về Khung năng lực số cho người học.*

**I. Mức độ đáp ứng khung năng lực số của chương trình đào tạo**

**1. Miền năng lực 1: Khai thác dữ liệu và thông tin**

*\* Đánh giá năng lực thành phần theo 8 bậc của Khung năng lực số (từ bậc 1 đến bậc 8)*

STT	Mã MH	Tên MH (Tiếng Anh)	Năng lực thành phần (NLTP)		
			NLTP 1.1	NLTP 1.2	NLTP 1.3
1	EEAC02IU	Toán Cho Kỹ Sư (Mathematics for Engineers)	5	5	5
2	EEAC00IU	Khoa Học Về Vật Liệu và Kỹ Thuật (Materials Science and Engineering)	3	3	3
3	EE049IU	Nhập Môn Kỹ Thuật Điện Tử (Introduction to Electrical Engineering)	4	4	5
4	EE050IU	Phương Pháp Tính Toán Cho Kỹ Sư (Introduction to Computer for Engineers)	4	4	5
5	EE057IU	Lập Trình Cho Kỹ Sư (Programming for Engineers)	3	3	4
6	EE058IU	TH Lập Trình Cho Kỹ Sư (Programming for Engineers Lab)	4		
7	EE051IU	Lý Thuyết Mạch Điện 1 (Principles of EE1)	3	3	4
8	EE052IU	TH Lý Thuyết Mạch Điện 1 (Principles of EE1 Lab)	4	4	4

9	EE055IU	Lý Thuyết Mạch Điện 2 (Principles of EE2)	4	4	4
10	EE056IU	TN Lý Thuyết Mạch Điện 2 (Principles of EE2 Lab)	4		
11	EE053IU	Thiết Kế Số Logic (Digital Logic Design)			
12	EE054IU	TN Thiết Kế Số Logic (Digital Logic Design Lab)	5	5	5
13	EE010IU	Lý Thuyết Trường Điện Từ (Electromagnetic Theory)			
14	EE090IU	Linh Kiện Điện Tử (Electronic Devices)			
15	EE091IU	TH Linh Kiện Điện Tử (Electronic Devices Lab)	4		
16	EE088IU	Tín Hiệu Và Hệ Thống (Signals and Systems)	4		
17	EE089IU	TH Tín Hiệu Và Hệ Thống (Signals and Systems Lab)	5	5	5
18	EE083IU	Vi Xử Lý (Micro-processing Systems)	5	5	5
19	EE084IU	TH Vi Xử Lý (Micro-processing Systems Lab)	5	5	5
20	EEAC010IU	Máy Điện (Electric Machine)	3	3	3
21	EEAC020IU	Lý Thuyết Điều Khiển Tự Động (Theory of Automatic Control)	5	5	5
22	EEAC004IU	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System)	5	5	5
23	EEAC005IU	TH Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System Lab)	5	5	5
24	EEAC006IU	Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control)	5	5	5
25	EEAC007IU	TH Hệ Điều Khiển Lô-gic Khả Trình	5	5	5

		(Programmable Logic Control Lab)			
26	EEAC008IU	Cảm Biến Và Thiết Bị (Sensors and Instrumentation)	5	5	5
27	EEAC022IU	TH Cảm Biến Và Thiết Bị (Sensors and Instrumentation Lab)	5	5	3
28	EE114IU	Khởi nghiệp (Entrepreneurship)			

## 2. Miền năng lực 2: Giao tiếp và hợp tác trong môi trường số

\* Đánh giá năng lực thành phần theo 8 bậc của Khung năng lực số (từ bậc 1 đến bậc 8)

ST T	Mã MH	Tên MH (Tiếng Anh)	Năng lực thành phần					
			NLTP 2.1	NLTP 2.2	NLTP 2.3	NLTP 2.4	NLTP 2.5	NLTP 2.6
1	EEAC021IU	Toán Cho Kỹ Sư (Mathematics for Engineers)	4	4	4	4	4	3
2	EEAC001IU	Khoa Học Về Vật Liệu và Kỹ Thuật (Materials Science and Engineering)	3	3	3	3	3	3
3	EE049IU	Nhập Môn Kỹ Thuật Điện Tử (Introduction to Electrical Engineering)	3	4	4	5	3	3
4	EE050IU	Phương Pháp Tính Toán Cho Kỹ Sư (Introduction to Computer for Engineers)	3	4	4	5	3	3
5	EE057IU	Lập Trình Cho Kỹ Sư (Programming for Engineers)	3	4	4	5	3	3
6	EE058IU	TH Lập Trình Cho Kỹ Sư (Programming for Engineers Lab)	3	4		5	3	
7	EE051IU	Lý Thuyết Mạch Điện 1						

		(Principles of EE1)						
8	EE052 IU	TH Lý Thuyết Mạch Điện 1 (Principles of EE1 Lab)	3	4		5	3	
9	EE055 IU	Lý Thuyết Mạch Điện 2 (Principles of EE2)	3	3	3	3	3	3
10	EE056 IU	TN Lý Thuyết Mạch Điện 2 (Principles of EE2 Lab)	3	3	3	3	3	3
11	EE053 IU	Thiết Kế Số Logic (Digital Logic Design)						
12	EE054 IU	TN Thiết Kế Số Logic (Digital Logic Design Lab)						
13	EE010 IU	Lý Thuyết Trường Điện Từ (Electromagnetic Theory)	4	4	4	4	4	3
14	EE090 IU	Linh Kiện Điện Tử (Electronic Devices)						
15	EE091 IU	TH Linh Kiện Điện Tử (Electronic Devices Lab)						
16	EE088 IU	Tín Hiệu Và Hệ Thống (Signals and Systems)						
17	EE089 IU	TH Tín Hiệu Và Hệ Thống (Signals and Systems Lab)						
18	EE083 IU	Vi Xử Lý (Micro-processing Systems)	3	3	3	3	3	3
19	EE084 IU	TH Vi Xử Lý (Micro-processing Systems Lab)	4	4	4	4	4	4
20	EEAC 010IU	Máy Điện (Electric	5	5	3	4	4	4

		Machine)						
21	EEAC 020IU	Lý Thuyết Điều Khiển Tự Động (Theory of Automatic Control)	4	4	4	4	4	4
22	EEAC 004IU	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System)	4	4	4	4	4	4
23	EEAC 005IU	TH Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System Lab)	4	4	4	4	4	4
24	EEAC 006IU	Hệ Điều Khiển Lô-gic Khả Trình (Pro- grammable Logic Control)	5	5	3	4	4	4
25	EEAC 007IU	TH Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control Lab)	5	5		4	4	
26	EEAC 008IU	Cảm Biến Và Thiết Bị (Sen- sors and Instru- mentation)	3	3	3	3	3	3
27	EEAC 022IU	TH Cảm Biến Và Thiết Bị (Sensors and Instrumenta- tion Lab)	3	3	3	3	3	3
28	EE114 IU	Khởi nghiệp (Entrepre- neurship)	5	5	3	3	3	3

### 3. Miền năng lực 3: Sáng tạo nội dung số

\* Đánh giá năng lực thành phần theo 8 bậc của Khung năng lực số (từ bậc 1 đến bậc 8)

STT	Mã MH	Tên MH (Tiếng Anh)	Năng lực thành phần			
			NLTP 3.1	NLTP 3.2	NLTP 3.3	NLTP 3.4
1	EEAC021IU	Toán Cho Kỹ Sư (Mathematics for Engineers)	5	5	5	5
2	EEAC001IU	Khoa Học Về Vật Liệu và Kỹ Thuật (Materials Science and Engineering)	6	6	6	6
3	EE049IU	Nhập Môn Kỹ Thuật Điện Tử (Introduction to Electrical Engineering)	4	4	3	5
4	EE050IU	Phương Pháp Tính Toán Cho Kỹ Sư (Introduction to Computer for Engineers)	4	4	3	5
5	EE057IU	Lập Trình Cho Kỹ Sư (Programming for Engineers)	4	4	3	5
6	EE058IU	TH Lập Trình Cho Kỹ Sư (Programming for Engineers Lab)	5	5	3	6
7	EE051IU	Lý Thuyết Mạch Điện 1 (Principles of EE1)	5			
8	EE052IU	TH Lý Thuyết Mạch Điện 1 (Principles of EE1 Lab)	4	4	3	
9	EE055IU	Lý Thuyết Mạch Điện 2 (Principles of EE2)	3	3	3	3
10	EE056IU	TN Lý Thuyết Mạch Điện 2 (Principles of EE2 Lab)	3	3	3	3
11	EE053IU	Thiết Kế Số Logic (Digital Logic Design)				
12	EE054IU	TN Thiết Kế Số Logic (Digital Logic Design Lab)				5
13	EE010IU	Lý Thuyết Trường Điện Từ (Electromagnetic Theory)				
14	EE090IU	Linh Kiện Điện Tử (Electronic Devices)				

15	EE091IU	TH Linh Kiện Điện Tử (Electronic Devices Lab)				
16	EE088IU	Tín Hiệu Và Hệ Thống (Signals and Systems)				
17	EE089IU	TH Tín Hiệu Và Hệ Thống (Signals and Systems Lab)				5
18	EE083IU	Vi Xử Lý (Micro-processing Systems)	3	3	3	5
19	EE084IU	TH Vi Xử Lý (Micro-processing Systems Lab)	5	5	4	6
20	EEAC010IU	Máy Điện (Electric Machine)				
21	EEAC020IU	Lý Thuyết Điều Khiển Tự Động (Theory of Automatic Control)	5	5	4	6
22	EEAC004IU	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System)	5	5	4	6
23	EEAC005IU	TH Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System Lab)	5	5	4	6
24	EEAC006IU	Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control)				
25	EEAC007IU	TH Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control Lab)	4	4	4	5
26	EEAC008IU	Cảm Biến Và Thiết Bị (Sensors and Instrumentation)	3	3	3	5
27	EEAC022IU	TH Cảm Biến Và Thiết Bị (Sensors and Instrumentation Lab)	3	3	3	5
28	EE114I	Khởi nghiệp	3	3	3	3

U	(Entrepreneurship)				
---	--------------------	--	--	--	--

#### 4. Miền năng lực 4: An toàn

\* Đánh giá năng lực thành phần theo 8 bậc của Khung năng lực số (từ bậc 1 đến bậc 8)

STT	Mã MH	Tên MH (Tiếng Anh)	Năng lực thành phần			
			NLTP 4.1	NLTP 4.2	NLTP 4.3	NLTP 4.4
1	EEAC021IU	Toán Cho Kỹ Sư (Mathematics for Engineers)	4	4	4	4
2	EEAC001IU	Khoa Học Về Vật Liệu và Kỹ Thuật (Materials Science and Engineering)	4	4	4	4
3	EE049IU	Nhập Môn Kỹ Thuật Điện Tử (Introduction to Electrical Engineering)	3	3	3	3
4	EE050IU	Phương Pháp Tính Toán Cho Kỹ Sư (Introduction to Computer for Engineers)	3	3	3	3
5	EE057IU	Lập Trình Cho Kỹ Sư (Programming for Engineers)	3	3	3	3
6	EE058IU	TH Lập Trình Cho Kỹ Sư (Programming for Engineers Lab)	3	3	3	
7	EE051IU	Lý Thuyết Mạch Điện 1 (Principles of EE1)				
8	EE052IU	TH Lý Thuyết Mạch Điện 1 (Principles of EE1 Lab)	3	3	3	
9	EE055IU	Lý Thuyết Mạch Điện 2 (Principles of EE2)	4	4	4	4
10	EE056IU	TN Lý Thuyết Mạch Điện 2 (Principles of EE2 Lab)	4	4	4	4
11	EE053IU	Thiết Kế Số Logic (Digital Logic Design)				
12	EE054IU	TN Thiết Kế Số Logic (Digital Logic Design Lab)				

13	EE010IU	Lý Thuyết Trường Điện Từ (Electromagnetic Theory)	3	3	3	3
14	EE090IU	Linh Kiện Điện Tử (Electronic Devices)				
15	EE091IU	TH Linh Kiện Điện Tử (Electronic Devices Lab)				
16	EE088IU	Tín Hiệu Và Hệ Thống (Signals and Systems)				
17	EE089IU	TH Tín Hiệu Và Hệ Thống (Signals and Systems Lab)				
18	EE083IU	Vi Xử Lý (Micro-processing Systems)	3	3	3	3
19	EE084IU	TH Vi Xử Lý (Micro-processing Systems Lab)	4	3	3	3
20	EEAC010IU	Máy Điện (Electric Machine)	4	4	4	4
21	EEAC020IU	Lý Thuyết Điều Khiển Tự Động (Theory of Automatic Control)	4	3	3	3
22	EEAC004IU	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System)	4	3	3	3
23	EEAC005IU	TH Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System Lab)	4	3	3	3
24	EEAC006IU	Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control)	4	4	4	4
25	EEAC007IU	TH Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control Lab)	4	4	4	
26	EEAC008IU	Cảm Biến Và Thiết Bị (Sensors and Instrumentation)	3	3	3	3

27	EEAC02 2IU	TH Cảm Biến Và Thiết Bị (Sensors and Instrumentation Lab)	3	3	3	3
28	EE114IU	Khởi nghiệp (En- trepreneurship)	3	3	3	3

### 5. Miền năng lực 5: Giải quyết vấn đề

\* Đánh giá năng lực thành phần theo 8 bậc của Khung năng lực số (từ bậc 1 đến bậc 8)

STT	Mã MH	Tên MH (Tiếng Anh)	Năng lực thành phần			
			NLTP 5.1	NLTP 5.2	NLTP 5.3	NLTP 5.4
1	EEAC02 1IU	Toán Cho Kỹ Sư (Mathematics for Engineers)	6	6	6	6
2	EEAC00 1IU	Khoa Học Về Vật Liệu và Kỹ Thuật (Materials Science and Engineering)	5	5	5	5
3	EE049IU	Nhập Môn Kỹ Thuật Điện Tử (Introduc- tion to Electrical En- gineering)	4	3	3	3
4	EE050IU	Phương Pháp Tính Toán Cho Kỹ Sư (In- troduction to Com- puter for Engineers)	4	3	3	3
5	EE057IU	Lập Trình Cho Kỹ Sư (Programming for Engineers)	4	3	3	3
6	EE058IU	TH Lập Trình Cho Kỹ Sư (Program- ming for Engineers Lab)	4	4	5	3
7	EE051IU	Lý Thuyết Mạch Điện 1 (Principles of EE1)				
8	EE052IU	TH Lý Thuyết Mạch Điện 1 (Principles of EE1 Lab)	5	4	4	3
9	EE055IU	Lý Thuyết Mạch Điện 2 (Principles of EE2)	5	5	5	5
10	EE056IU	TN Lý Thuyết Mạch Điện 2 (Principles of	5	5	5	5

		EE2 Lab)				
11	EE053IU	Thiết Kế Số Logic (Digital Logic Design)				
12	EE054IU	TN Thiết Kế Số Logic (Digital Logic Design Lab)				
13	EE010IU	Lý Thuyết Trường Điện Từ (Electromagnetic Theory)	6	6	6	6
14	EE090IU	Linh Kiện Điện Tử (Electronic Devices)	3	3		
15	EE091IU	TH Linh Kiện Điện Tử (Electronic Devices Lab)	3	3		
16	EE088IU	Tín Hiệu Và Hệ Thống (Signals and Systems)				
17	EE089IU	TH Tín Hiệu Và Hệ Thống (Signals and Systems Lab)				
18	EE083IU	Vi Xử Lý (Micro-processing Systems)	6	6	6	6
19	EE084IU	TH Vi Xử Lý (Micro-processing Systems Lab)	6	6	6	5
20	EEAC010IU	Máy Điện (Electric Machine)	4	4	4	4
21	EEAC020IU	Lý Thuyết Điều Khiển Tự Động (Theory of Automatic Control)	6	6	6	5
22	EEAC004IU	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System)	6	6	6	5
23	EEAC005IU	TH Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System Lab)	6	6	6	5
24	EEAC006IU	Hệ Điều Khiển Logic Khả Trình (Programmable Logic Control)	4	4	4	4

25	EEAC007IU	TH Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control Lab)	4	4	4	4
26	EEAC008IU	Cảm Biến Và Thiết Bị (Sensors and Instrumentation)	6	6	6	6
27	EEAC022IU	TH Cảm Biến Và Thiết Bị (Sensors and Instrumentation Lab)	6	6	6	6
28	EE114IU	Khởi nghiệp (Entrepreneurship)	3	3	3	3

### 6. Miền năng lực 6: Ứng dụng trí tuệ nhân tạo

\* Đánh giá năng lực thành phần theo 8 bậc của Khung năng lực số (từ bậc 1 đến bậc 8)

STT	Mã MH	Tên MH (Tiếng Anh)	Năng lực thành phần		
			NLTP 6.1	NLTP 6.2	NLTP 6.3
1	EEAC021IU	Toán Cho Kỹ Sư (Mathematics for Engineers)	4	4	4
2	EEAC001IU	Khoa Học Về Vật Liệu và Kỹ Thuật (Materials Science and Engineering)	3	3	3
3	EE049IU	Nhập Môn Kỹ Thuật Điện Tử (Introduction to Electrical Engineering)	3	3	3
4	EE050IU	Phương Pháp Tính Toán Cho Kỹ Sư (Introduction to Computer for Engineers)	3	3	3
5	EE057IU	Lập Trình Cho Kỹ Sư (Programming for Engineers)	3	3	3
6	EE058IU	TH Lập Trình Cho Kỹ Sư (Programming for Engineers Lab)	3	3	3
7	EE051IU	Lý Thuyết Mạch Điện 1 (Principles of EE1)		5	5
8	EE052IU	TH Lý Thuyết Mạch Điện 1 (Principles of EE1 Lab)	3	3	3
9	EE055IU	Lý Thuyết Mạch Điện 2	3	3	3

		(Principles of EE2)			
10	EE056IU	TN Lý Thuyết Mạch Điện 2 (Principles of EE2 Lab)	3	3	3
11	EE053IU	Thiết Kế Số Logic (Digital Logic Design)		5	
12	EE054IU	TN Thiết Kế Số Logic (Digital Logic Design Lab)		5	
13	EE010IU	Lý Thuyết Trường Điện Từ (Electromagnetic Theory)			
14	EE090IU	Linh Kiện Điện Tử (Electronic Devices)			
15	EE091IU	TH Linh Kiện Điện Tử (Electronic Devices Lab)			
16	EE088IU	Tín Hiệu Và Hệ Thống (Signals and Systems)		5	
17	EE089IU	TH Tín Hiệu Và Hệ Thống (Signals and Systems Lab)			
18	EE083IU	Vi Xử Lý (Micro-processing Systems)	4	4	4
19	EE084IU	TH Vi Xử Lý (Micro-processing Systems Lab)	4	4	4
20	EEAC010IU	Máy Điện (Electric Machine)			
21	EEAC020IU	Lý Thuyết Điều Khiển Tự Động (Theory of Automatic Control)	3	3	3
22	EEAC004IU	Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System)	4	4	4
23	EEAC005IU	TH Hệ Thống Điều Khiển Giám Sát và Thu Thập Dữ Liệu Kết Nối Máy Tính (PC Based Control and SCADA System Lab)	4	4	4
24	EEAC006IU	Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control)			
25	EEAC007IU	TH Hệ Điều Khiển Lô-gic Khả Trình (Programmable Logic Control Lab)	5	4	4

		Control Lab)			
26	EEAC008IU	Cảm Biến Và Thiết Bị (Sensors and Instrumentation)	4	4	4
27	EEAC022IU	TH Cảm Biến Và Thiết Bị (Sensors and Instrumentation Lab)	4	4	4
28	EE114IU	Khởi nghiệp (Entrepreneurship)	3	3	3

## II. Phương pháp đánh giá chuẩn đầu ra khung năng lực số

Miền năng lực	Năng lực thành phần (NLTP)	Môn học (Mã môn-Tên môn)	Hình thức đánh giá
1. Khai thác dữ liệu và thông tin	NLTP 1.1	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework
		EE050IU	Homework
		EE057IU	Bài tập về nhà: Sinh viên tự tìm hiểu các khái niệm và thuật toán để giải quyết bài toán kỹ sư
		EE058IU	Lab report
		EE051IU	Bài Quiz, HW
		EE052IU	Lab report
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
		EE053IU	Homework, Quiz
		EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE088IU	Bài Quiz, HW
		EE089IU	Lap report
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE084IU	Lab report
		EEAC010IU	Bài thi giữa kỳ, cuối kì
		EEAC020IU	Bài tập
		EEAC004IU	Bài tập
		EEAC005IU	Lab report
		EEAC006IU	Bài thi giữa kỳ, cuối kì
EEAC007IU	Báo cáo phòng thí nghiệm		
EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ		
EEAC022IU	Report		

	EE114IU	Report
NLTP 1.2	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE049IU	Homework
	EE050IU	Homework
	EE057IU	Bài tập về nhà: sinh viên thực hiện tìm các nguồn dữ liệu, so sánh và đánh giá hướng giải quyết của thuật toán
	EE058IU	Lab report
	EE052IU	Lab report
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Report
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE084IU	Lab report
	EEAC010IU	Bài thi giữa kỳ, cuối kì
	EEAC020IU	Bài tập
	EEAC004IU	Bài tập
	EEAC005IU	Lab report
	EEAC006IU	Bài thi giữa kỳ, cuối kì
	EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC022IU	Report
NLTP 1.3	EE114IU	Report
	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE049IU	Homework
	EE050IU	Homework
	EE057IU	Bài giảng, bài tập về nhà, sách: sinh viên lưu trữ các nguồn dữ liệu khác nhau 1 cách hệ thống.
	EE058IU	Lab report
	EE052IU	Lab report
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Lab report
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE084IU	Lab report
	EEAC010IU	Bài thi giữa kỳ, cuối kì
	EEAC020IU	Bài tập
	EEAC004IU	Bài tập
	EEAC005IU	Lab report
	EEAC006IU	Bài thi giữa kỳ, cuối kì
	EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ

		EEAC022IU	Report
		EE114IU	Report
2. Giao tiếp và hợp tác trong môi trường số	NLTP 2.1	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Quiz
		EE050IU	Quiz
		EE057IU	Bài tập về nhà, bài kiểm tra ngắn: sinh viên sử dụng nguồn dữ liệu Internet, Chat-Bot, thư viện số
		EE058IU	Lab report
		EE052IU	Lab report
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
		EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC004IU	23
		EEAC005IU	3.1
		EEAC007IU	Báo cáo phòng thí nghiệm
		EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC022IU	Report
		EE114IU	Report
	NLTP 2.2	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Lecture
		EE050IU	Lecture
		EE057IU	Bài giảng, tài liệu, sách, syllabus: sinh viên thực hiện việc chia sẻ tài liệu thông qua Email, tin nhắn, mạng xã hội, lưu trữ đám mây
		EE058IU	Lab report
		EE052IU	Lab report
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
		EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC004IU	25
		EEAC005IU	3.2
EEAC007IU		Báo cáo phòng thí nghiệm	
EEAC008IU		bài kiểm tra giữa kỳ, cuối kỳ	
EEAC022IU	Report		
EE114IU	Report		
NLTP 2.3	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ	
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ	
	EE049IU	Lecture	

	EE050IU	Lecture
	EE057IU	Bài giảng, bài tập về nhà, kiểm tra: sinh viên sử dụng thành thạo các công nghệ số
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Lab report
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC004IU	27
	EEAC005IU	3.3
	EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC022IU	Report
	EE114IU	Report
NLTP 2.4	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE049IU	Homework/ Exam
	EE050IU	Homework/ Exam
	EE057IU	bài tập về nhà, kiểm tra: sinh viên chia sẻ các công cụ và công nghệ số để hợp tác: Email, tin nhắn, mạng xã hội, lưu trữ đám mây
	EE058IU	Lab report
	EE052IU	Lab report
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Lab report
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC004IU	29
	EEAC005IU	3.4
	EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
EEAC022IU	Report	
EE114IU	Report	
NLTP 2.5	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE049IU	Lecture
	EE050IU	Lecture
	EE057IU	bài giảng: sinh viên thực hiện chuyên đề đạo đức nghề nghiệp của sinh viên và kỹ sư.
	EE058IU	Lab report, bài kiểm tra cuối kỳ
	EE052IU	Lab report, bài kiểm tra cuối kỳ
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Lab report
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
NLTP 2.6	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ

		EE049IU	Homework/ Quiz
		EE050IU	Homework/ Quiz
		EE057IU	bài tập về nhà, kiểm tra ngắn, bài kiểm tra: sinh viên thực hiện việc trung thực và liêm chính trong quá trình học tập
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
		EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
3. Sáng tạo nội dung số	NLTP 3.1	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework/ Quiz
		EE050IU	Homework/ Quiz
		EE057IU	bài tập về nhà, kiểm tra ngắn, bài kiểm tra: sinh viên có thể tạo hay chỉnh sửa mã nguồn mở cho các sản phẩm lập trình
		EE058IU	Lab report, bài kiểm tra cuối kỳ
		EE051IU	Project
		EE052IU	Lab report
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE084IU	Lab report
		EEAC020IU	Bài tập, thi giữa kỳ, cuối kỳ
		EEAC004IU	Bài tập, thi giữa kỳ, cuối kỳ
		EEAC005IU	Lab report
		EEAC007IU	Báo cáo phòng thí nghiệm
		EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC022IU	Report	
	EE114IU	Report	
	NLTP 3.2	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework/ Quiz
		EE050IU	Homework/ Quiz
		EE057IU	bài tập về nhà: sinh viên thảo luận nội dung bài tập để giải quyết vấn đề
		EE058IU	Lab report, bài kiểm tra cuối kỳ
		EE052IU	Lab report
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
EE083IU		bài kiểm tra giữa kỳ, cuối kỳ	
EE084IU		Lab report	

		EEAC020IU	Bài tập, thi giữa kỳ, cuối kỳ
		EEAC004IU	Bài tập, thi giữa kỳ, cuối kỳ
		EEAC005IU	Lab report
		EEAC007IU	Báo cáo phòng thí nghiệm
		EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC022IU	Report
		EE114IU	Report
	NLTP 3.3	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Lecture
		EE050IU	Lecture
		EE057IU	bài giảng: sinh viên được đào tạo hiểu cơ bản về bản quyền và giấy phép sử dụng cho dữ liệu
		EE058IU	Lab report
		EE052IU	Lab report
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE084IU	Lab report
		EEAC020IU	Bài tập
		EEAC004IU	Bài tập
		EEAC005IU	Lab report
		EEAC007IU	Báo cáo phòng thí nghiệm
		EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC022IU	Report	
	EE114IU	Report	
	NLTP 3.4	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework/ Quiz
		EE050IU	Homework/ Quiz
		EE057IU	bài tập về nhà, kiểm tra ngắn, bài kiểm tra: sinh viên có thể thành thạo sử dụng ngôn ngữ lập trình C/C++ để giải quyết các vấn đề nhất định
		EE058IU	Lab report, bài kiểm tra cuối kỳ
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
EE054IU		Lab Report	
EE089IU		Lab Report	
EE083IU		bài kiểm tra giữa kỳ, cuối kỳ	
EE084IU		Lab report	
EEAC020IU		Bài tập, thi giữa kỳ, cuối kỳ	
EEAC004IU		Bài tập, thi giữa kỳ, cuối kỳ	
EEAC005IU		Lab report	
EEAC007IU		Báo cáo phòng thí nghiệm	
EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ		
EEAC022IU	Report		

		EE114IU	Report
4. An toàn	NLTP 4.1	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework
		EE050IU	Homework
		EE057IU	bài giảng, bài tập về nhà: sinh viên xác định được rủi ro, mối đe dọa, quyền riêng tư và các biện pháp bảo mật an toàn trong học thuật. (hacking, virus, copying)
		EE058IU	Lab report, bài kiểm tra cuối kỳ
		EE052IU	Lab report, bài kiểm tra cuối kỳ
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
		EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE084IU	Lab report
		EEAC010IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC020IU	Bài tập
		EEAC004IU	Bài tập
		EEAC005IU	Lab report
		EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
	EEAC007IU	Báo cáo phòng thí nghiệm	
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ	
	EEAC022IU	Report	
	EE114IU	Report	
	NLTP 4.2	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework
		EE050IU	Homework
		EE057IU	bài tập về nhà: sinh viên tự bảo vệ dữ liệu cá nhân, quyền riêng tư, không chia sẻ bài tập.
		EE058IU	Lab report, bài kiểm tra cuối kỳ
		EE052IU	Lab report, bài kiểm tra cuối kỳ
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report
		EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
EE084IU		Lab report	
EEAC010IU		Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)	
EEAC020IU		Bài tập	

	EEAC004IU	Bài tập
	EEAC005IU	Lab report
	EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
	EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC022IU	Report
	EE114IU	Report
NLTP 4.3	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE049IU	Homework
	EE050IU	Homework
	EE057IU	bài tập về nhà: sinh viên nhận thức và tránh cảm dỗ mang tính cá nhân trong môi trường học thuật
	EE058IU	Lab report, bài kiểm tra cuối kỳ
	EE052IU	Lab report, bài kiểm tra cuối kỳ
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Lab report
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE084IU	Lab report
	EEAC010IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
	EEAC020IU	Bài tập
	EEAC004IU	Bài tập
	EEAC005IU	Lab report
	EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
	EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC022IU	Report
EE114IU	Report	
NLTP 4.4	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE049IU	Homework
	EE050IU	Homework
	EE057IU	Bài giảng, bài tập về nhà, kiểm tra: sinh viên nhận thức được sức ảnh hưởng của công nghệ số (Chatbot, ChatGPT, nguồn Internet)
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Lab report
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
EE083IU	bài kiểm tra giữa kỳ, cuối kỳ	

		EE084IU	Lab report
		EEAC010IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC020IU	Bài tập
		EEAC004IU	Bài tập
		EEAC005IU	Lab report
		EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC022IU	Report
		EE114IU	Report
5. Giải quyết vấn đề	NLTP 5.1	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework
		EE050IU	Homework
		EE057IU	Bài giảng, bài tập về nhà, kiểm tra: sinh viên có thể thành thạo sử dụng các công nghệ số để giải quyết vấn đề kỹ thuật
		EE058IU	Lab report, bài kiểm tra cuối kỳ
		EE052IU	Lab report, bài kiểm tra cuối kỳ
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report, bài kiểm tra cuối kỳ
		EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE090IU	Bài tập lớp: Sử dụng các phần mềm mô phỏng thiết kế và phân tích mạch điện
		EE091IU	Báo cáo lab: Sử dụng các phần mềm mô phỏng thiết kế và phân tích mạch điện
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE084IU	Lab report
		EEAC010IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC020IU	Bài tập, thi giữa kỳ, cuối kỳ
		EEAC004IU	Bài tập, thi giữa kỳ, cuối kỳ
		EEAC005IU	Lab report
		EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ	
	EEAC022IU	Report	
	EE114IU	Report	
	NLTP 5.2	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework

	EE050IU	Homework
	EE057IU	Bài giảng, bài tập về nhà: sinh viên lựa chọn các công nghệ số (công cụ lập trình) giải quyết các vấn đề kỹ thuật
	EE058IU	Lab report, bài kiểm tra cuối kỳ
	EE052IU	Lab report, bài kiểm tra cuối kỳ
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Lab report, bài kiểm tra cuối kỳ
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE090IU	Bài tập lớp: Sử dụng các phần mềm mô phỏng thiết kế và phân tích mạch điện
	EE091IU	Báo cáo lab: Sử dụng các phần mềm mô phỏng thiết kế và phân tích mạch điện
	EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE084IU	Lab report
	EEAC010IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
	EEAC020IU	Bài tập, thi giữa kỳ, cuối kỳ
	EEAC004IU	Bài tập, thi giữa kỳ, cuối kỳ
	EEAC005IU	Lab report
	EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
	EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC022IU	Report
	EE114IU	Report
NLTP 5.3	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
	EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE049IU	Homework
	EE050IU	Homework
	EE057IU	Bài giảng, bài tập về nhà: sinh viên có thể tạo ra các sản phẩm cơ bản, giải quyết các khái niệm cơ bản trong môi trường kỹ thuật
	EE058IU	Lab report, bài kiểm tra cuối kỳ
	EE052IU	Lab report, bài kiểm tra cuối kỳ
	EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE056IU	Lab report, bài kiểm tra cuối kỳ
	EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
	EE084IU	Lab report
	EEAC010IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
	EEAC020IU	Bài tập, thi giữa kỳ, cuối kỳ
	EEAC004IU	Bài tập, thi giữa kỳ, cuối kỳ
	EEAC005IU	Lab report

		EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC007IU	Báo cáo phòng thí nghiệm
		EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC022IU	Report
		EE114IU	Report
	NLTP 5.4	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework
		EE050IU	Homework
		EE057IU	Bài giảng, bài tập về nhà: sinh viên tự nhận thức các kiến thức thiếu sót trong môi trường số để cải thiện và cập nhật
		EE058IU	Lab report, bài kiểm tra cuối kỳ
		EE052IU	Lab report, bài kiểm tra cuối kỳ
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report, bài kiểm tra cuối kỳ
		EE010IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE083IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE084IU	Lab report
		EEAC010IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC020IU	Bài tập
		EEAC004IU	Bài tập
		EEAC005IU	Lab report
		EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC007IU	Báo cáo phòng thí nghiệm
		EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC022IU	Report
	EE114IU	Report	
	6. Ứng dụng trí tuệ nhân tạo	NLTP 6.1	EEAC021IU
EEAC001IU			bài kiểm tra giữa kỳ, cuối kỳ
EE049IU			Homework
EE050IU			Homework
EE057IU			Bài giảng, bài tập về nhà: sinh viên tự nhận thức các kiến thức thiếu sót trong môi trường số để cải thiện và cập nhật
EE058IU			Lab report, bài kiểm tra cuối kỳ
EE052IU			Lab report, bài kiểm tra cuối kỳ
EE055IU			bài kiểm tra giữa kỳ, cuối kỳ
EE056IU			Lab report, bài kiểm tra cuối kỳ
EE010IU			bài kiểm tra giữa kỳ, cuối kỳ
EE083IU			bài kiểm tra giữa kỳ, cuối kỳ
EE084IU			Lab report

		EEAC010IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC020IU	Bài tập
		EEAC004IU	Bài tập
		EEAC005IU	Lab report
		EEAC006IU	Bài thi giữa kỳ, cuối kì và Bài tập trong lớp (Homework/Assignment)
		EEAC007IU	Báo cáo phòng thí nghiệm
		EEAC008IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC022IU	Report
		EE114IU	Report
	NLTP 6.2	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
		EEAC001IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE049IU	Homework
		EE050IU	Homework
		EE057IU	bài tập về nhà: sinh viên có thể tự thực hiện việc ra câu lệnh cho ChatBot để giải quyết vấn đề
		EE058IU	Lab report/Quiz
		EE052IU	Lab report/Quiz
		EE055IU	bài kiểm tra giữa kỳ, cuối kỳ
		EE056IU	Lab report, bài kiểm tra cuối kỳ
		EE083IU	Presentation
		EE084IU	Lab report
		EEAC020IU	Bài tập
		EEAC004IU	Bài tập
		EEAC005IU	Lab report
		EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	Presentation	
	EEAC022IU	Report	
	EE114IU	Report	
	NLTP 6.3	EEAC021IU	bài kiểm tra giữa kỳ, cuối kỳ
EEAC001IU		bài kiểm tra giữa kỳ, cuối kỳ	
EE049IU		Homework	
EE050IU		Homework	
EE057IU		bài tập về nhà: sinh viên có thể tự thực hiện việc ra câu lệnh cho ChatBot để giải quyết vấn đề	
EE058IU		Lab report/Quiz	
EE051IU		Project	
EE052IU		Lab report/Quiz	
EE055IU		bài kiểm tra giữa kỳ, cuối kỳ	
EE056IU		Lab report	
EE053IU		Homework, Quiz	
EE054IU		Homework, Quiz	
EE083IU		Presentation	

	EE084IU	Lab report
	EEAC020IU	Bài tập
	EEAC004IU	Bài tập
	EEAC005IU	Lab report
	EEAC007IU	Báo cáo phòng thí nghiệm
	EEAC008IU	Presentation
	EEAC022IU	Report
	EE114IU	Report